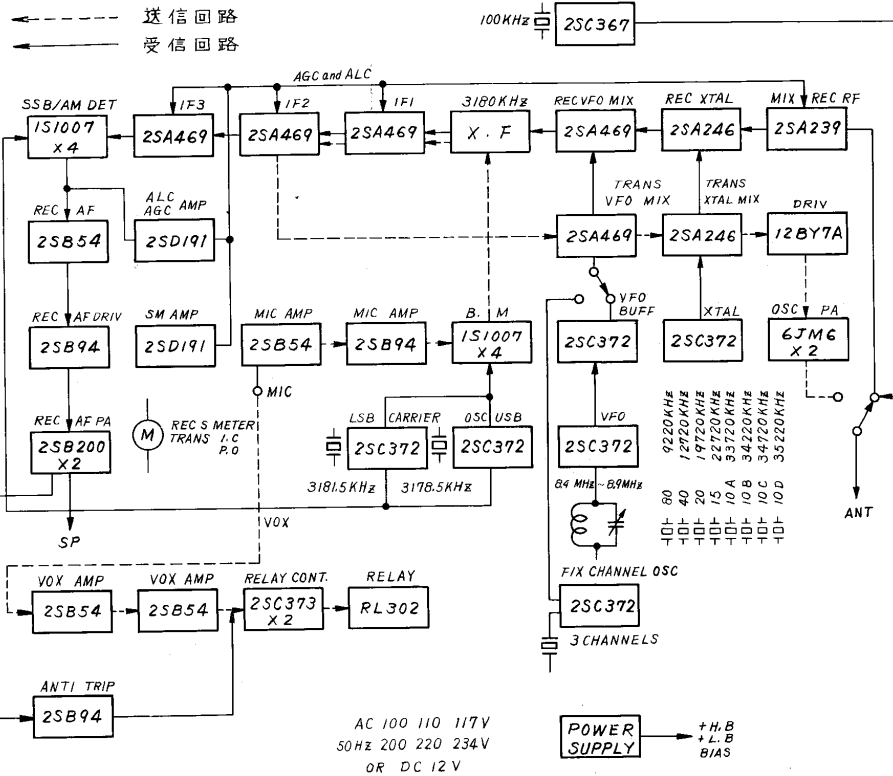
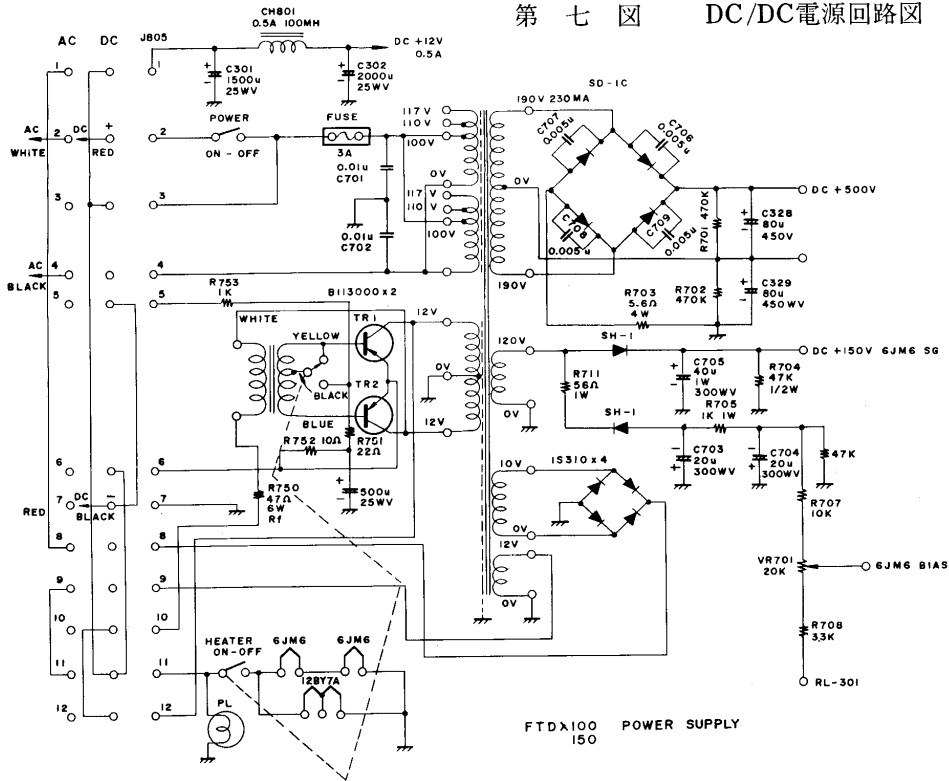
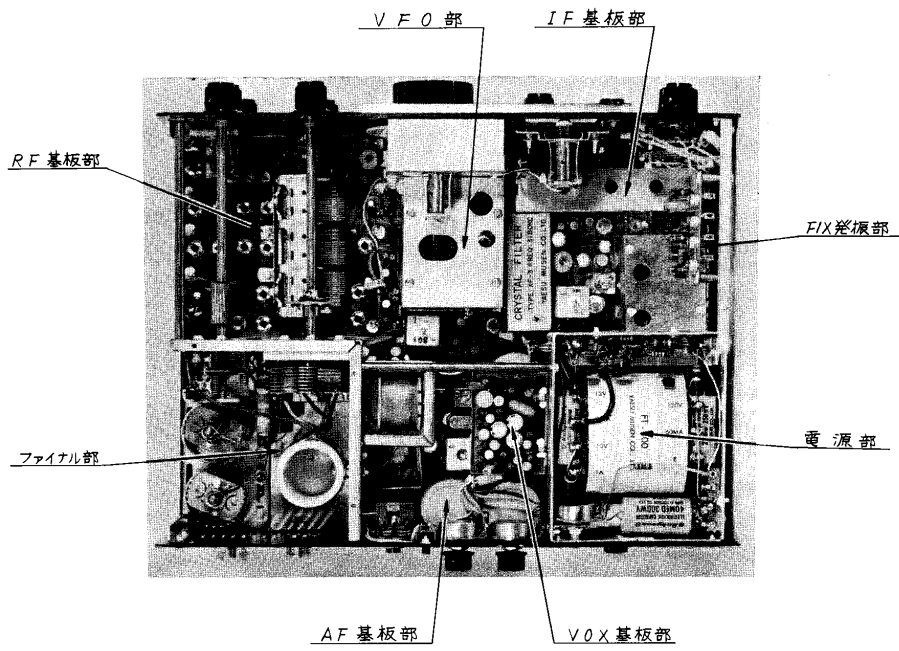


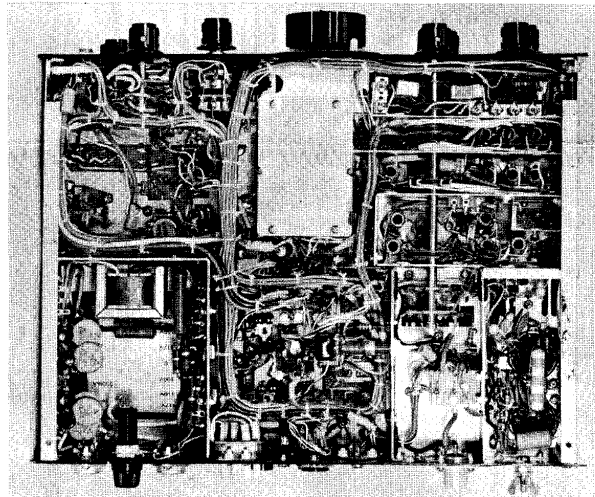
第七图 DC/DC电源回路图



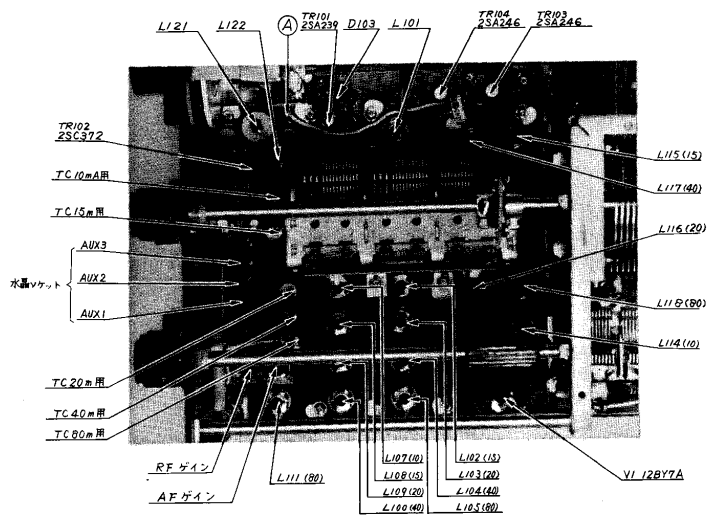
第八图 FTDx100 ブロックダイアグラム



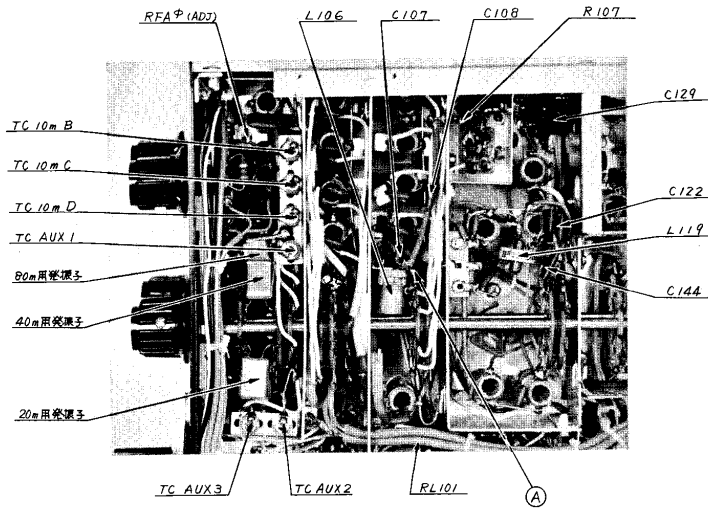
第9図 上面図



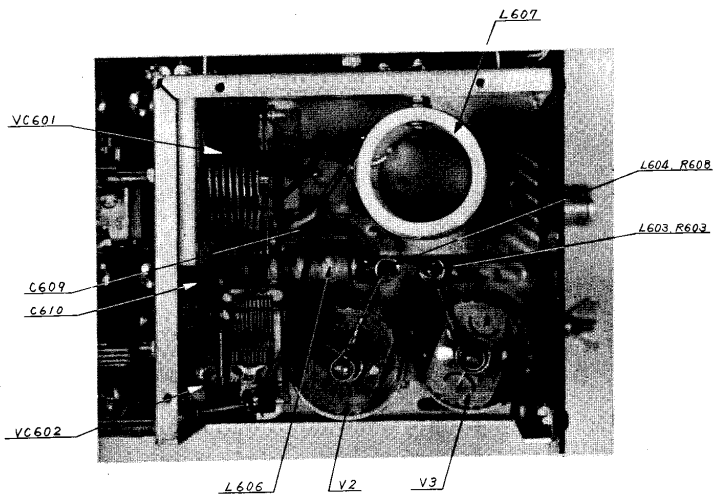
第10図 裏面図



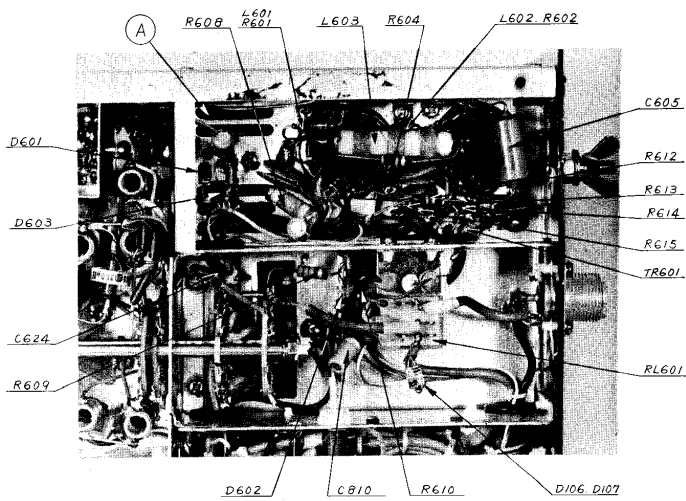
第11図 RF基板部(上面)



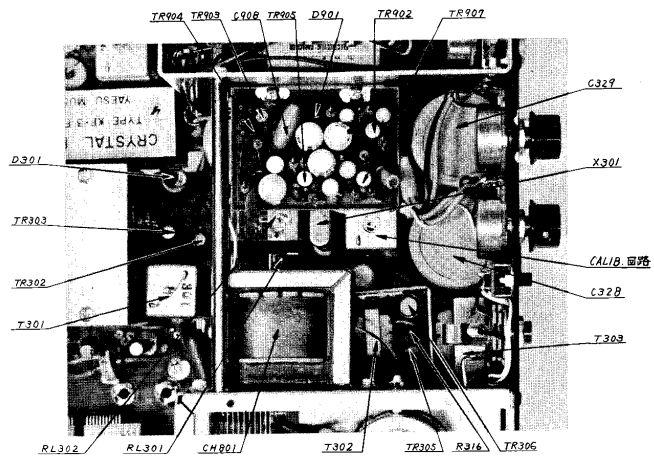
第12図 RF基板部(裏面)



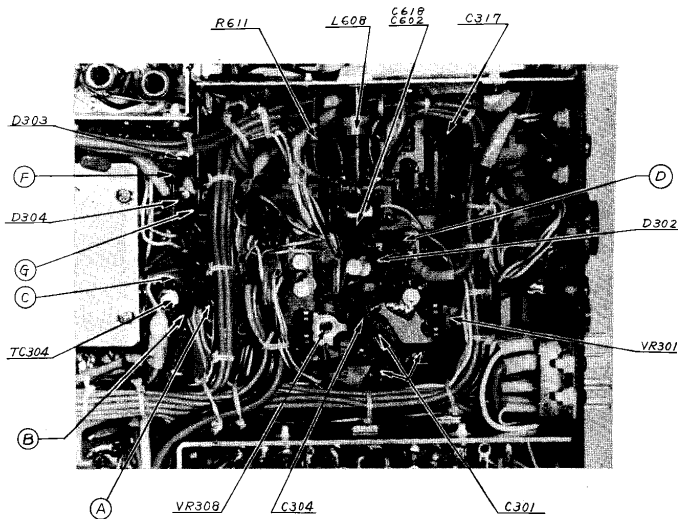
第13図 終段部(上面)



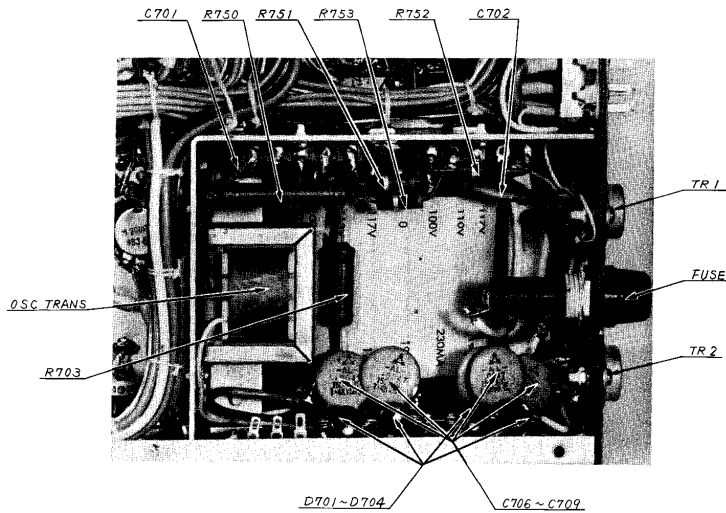
第14图 終段部 (裏面)



第15图 AF基板部 (上面)



第16图 AF基板部 (裏面)



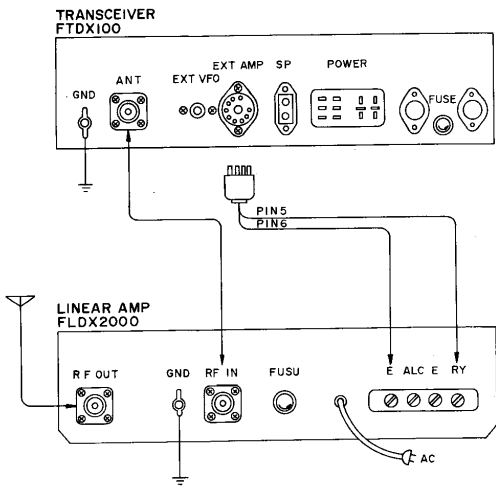
第20图 電源部 (裏面)

	Emitter	Base	Collector
TR101 RF Amp.	4.6V	4 V	0.3V
102 Heterodyne OSC.	0.6	0.6	8.2
103 " REC.	12	11.5	0.2
104 " TRANS.	10	9.5	0.4
TR201 IF Amp.	11.8	11.1	0.4
202 "	11.5	11.1	0
203 "	11.6	11.1	0
204 AGC Amp.	0	0.2	0.1
205 S-meter	0.1	0.1	12.5
206 Carrier OSC USB	1.7	0.4	8.2
207 " LSB	3.1	0.1	8.2
208 REC Audio Amp.	9.9	8.7	2.4
TR301 100 KC Calibrator	1.1	0.2	12.1
302 REC VFO Mixer	11.5	11.	0.2
303 TRANS VFO Mixer	10.5	9.9	0.2
304 REC Audio Driver	9.4	7.5	0.5
305 REC Output	12.7	12.4	0
306 " "	12.7	12.4	0
307 MIC Amp.	6	4.3	1.8
308 " "	7.2	4.2	1.8
TR401 VFO OSC.	1.6	2	5.9
402 VFO Buffer.	0.5	1.1	5.5
TR501 FIX CHANNEL OSC.	0.8	0.6	8.4

PIN NO.	1	2	3	4	5	6	7	8	9	10	11	12
12BY7A (REC)	0	-150V	0	12VAC	0	270V	200V0					
(TRANS)	2.5V	0	0	12VAC	0			0			PLATE	
6JM6 (REC)	12VAC		165V		-150V				0		540	
(TRANS)	12VAC		150V	0	-30V				0		500	

单位 (V)

第21图 电压キヤート

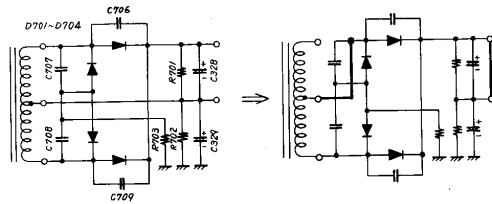


第22図 FLDX2000 接続図

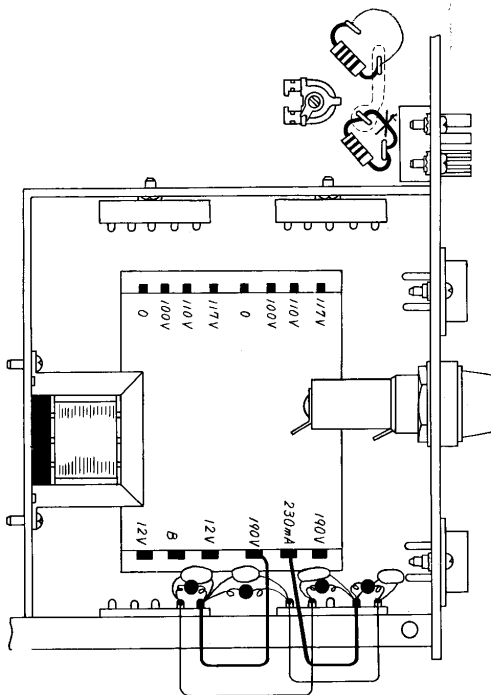


- 1 シャーシアース
- 2 +12V DC
- 3 PTT ターミナル
- 4 NC
- 5 リレ回路 送信の時6と様 受信の時5と様
- 6 リレ回路 送信の時5と様 受信の時7と様
- 7 リレ回路 送信の時断 受信の時6と様
- 8 NC
- 9 NC

第23図 EXT AMP ソケット接続図



第24図 10W型 改造配線図



第25図 10W型 改造実体配線図

第26図 VF0 (上面)

