

DTXTREME III

DRUM TRIGGER MODULE III

DTXT3

SERVICE MANUAL



CONTENTS (目次)

SPECIFICATIONS (総合仕様)	3/4
PANEL LAYOUT (パネルレイアウト)	5
CONNECTING THE PADS (パッドの接続)	7
CIRCUIT BOARD LAYOUT (ユニットレイアウト)	9
DISASSEMBLY PROCEDURE (分解手順)	10
OPTIONAL DIMM INSTALLATION (DIMM (拡張メモリー) の取り付け)	16
LSI PIN DESCRIPTION (LSI 端子機能表)	21
IC BLOCK DIAGRAM (IC ブロック図)	25
CIRCUIT BOARDS (シート基板図)	27
TEST PROGRAM (テストプログラム)	44/63
DEFAULT SETTING (出荷時の設定)	82
SAVING and LOADING A FILE (ファイルのセーブ&ロード)	83

INITIAL FACTORY SETTING (ファクトリーセット)	85
VERSION UPDATE (バージョンアップ)	87
MEMORY STRUCTURE (メモリー構成)	88/89
DISPLAY MESSAGES (メッセージリスト)	90/92
BOOT SEQUENCE (起動シーケンス)	94/95
MIDI IMPLEMENTATION CHART	96
MIDI DATA FORMAT	98
PARTS LIST BLOCK DIAGRAM (ブロックダイアグラム) WIRING (結線図) OVERALL CIRCUIT DIAGRAM (総回路図)	

IMPORTANT NOTICE

This manual has been provided for the use of authorized Yamaha Retailers and their service personnel. It has been assumed that basic service procedures inherent to the industry, and more specifically Yamaha Products, are already known and understood by the users, and have therefore not been restated.

WARNING : Failure to follow appropriate service and safety procedures when servicing this product may result in personal injury, destruction of expensive components and failure of the product to perform as specified. For these reasons, we advise all Yamaha product owners that all service required should be performed by an authorized Yamaha Retailer or the appointed service representative.

IMPORTANT : This presentation or sale of this manual to any individual or firm does not constitute authorization certification, recognition of any applicable technical capabilities, or establish a principal-agent relationship of any form.

The data provided is believed to be accurate and applicable to the unit(s) indicated on the cover. The research engineering, and service departments of Yamaha are continually striving to improve Yamaha products. Modifications are, therefore, inevitable and changes in specification are subject to change without notice or obligation to retrofit. Should any discrepancy appear to exist, please contact the distributor's Service Division.

WARNING : Static discharges can destroy expensive components. Discharge any static electricity your body may have accumulated by grounding yourself to the ground bus in the unit (heavy gauge black wires connect to this bus.)


IMPORTANT : Turn the unit **OFF** during disassembly and parts replacement. Recheck **all** work before you apply power to the unit.

WARNING: This product contains chemicals known to the State of California to cause cancer, or birth defects or other reproductive harm. DO NOT PLACE SOLDER, ELECTRICAL/ELECTRONIC OR PLASTIC COMPONENTS IN YOUR MOUTH FOR ANY REASON WHAT SO EVER!

Avoid prolonged, unprotected contact between solder and your skin! When soldering, do not inhale solder fumes or expose eyes to solder/flux vapor!

If you come in contact with solder or components located inside the enclosure of this product, wash your hands before handling food.

WARNING

Components having special characteristics are marked  and must be replaced with parts having specification equal to those originally installed.

 印の部品は、安全を維持するために重要な部品です。交換する場合は、安全のために必ず指定の部品をご使用ください。

SAVING DATA (データの保存)



Be sure to perform it

Saving and backing up your data

- DRAM data is lost when you turn off the power to the instrument. Save the data to external USB storage device.
- Never attempt to turn off the power while data is being written to Flash ROM (while a "Please keep power on" message is shown). Turning the power off in this status results in loss of all user data and may cause the system to freeze (due to corruption of data in the Flash ROM). This means that this instrument may not be able to start up properly, even when turning the power on next time.



必ず実行

作成したデータの保存とバックアップ

- DRAM のデータは電源を切ると消えてしまいます。保存しておきたいデータは外部 USB 記憶装置に保存してください。
- フラッシュ ROM への書き込み中 (画面に「Please keep power on.」と表示されます) に、絶対に電源を切らないでください。ユーザーメモリー上のデータが失われたりシステムデータが壊れたりして、次に電源を入れたときに正常に起動しなくなる恐れがあります。



Be sure to perform it

Saving factory preset data

- When you save your original data to flash ROM, the factory preset data in some area of the flash ROM will be lost. Before saving your original data, be sure to save the factory preset data to external USB storage device.



必ず実行

工場出荷時のデータの保存

- ご自身で作成したデータをフラッシュ ROM に保存すると、フラッシュ ROM 上で工場出荷時のデータが消えてしまう領域があります。あらかじめ工場出荷時のデータを外部 USB 記憶装置に保存してください。



Be sure to perform it

Backing up the external USB storage device

- To protect against data loss through media damage, we recommend that you save your important data onto two USB storage devices.



必ず実行

外部 USB 記憶装置のバックアップ

- 保存した外部 USB 記憶装置の万一の事故に備えて、大切なデータはコンピューターや予備の USB 記憶装置にバックアップとして保存されることをおすすめします。

SPECIFICATIONS

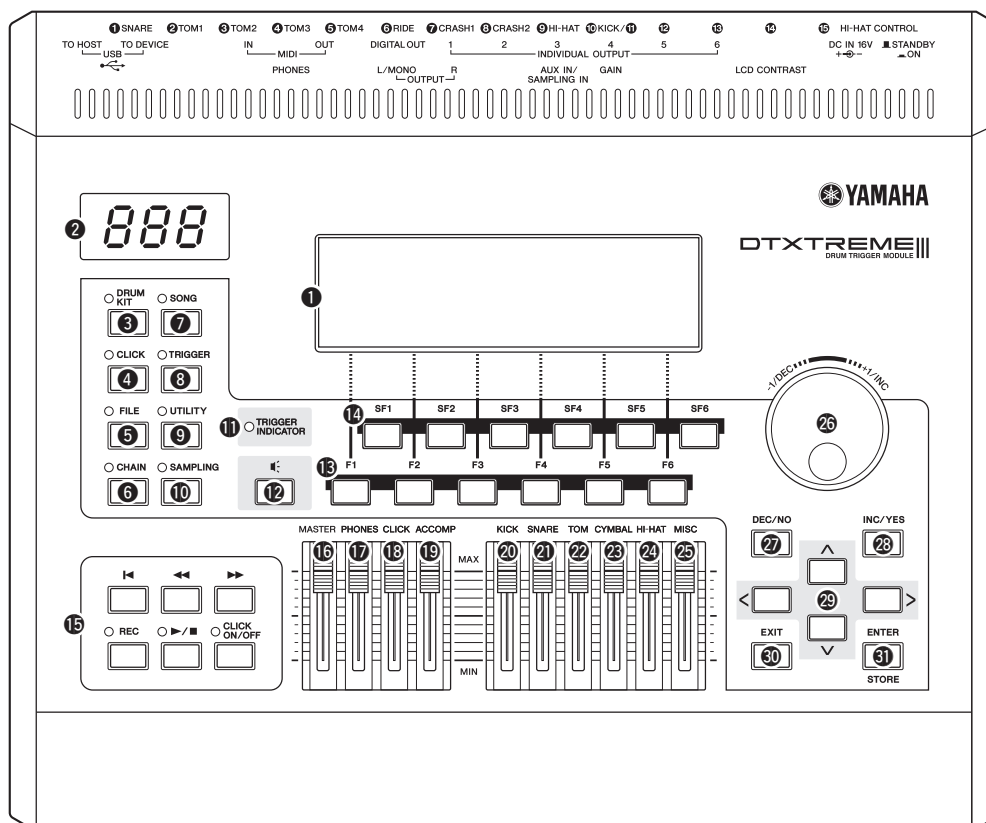
Tone Generator	Tone Generator	AWM2
	Polyphony	64 notes
	Wave	205MB (when converted to 16-bit linear format)
	Voice	Preset: 1,115 drum voices, 211 melody voices (GM)
	Drum Kit	Preset: 50 kits User: 50 kits (in the Flash ROM) External: 1584 kits (or 99 x 16, in the external USB storage device)
Effects	Effects	Reverb 9 types Chorus 18 types Variation 51 types Insertion 51 types Master Effect 9 types Master EQ 5 bands
	Trigger	Trigger Setup
Sequencer	Pad songs	play, chase, cutoff 4 songs (max.) can be played simultaneously.
	Note Capacity	Approx. 152,000 notes
	Note Resolution	480 ppq (parts per quarter note)
	Song Recording type	Real time
	Song tracks	2 tracks
Songs	Songs	Demo: 3 songs Practice: 44 songs Pad song: 40 songs User: 50 songs
	Sequence Formay	DTXTREME III Original Format, SMF format 0
Click	Tempo	30 – 300 , Tap tempo
	Beat	1/4 – 16/4, 1/8 – 16/8, 1/16 – 16/16
	Timing	Accent, Quarter note, Eighth note, Sixteenth note, Triplet
	Click Voices	Preset: 8 User: 1
	Training Functions	Measure break, Groove check, Rhythm gate
Sampling	Samples	1,016 (for the User Voices)
	Sampling Sources	Audio input signals via AUX IN/SAMPLING IN, Audio output signals via OUTPUT (Resample)
	Sample Data Bits	16bit
	Sampling Frequency	44.1kHz, 22.05 kHz, 11.025 kHz, 5.5125 kHz (stereo/mono)
	Sampling Memory	Optionally installed, expandable to 512 MB (256 MB DIMM x 2 slots) * DIMMs are not installed to the instrument when shipped from the factory.
	Sample Length	Mono: 32MB Stereo: 64MB
	Sampling Time	44.1kHz: 6 min. 20 sec. 22.05kHz: 12 min. 40 sec. 11.025kHz: 25 min. 20 sec. 5.5125kHz: 55 min. 40 sec. *Mono/Stereo
	Sample Format	DTXTREME III Original format, WAV, AIFF
Others	Controllers	■ Sliders MASTER, PHONES, CLICK, ACCOMP., KICK, SNARE, TOM, CYMBAL, HI-HAT, MISC. ■ Data dial
	Displays	240 x 64 dot graphic backlit LCD, 7-segment LED (3-digit)
	Connectors	• MIDI IN/OUT • USB TO DEVICE/TO HOST • OUTPUT L/MONO, R (Standard phone jack) • DIGITAL OUT (EIAJ CP1201, IEC60958, S/P DIF) • INDIVIDUAL OUTPUT 1 – 6 (Standard phone jack) • Trigger Input jacks 1 – 9, 12 – 15 (Standard stereo phone jack, L: Trigger Signal, R: Rim Switch) • Trigger Input jacks 10 and 11 (Standard stereo phone jack, L: Trigger Signal, R: Trigger Signal) • AUX IN/SAMPLING IN (Standard stereo phone jack) • PHONES (Standard stereo phone jack) • HI-HAT CONTROL (Standard stereo phone jack) • DC IN 16V
	Power Consumption	18W
	Dimensions, Weight	334(W) x 285(D) x 96(H) mm, 3.6kg
Accessories	AC Power Adaptor (Yamaha PA-300B, or an equivalent), Module stand, Module stand fastening screws (4; included) Owner's Manual, Data List	

■ 総合仕様

音源部	音源方式	AWM2	
	最大同時発音数	64音	
	波形メモリー	205 MB 相当 (16bit リニア換算)	
	ボイス数	ドラム/パーカッション: 1,115音色 キーボード: 211音色	
	ドラムキット数	プリセット: 50キット ユーザ: 50キット	
	エフェクター	バリエーション (ドラムキット用) x 51タイプ、コーラス x 19タイプ、リバーブ x 9タイプ、 インサージョン (AUX IN/SAMPLING IN用) x 51タイプ、マスターエフェクト x 9タイプ、 マスターEQ (5バンド)	
	トリガー	トリガーセットアップ	プリセット: 7種類 ユーザ: 5種類
パッドソング		スタート/ストップ、チェイス、カットオフ 最大同時4曲再生可能	
シーケンサー	シーケンサー容量	約152,000音	
	音符分解能	4分音符/480	
	レコーディング方式	リアルタイム	
	トラック数	2	
	ソング数	デモソング: 3曲 練習曲: 44曲 パッドソング: 40曲 ユーザ: 50曲	
	シーケンスフォーマット	DTXTREME III オリジナルフォーマット SMFフォーマット	
	メトロノーム	テンポ	30~300、タップテンポ機能
ビート		1/4~16/4、1/8~16/8、1/16~16/16	
タイミング		アクセント、4分音符、8分音符、16分音符、3連符	
クリックボイス		プリセット: 8種類 ユーザ: 1種類	
練習機能		メジャーブレイク、グループチェック、リズムゲート	
サンプラー		最大サンプル数	1,016 (ユーザーボイスとして使用)
		サンプリングソース	アナログ入力L/R、ステレオアウト (リサンプリング)
	サンプルデータビット	16 bit	
	サンプリング周波数	44.1 kHz、22.05 kHz、11.025 kHz、5.5125 kHz (ステレオ/モノ)	
	波形メモリー	最大拡張時512 MB (256 MB DIMM x2) ※工場出荷時にはDIMMは装着されていません。	
	最大サンプルサイズ	1モノサンプル: 32 MB 1ステレオサンプル: 64 MB	
	1回あたりのサンプリング時間	44.1 kHz: 約6分20秒、22.05 kHz: 約12分40秒、11.025 kHz: 約25分20秒、 5.5125 kHz: 約55分40秒 ※ステレオ/モノいずれの場合でも同様	
	サンプルフォーマット	DTXTREME III オリジナルフォーマット、WAV、AIFF	
その他	操作子	スライダーボリューム (MASTER、PHONES、CLICK、ACCOMP、KICK、SNARE、TOM、 CYMBAL、HI-HAT、MISC) データダイヤル	
	ディスプレイ	240 x 64ドット グラフィックLCD (バックライト付)、3桁 7セグメントLED	
	接続端子	トリガー入力 1-9、12-15 (ステレオ標準フォーン端子 L:トリガー、R: リムスイッチ) トリガー入力 10/11 (ステレオ標準フォーン端子 L:トリガー、R: トリガー) HI-HAT CONTROL (ステレオ標準フォーン端子) OUTPUT L/MONO、R (標準フォーン端子)、DIGITAL OUT (S/P DIF) INDIVIDUAL OUTPUT 1-6 (標準フォーン端子) PHONES (ステレオ標準フォーン端子)、AUX IN/SAMPLING IN (ステレオ標準フォーン) MIDI IN/OUT、USB (TO HOST、TO DEVICE)、DC IN	
	消費電力	18 W	
	寸法、重量	334 (W) x 285 (D) x 96 (H) mm、3.6 kg	
	付属品	電源アダプター (PA-300B)、保証書、取扱説明書、データリスト、 モジュールホルダー、モジュールホルダー止めネジ: 4本	

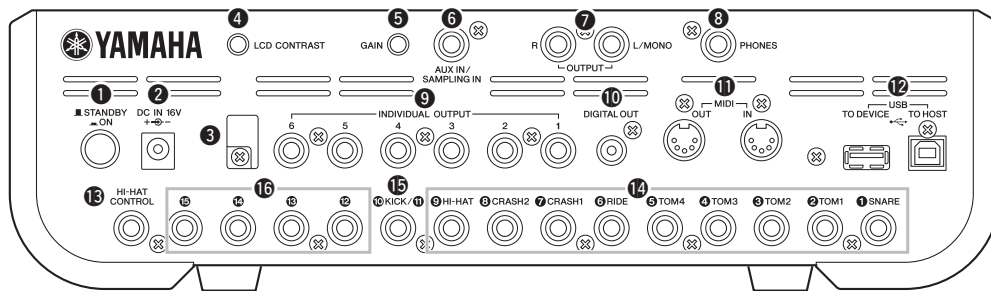
PANEL LAYOUT (パネルレイアウト)

・ Front Panel (フロントパネル)



- | | | | |
|----------------------------------|------------------------------------|----------------------------------|---------------------------|
| ① LCD display | ⑩ [SAMPLING] button | ① LCD (液晶ディスプレイ) | [◀◀] (巻き戻し) ボタン |
| ② LED display | ⑪ TRIGGER INDICATOR | ② LED ディスプレイ | [▶▶] (早送り) ボタン |
| ③ [DRUM KIT] button | ⑫ Audition button | ③ [DRUM KIT] (ドラムキット) ボタン | [REC] (録音) ボタン |
| ④ [CLICK] button | ⑬ [F1] – [F6] (Function) buttons | ④ [CLICK] (クリック) ボタン | [▶/■] (再生/停止) ボタン |
| ⑤ [FILE] button | ⑭ [SF1] – [SF6] (Function) buttons | ⑤ [FILE] (ファイル) ボタン | [CLICK ON/OFF] ボタン |
| ⑥ [CHAIN] button | ⑮ Transport buttons | ⑥ [CHAIN] (チェーン) ボタン | ⑬ [MASTER] スライダー |
| ⑦ [SONG] button | [◀] button | ⑦ [SONG] (ソング) ボタン | ⑭ [PHONES] スライダー |
| ⑧ [TRIGGER] button | [◀◀] button | ⑧ [TRIGGER] (トリガー) ボタン | ⑮ [CLICK] スライダー |
| ⑨ [UTILITY] button | [▶▶] button | ⑨ [UTILITY] (ユーティリティ) ボタン | ⑯ [ACCOMP] スライダー |
| ⑩ [SAMPLING] button | [REC] button | ⑩ [SAMPLING] (サンプリング) ボタン | ⑰ [KICK] スライダー |
| ⑪ TRIGGER INDICATOR (トリガーインジケータ) | [▶/■] button | ⑪ TRIGGER INDICATOR (トリガーインジケータ) | ⑱ [SNARE] スライダー |
| ⑫ Audition (オーディション) ボタン | [CLICK ON/OFF] button | ⑫ Audition (オーディション) ボタン | ⑲ [TOM] スライダー |
| ⑬ [F1] – [F6] (ファンクション) ボタン | | ⑬ [F1] ~ [F6] (ファンクション) ボタン | ⑳ [CYMBAL] スライダー |
| ⑭ [SF1] – [SF6] (サブファンクション) ボタン | | ⑭ [SF1] ~ [SF6] (サブファンクション) ボタン | ㉑ [HI-HAT] スライダー |
| ⑮ トランスポートボタン | | ⑮ トランスポートボタン | ㉒ [MISC] スライダー |
| [◀] (トップ) ボタン | | [◀] (トップ) ボタン | ㉓ データダイアル |
| | | | ㉔ [DEC/NO] (デック/ノー) ボタン |
| | | | ㉕ [INC/YES] (インク/イエス) ボタン |
| | | | ㉖ カーソルボタン |
| | | | ㉗ [EXIT] ボタン |
| | | | ㉘ [ENTER/STORE] ボタン |

• Rear Panel (リアパネル)



- ① [STANDBY/ON] switch
- ② [DC IN] terminal
- ③ Cable clip
- ④ [LCD CONTRAST] Control
- ⑤ [GAIN] knob
- ⑥ [AUX IN/SAMPLING IN] jack
- ⑦ [OUTPUT L/MONO] and [OUTPUT R] jacks
- ⑧ [PHONES] jack
- ⑨ [INDIVIDUAL OUTPUT 1 - 6] jacks
- ⑩ [DIGITAL OUT] connector
- ⑪ [MIDI IN/OUT] connectors
- ⑫ [USB TO DEVICE] and [USB TO HOST] terminals
- ⑬ [HI-HAT CONTROL] jack
- ⑭ Trigger Input jack (① SNARE - ⑨ HI-HAT)
- ⑮ Trigger Input jack (⑩/⑪ KICK)
- ⑯ Trigger Input jack (⑫ - ⑮)

- ① [STANDBY/ON] (スタンバイ/オン) スイッチ
- ② [DC IN] 端子
- ③ コードフック
- ④ [LCD CONTRAST] (LCD コントラスト) ノブ
- ⑤ [GAIN] ノブ
- ⑥ [AUX IN/SAMPLING IN] 端子
- ⑦ [OUTPUT L/MONO]、[OUTPUT R] 端子
- ⑧ [PHONES] (ヘッドフォン) 端子
- ⑨ [INDIVIDUAL OUTPUT 1 ~ 6] 端子
- ⑩ [DIGITAL OUT] 端子
- ⑪ [MIDI IN/OUT] 端子
- ⑫ [USB TO DEVICE]、[USB TO HOST] 端子
- ⑬ [HI-HAT CONTROL] (ハイハットコントロール) 端子
- ⑭ トリガー入力端子 (① SNARE ~ ⑨ HI-HAT)
- ⑮ トリガー入力端子 (⑩/⑪ KICK)
- ⑯ トリガー入力端子 (⑫ ~ ⑮)

CONNECTING THE PADS (パッドの接続)

Referring to the illustration below or next page, connect the output cable from each pad to each Trigger Input jack located on the rear panel of the DTXTREME III. All Trigger Input jacks are conveniently labeled (①SNARE, etc.), so make sure each pad is connected to its corresponding Trigger Input jack.

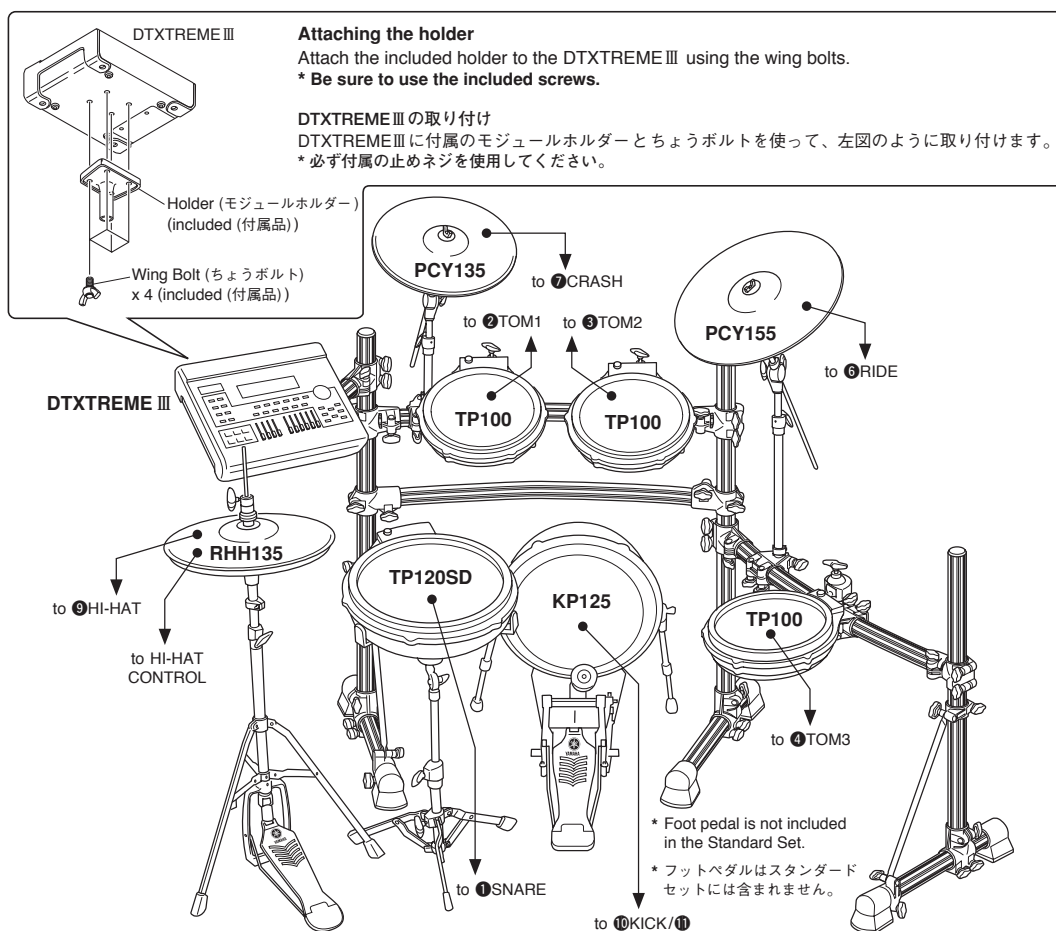
⚠ WARNING

• To prevent electric shock and damage to the devices, make sure the power is switched OFF on the DTXTREME III and all related devices before making any connections to the DTXTREME III's input and output jacks.

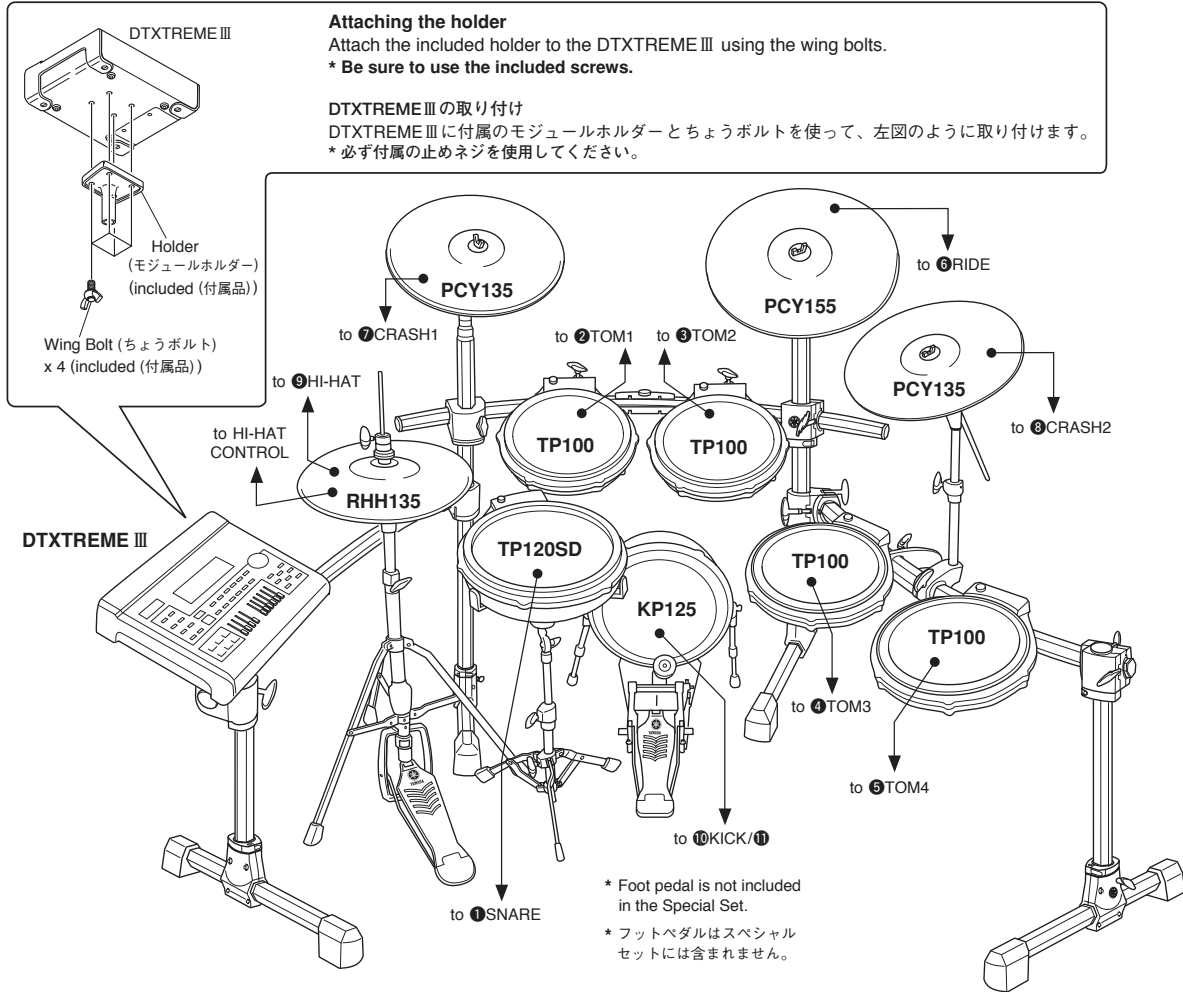
下の図または次ページの図を参考に、各パッドからの出力ケーブルをDTXTREME IIIリアパネルの各トリガー入力端子へ接続します。各トリガー入力端子には、それぞれ接続するパッドの名称が「①SNARE」などと印刷されていますので、該当するパッドを接続します。

! • DTXTREME IIIの入出力端子にケーブルを接続する際は、感電と機器の損傷を防ぐため、必ずDTXTREME IIIおよび各機器の電源を切った状態で行なってください。

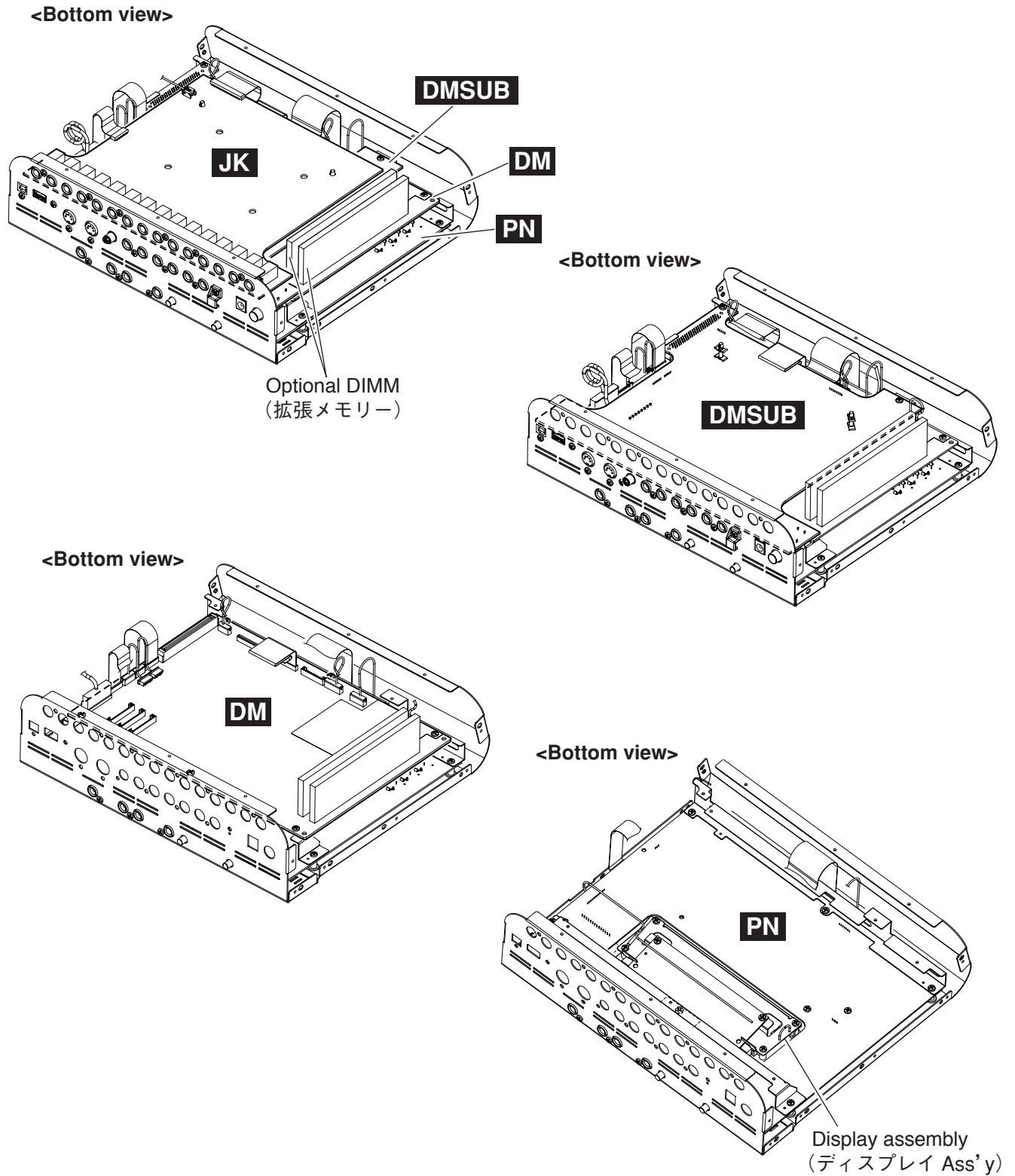
• DTXTREME III Standard Set (スタンダードセット)



• DTXTREME III Special Set (スペシャルセット)



■ CIRCUIT BOARD LAYOUT (ユニットレイアウト)



DISASSEMBLY PROCEDURE (分解手順)

Precautions (注意事項)

• Notes on Flat Cable

Contacts are visible through the back side. When connecting to the connector, pay attention not to insert the cable inversely. (Photo A)

- During assembly, pay attention that connectors, cables or the like are not pinched by circuit boards, frames, etc.

• フラットケーブルの注意

接点が裏面から透けて見えます。コネクタにケーブルの表・裏を逆に差し込まないように注意して取り付けてください。(写真 A)

- 組み立てるときは、基板やフレームなどでコード類をはさまないように注意してください。

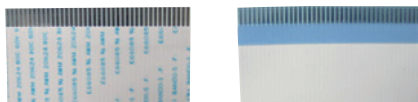


Photo A (写真 A)

1. Side Cover L & R

(Time required: About 2 minute)

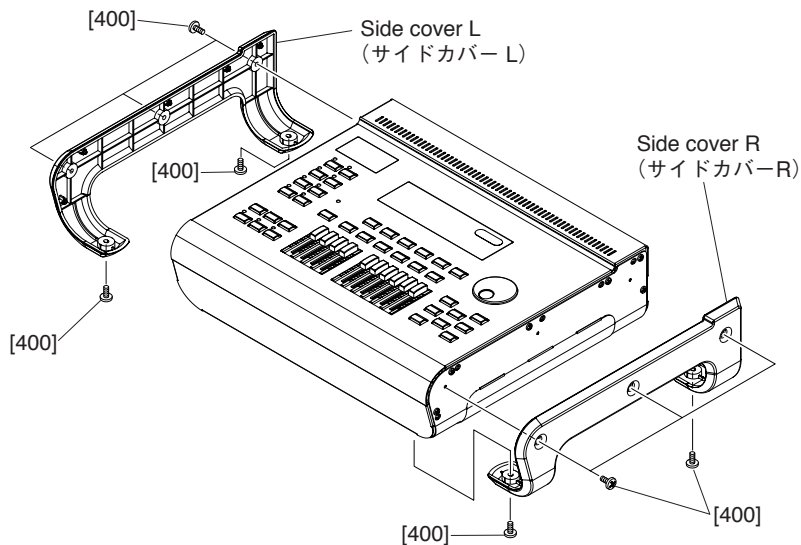
- 1-1 Remove the following screws and remove the side cover L and R. (Fig. 1)

[400]: 5pcs. (L) and 5pcs. (R)

1. サイドカバー L、R (所要時間：約 2分)

- 1-1 下記のネジを外して、サイドカバー L とサイドカバー R を外します。(図 1)

[400]: 5本 (左側)、5本 (右側)



[400]: PW Head Tapping Screw-B (B タイト+ PWH)
3.0X8 MFZN2B3 (WE975300)

Fig. 1 (図 1)

2. Bottom Case

(Time required: About 5 minutes)

- 2-1 Remove the side cover L and R. (See procedure 1.)
- 2-2 Remove the following screws and remove the bottom case. (Fig. 2)

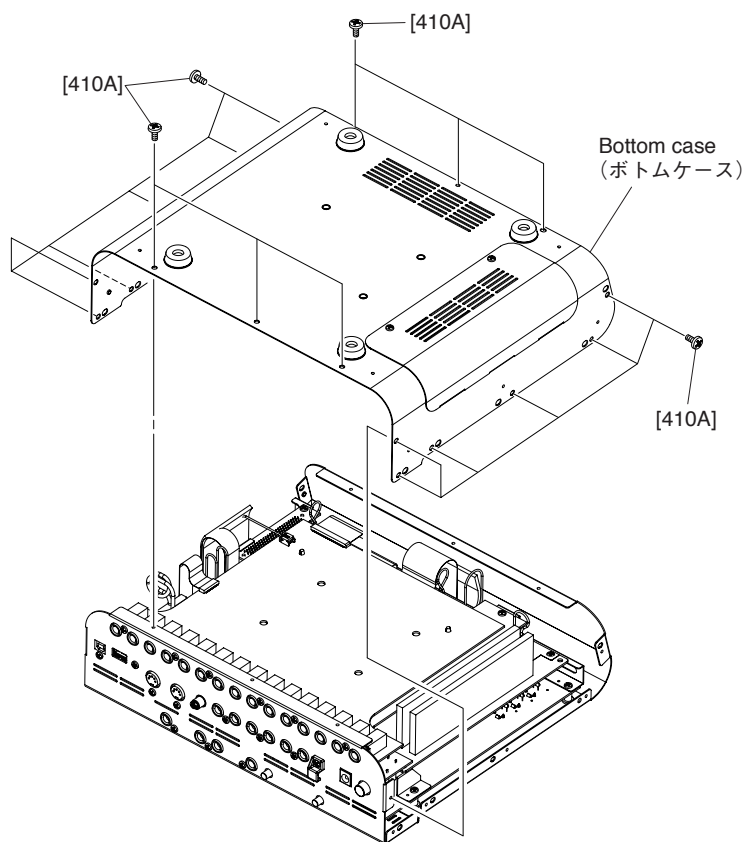
[410A]: 18pcs.

2. ボトムケース (所要時間: 約 5 分)

- 2-1 サイドカバー L、R を外します。(1 項参照)
- 2-2 下記のネジを外して、ボトムケースを外します。(図 2)

[410A]: 18 本

<Bottom view (底から見た図) >



[410A]: Bind Head Tapping Screw-B (B タイト+ BIND)
3.0X8 MFZN2W3 (WE774300)

Fig. 2 (図 2)

3. JK Circuit Board

(Time required: About 6 minutes)

- 3-1 Remove the side cover L and R. (See procedure 1.)
- 3-2 Remove the bottom case. (See procedure 2.)
- 3-3 Remove the following screws and remove the JK circuit board from the PCB locking spacer. (Fig. 3)

[390A]: 6pcs.

PCB Locking Spacer: 2pcs

(Remove the head portion from the hole of the JK circuit board while holding the head portion with pliers or the like.)

3. JK シート (所要時間: 約 6 分)

- 3-1 サイドカバー L、R を外します。(1 項参照)
- 3-2 ボトムケースを外します。(2 項参照)
- 3-3 下記のネジを外して、ロッキングスペーサから JK シートを外します。(図 3)

[390A]: 6 本

ロッキングスペーサ: 2 個

(頭の部分をペンチ等でつまみ、JK 基板の穴から外します。)

4. DMSUB Circuit Board

(Time required: About 8 minutes)

- 4-1 Remove the side cover L and R. (See procedure 1.)
- 4-2 Remove the bottom case. (See procedure 2.)
- 4-3 Remove the JK circuit board. (See procedure 3.)
- 4-4 Remove the following screws and remove the support angle. (Fig. 4)

[410B]: 1pc.

- 4-5 Remove the following screws and remove the DMSUB circuit board. (Fig. 4)

[360]: 3pcs.

[380]: 6pcs.

[410C]: 2pcs.

4. DMSUB シート (所要時間: 約 8 分)

- 4-1 サイドカバー L、R を外します。(1 項参照)
- 4-2 ボトムケースを外します。(2 項参照)
- 4-3 JK シートを外します。(3 項参照)
- 4-4 下記のネジを外して、サポートアングルを外します。(図 4)

[410B]: 1 本

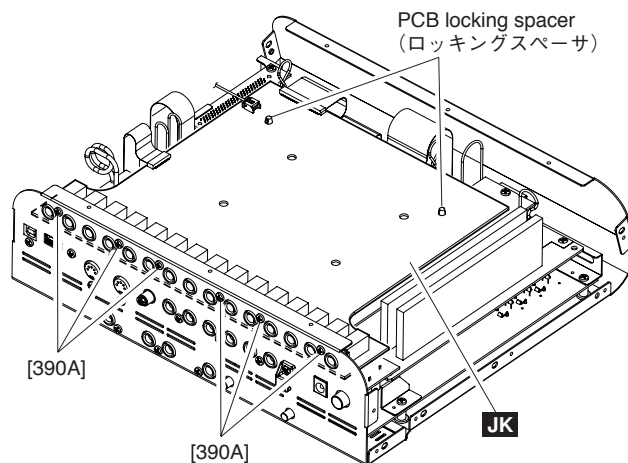
- 4-5 下記のネジを外して、DMSUB シートを外します。(図 4)

[360]: 3 本

[380]: 6 本

[410C]: 2 本

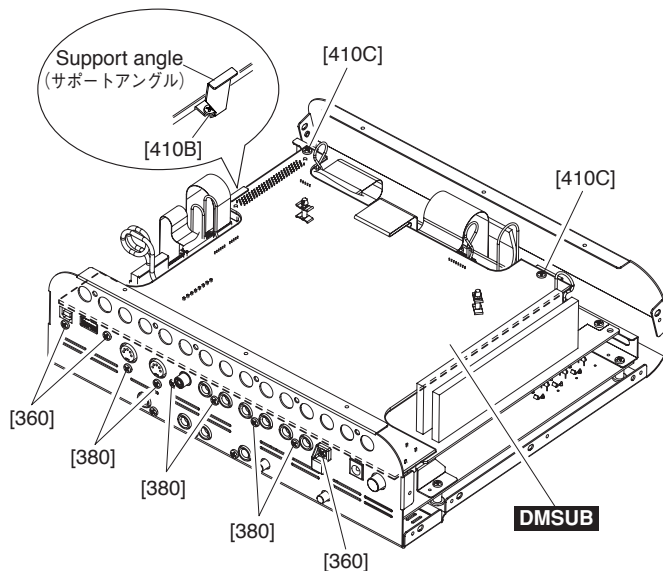
<Bottom view (底から見た図) >



[390A]: Bind Head Tapping Screw-B (B タイト+ BIND)
3.0X10 MFZN2B3 (WE972200)

Fig. 3 (図 3)

<Bottom view (底から見た図) >



[360]: Bonding Screw (小ネジ+ BOND) 3.0X6
MFZN2B3 (WF303900)

[380]: Bonding Tapping Screw-B (B タイト+ BOND)
3.0X10 MFZN2B3 (WE878000)

[410B],[410C]: Bind Head Tapping Screw-B (B タイト+ BIND)
3.0X8 MFZN2W3 (WE774300)

Fig. 4 (図 4)

5. DM Circuit Board

(Time required: About 9 minutes)

- 5-1 Remove the side cover L and R. (See procedure 1.)
- 5-2 Remove the bottom case. (See procedure 2.)
- 5-3 Remove the JK circuit board. (See procedure 3.)
- 5-4 Remove the DMSUB circuit board.
(See procedure 4.)
- 5-5 Remove the following screws and remove the DM circuit board. (Fig. 5)

[410D]: 6pcs.

- * **The optional DIMM is not part of the DM circuit board. When replacing the DM circuit board, remove the optional DIMM, and install it to a new DM circuit board. (Fig. 5)**
- * **When replacing the DM circuit board, save the whole internal setup data on a USB memory. (See page 83)**
- * **When the connector assembly is disconnected from the connector CN18, the protection sheet will be disconnected as well. Take care not to lose the protection sheet.**

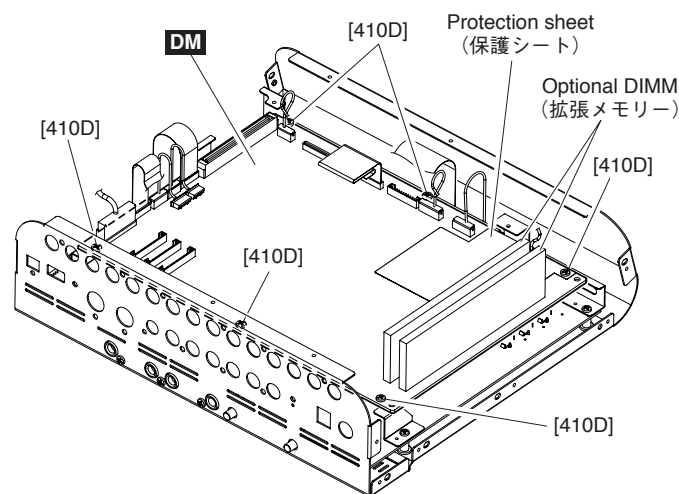
5. DM シート (所要時間: 約 9 分)

- 5-1 サイドカバー L、R を外します。(1 項参照)
- 5-2 ボトムケースを外します。(2 項参照)
- 5-3 JK シートを外します。(3 項参照)
- 5-4 DMSUB シートを外します。(4 項参照)
- 5-5 下記のネジを外して、DM シートを外します。(図 5)

[410D]: 6 本

- ※ 拡張メモリー (オプション) は DM シートの構成部品ではありません。DM シートを交換する際は、拡張メモリーを取り外して、新しい DM シートに取り付けてください。(図 5)
- ※ DM シートを交換する際は、内部の全ての設定データを USB メモリーにセーブ (保存) してください。(83 ページ参照)
- ※ コネクタ CN18 から線材を外した時、保護シートも外れますので、紛失しないよう注意してください。

<Bottom view (底から見た図)>



[410D]: Bind Head Tapping Screw-B (B タイト+ BIND)
3.0X8 MFZN2W3 (WE774300)

Fig. 5 (図 5)

6. PN Circuit Board

(Time required: About 12 minutes)

- 6-1 Pull out the encoder knob from the control panel side. (Fig. 6)
- 6-2 Remove the side cover L and R. (See procedure 1.)
- 6-3 Remove the bottom case. (See procedure 2.)
- 6-4 Remove the JK circuit board. (See procedure 3.)
- 6-5 Remove the DMSUB circuit board.
(See procedure 4.)
- 6-6 Remove the DM circuit board. (See procedure 5.)
- 6-7 Remove the following screws and remove the PN angle R. (Fig. 7)

[410E]: 3pcs.

- 6-8 Remove the following screws and remove the PN angle F. (Fig. 7)

[410F]: 3pcs.

- 6-9 Remove the following screws and remove the PN circuit board. (Fig. 8)

[390C]: 3pcs.

[410G]: 5pcs.

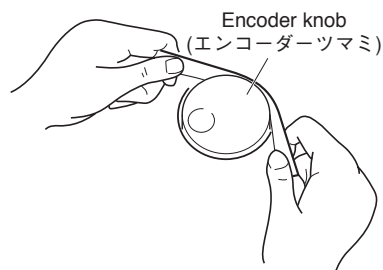


Fig. 6 (図 6)

6. PN シート (所要時間: 約 12 分)

- 6-1 コントロールパネル面よりエンコーダツマミ (S) を抜いておきます。(図 6)
- 6-2 サイドカバー L、R を外します。(1 項参照)
- 6-3 ボトムケースを外します。(2 項参照)
- 6-4 JK シートを外します。(3 項参照)
- 6-5 DMSUB シートを外します。(4 項参照)
- 6-6 DM シートを外します。(5 項参照)
- 6-7 下記のネジを外して、PN アングル R を外します。(図 7)

[410E]: 3 本

- 6-8 下記のネジを外して、PN アングル F を外します。(図 7)

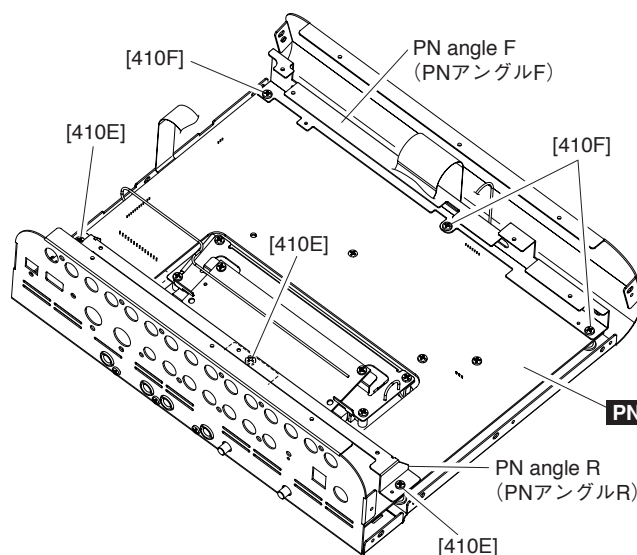
[410F]: 3 本

- 6-9 下記のネジを外して、PN シートを外します。(図 8)

[390C]: 3 本

[410G]: 5 本

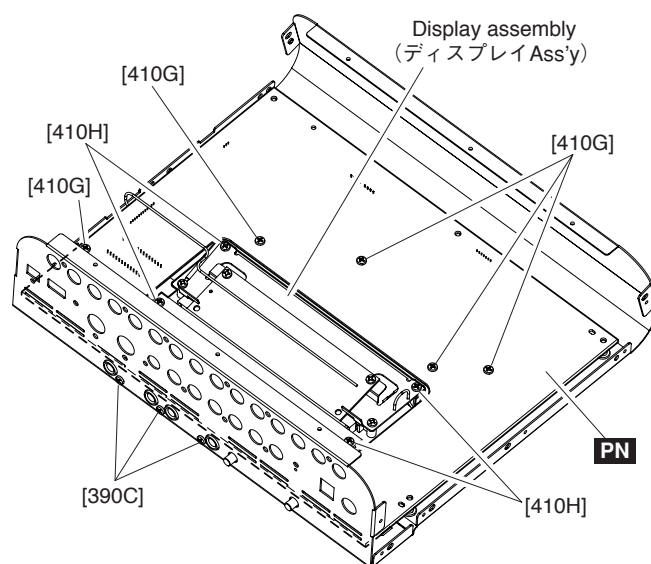
<Bottom view (底から見た図)>



[410E], [410F]: Bind Head Tapping Screw-B (B タイト+ BIND)
3.0X8 MFZN2W3 (WE774300)

Fig. 7 (図 7)

<Bottom view (底から見た図)>



[390C]: Bind Head Tapping Screw-B (B タイト+ BIND) 3.0X10 MFZN2B3 (WE972200)

[410G], [410H]: Bind Head Tapping Screw-B (B タイト+ BIND) 3.0X8 MFZN2W3 (WE774300)

Fig. 8 (図 8)

7. Display Assembly**(Time required: About 11 minutes)**

- 7-1 Remove the side cover L and R. (See procedure 1.)
- 7-2 Remove the bottom case. (See procedure 2.)
- 7-3 Remove the JK circuit board. (See procedure 3.)
- 7-4 Remove the DMSUB circuit board.
(See procedure 4.)
- 7-5 Remove the DM circuit board. (See procedure 5.)
- 7-6 Remove the PN circuit board. (See procedure 6.)
- 7-7 Remove the following screws and remove the display assembly. (Fig. 8)

[410H]: 4pcs.

7. ディ스플레이 Ass'y (所要時間: 約 11 分)

- 7-1 サイドカバー L、R を外します。(1 項参照)
- 7-2 ボトムケースを外します。(2 項参照)
- 7-3 JK シートを外します。(3 項参照)
- 7-4 DMSUB シートを外します。(4 項参照)
- 7-5 DM シートを外します。(5 項参照)
- 7-6 PN シートを外します。(6 項参照)
- 7-7 下記のネジを外して、ディスプレイ Ass'y を外します。(図 8)

[410H]: 4 本

OPTIONAL DIMM INSTALLATION (DIMM (拡張メモリー)の取り付け)

This section explains how to install DIMM memory modules to the DTXTREME III .
(ここでは、市販のメモリー (「DIMM」と呼ばれるメモリーモジュール) を取り付ける方法を説明します。)

Installation Precautions



WARNING

- Before beginning installation, switch off the power to the instrument and connected peripherals, and unplug them from the power outlet. Installation or removal of any devices should be started ONLY after the instrument (and the optional hardware) returns to normal room temperature. Then remove all cables connecting the instrument to other devices. (Leaving the power cord connected while working can result in electric shock. Leaving other cables connected can interfere with work.)
- Be careful not to drop any screws inside the instrument during installation. (This can be prevented by keeping the optional units and cover away from the instrument while attaching). If this does happen, be sure to remove the screw(s) from inside the unit before turning the power on. Loose screws inside the instrument can cause improper operation or serious damage.
- Install the optional units carefully as described in the procedure below. Improper installation can cause shorts which may result in irreparable damage and pose a fire hazard.
- Do not disassemble, modify, or apply excessive force to board areas and connectors on optional units. Bending or tampering with boards and connectors may lead to electric shock, fire, or equipment failures.

CAUTION

- It is recommended that you wear gloves to protect your hands from metallic projections on optional units and other components. Touching leads or connectors with bare hands may cause finger cuts, and may also result in poor electrical contact or electrostatic damage.
- Be careful of static electricity. Static electricity discharge can damage the IC chips on the DIMM. Before you handle the optional DIMM, to reduce the possibility of static electricity, touch unpainted metal parts or a ground wire on the devices that are grounded.
- Handle the optical units with care. Dropping or subjecting them to any kind of shock may cause damage or result in a malfunction.
- Do not touch the exposed metal parts in the circuit board. Touching these parts may result in a faulty contact.
- Be careful not to misplace any of the screws.
- Do not use any screws other than what are installed on the instrument. Use of incorrect screws can cause damage.

拡張部品取り付けに関する注意

-  取り付け / 取り外し作業は、必ず本体および周辺機器の電源を切り、本体および取り付けられた拡張部品が十分に冷めた状態で行なってください。そして、本体の電源コードのプラグをコンセントから抜き取り、さらに、本体と周辺機器を接続しているケーブルを抜き取ってから行なってください。
- ネジ類を本体内部に落とさないように注意してください。これを防ぐため、拡張部品を取り付けている間、外したネジやカバーを本体から離れた場所に置いておくようにしてください。落としたネジを内部に放置したまま電源を入れると、正常に動作しなくなったり、故障したりする場合があります。
- 取り付けは、手順に従って注意深く作業してください。手順に従わなかった場合、製品の破損や故障の原因になることがあります。
- 拡張部品のボード部分やコネクタを分解 / 改造したり、過度な力を加えたりしないでください。ボード部分やコネクタ部を曲げたり変形させたりすると、感電や火災、または故障などの原因になります。
-  本体や拡張部品の金具で手を切らないように、厚手の手袋を着用して作業することをおすすめします。
- 静電気の発生に注意してください。基板上的 IC チップなどに影響を及ぼす場合があります。基板を持ち上げる場合など十分に注意の上、あらかじめ塗装面以外の金属部分に触れておいたり、アースされている機器のアース線に触れたりなどして、静電気を逃がすようにしてください。
- ボードの取り扱いには十分注意してください。落としたり、衝撃を与えると製品の破損や故障の原因になることがあります。
- 基板上的金属部分が露出している部分には、触れないようにしてください。接触不良などの原因になることがあります。
- 本体のネジはすべて使用します。なくさないように注意してください。
- ネジはオプションボードの付属品、または本体に取り付けられているもの以外は使用しないでください。サイズの違うネジを使用すると、製品の破損や故障の原因になることがあります。

Compatible DIMMs

The DTXTREME III does not necessarily support all commercially available DIMMs. Yamaha cannot guarantee operation of DIMMs that you purchase.

Before purchasing DIMMs, please visit the following website:

<http://www.yamaha.co.jp/english/product/drums/ed/>

DIMM Typed and DIMM Configuration

- Yamaha recommends that you purchase DIMMs that conform to the JEDEC* standard. Please be aware, however, that conformance to this standard does not constitute a guarantee that the DIMMs will operate correctly on the DTXTREME III.
* **JEDEC (Joint Electron Device Engineering Council) sets standards for terminal configurations within electronic devices.**
- Use only 168-pin DIMMs of 64, 128 or 256 MB capacity (synchronized DRAM; PC100 or PC133).
- When installing DIMMs, make sure to install them in a matched pair of the same capacity. You cannot install only one module and leave the second memory socket open. Also make sure each DIMM in the pair is of the same manufacturer and the same type. DIMMs of different makers and configurations may not work together.
- When purchasing DIMMs, make sure that the DIMM design does not utilize more than 18 memory chips per module. (DIMMs comprised of more than 18 chips do not operate correctly on the DTXTREME III.)

DIMM 購入時の注意

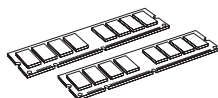
市販の DIMM の中には、DTXTREME III で使用できないものがあります。動作確認済品番については、インターネット下記 URL で確認してください。

<http://www.yamaha.co.jp/product/drum/ed>

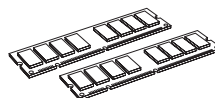
DIMM の種類 / 内部構成に関する注意

- DIMM は、JEDEC* 仕様準拠のものを推奨しますが、JEDEC 仕様でも内部回路構成上、コンピューターでは動作しても、本機では動作しない場合があります。
* JEDEC (Joint Electron Device Engineering Council) とは、電子デバイス技術協議会のことです。電子デバイスの標準的な端子配列などを規定しています。
- DIMM は、64MB、128MB、256MB の 168 ピンタイプ、シンクロナス DRAM 搭載 (100MHz/133MHz) のものを使ってください。
- DIMM は、必ず同じ容量の DIMM を 2 枚 1 組で取り付けます。1 枚だけの増設はできません。(メモリー DIMM スロットは 2 つあります。) また、メーカーの違うもの、メーカーが同じでも品番が違うものを一緒に取り付けないようにしてください。
- メモリーチップが 19 個以上載っている DIMM (1 枚につき) は、本機では正常に動作しない場合があります。メモリーチップが 18 個以下の DIMM を使用してください。

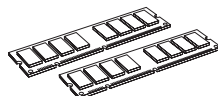
64MB x 2 = 128MB



128MB x 2 = 256MB



256MB x 2 = 512MB



DIMM Installation

1 Turn the DTXTREME III power off, and disconnect the power cord.

2 Turn over the DTXTREME III so you can have direct access to the underside.

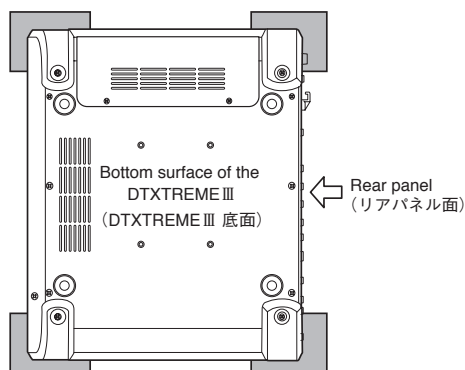
To protect the data dial and sliders from damage, place the DTXTREME III so the four corners are supported by something that provides sufficient support, such as magazines or cushions. Place supports at all four corners, taking care not to touch the Data dial and Sliders.

DIMMの取り付け手順

1 DTXTREME III本体の電源を切り、電源アダプターコードを抜きます。

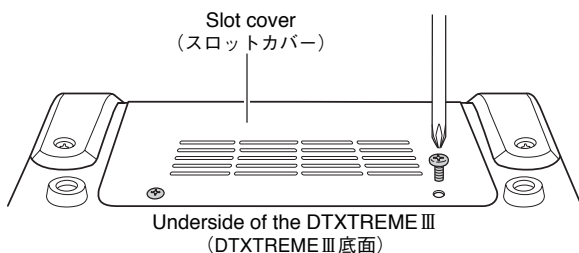
2 本体を裏返し、底面が見えるように下図の向きに置きます。

このとき、データダイヤルやスライダーを破損しないように本体の四隅に雑誌などをクッションにしてその上に乗せます。



3 Remove the slot cover.

Remove the screws from the slot cover by using a Phillips screwdriver.



3 底面のスロットカバーを外します。

底面のスロットカバー止めネジ2本をドライバーで外し、本体よりスロットカバーを外します。

IMPORTANT

Keep the removed screws in a safe place. They will be used when re-attaching the cover to the instrument after installing the DIMMs.

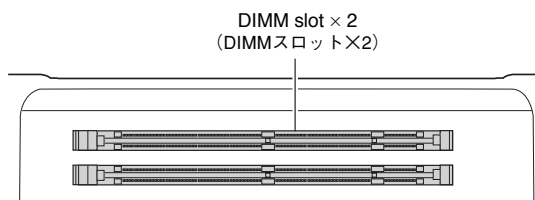
重要

外したネジはなくさないようにしてください。このネジは、DIMM取り付け後、再度使用します。

4 Insert the two DIMMs into the DIMM sockets.

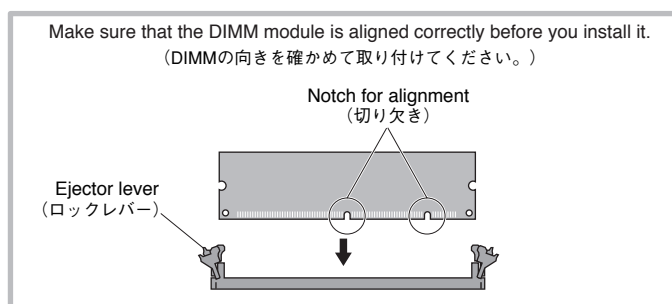
4 DIMM を 2 枚、DIMM スロットに垂直に奥まで差し込みます。

- Location for DIMM installation (DIMMの取り付け位置)



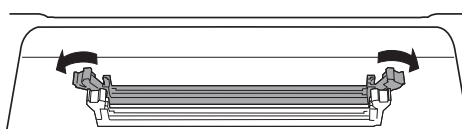
Installing the DIMM modules to the sockets

DIMM スロットへの取り付け



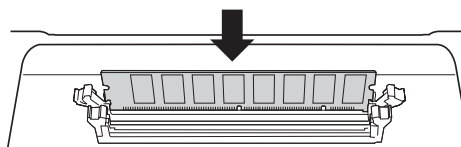
4-1 Press the ejector levers to the outside of the socket.

4-1 左右のロックレバーを横に押して、倒します。



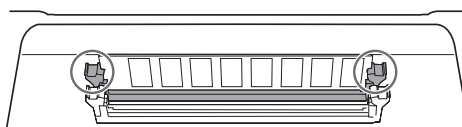
4-2 Insert the DIMM vertically in the socket.
Press the DIMM in firmly until it “snaps” or locks in place.

4-2 DIMM を垂直に、奥まで差し込みます。
同時にレバーが立ち上げられ、DIMM を固定した状態でロックされます。



Confirm whether or not both the levers are firmly locked.

ここで左右のレバーがしっかりロックされているか確認してください。



5 Re-install the cover you removed in step 3, in reverse order.

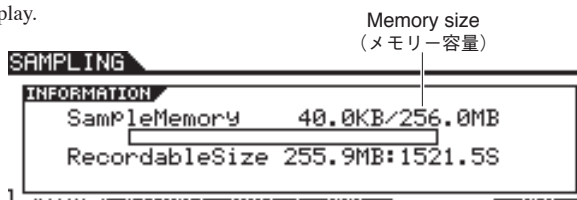
*When you re-install the cover, make sure to steady the cover from the side with your hand.

6 Check that the installed DIMMs are functioning properly.

Set the DTXTREME III right-side up, and connect the AC power adaptor to the DC IN jack of the DTXTREME III and an AC wall outlet.

Turn on the power, go to the Sampling mode by pressing the [SAMPLING] button, then press the [SF6] INF button.

If the DIMMs have been installed properly, the appropriate available memory size is indicated in the display.



* If the DIMMs have not been installed properly, the Sampling function will not work correctly. If this occurs, turn the power off, perform the instructions above again, and make sure to install the DIMMs firmly.

5 手順3で取り外したスロットカバーを、逆の手順で取り付けます。

※スロットカバーを取り付けるときは、横からカバーを本体側に押さえて取り付けるようにしてください。

6 取り付けた DIMM が正常に機能しているか、確認します。

本体の電源を入れ、[SAMPLING] ボタンを押してサンプリングモードに入ります。[F1] SELECT ボタンを押して、セレクト画面を表示させてから [SF6] INFO ボタンを押し、サンプル用のメモリー容量が正しい値になっているか、確認してください。

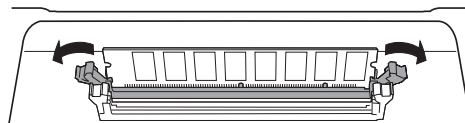
※ DIMM が適切に取り付けられていない場合、サンプリング機能が正常に動作しません。このような場合は、電源を切り、もう一度上記手順に従って、DIMM を確実に取り付けてください。

Removing DIMMs

DIMM の取り外し方

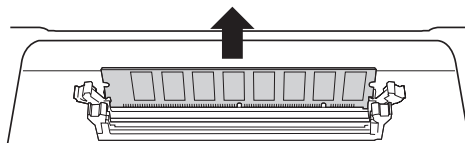
1 Press the ejector lever until the DIMM unlocks.

1 左右のレバーを横に押して、ロックを外します。



2 Pull the DIMM vertically out of the socket.

2 DIMM を垂直に引き抜きます。



LSI PIN DESCRIPTION (LSI 端子機能表)

AK4393VF-E2 (XW029A00) DAC (Digital to Analog Converter)	25
AK5381VT-E2 (X5219A00) ADC (Analog to Digital Converter)	21
HD6417727F160CV (X2890B00) CPU	24
T6TZ2XBG-0002 (X7376B00) SWP51 (Tone Generator)	22-23
μPD780031AYGK-N09 (XZ916300) E-PNS2a LED/SWITCH DRIVER	21

● μPD780031AYGK-N09 (XZ916300) E-PNS2a LED/SWITCH DRIVER

PN: IC702

PIN NO.	NAME	I/O	FUNCTION	PIN NO.	NAME	I/O	FUNCTION
1	P50/A8	I/O	Port 5 / Higher address bus	33	P10/ANI0	I	Port 1 / A/D converter analog input
2	P51/A9	I/O		34	AV _{REF}	I	A/D converter reference voltage input
3	P51/A10	I/O		35	AV _{DD}	-	Analog power supply +5 V
4	P53/A11	I/O		36	RESET	I	System reset input
5	P54/A12	I/O		37	XT2	-	Subsystem clock oscillation
6	P55/A13	I/O		38	XT1	I	
7	P56/A14	I/O		39	IC	-	Internally connected
8	P57/A15	I/O		40	X2	-	Main system clock oscillation
9	V _{SS0}	-	41	X1	I		
10	V _{DD0}	-	42	V _{SS1}	-	Ground	
11	P30	I/O	Port 3	43	P00/INTP0	I/O	Port 0 / External interrupt request input
12	P31	I/O		44	P01/INTP1	I/O	
13	P32/SDA0	I/O	Port 3 / Serial data input/output	45	P02/INTP2	I/O	Port 0 / External interrupt request input / Trigger signal input
14	P33/SCL0	I/O	Port 3 / Serial clock input/output	46	P03/INTP3/ADTRG	I/O	
15	P34	I/O	Port 3	47	P70/T100/T00	I/O	Port 7 / External count clock input / 16-bit timer/event counter 0 output
16	P35	I/O		48	P71/T101	I/O	Port 7 / Capture trigger input
17	P36	I/O		49	P72/T150/T050	I/O	Port 7 / External count clock input / 8-bit timer/event counter 50 output
18	P20/SI30	I/O	Port 2 / Serial data input	50	P73/T151/T051	I/O	Port 7 / External count clock input / 8-bit timer/event counter 51 output
19	P21/SO30	I/O	Port 2 / Serial data output	51	P74/PCL	I/O	Port 7 / Clock output
20	P22/SCK30	I/O	Port 2 / Serial clock input/output	52	P75/BUZ	I/O	Port 7 / Buzzer output
21	P23/RxD0	I/O	Port 2 / Serial data input	53	P64/RD	I/O	Port 6 / Strobe signal output for reading
22	P24/TxD0	I/O	Port 2 / Serial data output	54	P65/WR	I/O	Port 6 / Strobe signal output for writing
23	P25/ASCK0	I/O	Port 2 / Serial clock input/output	55	P66/WAIT	I/O	Port 6 / Wait insertion
24	V _{DD1}	-	Power supply +5 V	56	P67/ASTB	I/O	Port 6 / Strobe output
25	AV _{SS}	-	Ground	57	P40/AD0	I/O	Port 4 / Lower address/data bus
26	P17/ANI7	I	Port 1 / A/D converter analog input	58	P41/AD1	I/O	
27	P16/ANI6	I		59	P42/AD2	I/O	
28	P15/ANI5	I		60	P43/AD3	I/O	
29	P14/ANI4	I		61	P44/AD4	I/O	
30	P13/ANI3	I		62	P45/AD5	I/O	
31	P12/ANI2	I		63	P46/AD6	I/O	
32	P11/ANI1	I		64	A47/AD7	I/O	

● AK5381VT-E2 (X5219A00) ADC (Analog to Digital Converter)

PN: IC705

PIN NO.	NAME	I/O	FUNCTION	PIN NO.	NAME	I/O	FUNCTION
1	AINR	I	Rch Analog input pin	9	SDTO	O	Audio serial data output pin
2	AINL	I	Lch Analog input pin	10	LRCK	I/O	Output channel clock pin
3	CKS1	I	Mode select 1 pin	11	MCLK	I	Master clock input pin
4	VCOM	O	Common voltage output pin	12	SCLK	I/O	Audio serial data clock pin
5	AGND	-	Analog ground	13	PDN	I	Power down mode pin
6	VA	-	Analog power supply	14	DIF	I	Audio interface format pin
7	VD	-	Digital power supply	15	CKS2	I	Mode select 2 pin
8	DGND	-	Digital ground	16	CKS0	I	Mode select 0 pin

● T6T2ZXBG-0002 (X7376B00) SWP51 (Tone Generator)

DM: IC22

PIN NO.	OUTER NO.	NAME	I/O	FUNCTION	PIN NO.	OUTER NO.	NAME	I/O	FUNCTION				
1	E5	VSS	-	Ground	106	E22	VSS	-	Ground				
2	D4	VDD1	-	Power supply +1.5 V	107	D23	VDD1	-	Power supply +1.5 V				
3	C3	CD15	I/O	Data bus of internal register	108	C24	HMA15	O	Wave memory address bus				
4	B2	CD13	I/O										
5	A1	CD14	I/O										
6	D5	CD6	I/O										
7	E6	CD2	I/O										
8	C4	CD9	I/O										
9	B3	CD11	I/O	Data bus of internal register	113	D24	HMA27	O	Wave memory address bus				
10	A2	CD12	I/O										
11	A3	CD10	I/O										
12	D6	CD1	I/O										
13	E7	VSS	-		Ground	114	C25	HMA0		O			
14	C5	CD5	I/O		Data bus of internal register	115	B26	HMA23		O	Power supply +3.3 V		
15	B4	CD8	I/O										
16	A4	CD7	I/O										
17	D7	VSS	-	Ground		116	C26	HMA24	O				
18	C6	CD0	I/O	Data bus of internal register		117	F23	VDD3	O	Wave memory address bus			
19	E8	VSS	-			Ground	118	G22	HMA26			O	
20	D8	VDD3	-		Power supply +3.3 V	119	E24	HMA30	O				
21	B5	CD4	I/O		Data bus of internal register	120	D25	HMA28	O		Wave memory address bus (Lower data memory)		
22	A5	CD3	I/O										
23	C7	CA2	I			Address bus of internal register	121	D26	HMA29			O	
24	B6	CA8	I	Address bus of internal register			122	G23	LMA17	O			
25	E9	CA8	I				Address bus of internal register	123	F24	LMA19		O	
26	D9	CA9	I					Address bus of internal register	124	H22		VSS	-
27	C8	CA5	I		Address bus of internal register				125	H23	VDD3	O	
28	A6	CA1	I						Address bus of internal register	126	E25	LMA20	O
29	B7	CA3	I			Address bus of internal register				127	E26	LMA21	O
30	A7	CA4	I	Address bus of internal register						128	G24	LMA9	O
31	E10	VSS	-				Ground			129	F25	LMA18	O
32	D10	VDD1	-				Power supply +1.5 V	130		J22	LMA12	O	Wave memory address bus (Lower data memory)
33	C9	CA10	I		Address bus of internal register		131	J23		LMA4	O		
34	B8	CA6	I				Address bus of internal register	132	H24	LMA6	O		
35	A8	CA7	I			Address bus of internal register		133	F26	LMA8	O		
36	B9	CA11	I	Address bus of internal register				134	G25	LMA7	O		
37	E11	CA14	I					Address bus of internal register	135	G26	LMA10	O	
38	D11	CA15	I						Address bus of internal register	136	K22	VSS	-
39	C10	CA13	I		Address bus of internal register					137	K23	VDD1	O
40	A9	CA12	I				Address bus of internal register			138	J24	LMA13	O
41	B10	CA9	I			Address bus of internal register				139	H25	LMA11	O
42	A10	CA10	I	Address bus of internal register						140	H26	LMA5	O
43	E12	VSS	-					Ground		141	J25	LMA3	O
44	D12	VDD3	-					Power supply +3.3 V	142	L23	LMA16	O	
45	C11	WRN	I		Chip select			143	L24	LMA0	O		
46	B11	RDN	I				Chip select	144	K24	LMA2	O		
47	A11	WAITo	O			Chip select		145	J26	LMA14	O		
48	C12	IRQo	O	Chip select				146	K26	LMA15	O		
49	B12	DREQo	O					Chip select	147	K26	LMA1	O	
50	E13	TCK	I						Chip select	148	M22	VSS	-
51	D13	TRST	I		Chip select					149	M23	VDD3	O
52	C13	VSS	-				Ground			150	L24	LMA22	O
53	A12	XO	O			Crystal osc. output	151			L25	LMA23	O	
54	B13	XI	I	Crystal osc. input			152			L26	LMA24	O	
55	A13	VDD3	-				Power supply +3.3 V	153		M24	LMA27	O	
56	A14	SLAVE	I				Master/Slave select	154	M25	LMA28	O		
57	E14	TMS	I		Master/Slave select			155	N22	LMA25	O		
58	D14	TDO	O					Master/Slave select	156	N23	LMA26	O	
59	C14	ICN	I			Master/Slave select			157	N24	LMA30	O	
60	B14	RFCLKo	O	Master/Slave select					158	M26	LMA29	O	
61	B15	PLL_TSTN	I						Master/Slave select	159	N25	MOEN	O
62	C15	PLL_BP	I				Master/Slave select			160	N26	MWEN	O
63	D15	VDD3	-		Power supply +3.3 V					161	P26	LMD15	I/O
64	E15	VSS	-		Ground			162		P22	VSS	-	
65	A15	RFCLKi	I		PLL Clock	163		P23		VDD3	O		
66	A16	VDD1	-	Power supply +1.5 V		164		P24		LMD13	I/O		
67	B16	TMODE	I	PLL Clock		165		P25	LMD14	I/O			
68	C16	PLL_AVD	-			PLL Clock	166	R25	LMD11	I/O			
69	D16	NC	-				PLL Clock	167	R24	LMD10	I/O		
70	E16	NC	-					PLL Clock	168	R23	VDD3	O	
71	A17	PLL_AVS	I		PLL Clock				169	R22	VSS	-	
72	B17	TEST1	I						PLL Clock	170	R26	LMD12	I/O
73	A18	VSS	-	PLL Clock						171	T26	LMD9	I/O
74	C17	SYI	I			PLL Clock				172	T25	LMD8	I/O
75	D17	VDD1	-				PLL Clock			173	T24	LMD7	I/O
76	E17	VSS	-					PLL Clock		174	T23	VSS	-
77	B18	KONTRGo	O		PLL Clock					175	T22	VSS	-
78	A19	KONTRGi	I						PLL Clock	176	U26	LMD6	I/O
79	C18	CK512	O	PLL Clock						177	U25	LMD5	I/O
80	B19	CK128	O			PLL Clock				178	V26	LMD3	I/O
81	D18	BCLK	O				PLL Clock			179	U24	LMD4	I/O
82	E18	SYO	O					PLL Clock		180	U23	VDD1	-
83	C19	HMA20	O		PLL Clock					181	U22	VSS	-
84	A20	HMA21	O						PLL Clock	182	V25	LMD2	I/O
85	B20	HMA19	O	PLL Clock						183	W26	LMD0	I/O
86	C20	HMA18	O			PLL Clock				184	V24	LMD1	I/O
87	D19	VDD3	-				PLL Clock			185	W25	DCSL0	O
88	E19	VSS	-					PLL Clock		186	V23	VDD3	O
89	A21	HMA9	O		PLL Clock					187	V22	VDD1	-
90	B21	HMA7	O						PLL Clock	188	W24	DCSL1	O
91	A22	HMA6	O	PLL Clock						189	Y26	DQML3	O
92	D20	HMA8	O			PLL Clock				190	Y25	DQML1	O
93	C21	HMA10	O				PLL Clock			191	Y24	DMAL14	O
94	E20	HMA17	O					PLL Clock		192	W23	VDD3	O
95	D21	VDD3	-		PLL Clock					193	W22	VSS	-
96	B22	HMA11	O						PLL Clock	194	AA26	DMAL13	O
97	A23	HMA4	O	PLL Clock						195	AA25	DMAL12	O
98	C22	HMA5	O			PLL Clock				196	AB26	DMAL9	O
99	B23	HMA13	O				PLL Clock			197	Y23	VSS	-
100	E21	VSS	-					PLL Clock		198	AA24	DMAL11	O
101	D22	HMA12	O		PLL Clock					199	Y22	VSS	-
102	C23	HMA3	O						PLL Clock	200	AA23	DMAL10	O
103	A24	HMA14	O	PLL Clock						201	AB25	DMAL8	O
104	B24	HMA2	O			PLL Clock				202	AC26	DMAL6	O
105	A25	HMA1	O				PLL Clock			203	AB24	DMAL7	O
								PLL Clock		204	AC25	DMAL5	O
					PLL Clock					205	AA22	VSS	-
									PLL Clock	206	AB23	VSS	-
				PLL Clock						207	AC24	DMAL4	O
						PLL Clock				208	AD26	DMAL3	O
							PLL Clock			209	AD25	DMAL2	O
								PLL Clock		210	AE26	DMAL0	O

PIN NO.	OUTER NO.	NAME	I/O	FUNCTION	PIN NO.	OUTER NO.	NAME	I/O	FUNCTION	
211	AB22	VSS	-	Ground	316	AB5	VSS	-	Ground	
212	AC23	VDD1	-	Power supply +1.5 V	317	AC4	VDD1	-	Power supply +1.5 V	
213	AD24	DMAL1	O	Address bus (DIMM, SDRAM)	318	AD3	MELI6	I	MEL wave data input	
214	AE25	DCSL2	O	Wave memory chip select (Low)	319	AE2	MELI7	I		
215	AF26	DRAS0	O	DIMM, SDRAM row address strobe (RAS signal)	320	AF1	ADLR	O	For ADC word clock	
216	AC22	DCAS0	O	DIMM, SDRAM column address strobe (CAS signal)	321	AB4	DITo	O	Digital audio output	
217	AB21	VDD3	-	Power supply +3.3 V	322	AA5	VSS	-	Ground	
218	AD23	DCLKIN	I	DIMM, SDRAM clock input	323	AC3	AFRM	I/O	Frame signal (ABUS)	
219	AE24	DQML2	O	MASK signal	324	AD2	ACLK	I/O	Clock signal (ABUS)	
220	AF25	DCSL3	O	Wave memory chip select (Low)	325	AE1	ADIR	O	Direction signal (ABUS)	
221	AF24	DQML0	O	MASK signal	326	AD1	ADAT0	I/O	Data bus (ABUS)	
222	AC21	VDD3	-	Power supply +3.3 V	327	AA4	VDD3	-	Power supply +3.3 V	
223	AB20	VSS	-	Ground	328	Y5	ADAT9	I/O	Data bus (ABUS)	
224	AD22	DWEN0	O	DIMM, SDRAM write enable	329	AB3	ADAT3	I/O		
225	AE23	DCLK0	O	DIMM, SDRAM clock signal	330	AC2	ADAT1	I/O		
226	AF23	DCLK1	O							
227	AC20	DCLKE	O	DIMM, SDRAM clock enable	331	AC1	ADAT2	I/O		
228	AD21	HMD13	I/O	Wave memory data bus (Upper data memory)	332	Y4	ADAT10	I/O		
229	AB19	VSS	-	Ground	333	AA3	ADAT6	I/O		
230	AC19	VDD3	-	Power supply +3.3 V	334	W5	VSS	-	Ground	
231	AE22	HMD15	I/O	Wave memory data bus (Upper data memory)	335	W4	VDD3	-	Power supply +3.3 V	
232	AF22	HMD14	I/O							
233	AD20	HMD10	I/O							
234	AE21	HMD12	I/O	Data bus (ABUS)	336	AB2	ADAT4	I/O		
235	AB18	VDD1	-		Power supply +1.5 V	337	AB1	ADAT5	I/O	
236	AC18	VDD3	-		Power supply +3.3 V	338	Y3	ADAT11	I/O	
237	AD19	HMD7	I/O							
238	AF21	HMD11	I/O	Wave memory data bus (Upper data memory)	339	AA2	ADAT7	I/O		
239	AE20	HMD9	I/O							
240	AF20	HMD8	I/O							
241	AB17	VSS	-	Ground	340	V5	ADAT14	I/O		
242	AC17	VDD1	-	Power supply +1.5 V	341	V4	ADAT15	I/O		
243	AD18	HMD4	I/O	Wave memory data bus (Upper data memory)	342	W3	ADAT13	I/O		
244	AE19	HMD6	I/O							
245	AF19	HMD5	I/O							
246	AE18	HMD3	I/O							
247	AB16	VSS	-	Ground	343	AA1	ADAT8	I/O		
248	AC16	VSS	-	Ground	344	Y2	ADAT12	I/O		
249	AD17	HMD1	I/O	Wave memory data bus (Upper data memory)	345	Y1	TDI	I	Test pin	
250	AF18	HMD2	I/O							
251	AE17	HMD0	I/O							
252	AF17	DCSH0	O	Wave memory chip select (High)	346	U5	VSS	-	Ground	
253	AB15	VSS	-	Ground	347	U4	VDD1	-	Power supply +1.5 V	
254	AC15	VDD3	-	Power supply +3.3 V	348	V3	HRD13	I/O	DRAM data bus	
255	AD16	DCSH1	O	Wave memory chip select (High)	349	W2	HRD15	I/O		
256	AE16	DQMH3	O	MASK signal	350	W1	HRD14	I/O		
257	AF16	DQMH1	O							
258	AD15	DMAH14	O	Address bus (DIMM, SDRAM)	351	V2	HRD12	I/O		
259	AE15	DMAH13	O							
260	AB14	VSS	-	Ground	352	T5	HRD7	I/O		
261	AC14	VSS	-	Ground	353	T4	HRD6	I/O		
262	AD14	DMAH11	O	Address bus (DIMM, SDRAM)	354	U3	HRD10	I/O		
263	AF15	DMAH12	O							
264	AE14	DMAH10	O							
265	AF14	DMAH9	O	Power supply +3.3 V	355	V1	HRD11	I/O		
266	AF13	DMAH8	O							
267	AB13	VDD3	-	Power supply +3.3 V	356	U2	HRD9	I/O		
268	AC13	VDD3	-	Power supply +3.3 V	357	U1	HRD8	I/O		
269	AD13	DMAH6	O	Address bus (DIMM, SDRAM)	358	R5	VSS	-	Ground	
270	AE13	DMAH7	O							
271	AE12	DMAH4	O							
272	AD12	DMAH3	O	Power supply +3.3 V	359	R4	VDD3	-	Power supply +3.3 V	
273	AC12	VDD3	-		Power supply +3.3 V	360	T3	HRD5	I/O	
274	AB12	VSS	-		Ground	361	T2	HRD4	I/O	
275	AF12	DMAH5	O		Address bus (DIMM, SDRAM)	362	T1	HRD3	I/O	
276	AF11	DMAH2	O							
277	AE11	DMAH1	O							
278	AD11	DMAH0	O							
279	AC11	VSS	-	Ground	363	R3	HRD2	I/O		
280	AB11	VSS	-	Ground	364	R2	HRD1	I/O		
281	AF10	DRAS1	O	DIMM, SDRAM row address strobe (RAS signal)	365	P5	VDD3	-	Power supply +3.3 V	
282	AE10	DCSH2	O	Wave memory chip select (High)	366	P4	HRD0	I/O	DRAM data bus	
283	AF9	DQMH2	O	MASK signal	367	R1	RWEN	O	DRAM write enable	
284	AD10	DCSH3	O		Wave memory chip select (High)	368	R0	RQML	O	MASK signal (SDRAM)
285	AC10	VDD1	-	Power supply +1.5 V	369	P2	RCAS	O	DRAM column address strobe (CAS signal)	
286	AB10	VSS	-	Ground	370	P1	RRAS	O	DRAM row address strobe (RAS signal)	
287	AE8	DQMH0	O	MASK signal	371	N1	RA13	O	DRAM address bus	
288	AF8	DWEN1	O		DIMM, SDRAM write enable	372	N5	VDD3	-	Power supply +3.3 V
289	AD9	DCAS1	O		DIMM, SDRAM column address strobe (CAS signal)	373	N4	VDD3	-	Power supply +3.3 V
290	AE8	DCLK2	O	DIMM, SDRAM clock signal	374	N3	RA10	O	DRAM address bus	
291	AC9	VDD3	-		Power supply +3.3 V	375	N2	RA12		O
292	AB9	VDD1	-	Power supply +1.5 V	376	M2	RA1	O		
293	AD8	DCLK3	O	DIMM, SDRAM clock signal	377	M3	RA2	O	Power supply +3.3 V	
294	AF7	MEL01	O		MEL wave data output	378	M4	VDD3		-
295	AE7	MEL01	O							
296	AD7	MEL02	O							
297	AC8	VDD3	-	Power supply +3.3 V	379	M5	VSS	-	Ground	
298	AB8	VSS	-	Ground	380	M1	RA0	O	DRAM address bus	
299	AF8	MEL03	O	MEL wave data output	381	L1	RA3	O		
300	AE6	MEL04	O							
301	AF5	MEL05	O							
302	AC7	MEL06	O							
303	AD6	MEL07	O	Power supply +3.3 V	382	L2	RA4	O	DRAM data bus (Lower data)	
304	AB7	WCLK0	O		For DAC word clock	383	L3	RA5		O
305	AC6	WCLK1	O							
306	AE5	EIRQ	O	E bus interrupt request	384	L4	VSS	-		Ground
307	AF4	EICN	O	E bus initial clear	385	L5	VSS	-	Ground	
308	AD5	ESDA	I/O	E bus data	386	K1	RA6	O	DRAM address bus	
309	AE4	ESCL	I/O	E bus clock	387	K2	RA7	O		
310	AB6	MELI0	I	MEL wave data input	388	J1	RA9	O		
311	AC5	MELI1	I		Power supply +1.5 V	389	K3	FA8	O	
312	AD4	MELI2	I			Power supply +1.5 V	390	K4	VDD1	-
313	AF3	MELI3	I		Power supply +3.3 V	391	K5	VSS	-	Ground
314	AE3	MELI4	I		MEL wave data input	392	J2	RA11	O	DRAM address bus
315	AF2	MELI5	I							
					393	H1	RCLK	O	SDRAM clock signal	
					394	H2	RCLKE	O	SDRAM clock enable	
					395	H3	RCLKIN	I	SDRAM, DRAM clock input	
					396	J4	VDD3	-	Power supply +3.3 V	
					397	J5	VDD1	-	Power supply +1.5 V	
					398	H3	ROMH	O	MASK signal (SDRAM)	
					399	G1	LRD15	I/O	DRAM data bus (Lower data)	
					400	G2	LRD14	I/O		
					401	G3	LRD13	I/O	Power supply +3.3 V	
					402	H4	VDD3	-		Power supply +3.3 V
					403	H5	VSS	-	Ground	
					404	F1	LRD12	I/O	DRAM data bus (Lower data)	
					405	F2	LRD11	I/O		
					406	E1	LRD8	I/O	Power supply +3.3 V	
					407	G4	VDD3	-		Power supply +3.3 V
					408	F3	LRD10	I/O	DRAM data bus (Lower data)	
					409	G5	VDD3	-	Power supply +3.3 V	
					410	F4	LRD9	I/O	DRAM data bus (Lower data)	
					411	E2	LRD7	I/O		
					412	D1	LRD5	I/O		
					413	E3	LRD6	I/O		
					414	D2	LRD4	I/O	Ground	
					415	F5	VSS	-		
					416	E4	VSS	-	Ground	
					417	D3	LRD3	I/O	DRAM data bus (Lower data)	
					418	C1	LRD2	I/O		
					419	C2	LRD1	I/O		
					420	B1	LRD0	I/O		

● HD6417727F160C (X2890B00) CPU

PIN NO.	NAME	I/O	FUNCTION	PIN NO.	NAME	I/O	FUNCTION		
1	Vcc-RTC	-	Power supply for RTC (1.9V)	121	PTM[4]/PINT[4]/AFE_RDET_/USB1d_TXDMNS	I	Not in use		
2	XTAL2	-		122	Reserved/USB1d_SUSPEND	O			
3	EXTAL2	-		123	USB1_ovr_cmt/USB_VBUS	I		USB function VBUS	
4	Vss-RTC	-		124	USB2_ovr_cmt	-		USB2_HOST2 over current detection	
5	MD1	-	Clock mode setting	125	RTS2_/USB1d_TXENL	O	Not in use		
6	MD2	-		126	PTE[2]/USB1_pwr_en	O			
7	NMI	-		127	PTE[1]/USB2_pwr_en	O			
8	NMI	-	Not in use (Non-maskable interrupt request)	128	CKE/PTK[5]	O	USB1 voltage control		
9	IRQ0/IRL0_/PTH[0]	I		129	/RAS3/PTJ[0]	O		USB2 voltage control	
10	IRQ1/IRL1_/PTH[1]	I		130	Reserved/PTJ[1]	O		Enable (SDRAM)	
11	IRQ2/IRL2_/PTH[2]	I		131	Reserved/CAS/PTJ[2]	O		RAS for SDRAM	
12	IRQ3/IRL3_/PTH[3]	I	External interrupt request	132	VssQ	O	Not in use		
13	VEPWC	O		133	Reserved/PTJ[3]	-		CAS for SDRAM	
14	VCPWC	-		134	VccQ	O		VssQ	
15	MD5	-		135	Reserved/PTJ[4]	O		Output port (DAC Reset)	
16	/BREQ	-	Not in use (bus request)	136	Reserved/PTJ[5]	O	VccQ		
17	/BACK	-		137	Vss	O	Output port (SIO Reset)		
18	VssQ	-	Bus acknowledge	138	PTD[5]/CL1	O	Output port (DAC Mute)		
19	CKIO2	-		139	Vcc	O	Vss		
20	VccQ	-	System clock output	140	PTD[7]/DON	O	LCD line clock		
21	D31/PTB[7]	I/O		141	PTE[6]/M_DISP	O	Vcc		
22	D30/PTB[6]	I/O	Data bus	142	PTE[3]/FLM	O	LCD DISPLAY ON		
23	D29/PTB[5]	I/O		143	PTE[0]/TDO	O	LCD alternater		
24	D28/PTB[4]	I/O		144	PCCORESET/DRACK0	O	LCD frame line marker		
25	D27/PTB[3]	I/O		145	PCCODRV_/DACK0_	O	JTAG (test data output)		
26	D26/PTB[2]	I/O		146	/WAIT	-	DMA request acceptance		
27	D25/PTB[1]	I/O		147	/RESETM	-	DMA acknowledge		
28	D24/PTB[0]	I/O		148	/ADTRG/PTH[5]	I	Hardware wait request		
29	VssQ	-		149	/IOIS16/PTG[7]	-	Manual reset request		
30	D23/PTA[7]	I/O		150	/ASEMD0	-	Analog A/D trigger		
31	VccQ	-		151	PTG[5]/ASEBRKAK_	-	Not in use		
32	D22/PTA[6]	I/O	152	PTG[4]	I				
33	D21/PTA[5]	I/O	Data bus	153	PCC0BVD2/PTG[3]/AUDATA[3]	I	Vss		
34	D20/PTA[4]	I/O		154	PCC0BVD1/PTG[2]/AUDATA[2]	I			
35	Vss	-	Data bus	155	Vss	-	Not in use		
36	D19/PTA[3]	I/O		156	PCC0CD2/PTG[1]/AUDATA[1]	I			
37	Vcc	-	Data bus	157	Vcc	-	Vcc		
38	D18/PTA[2]	I/O		158	PCC0CD1/PTG[0]/AUDATA[0]	I			
39	D17/PTA[1]	I/O	Data bus	159	VssQ	-	Not in use		
40	D16/PTA[0]	I/O		160	PTF[7]/PINT[15]/TRST_	I			
41	D15	-	Data bus	161	VccQ	-	VccQ		
42	VssQ	-		162	PTF[6]/PINT[14]/TMS	I			
43	D14	-		163	PTF[5]/PINT[13]/TDI	I			
44	VccQ	-		164	PTF[4]/PINT[12]/TCK	I			
45	D13	-		165	PTF[3]/PINT[11]/Reserved	-		Not in use	
46	D12	-		166	PCCREG_/PTF[2]/Reserved	I			
47	D11	-		167	PCC0VS1_/PTF[1]/Reserved	I			
48	D10	-		Data bus	168	PCC0VS2_/PTF[0]/Reserved		I	Clock mode setting
49	D9	-			169	MD0		-	
50	D8	-		Data bus	170	Vcc-PLL1		-	Power supply for Vcc_PLL1 - PLL1(1.9V)
51	D7	-	171		CAP1	-	External capacitance for CAP1 _ PLL1		
52	D6	-	Data bus	172	Vss-PLL1	-	Power supply for Vss_PLL1 _ PLL1(0V)		
53	VssQ	-		173	Vss-PLL2	-	Power supply for Vss_PLL2 _ PLL2 (0V)		
54	D5	-	Data bus	174	CAP2	-	External capacitance for CAP2 _ PLL2		
55	VccQ	-		175	Vcc-PLL2	-	Power supply for Vcc_PLL2 _ PLL2 (1.9V)		
56	D4	-	Data bus	176	PCC0WAIT_/PTH[6]/AUDCK	I	Not in use		
57	D3	-		177	Vss	-			
58	D2	-		178	Vcc	-			
59	D1	-		179	XTAL	-		Vcc	
60	D0	-		180	EXTAL	-		Clock oscillator	
61	A0	-		181	EXTAL	-		External clock	
62	A1	-		Address bus	182	LCD15/PTM[3]/PINT[10]		I	Not in use
63	A2	-			183	LCD14/PTM[2]/PINT[9]		I	
64	VssQ	-		Data bus	184	LCD13/PTM[1]/PINT[8]		I	Input port (Flash ROM RY/BY)
65	A3	-			185	LCD12/PTM[0]		I	
66	VccQ	-	Address bus	186	STATUS0/PTJ[6]	O	Output port (Flash ROM write protect)		
67	A4	-		187	STATUS1/PTJ[7]	O	Output port (Flash ROM ACC)		
68	A5	-	Address bus	188	CL2/PTH[7]	O	LCD clock output		
69	A6	-		189	VssQ	-	VssQ		
70	A7	-	Address bus	190	CKIO	-	System clock input/output (for SDRAM)		
71	A8	-		191	VccQ	-	VccQ		
72	A9	-	Address bus	192	TxD0/SCPT[0]	O	Output port for SCI		
73	A10	-		193	SCK0/SCPT[1]	O			
74	A11	-	Address bus	194	TxD_SIO/SCPT[2]	O	Not in use		
75	VssQ	-		195	SIOMCLK/SCPT[3]	O			
76	A12	-	Address bus	196	TxD2/SCPT[4]	O	Output port for SCI		
77	VccQ	-		197	SCK_SIO/SCPT[5]	O			
78	A13	-	Address bus	198	SIOFSYNC/SCPT[6]	O	Not in use		
79	A14	-		199	RxD0/SCPT[0]	I			
80	A15	-	Address bus	200	RxD_SIO/SCPT[2]	I	Receiving data 0		
81	A16	-		201	Vss	-	Not in use		
82	A17	-	Address bus	202	RxD2/SCPT[4]	I	Vss		
83	A18	-		203	Vcc	-	Receiving data 2		
84	A19	-	Address bus	204	SCPT[7]/CTS2_/IRQ5	I	Vcc		
85	A20	-		205	LCD11/PTC[7]/PINT[3]	O		Not in use	
86	VssQ	-	Address bus	206	LCD10/PTC[6]/PINT[2]	O	Output port (PLG CLOCK ON/OFF)		
87	A21	-		207	LCD9/PTC[5]/PINT[1]	O			
88	VccQ	-	Address bus	208	VssQ	-	Not in use		
89	A22	-		209	LCD8/PTC[4]/PINT[0]	O			
90	A23	-	Address bus	210	VccQ	-	VccQ		
91	Vss	-		211	LCD7/PTD[3]	O		LCD DATA7	
92	A24	-	Address bus	212	LCD6/PTD[2]	O	LCD DATA6		
93	Vcc	-		213	LCD5/PTC[3]	O	LCD DATA5		
94	A25	-	Address bus	214	LCD4/PTC[2]	O	LCD DATA4		
95	BS_/PTK[4]	O		215	LCD3/PTC[1]	O	LCD DATA3		
96	RD	O	Not connected (bus cycle start signal)	216	LCD2/PTC[0]	O	LCD DATA2		
97	WE0_/DOMLL	O		217	LCD1/PTD[1]	O	LCD DATA1		
98	WE1_/DOMLU/WE	O	Write 0 signal	218	LCD0/PTD[0]	O	LCD DATA0		
99	WE2_/DOMLU/CIORD_/PTK[6]	O		219	DREQ0_/PTD[4]	O	DMA request		
100	VssQ	-	Write 1 signal	220	LCK/UCLK/PTD[6]	I	USB clock		
101	WE3_/DOMLU/CIOWR_/PTK[7]	O		221	/RESETP	-	Power on reset request		
102	VccQ	-	Write 2 signal	222	CA	-	Hardware standby request		
103	RD/WR	O		223	MD3	-	Bus width setting for area0		
104	PTE[7]/PCCORDY/AUDSYNC_	O	Write 3 signal	224	MD4	-			
105	/CS0	-		225	/Scan_testen	-	Test pin (fixed to 3.3V)		
106	/CS2	-	Chip Select 0	226	Avcc_USB	-	USB analog power supply (3.3V)		
107	/CS3	-		227	USB1_P	IO	USB1 data input/output (+)		
108	/CS4/PTK[2]	O	Chip Select 1	228	USB1_M	IO	USB1 data input/output (-)		
109	/CS5/CE1A_/PTK[3]	O		229	Avss_USB	-	USB analog power supply (0V)		
110	/CS6/CE1B	O	Chip Select 2	230	USB2_P	IO	USB2 data input/output (+)		
111	CE2A_/PTE[4]	O		231	USB2_M	IO	USB2 data input/output (-)		
112	CE2B_/PTE[5]	O	Chip Select 3	232	Avcc_USB	-	USB analog power supply (3.3V)		
113	AFE_HCI/USB1d_DPLS/PTK[0]	O		233	Avss	-	A/D analog power supply (0V)		
114	AFE_RLYCNT_/USB1d_DMNS/PTK[1]	O	Chip Select 4	234	AN[2]/PTL[2]	I	AD converter input		
115	VssQ	-		235	AN[3]/PTL[3]	I			
116	AFE_SCLK/USB1d_TXDPLS	I	Chip Select 5	236	AN[4]/PTL[4]	I			
117	VccQ	-		237	AN[5]/PTL[5]	I			
118	PTM[7]/PINT[7]/AFE_FFS/USB1d_RCV	I	Chip Select 6	238	Avcc	-		A/D analog power supply (3.3V)	
119	PTM[6]/PINT[6]/AFE_RXIN/USB1d_SPEED	I		239	AN[6]/PTL[6]/DA[1]	O	AD converter input		
120	PTM[5]/PINT[5]/AFE_TXOUT/USB1d_TXSEO	I	Not in use	240	AN[7]/PTL[7]/DA[0]	I	DA converter output (LCD contrast)		
						Avss	-	A/D analog power supply (0V)	

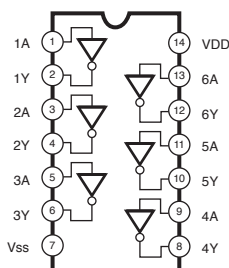
● **AK4393VF-E2 (XW029A00) DAC (Digital to Analog Converter)**

PIN NO.	NAME	I/O	FUNCTION	PIN NO.	NAME	I/O	FUNCTION
1	DVSS	-	Digital ground	15	BVSS	-	Substrate ground
2	DVDD	-	Digital power supply	16	VREFL	I	Low level voltage reference
3	MCLK	I	Master clock	17	VREFH	I	High level voltage reference
4	/PD	I	Power down mode	18	AVDD	-	Analog power supply +5 V
5	BICK	I	Audio serial data clock	19	AVSS	-	Analog ground
6	SDATA	I	Audio serial data input	20	AOUTR-	O	Rch negative analog output
7	LRCK	I	L/R clock	21	AOUTR+	O	Rch positive analog output
8	SMUTE//CS	I	Soft mute	22	AOUTL-	O	Lch negative analog output
9	DFS	I	Double speed sampling mode	23	AOUTL+	O	Lch positive analog output
10	DEMO/CCLK	I	De-emphasis enable	24	VCOM	O	Common voltage output
11	DEM1/CDTI	I		25	P//S	I	Parallel/serial select
12	DIF0	I	Digital input format	26	CKS0	I	Master clock select
13	DIF1	I		27	CKS1	I	
14	DIF2	I		28	CKS2	I	

■ **IC BLOCK DIAGRAM (IC ブロック図)**

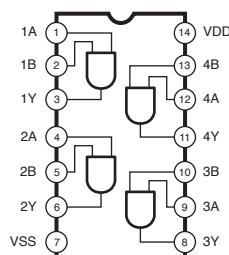
● **SN74LV04APWR (X5965A00)**

DMSUB: IC115
Hex Inverter



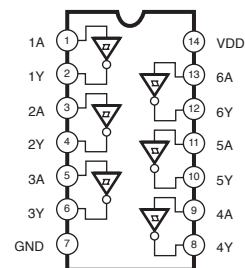
● **TC74VHC08F (XT014B00)**

DM: IC18
Quad 2 Input AND



● **TC74VHC14FT (XV890B00)**

DM: IC8, 14
Hex Inverter



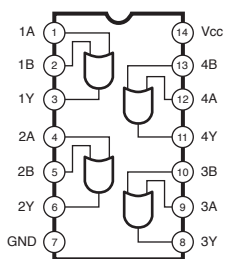
● **SN74LV32APWR (X5647A00)**

JK: IC351

● **TC74HCT32AF (XY096A00)**

DM: IC15

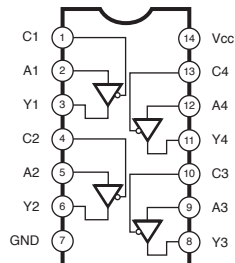
Quad 2 Input OR



● **SN74AHCT125PWR (X4152A00)**

DM: IC13

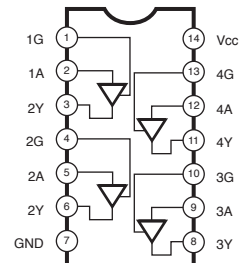
Quad 3-State Bus Buffer



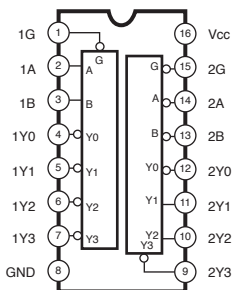
● **SN74LV126APWR (X3865A00)**

DM: IC17

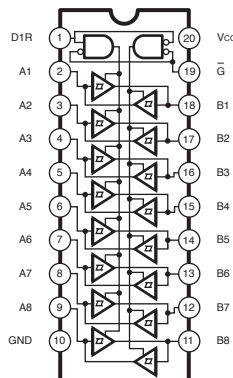
Bus Buffer



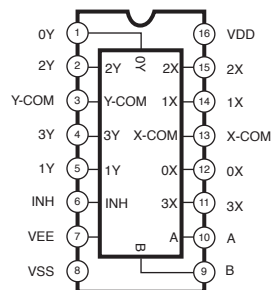
- **HD74LVC139FPEL** (XS048A00)
DM: IC23
Dual 2 to 4 Demultiplexer



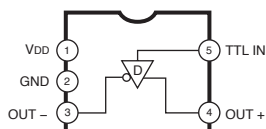
- **SN74LV245APWR** (X3693A00)
DMSUB: IC121 JK: IC349, 350, 352-354
- **SN74LVC245APWR** (XZ287A00)
DM: IC6, 10-12, 16, 19, 20
- **TC74VHCT245AFT** (XT744B00)
PN: IC711
Octal 3-State Bus Transceiver



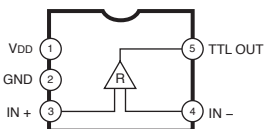
- **SN74LV4052APWR** (X6976A00)
JK: IC338, 339
Differential 4-Channel Multiplexer/Demultiplexer



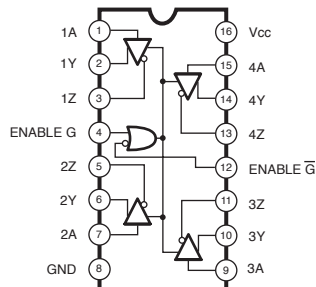
- **DS90LV011ATMF/NOPB** (X6788A00)
DMSUB: IC122
3V LVDS Single High Speed Differential Driver



- **DS90LV012ATMF/NOPB** (X6789A00)
PN: IC713
3V LVDS Single CMOS Differential Line Receiver



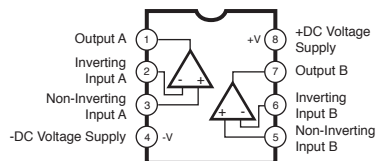
- **AM26LS31CNSR** (XU996A00)
DMSUB: IC113
Quad Line Driver



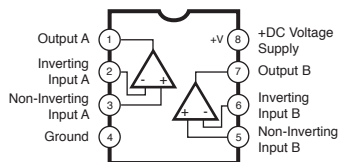
INPUT A	ENABLES		OUTPUTS	
	G	G-bar	Y	Z
H	H	X	H	L
L	H	X	L	H
H	X	L	H	L
L	X	L	L	H
X	L	H	Z	Z

H= high level
L= low level
X= irrelevant
Z= high impedance (off)

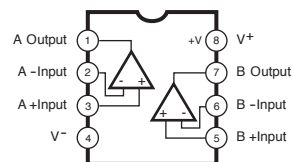
- **NJM2068MD-T2** (X3505A00)
PN: IC703, 708, 709, 714, 715
- **NJM4556AD** (XQ824A00)
PN: IC701
Dual Operational Amplifier



- **NE5532DR** (X5482A00)
PN: IC704
- **NJM2903M(TE1)** (X5814A00)
- **NJM2904M** (XV190A00)
JK: IC301-306, 321-324, 329-333, 335-337
Dual Operational Amplifier

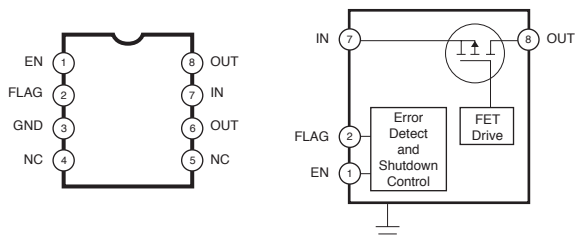


- **NJM2114M(TE1)** (XS537B00)
DMSUB: IC105-107 PN: IC710
Dual Operational Amplifier



● **LM3525MX-H/NOPB (X3119A00)**

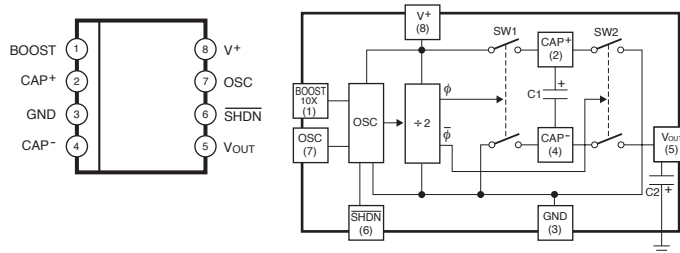
DM: IC28
USB Power Switch



Pin No.	Pin Name	Pin Function
1	EN (LM3525-L) EN (LM3525-H)	Enable (Input): Logic-compatible enable input.
2	FLG	Fault Flag (Output): Active-low, open-drain output. Indicates overcurrent, UVLO, and thermal shutdown.
3	GND	Ground
4, 5	NC	Not internally connected.
7	IN	Supply Input: Input to the power switch and the supply voltage for the IC.
6, 8	OUT	Switch Output: Output of the high side switch. Pins 6 and 8 must be tied together.

● **LTC1144CS8 (X9457A00)**

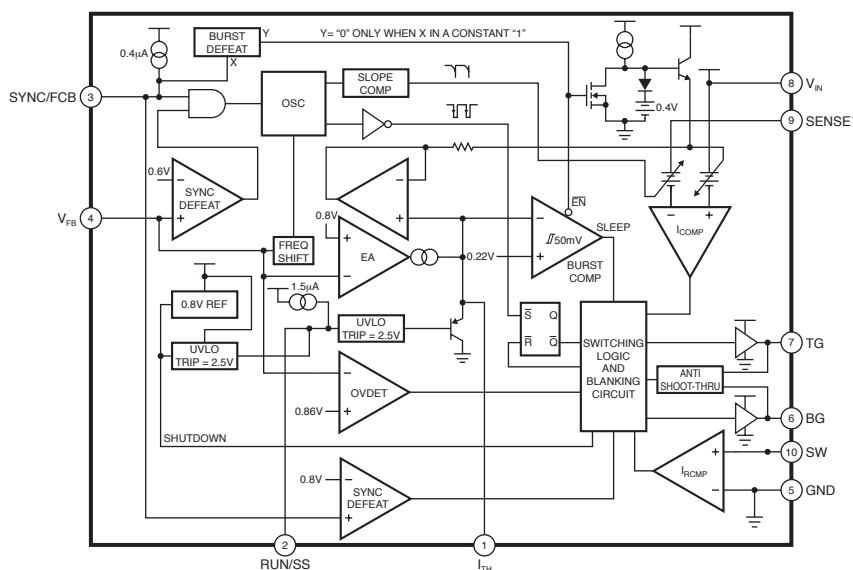
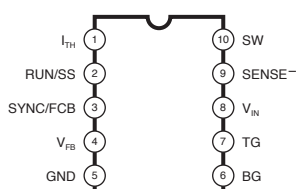
DMSUB: IC127
Voltage Converter -12V



Pin No.	Pin Name	Pin Function
1	BOOST	This pin will raise the oscillator frequency by a factor of 10 tied high.
2	CAP+	Positive Terminal for Pump Capacitor
3	GND	Ground Reference
4	CAP-	Negative Terminal for Pump Capacitor
6	VOUT	Output of the Converter
5	SHDN	Shutdown Pin
7	OSC	Oscillator Input Pin
8	V+	Input Voltage

● **LTC1773EMS (X3215A00)**

DMSUB: IC103
DC-DC CONVERTER



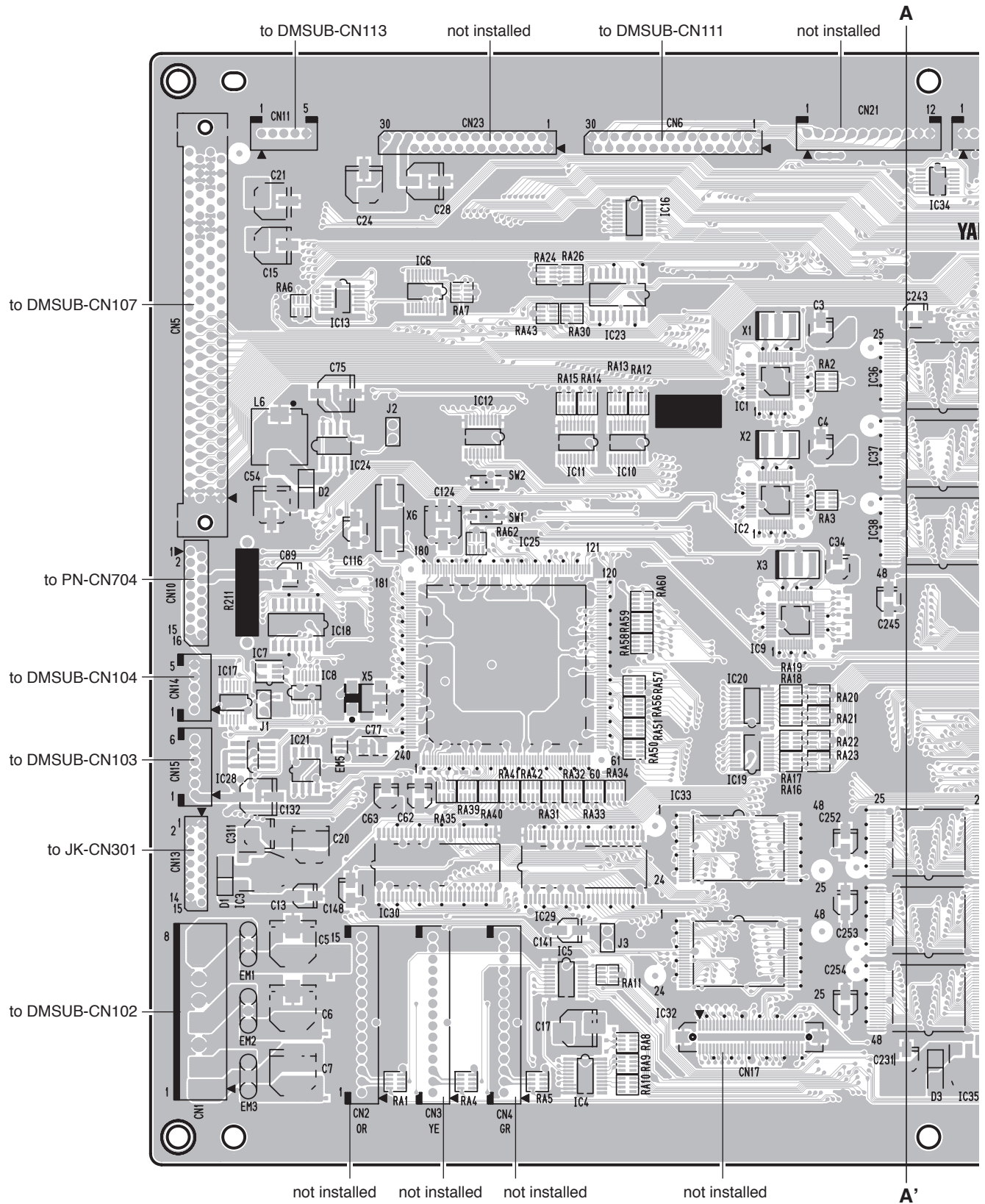
■ **CIRCUIT BOARDS (シート基板図)**

- DM Circuit Board (X3164G0)..... 28/30
- DMSUB Circuit Board (X9380C0) 32/34
- JK Circuit Board (X9365C0) 36/38
- PN Circuit Board (X9385C0/X9385D0) 40/42

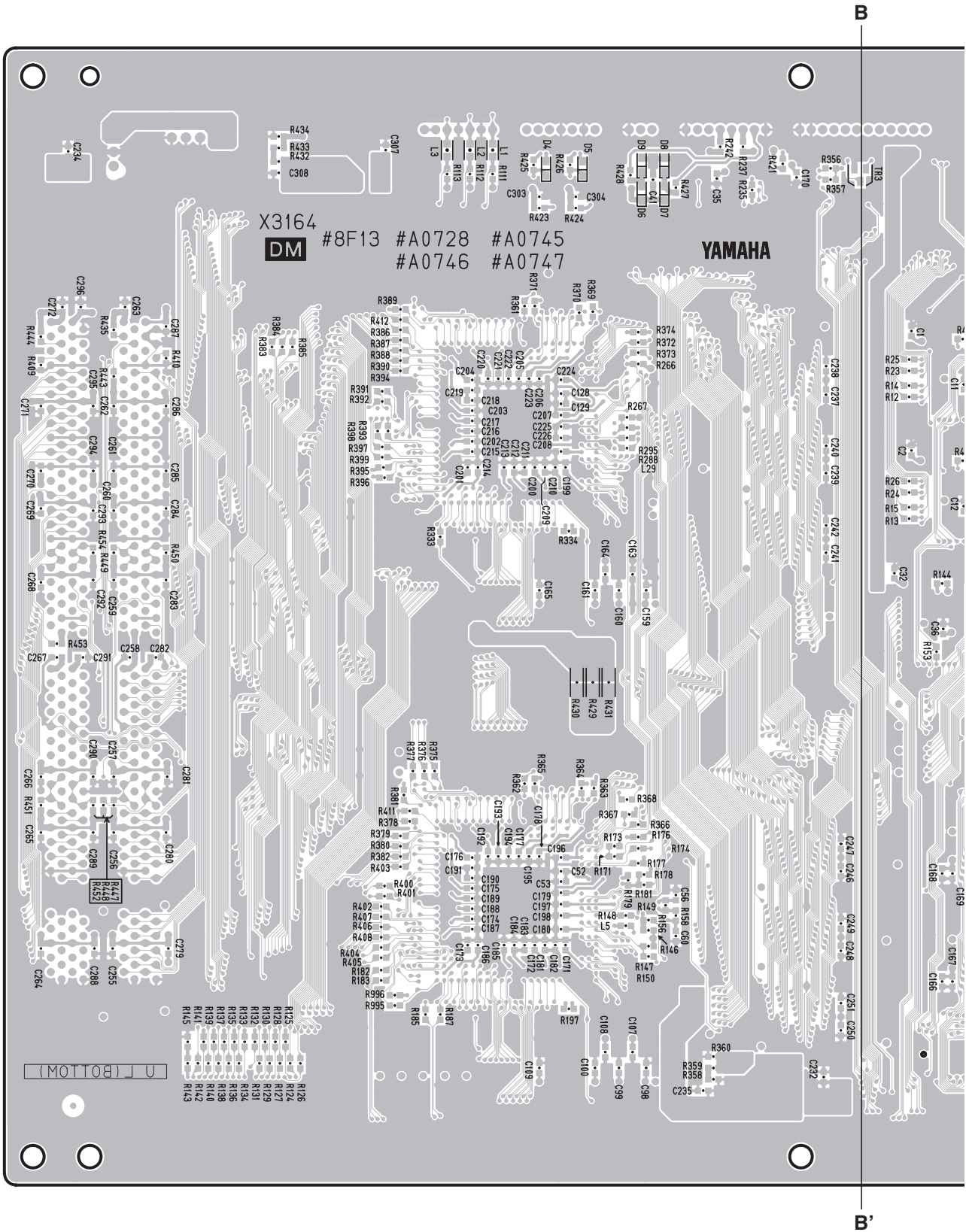
Note: See parts list for details of circuit board component parts.

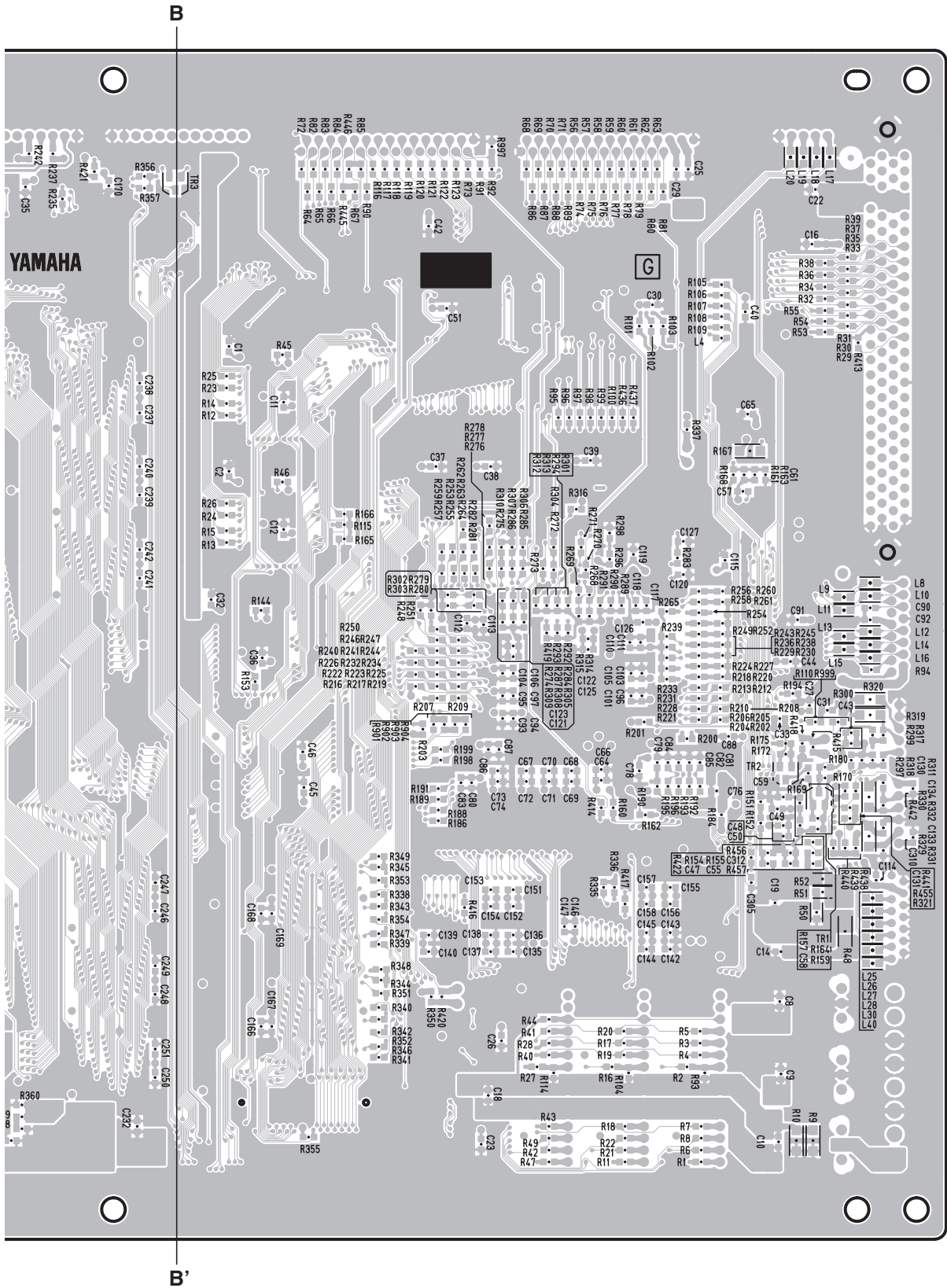
注： シートの部品詳細はパーツリストをご参照ください。

● DM Circuit Board



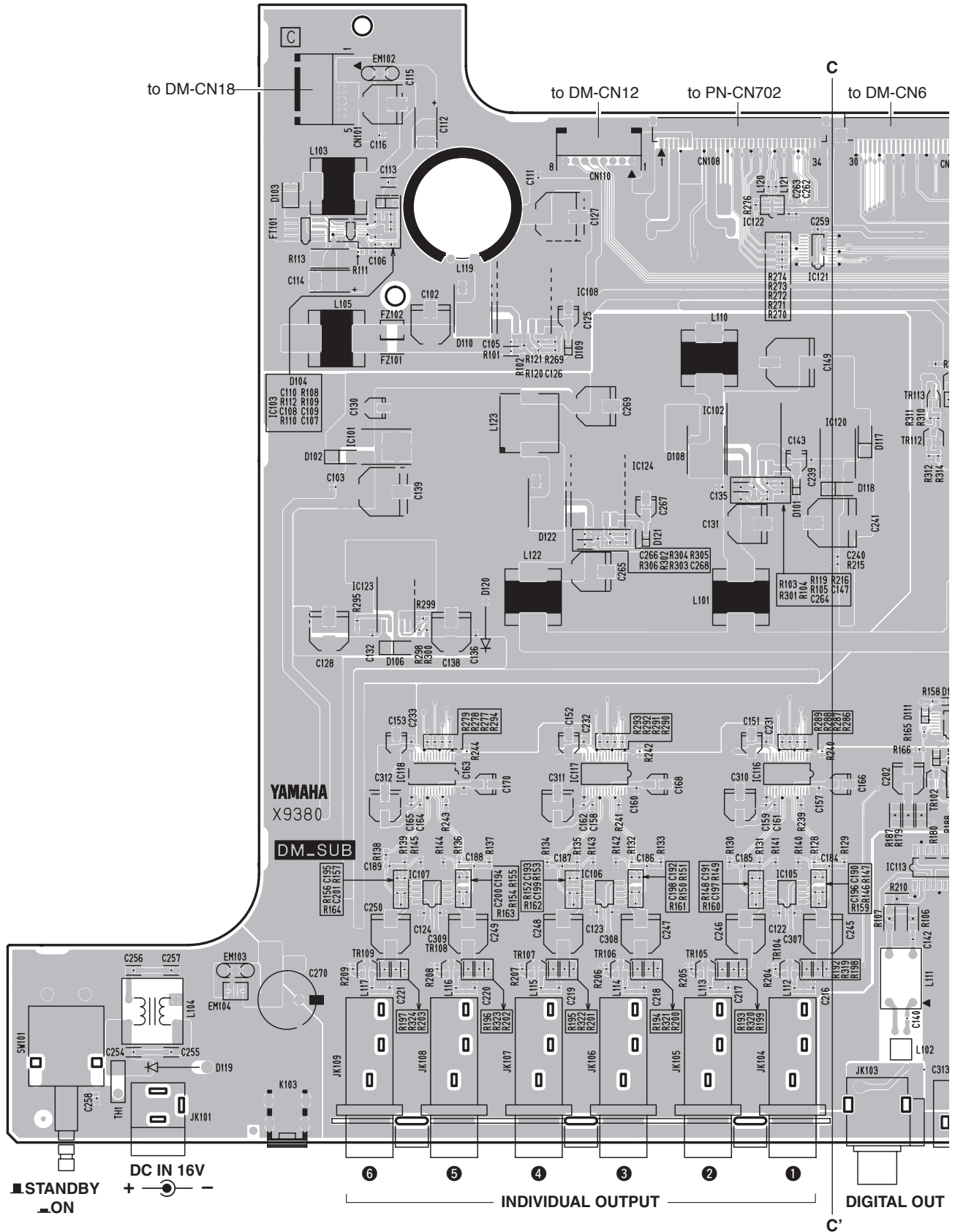
● DM Circuit Board



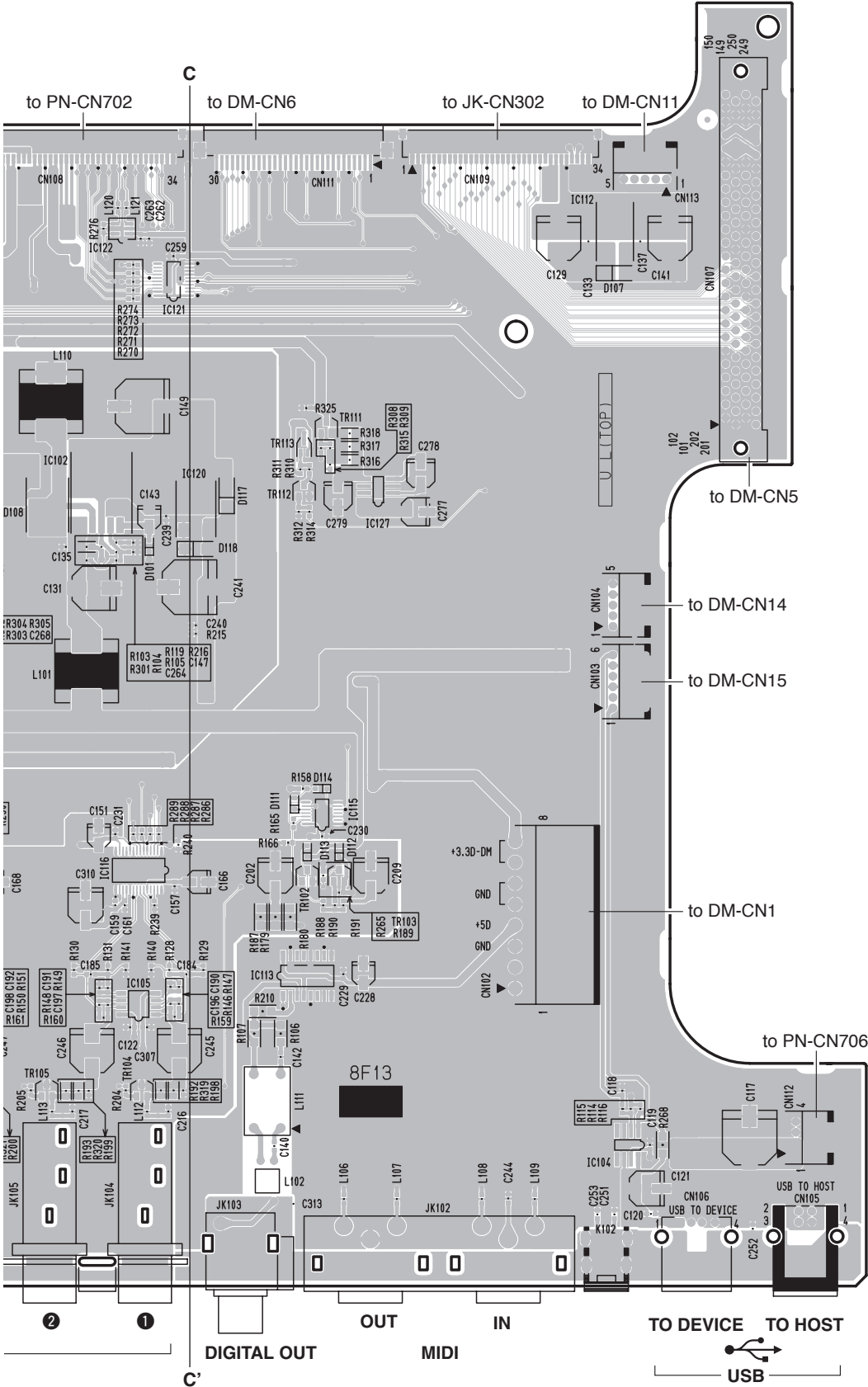


Pattern side (パターン側)

● DMSUB Circuit Board



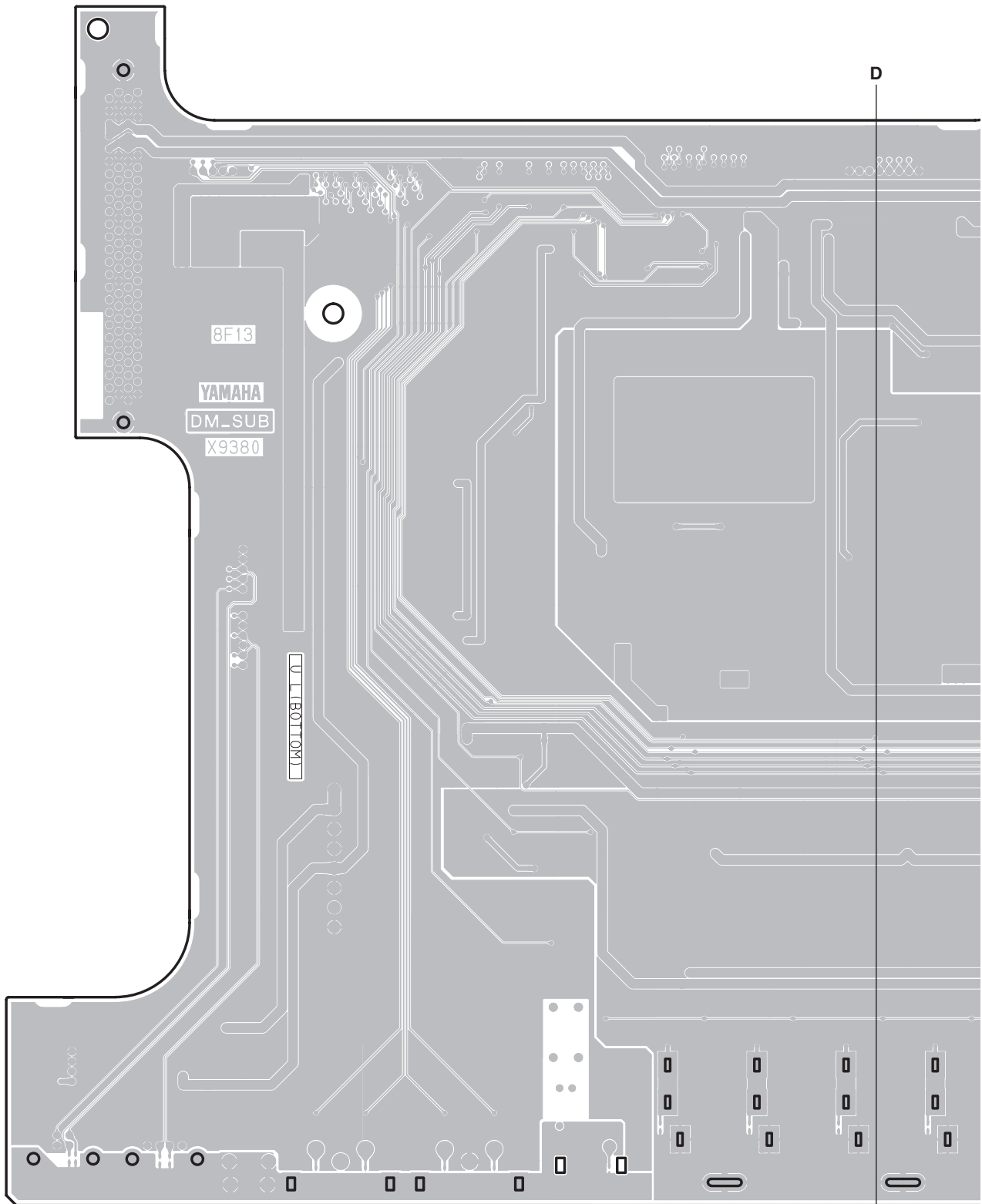
Scale: 85/100



2NA-WJ91040

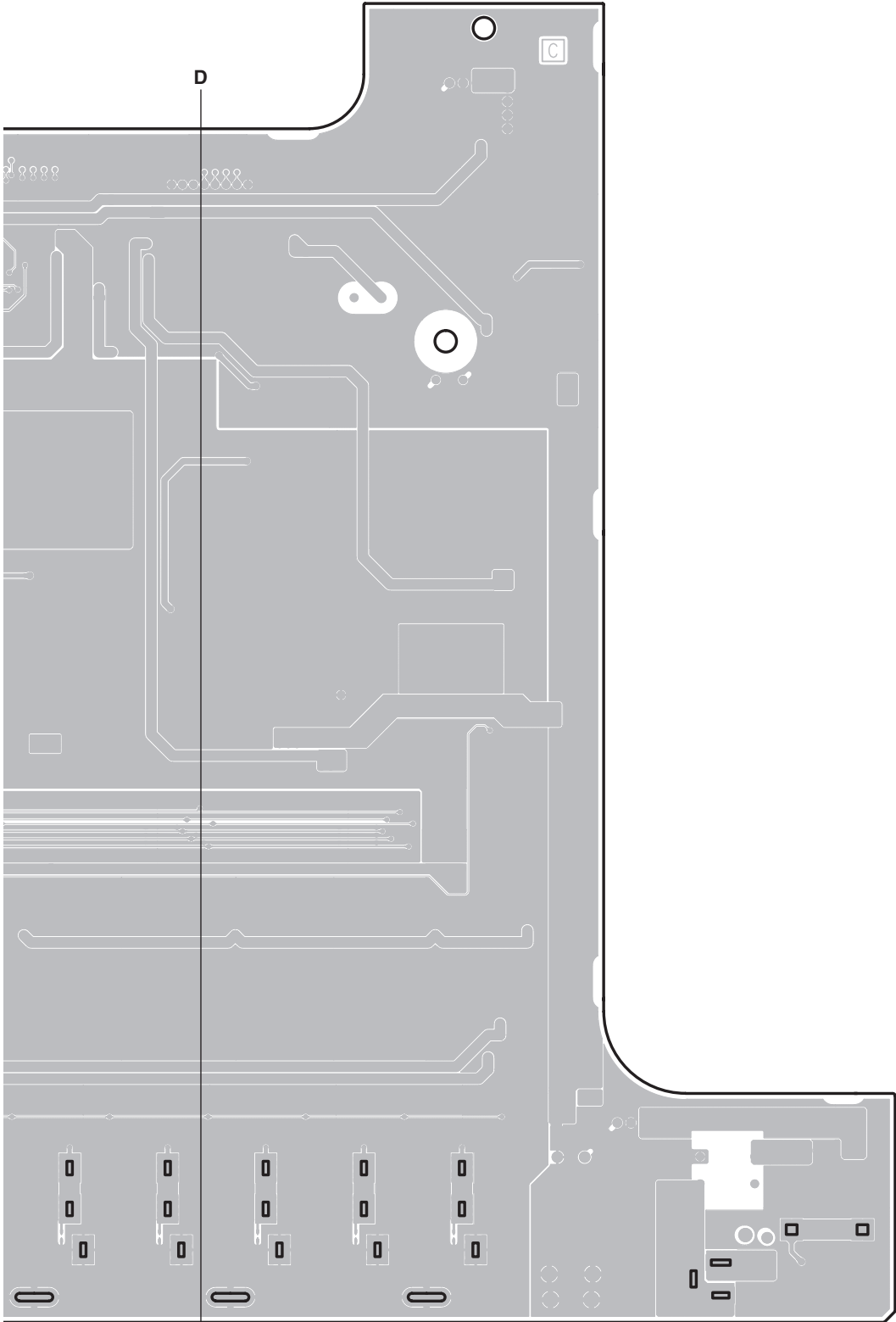
Component side (部品側)

● DMSUB Circuit Board



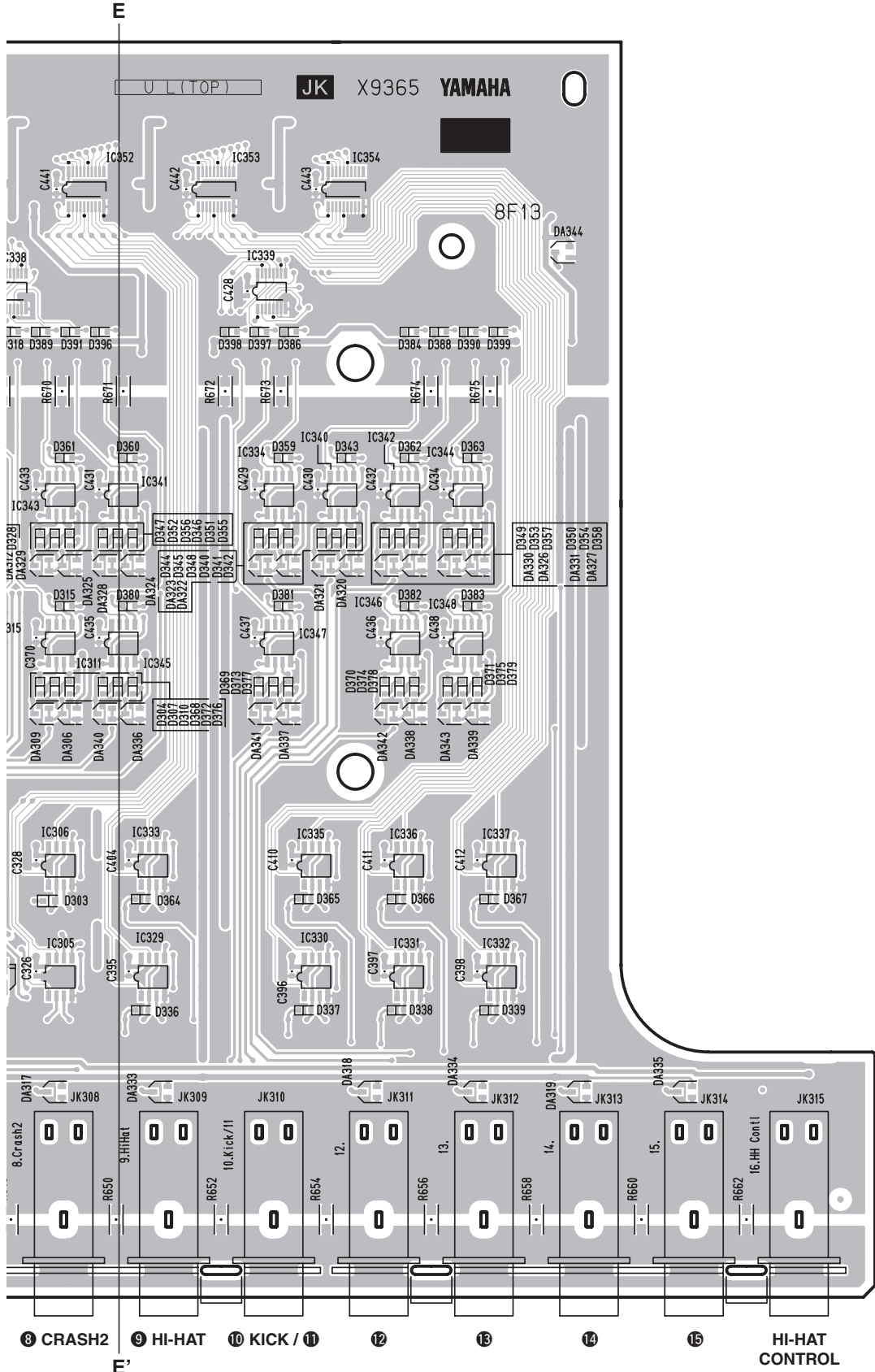
D'
2NA-WJ91040

Scale: 85/100



Pattern side (パターン側)

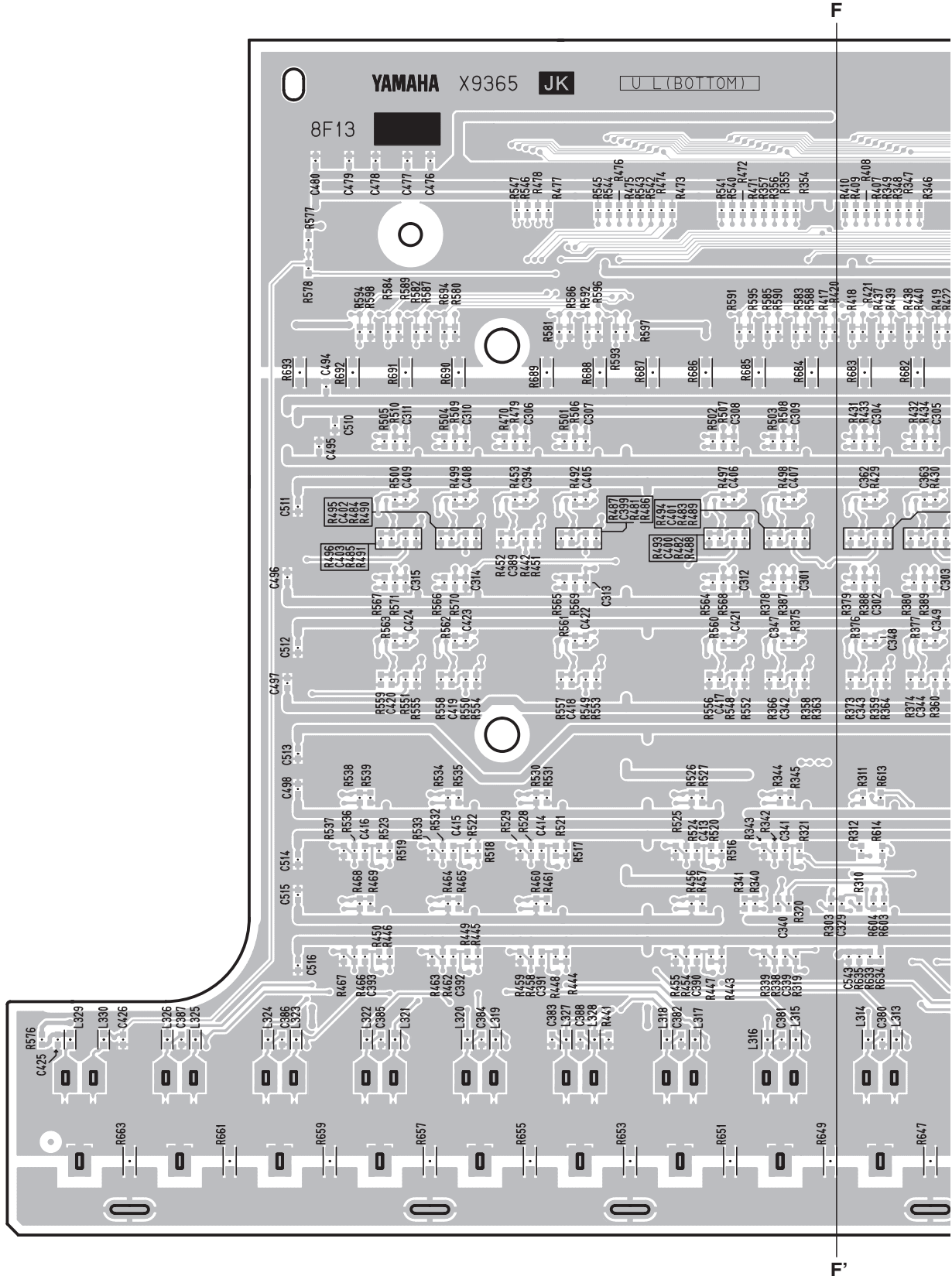
Scale: 95/100



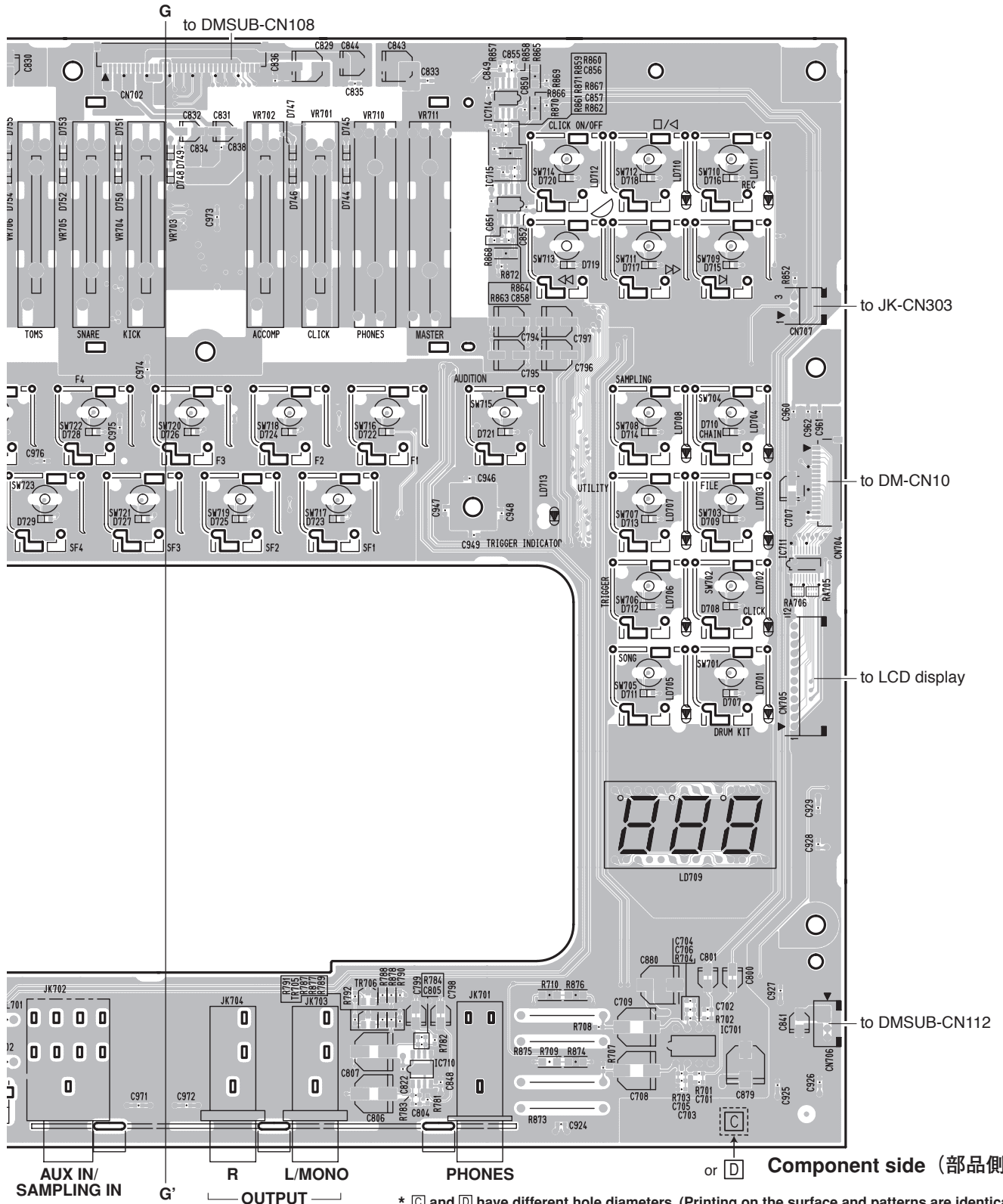
2NA-WJ91050-1

Component side (部品側)

● JK Circuit Board



Scale: 80/100

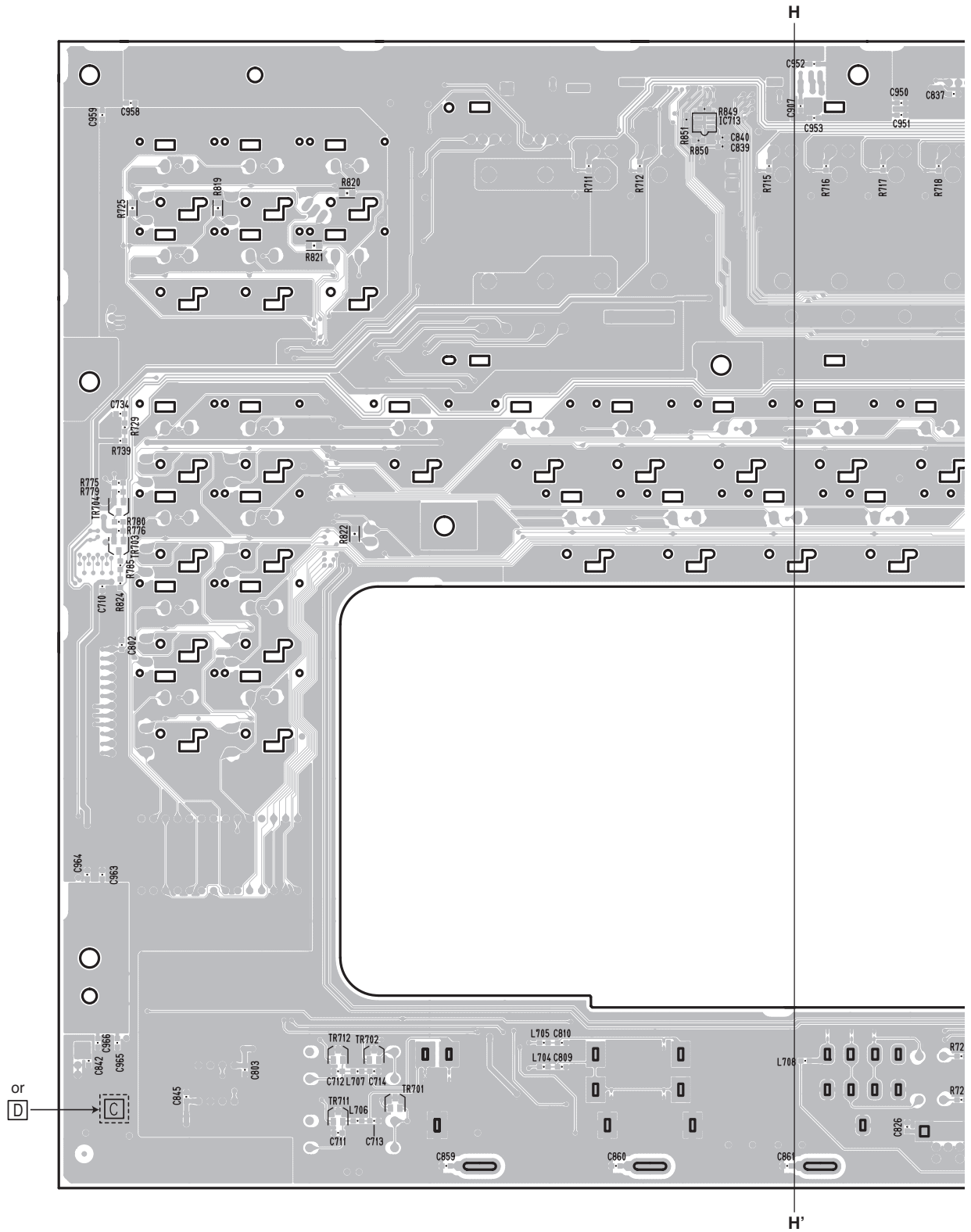


* □ and □ have different hole diameters. (Printing on the surface and patterns are identical).
 ※ □と□では、穴径が異なります。(表面印刷およびパターンは同じです。)

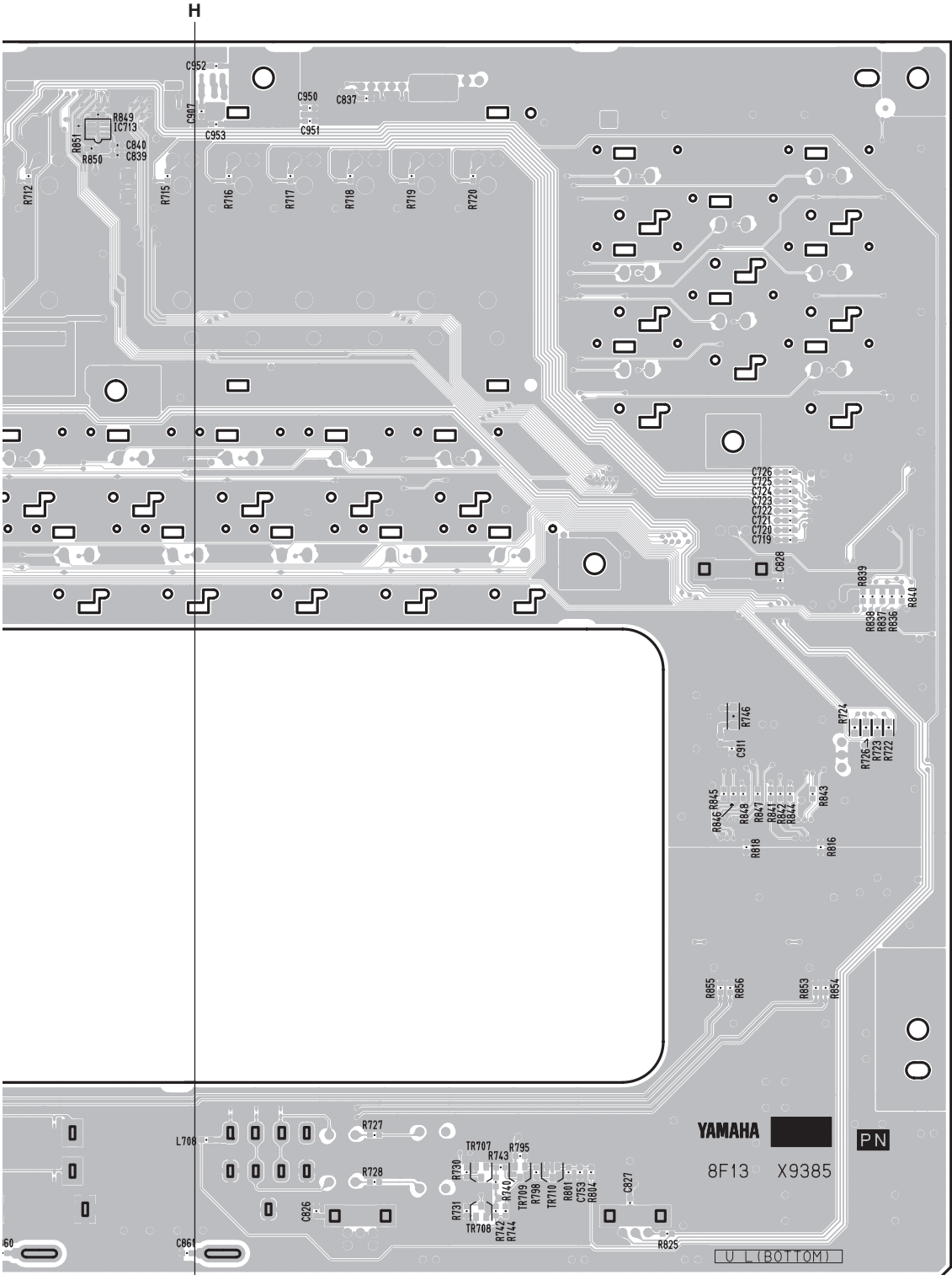
SW701	LD701	DRUM KIT	SW707	LD707	UTILITY	SW713		▶▶	SW18		F2
SW702	LD702	CLICK	SW708	LD708	SAMPLIMG	SW714		LD712	SW19		SF2
SW703	LD703	FILE	SW709		▶	SW715					
SW704	LD704	CHAIN	SW710	LD711	REC			LD713			
SW705	LD705	SONG	SW711		▶▶	SW16			VR711		MASTER
SW706	LD706	TRIGGER	SW712	LD710	▶▶	SW17			VR710		PHONES
									VR701		CLICK
									VR702		ACCOMP

2NA-WJ91060-1

● PN Circuit Board



Scale: 80/100



Pattern side (パターン側)

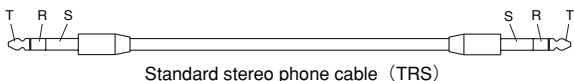
■ TEST PROGRAM

Tests Overview

No.	Item	Outline	Test Code
01	LCD,LED	Check visually if the LCD and LED are turned on.	A0 01 00
02	Panel SW	Operate the panel switches and check operation.	A0 02 00
03	7SEG LED	Check visually if the 7-seg LED is turned on.	A0 03 00
04	Encoder	Operate the panel encoder and check operation.	A0 04 00
05	Slider	Operate the panel slide VR and check operation.	A0 05 00
06	Rim SW	Check the operation of the rim switch.	A0 06 00
07	Trigger In1	Check [①SNARE] Lch including its input level.	A0 07 00
08	Trigger In2	Check [②TOM1] Lch including its input level.	A0 08 00
09	Trigger In3	Check [③TOM2] Lch including its input level.	A0 09 00
10	Trigger In4	Check [④TOM3] Lch including its input level.	A0 0A 00
11	Trigger In5	Check [⑤TOM4] Lch including its input level.	A0 0B 00
12	Trigger In6	Check [⑥RIDE] Lch including its input level.	A0 0C 00
13	Trigger In7	Check [⑦CRASH1] Lch including its input level.	A0 0D 00
14	Trigger In8	Check [⑧CRASH2] Lch including its input level.	A0 0E 00
15	Trigger In9	Check [⑨HI HAT] Lch including its input level.	A0 0F 00
16	Trigger In10	Check [⑩KICK/⑪] Lch including its input level.	A0 10 00
17	Trigger In11	Check [⑩KICK/⑪] Rch including its input level.	A0 11 00
18	Trigger In12	Check [⑫] Lch including its input level.	A0 12 00
19	Trigger In13	Check [⑬] Lch including its input level.	A0 13 00
20	Trigger In14	Check [⑭] Lch including its input level.	A0 14 00
21	Trigger In15	Check [⑮] Lch including its input level.	A0 15 00
22	Pad Encoder	Check the operation of the pad encoder.	A0 16 00
23	HiHat	Check the operation of the hi-hat controller.	A0 17 00
24	MIDI	Check the operation of the [MIDI IN/OUT].	--
25	USB-ToDevice	Check the operation of the [USB TO DEVICE].	A0 19 00
26	USB-ToHost	Check the operation of the [USB TO DEVICE/TO HOST].	A0 1A 00
27	OUTPUT-L	Check the output signal of the [OUTPUT L/MONO] and [DIGITAL OUT].	A0 1B 00
28	OUTPUT-R	Check the output signal of the [OUTPUT R].	A0 1C 00
29	INDIV 1,3,5	Check the [INDIVIDUAL OUTPUT 1,3,5] including output signal.	A0 1D 00
30	INDIV 2,4,6	Check the [INDIVIDUAL OUTPUT 2,4,6] including output signal.	A0 1E 00
31	INDIV 1	Check the [INDIVIDUAL OUTPUT 1] including output signal.	A0 1F 00
32	INDIV 2	Check the [INDIVIDUAL OUTPUT 2] including output signal.	A0 20 00
33	INDIV 3	Check the [INDIVIDUAL OUTPUT 3] including output signal.	A0 21 00
34	INDIV 4	Check the [INDIVIDUAL OUTPUT 4] including output signal.	A0 22 00
35	INDIV 5	Check the [INDIVIDUAL OUTPUT 5] including output signal.	A0 23 00
36	INDIV 6	Check the [INDIVIDUAL OUTPUT 6] including output signal.	A0 24 00
37	AUX IN(MIC)	Check the [AUX IN/SAMPLING IN] including output signal (when the Gain is set to MIC).	A0 25 00
38	AUX IN(LINE)	Check the [AUX IN/SAMPLING IN] including output signal (when the Gain is set to LINE).	A0 26 00
39	DIMM	Check the operation when the DIMM is connected.	A0 27 00
40	DIMM(Full)	Check the operation when the DIMM is connected (Full Check).	A0 28 00
41	ROM	Check the operation of the Program ROM and Wave ROM.	A0 29 00
42	RAM	Check the operation of the Program RAM and Effect RAM.	A0 2A 00
43	FactorySet	Executes the Factory Set.	A0 2B 00
44	Exit	Finishes the test program mode and resets to the normal operation mode.	A0 2C 00

Measurement Conditions

- 1) Use an AC adaptor PA-300B.
- 2) Measuring device: Frequency counter, Oscilloscope, Level meter (JIS-C filter), Distortion factor meter, Oscillator, Powered speaker (with S/P DIF input), Headphones
* 0 dBu = 0.775 Vrms
- 3) Jigs: MIDI cable, Standard stereo phone cable, Digital coaxial cable, USB cable, USB memory, DIMM memory board, Pad with 3-zone RIM switch incorporating pad controller (TP120SD or TP100), HI-HAT controller (RHH135 or HH65), Device that can indicate MIDI codes



A. Test entry

● MANUAL MODE:

Turn on the power while holding down the [F1] and [SF6] buttons simultaneously.

The opening screen will appear followed by the screen below.

```

//// DTXTREME III Test Program ////
Firm   Ver. : *.*
Kernel Ver. : *.*
Data   Ver. : *.*
ATT min:36<<
      max:41
CR min:0c
      max:18
XT      :02

* [ENTER] : Test Start
* [F6]    : Factory Set
* [EXIT]  : Exit
    
```

..* : Version number

Check the versions of the Firm, Kernel and Data. Values at right in the screen indicate limit values of test items 07—21, Trigger In test (see page 49). If you want to change the limit values, select a parameter with the [^] and [v] buttons and set a value with the rotary encoder. (The value will be reset to the initial value when the power is turned off.) Details of the parameters are shown below.

- * The range of all the parameters is 00 to 7f.
- * The “Min.” and “Max.” values show that the values themselves are applicable as OK range.

ATT	min:36	Lower limit of OK limit for signal levels
		[1SNARE]—[15]
	max:41	Upper limit of OK limit for signal levels
		[1SNARE]—[15]
CR	min:0c	Lower limit of OK limit for time constant values
		[1SNARE]—[15]
	max:18	Upper limit of OK limit for time constant values
		[1SNARE]—[15]
XT	:02	Upper limit of OK limit for crosstalk values
		[1SNARE]—[15]

* There is no need to change these values unless otherwise specified.

· Press the [ENTER/STORE] to enter the “Test number selection screen”.

- Press the [F6] button to execute the Factory Set. (See “43. Factory set” on page 61)
- Press the [EXIT] button to finish the test mode followed by normal operation mode. (See “44. Exit” on page 61)

● MIDI MODE:

Turn on the power and wait for several seconds. After checking that play screen is displayed, send “F0 43 10 18 5A 00 F7” and the following screen will be displayed.

```

//// DTXTREME III Test Program ////
Firm   Ver. : *.*
Kernel Ver. : *.*
Data   Ver. : *.*
ATT min:36<<
      max:41
CR min:0c
      max:18
XT      :02

Wating test code..
* [EXIT]  : Exit
    
```

..* : Version number

The screen is “MIDI test code standby screen”.

Check the versions of the Firm, Kernel and Data.

Values at right in the screen indicate limit values of test items 07—21, Trigger In test (see page 49) If you want to change the limit values, send the following commands when the screen is displayed.

F0 43 10 18 5B aa bb cc dd ee F7

aa=ATT_MIN,bb=ATT_MAX,cc=CR_MIN,dd=CR_MAX,ee=XT

(The value will be reset to the initial value when the power is turned off.)

See the “● MANUAL MODE” shown left for details of the parameters.

* There is no need to change the values unless otherwise specified.

- Press the [EXIT] button to finish the test mode followed by normal operation mode. (See “44. Exit” on page 61)

B. How to carry out tests

● MANUAL MODE:

If you press the [ENTER/STORE] button when the test entry screen is shown, the following screen will be displayed.

```

//// DTXTREME III Test Program ////
01 : LCD,LED      : Press [ENTER]
    
```

The screen is “Test number selection screen”. Select a test number with the [DEC/NO] and [INC/YES] button and press the [ENTER/STORE] button to execute the test for the selected test number.

If a failure occurs, NG will be indicated and the test will be aborted. (Some test items operate otherwise.)

- MIDI MODE:

The test entry screen is the “MIDI test code standby screen”.
Send “**A0 □□ 00**” to execute the test.

(□□ : Different values depending on test items.)

C. How to carry out tests when judged as NG

If judgment is NG for any of the following tests, operate as shown to proceed to

MANUAL MODE: Test number standby condition

MIDI MODE: Test code standby condition

then, you can repeat the test or proceed to another test.

- MANUAL MODE:

Press the [EXIT] button to return to the “Test number selection screen”.

- MIDI MODE:

Send “**A0 □□ 00**” to execute a desired test. (You can exit from the test item for which NG is judged.)

(□□ : Different values depending on test items.)

01. LCD, LED

[Test Code]

A0 01 00

[Initial indication]

```
//// DTXTREME III Test Program ////
01 : LCD,LED      : Press [ENTER]
```

[Test contents]

All the LEDs and LCD screen flash.

[Test method]

Press the [ENTER/STORE] button to execute the test.

[Check item]

Check visually that all the LEDs and LCD screen flash.
Check that the LED of the [CLICK ON/OFF] switch flashes in a color (similar to orange) which is neither red nor green.
Check that the backlight is lightning. (The LCD should not be too bright nor too dark when seen squarely.)
Check also that contrast can be adjusted with the Contrast VR.

[Judgment indication]

In case of OK: None

In case of NG: None

[MIDI code output for judgment result]

None

[How to quit test]

- MANUAL MODE:

Press the [EXIT] button whether the judgment is OK or NG to return to the “Test number selection screen” and proceed to the next test.

- MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

02. Panel SW

[Test Code]

A0 02 00

[Initial indication]

```
//// DTXTREME III Test Program ////
02 : Panel SW     : Press [ENTER]
```

[Test contents]

Check that the panel switches operate correctly.

[Test method]

- Connect the headphones.
- Set the [PHONES] slider of the DTXTREME III to a little higher position. (Adjust the volume as necessary.)
- Press the [ENTER/STORE] button to execute the test.

[Check item]

Turn on the panel switches the [DRUM KIT]—[ENTER/STORE] in the order shown on the LCD.

Check also that the LED will light if a button with an LED is pressed.

- * **Press the [CLICK ON/OFF] switch twice to check that the LED of the switch lights in green and red.**
- * **Sine wave is outputted from the [PHONES] and [OUTPUT] jacks when each switch is turned on.**

- Order of checking panel switches

[DRUM KIT] → [SONG] → [CLICK] → [TRIGGER] → [FILE] → [UTILITY] → [CHAIN] → [SAMPLING] → [AUDITION] → [SF1] → [SF2] → [SF3] → [SF4] → [SF5] → [SF6] → [F1] → [F2] → [F3] → [F4] → [F5] → [F6] → [I◀] → [◀◀] → [▶▶] → [REC] → [▶/■] → [CLICK ON/OFF] (LED lights in green) → [CLICK ON/OFF] (LED lights in red) → [DEC/NO] → [INC/YES] → [<] → [^] → [>] → [EXIT] → [√] → [ENTER/STORE]

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////
02 : Panel SW      : OK

```

In case of NG (Example):

```

//// DTXTREME III Test Program ////
02 : Panel SW      : Press [KIT ,G] NG
                        LED=(Green)

```

[MIDI code output for judgment result]

OK: A0 02 02
 NG: None

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

03. 7SEG LED

[Test Code]

A0 03 00

[Initial indication]

```

//// DTXTREME III Test Program ////
03 : 7SEG LED      : Press [ENTER]

```

[Test contents]

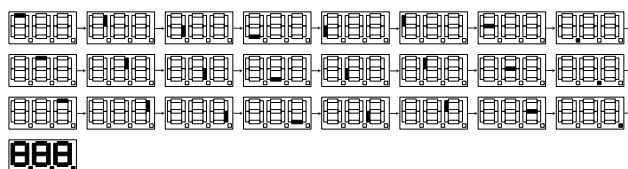
Check that the 7-seg LED lights normally.

*** Sine wave is outputted from the [PHONES] and [OUTPUT] jacks when each LED is turned on.**

[Test method]

- Connect the headphones.
- Set the [PHONES] slider of the DTXTREME III to a little higher position. (Adjust the volume as necessary.)
- Press the [ENTER/STORE] button to execute the test automatically.

LEDs will light in turn in the following order.



[Check item]

Check that LEDs light in the order shown in the above figure. Check visually that no LED lights too dimly, too.

[Judgment indication]

In case of OK: None

In case of NG: None

[MIDI code output for judgment result]

None

[How to quit test]

● MANUAL MODE:

Press the [EXIT] button whether the judgment is OK or NG to return to the “Test number selection screen” and proceed to the next test.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

04. Encoder

[Test Code]

A0 04 00

[Initial indication]

```

//// DTXTREME III Test Program ////
04 : Encoder       : Press [ENTER]

```

[Test contents]

Check that the rotary encoder works normally.

[Test method]

Press the [ENTER/STORE] button to execute the test.
Turn the rotary encoder clockwise and counterclockwise following the indication on the LCD.

- Indication when rotating clockwise for checking
Turn clockwise by 8 clicks and the test for counterclockwise rotation will be started automatically if the result is OK.

```

//// DTXTREME III Test Program ////

04 : Encoder      : <+8> +0
    
```

- Indication when rotating counterclockwise for checking
Turn counterclockwise by 8 clicks and the test is completed if OK is indicated.

```

//// DTXTREME III Test Program ////

04 : Encoder      : <-8> +0
    
```

[Check item]

Check that the value at right in the screen changes when the encoder is turned.

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////

04 : Encoder      : OK
    
```

In case of NG: None

[MIDI code output for judgment result]

OK: A0 04 02

NG: None

[How to quit test]

- MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

- MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

05. Slider

[Test Code]

A0 05 00

[Initial indication]

```

//// DTXTREME III Test Program ////

05 : Slider       : Press [ENTER]
    
```

[Test contents]

Move the slider (slide volume) and check for operation.

[Test method]

Press the [ENTER/STORE] button to execute the test.

As a slider name is shown on the screen, move each slider upward and downward between top and bottom.

Check that the value on the screen changes 0 (or 1)—127 (or 126) and that OK is displayed.

- * **The [MASTER] and [PHONES] are not checked in this test.**

yyy: Target value xxx: Current value

```

//// DTXTREME III Test Program ////

05 : Slider       :
   Slider-CLICK   : <yyy> xxx
   Slider-ACCOMP  : <yyy> xxx
   Slider-KICK    : <yyy> xxx
   Slider-SNARE   : <yyy> xxx
    
```

```

//// DTXTREME III Test Program ////

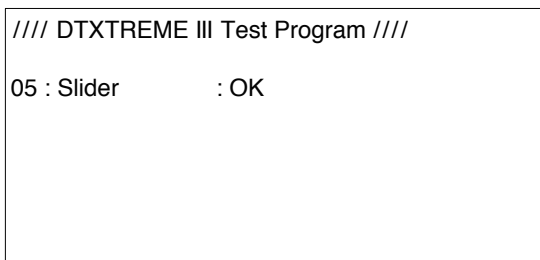
05 : Slider       :
   Slider-TOMS    : <yyy> xxx
   Slider-CYMBAL  : <yyy> xxx
   Slider-HIHAT   : <yyy> xxx
   Slider-MISC    : <yyy> xxx
    
```

[Check item]

Check the value and test result on the LCD.

[Judgment indication]

In case of OK:



In case of NG: None

[MIDI code output for judgment result]

OK: A0 05 02

NG: None

[How to quit test]

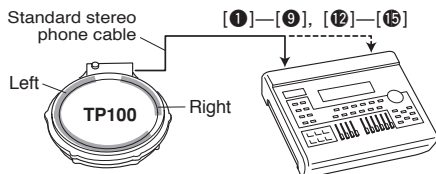
● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed. Press the [EXIT] button to return to the “MIDI test code standby screen”.

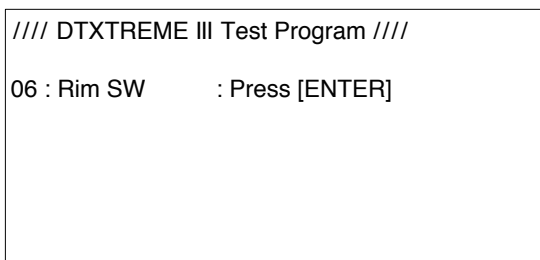
06. Rim SW



[Test Code]

A0 06 00

[Initial indication]



[Test contents]

Check that the drum pad rim switch works normally.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Connect a 3-zone drum pad with RIM switch (TP100, etc.) to each channel of [1] SNARE—[9] HI HAT and [12]—[15].

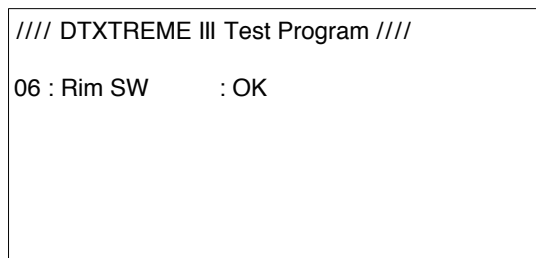
Press the RIM switch in the order of the drum pad right side (Screen indication: Right) first and then the drum pad left side (Screen indication: Left) and check that OK is displayed.

[Check item]

Check that the screen indication for each terminal changes Right → Left → OK each time the RIM switch is pressed.

[Judgment indication]

In case of OK:



In case of NG: None

[MIDI code output for judgment result]

OK: A0 06 02

NG: None

[How to quit test]

● MANUAL MODE:

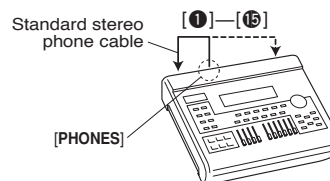
If all terminals are OK, press the [INC/YES] button to proceed to the next test.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

- 07. Trigger In1, 08. Trigger In2, 09. Trigger In3, 10. Trigger In4, 11. Trigger In5, 12. Trigger In6, 13. Trigger In7, 14. Trigger In8, 15. Trigger In9, 16. Trigger In10, 17. Trigger In11, 18. Trigger In12, 19. Trigger In13, 20. Trigger In14, 21. Trigger In15**



[Test Code]

- | | | |
|--------------|--------------|--------------|
| 07. A0 07 00 | 08. A0 08 00 | 09. A0 09 00 |
| 10. A0 0A 00 | 11. A0 0B 00 | 12. A0 0C 00 |
| 13. A0 0D 00 | 14. A0 0E 00 | 15. A0 0F 00 |
| 16. A0 10 00 | 17. A0 11 00 | 18. A0 12 00 |
| 19. A0 13 00 | 20. A0 14 00 | 21. A0 15 00 |

[Initial indication] (in case of test 07.)

```

//// DTXTREME III Test Program ////

07 : Trigger In1   : Press [ENTER]
    
```

[Test contents]

Send a signal looped from the [PHONES] terminal to the inputs

[1]SNARE]—[15] and check the following:

- The inputted signal is inputted to the CPU at the proper value
- No signal is leaked to other inputs
- Attenuation value of waveform is normal

* **Output waveform from the [PHONES] is a sine wave with frequency of 4 kHz, +3.6 dBu (4.0 Vpp, load of 10 kΩ). (When using JIS-C filter)**

[Test method]

Press the [ENTER/STORE] button to execute the test.

The following screen will appear when the test is started.

```

//// DTXTREME III Test Program ////

07 : Trigger In1   : wating...
    
```

Set the [PHONES] slider to the MAX. Input the signal outputted from the [PHONES] jack to the [1]SNARE] jack.

When OK is displayed, proceed to the next test.

Repeat the above procedure in the order of jacks.

[1]SNARE] → [2]TOM1] → [3]TOM2] → [4]TOM3] → [5]TOM4] → [6]RIDE] → [7]CRASH1] → [8]CRASH2] → [9]HI HAT] → [10]KICK/[11] (Lch)] → [10]KICK/[11] (Rch)] → [12] → [13] → [14] → [15]

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK (example of test 07.)

```

//// DTXTREME III Test Program ////

07 : Trigger In1   : OK
    
```

In case of NG (example of test 07.)

```

//// DTXTREME III Test Program ////

07 : Trigger In1   : NG
                        Xtalk IN 2(29)
    
```

- too Hi** NG due to too large input level **
- Xtalk IN ○○(**) NG due to signal leak of ** to the ○○ channel
- BAD Curve (**) NG due to waveform attenuation value of **

(** : measured value)

[MIDI code output for judgment result]

OK: A0 XX 02

NG: A0 XX 03

(“XX” differs depending on test items.)

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [INC/YES] button to proceed to the next test.

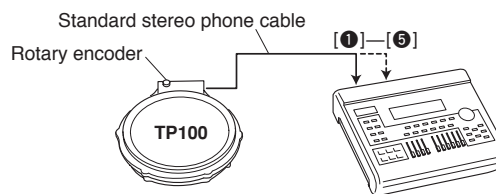
If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

22. Pad Encoder



[Test Code]

A0 16 00

[Initial indication]

```

//// DTXTREME III Test Program ////

22 : Pad Encoder   : Press [ENTER]
    
```

[Test contents]

Check that operation of the PAD ENCODER is normal using terminals [1]SNARE]—[5]TOM4].

[Test method]

Connect a drum pad with pad encoder (TP100, etc.) to each terminal [1]SNARE]—[5]TOM4] before executing the test.

Press the [ENTER/STORE] button to execute the test.

Turn the rotary encoder of the drum pad clockwise to the first target value and then turn counterclockwise to the next target value as indicated on the LCD.

<Example> Indication when turning clockwise for checking the [1]SNARE] terminal.

```

//// DTXTREME III Test Program ////

22 : Pad Encoder :
PadEnc-1 :<+8>WAIT   PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT   PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
    
```

<Example> Indication when turning counterclockwise for checking the [1]SNARE] terminal.

```

//// DTXTREME III Test Program ////

22 : Pad Encoder :
PadEnc-1 :<-8>+0     PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT   PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
    
```

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK (If all the inputs are OK):

```

//// DTXTREME III Test Program ////

22 : Pad Encoder : OK
    
```

In case of NG (Example: [1]SNARE] is NG):

```

//// DTXTREME III Test Program ////

22 : Pad Encoder :
PadEnc-1 :NG         PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT   PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
    
```

In case of NG (If any input is NG):

```

//// DTXTREME III Test Program ////

22 : Pad Encoder : NG
    
```

[MIDI code output for judgment result]

OK: A0 16 02

NG: A0 16 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

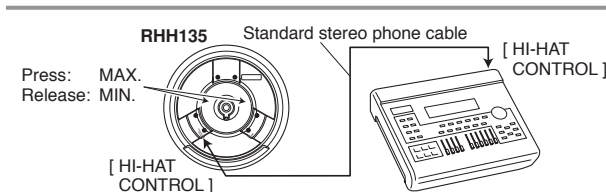
If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

23. HiHat



[Test Code]

A0 17 00

[Initial indication]

```

//// DTXTREME III Test Program ////

23 : HiHat : Press [ENTER]
    
```

[Test contents]

Check that operation of the hi-hat controller is recognized normally.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Connect a hi-hat controller (RHH135, etc.) to the [HI-HAT CONTROL] terminal and MIN value of the controller can be recognized normally.

Next, check that the MAX value can be recognized normally.
Then, check again that the MIN value can be recognized normally.

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```
//// DTXTREME III Test Program ////  
  
23 : HiHat      : OK
```

In case of NG: None

[MIDI code output for judgment result]

OK: A0 17 02

NG: None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [INC/YES] button to proceed to the next test.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

24. MIDI

[Test Code]

None

[Initial indication]

```
//// DTXTREME III Test Program ////  
  
24 : MIDI      : Press [ENTER]
```

[Test contents]

Perform the loopback test of the [MIDI IN]—[MIDI OUT] and check that the [MIDI IN/OUT] jacks work normally.

[Test method]

Connect the [MIDI IN] and [MIDI OUT] jacks with a MIDI cable before starting the test.

Press the [ENTER/STORE] button to execute the test.

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```
//// DTXTREME III Test Program ////  
  
24 : MIDI      : OK
```

In case of NG (TIME OUT failure):

```
//// DTXTREME III Test Program ////  
  
24 : MIDI      : NG          TIME OUT
```

In case of NG (other failure):

```
//// DTXTREME III Test Program ////  
  
24 : MIDI      : NG
```

[MIDI code output for judgment result]

None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

25. USB-ToDevice

[Test Code]
A0 19 00

[Initial indication]

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : Press [ENTER]
```

[Test contents]

Execute write/read/verify on a USB memory and check that the [USB TO DEVICE] terminal works normally.

[Test method]

Press the [ENTER/STORE] button to execute the test.
After the screen changes to the following indication, insert a USB memory and press the [ENTER/STORE] button again.

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : Insert USB Memory!
                        : and Press [ENTER]
```

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : OK
```

In case of NG:

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : NG
```

[MIDI code output for judgment result]

OK: A0 19 02

NG: A0 19 03

[How to quit test]

- MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

- MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

26. USB-ToHost

[Test Code]
A0 1A 00

[Initial indication]

```
//// DTXTREME III Test Program ////
26 : USB-ToHost        : Press [ENTER]
```

[Test contents]

Execute a loopback test with connection to the [USB TO DEVICE] terminal and check that the [USB TO HOST] terminal works normally.

[Test method]

Press the [ENTER/STORE] button to execute the test.
After the screen changes to the following indication, connect the [USB TO DEVICE] and [USB TO HOST] terminals with a USB cable. Then, press the [ENTER/STORE] button after the “Press [Enter]” is indicated.

```
//// DTXTREME III Test Program ////
26 : USB-ToHost        : Connect USB!
```

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////

26 : USB-ToHost      : OK
    
```

In case of NG:

```

//// DTXTREME III Test Program ////

26 : USB-ToHost      : NG
    
```

[MIDI code output for judgment result]

OK: A0 1A 02

NG: A0 1A 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

27. OUTPUT-L

[Test Code]

A0 1B 00

[Initial indication]

```

//// DTXTREME III Test Program ////

27 : OUTPUT-L        : Press [ENTER]
    
```

[Test contents]

- Check that specified signals are outputted from the [OUTPUT] and [PHONES] jacks.
- Check that signals are outputted from the [DIGITAL OUT] jack.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Set the sliders (slide volumes) [MASTER] and [PHONES] to the MAX.

Insert standard phone plugs to both the [OUTPUT L/MONO] and [OUTPUT R] jacks and measure frequency, waveform, level and distortion of each output.

After the measurement, disconnect the plug connected to the [OUTPUT R] jack and measure the output from the [OUTPUT L/MONO] then.

Insert standard stereo plug to the [PHONES] jack and measure frequency, waveform, level and distortion of each output.

Check also that sound is outputted from the [DIGITAL OUT] jack.

Do not insert a plug to the [AUX IN/SAMPLING IN] jack.

[Check item]

- [OUTPUT L/MONO]: Frequency: 1 kHz±1.5 Hz
Waveform: Sine wave
Level: +4.0±2 dBu (load of 10 kΩ)
Distortion: 0.1% or less
- [OUTPUT R]: Level: -87.0 dBu or less (load of 10 kΩ)
- Operate the [MASTER] Slider to check that volume from the [OUTPUT L/MONO] is changed smoothly.
- [PHONES] Lch: Frequency: 1 kHz±1.5 kHz
Waveform: Sine wave
Level: -1.0±2 dBu (load of 33 Ω)
Distortion: 0.1 % or less
- [PHONES] Rch: Level: -67 dBu or less (load of 33 Ω)
- Operate the [PHONES] Slider to check that volume from the [PHONES] Lch is changed smoothly.
- [DIGITAL OUT]: Connect a powered monitor speaker with digital input and play the sound. Check that the sine wave is free from distortion.

● When a plug is not connected to the [OUTPUT R]

- [OUTPUT L/MONO]: Frequency: 1 kHz±1.5 Hz
Waveform: Sine wave
Level: -2.0±2 dBu (load of 10 kΩ)
Distortion: 0.1% or less

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

28. OUTPUT-R

[Test Code]

A0 1C 00

[Initial indication]

```

//// DTXTREME III Test Program ////

28 : OUTPUT-R      : Press [ENTER]
  
```

[Test contents]

Check that specified signals are outputted from the [OUTPUT] and [PHONES] jacks.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Set the sliders (slide volumes) [MASTER] and [PHONES] to the MAX.

Insert standard phone plugs to both the [OUTPUT L/MONO] and [OUTPUT R] jacks and measure frequency, waveform, level and distortion of each output.

Insert standard stereo plug to the [PHONES] jack and measure frequency, waveform, level and distortion of each output.

Do not insert a plug to the [AUX IN/SAMPLING IN] jack.

[Check item]

- [OUTPUT R]: Frequency: 1 kHz±1.5 Hz
 Waveform: Sine wave
 Level: +4.0±2 dBu (load of 10 kΩ)
 Distortion: 0.1% or less
- [OUTPUT L/MONO]: Level: -87.0 dBu or less (load of 10 kΩ)
- Operate the [MASTER] Slider to check that volume from the [OUTPUT R] is changed smoothly.
- [PHONES] Rch: Frequency: 1 kHz±1.5 kHz
 Waveform: Sine wave
 Level: -1.0±2 dBu (load of 33 Ω)
 Distortion: 0.1 % or less
- [PHONES] Lch: Level: -67 dBu or less (load of 33 Ω)
- Operate the [PHONES] Slider to check that volume from the [PHONES] Rch is changed smoothly.

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

29. INDIV 1, 3, 5

[Test Code]

A0 1D 00

[Initial indication]

```

//// DTXTREME III Test Program ////

29 : INDIV 1,3,5   : Press [ENTER]
  
```

[Test contents]

Check that specified signals are outputted from the [INDIVIDUAL OUTPUT 1, 3, 5] jacks.

Check the crosstalk value at the [INDIVIDUAL OUTPUT 2, 4, 6] jacks.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Insert standard phone plugs to the [INDIVIDUAL OUTPUT 1—6] jacks and measure frequency, waveform, level and distortion of each output.

[Check item]

- [INDIVIDUAL OUTPUT 1, 3, 5]: Frequency: 1 kHz±1.5 Hz
 Waveform: Sine wave
 Level: +4.0±2 dBu
 (load of 10 kΩ)
 Distortion: 0.1% or less
- [INDIVIDUAL OUTPUT 2, 4, 6]: Level: -88 dBu or less
 (load of 10 kΩ)

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

30. INDIV 2, 4, 6

[Test Code]

A0 1E 00

[[Initial indication]]

```

//// DTXTREME III Test Program ////

30 : INDIV 2,4,6      : Press [ENTER]
  
```

[Test contents]

Check that specified signals are outputted from the [INDIVIDUAL OUTPUT 2, 4, 6] jacks.

Check the crosstalk value at the [INDIVIDUAL OUTPUT 1, 3, 5] jacks.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Insert standard phone plugs to the [INDIVIDUAL OUTPUT 1—6] jacks and measure frequency, waveform, level and distortion of each output.

[Check item]

- [INDIVIDUAL OUTPUT 2, 4, 6]: Frequency: 1 kHz±1.5 Hz
Waveform: Sine wave
Level: +4.0±2 dBu
(load of 10 kΩ)
Distortion: 0.1% or less
- [INDIVIDUAL OUTPUT 1, 3, 5]: Level: -88 dBu or less
(load of 10 kΩ)

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● **MANUAL MODE:**

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● **MIDI MODE:**

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

31. INDIV 1, 32. INDIV 2, 33. INDIV 3, 34. INDIV 4, 35. INDIV 5, 36. INDIV 6

[Test Code]

31. A0 1F 00
32. A0 20 00
33. A0 21 00
34. A0 22 00
35. A0 23 00
36. A0 24 00

[Initial indication]

```

//// DTXTREME III Test Program ////

XX : INDIV ○      : Press [ENTER]
  
```

* “XX” indicates a test number while “○” indicates a number of the [INDIVIDUAL OUTPUT] from which signals are outputted.

[Test contents]

Check that specified signals are outputted from the [INDIVIDUAL OUTPUT 1—6] jacks.

Check the crosstalk value at a jack from which no signal is outputted.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Insert standard phone plugs to the [INDIVIDUAL OUTPUT 1—6] jacks and measure frequency, waveform, level and distortion of each output.

[Check item]

- [INDIVIDUAL OUTPUT ○]:
(The jack from which signals are outputted)
Frequency: 1 kHz±1.5 Hz
Waveform: Sine wave
Level: +4.0±2 dBu
(load of 10 kΩ)
Distortion: 0.1% or less
- [INDIVIDUAL OUTPUT ☒]:
(The jack from which signals are not outputted)
Level: -88 dBu or less (load of 10 kΩ)

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● MANUAL MODE:

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

- Input sine wave of -52 dBu, 1 kHz, with distortion of 0.1 % or less to the Rch of the [AUX IN/SAMPLING IN] jack. (Connect the Lch to the GND)
- [OUTPUT L/MONO]: Level: -65.0 dBu or less
- [OUTPUT R]: Level: +2.0±2 dBu (load of 10 kΩ)
Distortion: 0.5% or less

```
//// DTXTREME III Test Program ////
```

```
37 : AUX IN(MIC) : ON  
AUX input : ***
```

*** : When the plug is inserted: ON
When the plug is not inserted: OFF

37. AUX IN(MIC)

[Test Code]

A0 25 00

[Initial indication]

```
//// DTXTREME III Test Program ////
```

```
37 : AUX IN(MIC) : Press [ENTER]
```

[Test contents]

Check that MIC level signal inputted from the [AUX IN/SAMPLING IN] jack is outputted from the [OUTPUT] jack as specified signal.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Input sine wave to the Lch and Rch of the [AUX IN/SAMPLING IN] jacks with standard phone plugs connected to the [OUTPUT L/MONO] and [OUTPUT R] jacks, and measure output waveform level and distortion of the [OUTPUT L/MONO] and [OUTPUT R].

Turn the [GAIN] knob and check that volume changes. (Set to the maximum during measurement.)

Plug and unplug the jack and check if switch status changes as plugged and unplugged.

[Check item]

- Input sine wave of -52 dBu, 1 kHz, with distortion of 0.1 % or less to the Lch of the [AUX IN/SAMPLING IN] jack. (Connect the Rch to the GND)
- [OUTPUT L/MONO]: Level: +2.0±2 dBu (load of 10 kΩ)
Distortion: 0.5% or less
- [OUTPUT R]: Level: -65.0 dBu or less

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

● MANUAL MODE:

In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

38. AUX IN(LINE)

[Test Code]

A0 26 00

[Initial indication]

```
//// DTXTREME III Test Program ////
```

```
38 : AUX IN(LINE) : Press [ENTER]
```

[Test contents]

Check that LINE level signal inputted from the [AUX IN/SAMPLING IN] jack is outputted from the [OUTPUT] jack as normal signal.

[Test method]

Press the [ENTER/STORE] button to execute the test.

Input sine wave to the Lch and Rch of the [AUX IN/SAMPLING IN] jacks with standard phone plugs connected to the [OUTPUT] jacks, and measure output waveform level and distortion of the [OUTPUT L/MONO] and [OUTPUT R].

Turn the [GAIN] knob and check that volume changes. (Set to the maximum during measurement.)

Plug and unplug the jack and check if switch status changes as plugged and unplugged.

[Check item]

- Input sine wave of -17 dBu, 1 kHz, with distortion of 0.1 % or less to the Lch of the [AUX IN/SAMPLING IN] jack. (Connect the Rch to the GND)
- [OUTPUT L/MONO]: Level: +11.0±2 dBu (load of 10 kΩ)
Distortion: 0.5% or less
- [OUTPUT R]: Level: -72.0 dBu or less
- Input sine wave of -17 dBu, 1 kHz, with distortion of 0.1 % or less to the Rch of the [AUX IN/SAMPLING IN] jack. (Connect the Lch to the GND)
- [OUTPUT L/MONO]: Level: -72.0 dBu or less
- [OUTPUT R]: Level: +11.0±2 dBu (load of 10 kΩ)
Distortion: 0.5% or less

```
//// DTXTREME III Test Program ////
```

```
38 : AUX IN(LINE) : ON
    AUX input      : ***
```

*** : When the plug is inserted: ON
When the plug is not inserted: OFF

[Judgment indication]

None

[MIDI code output for judgment result]

None

[How to quit test]

- MANUAL MODE:
In case of OK, press the [EXIT] button to return to the “Test number selection screen” and proceed to the next test.
- MIDI MODE:
Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.
Press the [EXIT] button to return to the “MIDI test code standby screen”.

39. DIMM

[Test Code]

A0 27 00

[Initial indication]

```
//// DTXTREME III Test Program ////
```

```
39 : DIMM           : Press [ENTER]
```

[Test contents]

Check that access to the DIMM works normally.

[Test method]

Check that the DIMM is inserted and press the [ENTER/STORE] button to execute the test.

*** If the DIMM is not inserted, be sure to turn off the power to the DTXTREME III before inserting the DIMM. (See pages 16—20.)**

[Check item]

Check the test result indicated on the LCD.

Check that the memory size of the DIMM is indicated normally.

[Judgment indication]

In case of OK:

```
//// DTXTREME III Test Program ////
```

```
39 : DIMM           : OK
    Memory Size     : ○○○MB
```

* “○○○” indicates capacity of the DIMM.

In case of NG:

```
//// DTXTREME III Test Program ////
```

```
39 : DIMM           : NG
    Memory Size     : ○○○MB
```

* “○○○” indicates capacity of the DIMM.

[MIDI code output for judgment result]

OK: A0 27 02

NG: A0 27 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

40. DIMM(Full)

[Test Code]

A0 28 00

[Initial indication]

```

//// DTXTREME III Test Program ////
40 : DIMM(Full)      : Press [ENTER]
  
```

[Test contents]

Check that access to the DIMM works normally.

*** This test checks the whole contents of the DIMM and it takes about 60 minutes to complete the test of 512 MB (2 pcs. of 256 MB).**

[Test method]

Check that the DIMM is inserted and press the [ENTER/STORE] button to execute the test.

*** If the DIMM is not inserted, be sure to turn off the power to the DTXTREME III before inserting the DIMM. (See pages 16—20.)**

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////
40 : DIMM(Full)      : OK
  
```

In case of NG:

```

//// DTXTREME III Test Program ////
40 : DIMM(Full)      : NG
  
```

[MIDI code output for judgment result]

OK: A0 28 02

NG: A0 28 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

41. ROM

[Test Code]

A0 29 00

[Initial indication]

```

//// DTXTREME III Test Program ////
41 : ROM              : Press [ENTER]
  
```

[Test contents]

Executes ID Read test of the MAIN CPU FLASH ROM. Device ID is obtained from each ROM of the IC33 and IC32 and is compared with the specified ID.

Data of each Wave ROM is compared at the following address points.

Data for each ROM of IC39(H1), IC40(H2), IC36(L1) and IC37(L2) is loaded from specific address group and is compared with the specified value.

[Test method]

Press the [ENTER/STORE] button to execute the test.

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////

41 : ROM           : OK
    IC-33,IC-32
    OK  OK
    Wave Rom(IC-36,IC-37,IC-39,IC-40)
    OK
    
```

In case of NG (Example):

```

//// DTXTREME III Test Program ////

41 : ROM           : NG
    IC-33,IC-32
    OK  OK
    Wave Rom(IC-36,IC-37,IC-39,IC-40)
    NG
    
```

[[MIDI code output for judgment result]]

OK: A0 29 02

NG: A0 29 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

42. RAM

[Test Code]

A0 2A 00

[Initial indication]

```

//// DTXTREME III Test Program ////

42 : RAM           : Press [ENTER]
    
```

[Test contents]

Executes Write/Read/Verify test of the MAIN CPU and SDRAM for Effect.

IC30(H), IC29(L), IC26(for Effect)

Specific data are written to the specified address group and the data are loaded and compared with the written data.

[Test method]

Press the [ENTER/STORE] button to execute the test.

[Check item]

Check the test result indicated on the LCD.

[Judgment indication]

In case of OK:

```

//// DTXTREME III Test Program ////

42 : RAM           : OK
    IC-30,IC-29
    OK  OK
    Effect Ram(IC-26)
    OK
    
```

In case of NG (Example):

```

//// DTXTREME III Test Program ////

42 : RAM           : NG
    IC-30,IC-29
    OK  OK
    Effect Ram(IC-26)
    NG
    
```

[MIDI code output for judgment result]

OK: A0 2A 02

NG: A0 2A 03

[How to quit test]

● MANUAL MODE:

In case of OK, press the [INC/YES] button to proceed to the next test.

If the test is aborted with the judgment of NG, press the [EXIT] button to return to the “Test number selection screen”.

● MIDI MODE:

Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

Press the [EXIT] button to return to the “MIDI test code standby screen”.

43. Factory Set

[Test Code]
A0 2B 00

[Initial indication]

```

//// DTXTREME III Test Program ////

43 : FactorySet      : Press [ENTER]
  
```

[Test contents]
Executes Factory Set.

[Test method]
Press the [ENTER/STORE] button to execute the test.
“OK” will be displayed when the test is finished.

[Check item]
Check the test result indicated on the LCD.

[Judgment indication]
None

[MIDI code output for judgment result]
OK: A0 2B 02
NG: A0 2B 03 (When the [EXIT] button is pressed during the test)

- [How to quit test]
- **MANUAL MODE:**
In case of OK, press the [INC/YES] button to proceed to the next test.
 - **MIDI MODE:**
Send a test code for another test to stop the current test and the test for the newly sent test code will be executed.

CAUTION

- **If the Factory Set is executed, the user memory data will be replaced by the initial setting at the time of shipment. Take care not to lose important data. Store necessary setup data to USB memory or the like in advance. (Page 83)**

44. Exit

[Test Code]
A0 2C 00

[Initial indication]

```

//// DTXTREME III Test Program ////

44 : Exit            : Press [ENTER]
  
```

[Test contents]
Finishes the test program mode and resets to the normal operation mode.

[Test method]
Press the [ENTER/STORE] button to execute the test.
Press the [INC/YES] button in the test mode to start the normal operation mode.

[Check item]
Check that the normal operation mode starts.
After the normal operation mode is started, turn the sliders (slide volumes) [MASTER] and [PHONES] to the maximum and check the noise level meets the following requirements.
Do not insert a plug to the [AUX IN/SAMPLING IN] jack.

[OUTPUT L/MONO]:	-90 dBu or less (load of 10 kΩ)
[OUTPUT R]:	-90 dBu or less (load of 10 kΩ)
[INDIVIDUAL OUTPUT 1—6]:	-88 dBu or less (load of 10 kΩ)
[PHONES] Lch:	-90 dBu or less (load of 33Ω)
[PHONES] Rch:	-90 dBu or less (load of 33Ω)

Cycle the power to the DTXTREMEIII and check that the click noise meets the following requirements when the power is turned on/off with the sliders (slide volumes) [MASTER] and [PHONES] set to the maximum.

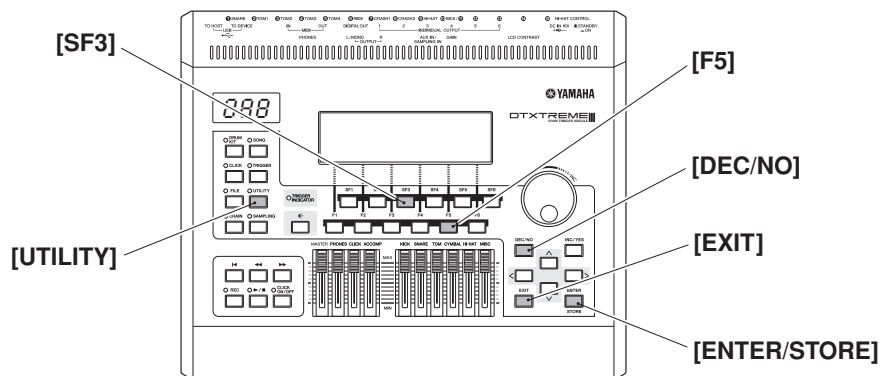
[OUTPUT L/MONO]:	500 mVpp or less (load of 10 kΩ)
[OUTPUT R]:	500 mVpp or less (load of 10 kΩ)
[INDIVIDUAL OUTPUT 1—6]:	500 mVpp or less (load of 10 kΩ)
[PHONES] Lch:	800 mVpp or less (load of 33 Ω)
[PHONES] Rch:	800 mVpp or less (load of 33 Ω)

[Judgment indication]
None

[MIDI code output for judgment result]
None

● Troubleshooting

● Front Panel



1. In case any test code from the [MIDI] jack is not accepted.

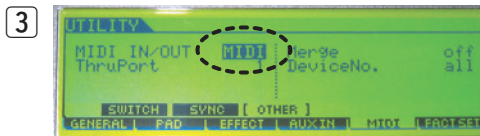
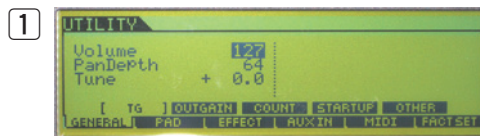
Check and change the setting as necessary following the descriptions below.

- 1 Press the [UTILITY] button.
- 2 Select "MIDI". (Press the [F5] button.)
- 3 Select "OTHER". (Press the [SF3] button.)
Check that "MIDI" is selected then.

* Factory setting is "MIDI".

If "USB" is selected, follow the procedures below.

- 4 Press the [DEC/NO] button to select "MIDI".
(If you want to select "USB", press the [INC/YES] button.)
- 5 Press the [ENTER/STORE] button to enter the setting.



2. In case test codes transmitted through the MIDI jack are not accepted.

Test codes are not accepted during the following tests. Stop the test during execution (by pressing the [EXIT] button) and transmit a test code again.

- 02. Panel SW
- 04. Encoder
- 05. Slider
- 06. Rim SW
- 22. Pad Encoder
- 23. HiHat
- 25. USB-ToDevice
- 26. USB-ToHost
- 40. DIMM(Full)

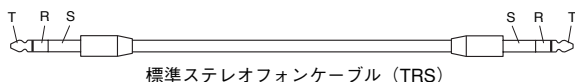
■ テストプログラム

テスト項目一覧

番号	項目	概要	テストコード
01	LCD,LED	LCD と、LED の点灯を、目視で確認します。	A0 01 00
02	Panel SW	パネルスイッチを操作し、動作を確認します。	A0 02 00
03	7SEG LED	7SEG LED の点灯を、目視で確認します。	A0 03 00
04	Encoder	パネルエンコーダを操作し、動作を確認します。	A0 04 00
05	Slider	パネルスライド VR を操作し、動作を確認します。	A0 05 00
06	Rim SW	ドラムパッドのリムスイッチ動作を確認します。	A0 06 00
07	Trigger In1	[①SNARE] Lch の入力レベル等を確認します。	A0 07 00
08	Trigger In2	[②TOM1] Lch の入力レベル等を確認します。	A0 08 00
09	Trigger In3	[③TOM2] Lch の入力レベル等を確認します。	A0 09 00
10	Trigger In4	[④TOM3] Lch の入力レベル等を確認します。	A0 0A 00
11	Trigger In5	[⑤TOM4] Lch の入力レベル等を確認します。	A0 0B 00
12	Trigger In6	[⑥RIDE] Lch の入力レベル等を確認します。	A0 0C 00
13	Trigger In7	[⑦CRASH1] Lch の入力レベル等を確認します。	A0 0D 00
14	Trigger In8	[⑧CRASH2] Lch の入力レベル等を確認します。	A0 0E 00
15	Trigger In9	[⑨HI HAT] Lch の入力レベル等を確認します。	A0 0F 00
16	Trigger In10	[⑩KICK/⑪] Lch の入力レベル等を確認します。	A0 10 00
17	Trigger In11	[⑩KICK/⑪] Rch の入力レベル等を確認します。	A0 11 00
18	Trigger In12	[⑫] Lch の入力レベル等を確認します。	A0 12 00
19	Trigger In13	[⑬] Lch の入力レベル等を確認します。	A0 13 00
20	Trigger In14	[⑭] Lch の入力レベル等を確認します。	A0 14 00
21	Trigger In15	[⑮] Lch の入力レベル等を確認します。	A0 15 00
22	Pad Encoder	ドラムパッドのパッドエンコーダ動作を確認します。	A0 16 00
23	HiHat	ドラムパッドのハイハットコントローラ動作を確認します。	A0 17 00
24	MIDI	[MIDI IN/OUT] の動作を確認します。	--
25	USB-ToDevice	[USB TO DEVICE] の動作を確認します。	A0 19 00
26	USB-ToHost	[USB TO DEVICE/TO HOST] の動作を確認します。	A0 1A 00
27	OUTPUT-L	[OUTPUT L/MONO]、[DIGITAL OUT] の出力信号を確認します。	A0 1B 00
28	OUTPUT-R	[OUTPUT R] の出力信号を確認します。	A0 1C 00
29	INDIV 1,3,5	[INDIVIDUAL OUTPUT 1,3,5] の出力信号等を確認します。	A0 1D 00
30	INDIV 2,4,6	[INDIVIDUAL OUTPUT 2,4,6] の出力信号等を確認します。	A0 1E 00
31	INDIV 1	[INDIVIDUAL OUTPUT 1] の出力信号等を確認します。	A0 1F 00
32	INDIV 2	[INDIVIDUAL OUTPUT 2] の出力信号等を確認します。	A0 20 00
33	INDIV 3	[INDIVIDUAL OUTPUT 3] の出力信号等を確認します。	A0 21 00
34	INDIV 4	[INDIVIDUAL OUTPUT 4] の出力信号等を確認します。	A0 22 00
35	INDIV 5	[INDIVIDUAL OUTPUT 5] の出力信号等を確認します。	A0 23 00
36	INDIV 6	[INDIVIDUAL OUTPUT 6] の出力信号等を確認します。	A0 24 00
37	AUX IN(MIC)	[AUX IN/SAMPLING IN] (Gain 切替 MIC 時) の出力信号等を確認します。	A0 25 00
38	AUX IN(LINE)	[AUX IN/SAMPLING IN] (Gain 切替 LINE 時) の出力信号等を確認します。	A0 26 00
39	DIMM	DIMM 接続時の動作を確認します。	A0 27 00
40	DIMM (Full)	DIMM 接続時の動作を確認します (Full Check)。	A0 28 00
41	ROM	Program ROM、Wave ROM の動作を確認します。	A0 29 00
42	RAM	Program RAM、Effect RAM の動作を確認します。	A0 2A 00
43	FactorySet	ファクトリーセットを行います。	A0 2B 00
44	Exit	テストモードを終了し、通常動作モードに入ります。	A0 2C 00

測定条件

- 1) AC アダプタは PA-300B を使用します。
- 2) 測定器: 周波数カウンタ、オシロスコープ、レベルメーター (JIS-C フィルター)、歪率計、発振器、パワースピーカ (S/P DIF 入力付)、ヘッドフォン
※ $0dBu = 0.775V_{rms}$
- 3) 治具: MIDI ケーブル、標準ステレオフォンケーブル、コアキシャルデジタルケーブル、USB ケーブル、USB メモリ、DIMM メモリボード、パッドコントローラ搭載 3 ゾーン RIM スイッチ付きパッド (TP120SD または TP100)、HI-HAT コントローラ (RHH135 または HH65)、MIDI コードを表示できる機器



A. テストエントリー

● MANUAL MODE:

[F1] と [SF6] ボタンを同時に押しながら、DTXTREME III の電源を立ち上げます。
オープニング画面終了後、下記画面が表示されます。

```

//// DTXTREME III Test Program ////
Firm   Ver. : *.*.*
Kernel Ver. : *.*.*
Data   Ver. : *.*.*
ATT min:36<<
      max:41
CR min:0c
      max:18
XT      :02

* [ENTER] : Test Start
* [F6]    : Factory Set
* [EXIT]  : Exit

```

..* : バージョン番号

Firm、Kernel、Data のバージョンを確認します。

画面右端の値は、テスト項目 07. ~ 21. Trigger In テスト (69 ページ参照) の限度値です。限度値を変更する場合は、[^] 及び [v] ボタンで、変更したいパラメータを選択し、ロータリーエンコーダで設定します。(電源を切れば初期値に戻ります。)

尚、各パラメータの詳細は以下の通りです。

※全てのパラメータの範囲は、00 ~ 7f

※上限、下限とあるものはその値も OK 領域に含まれます。

ATT min:36 [①SNARE] ~ [⑮] の信号レベル OK 領域の下限
max:41 [①SNARE] ~ [⑮] の信号レベル OK 領域の上限
CR min:0c [①SNARE] ~ [⑮] の時定数値 OK 領域の下限
max:18 [①SNARE] ~ [⑮] の時定数値 OK 領域の上限
XT :02 [①SNARE] ~ [⑮] でクロストーク値の上限

※特に指示のない限り、これらの値を変更する必要はありません。

- ・ [ENTER/STORE] ボタンを押して、「テストナンバー選択画面」に入ります。
- ・ [F6] ボタンを押すと、FactorySet が実行されます。(43. FactorySet (80 ページ) 参照)

- ・ [EXIT] ボタンを押すと、テストモードを終了し、通常動作モードに入ります。(44. Exit (80 ページ) 参照)

● MIDI MODE:

DTXTREME III の電源立ちあげ後、数秒待ち、プレイ画面の表示になったことを確かめた後 “F0 43 10 18 5A 00 F7” を送ると、次の画面が表示されます。

```

//// DTXTREME III Test Program ////
Firm   Ver. : *.*.*
Kernel Ver. : *.*.*
Data   Ver. : *.*.*
ATT min:36<<
      max:41
CR min:0c
      max:18
XT      :02

Wating test code..
* [EXIT] : Exit

```

..* : バージョン番号

この画面が「MIDI テストコード待ち画面」となります。

Firm、Kernel、Data のバージョンを確認してください。画面右端の値は、テスト項目 07. ~ 21. Trigger In テスト (69 ページ参照) の限度値です。限度値を変更する場合は、この画面の状態時に以下のコマンドを送信します。

F0 43 10 18 5B aa bb cc dd ee F7

aa=ATT_MIN,bb=ATT_MAX,cc=CR_MIN,dd=CR_MAX,ee=XT
(電源を切れば初期値に戻ります。)

尚、各パラメータの詳細は、左記「● MANUAL MODE」の項を参照してください。

※特に指示のない限り、限度値を変更する必要はありません。

- ・ [EXIT] ボタンを押すと、テストモードを終了し、通常動作モードに入ります。(44. Exit (80 ページ) 参照)

B. テストの進め方

● MANUAL MODE:

テストに入りテストエントリーの画面が表示された時に [ENTER/STORE] ボタンを押すと、以下の画面が表示されます。

```

//// DTXTREME III Test Program ////

01 : LCD,LED      : Press [ENTER]

```

この画面が「テストナンバー選択画面」となります。[DEC/NO]、[INC/YES] ボタンを使用してテストナンバーを選択し、[ENTER/STORE] ボタンを押して選択したテストナンバーのテストを実行します。不良が発生した場合、NG 表示を行ってテストは止まります。(テスト項目によっては、異なるものもあります。)

●MIDI MODE:

テストエントリーの画面が「MIDI テストコード待ち画面」となります。

ここで“A0 □□ 00”を送ることにより、テストを実行します。

(□□: テスト項目により変化します。)

C. NG と判断した時のテストの進め方

次の各テストにおいて、NG と判断した場合、以下に示す操作により、

MANUAL MODE: テストナンバー待ち状態

MIDI MODE: テストコード待ち状態

になり、もう一度テストを行うか、他のテストを行う事ができます。

●MANUAL MODE:

[EXIT] ボタンを押すと、「テストナンバー選択画面」に戻ります。

●MIDI MODE:

“A0 □□ 00”を送ることにより、任意のテストが実行されます。(NG と判定されたテスト項目から抜けることができます。)

(□□: テスト項目により変化します。)

01. LCD, LED

[テストコード]

A0 01 00

[最初の表示]

```
//// DTXTREME III Test Program ////
01 : LCD,LED      : Press [ENTER]
```

[テスト内容]

全てのLED と LCD 画面が、点滅します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。

[チェック項目]

全てのLED と LCD 画面が点滅する事を、目視にて確認します。

[CLICK ON/OFF] スイッチのLED については、赤でも緑色でもない色（オレンジ色っぽい色）で点滅する事を確認します。

BackLight が点灯していることを確認します。(LCD 正面で明るすぎずまた、暗すぎないこと)

コントラスト VR でコントラストが調整できることも確認します。

[判定結果の表示]

OK の時: なし

NG の時: なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

●MANUAL MODE:

OK の時も NG の時も、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

02. Panel SW

[テストコード]

A0 02 00

[最初の表示]

```
//// DTXTREME III Test Program ////
02 : Panel SW      : Press [ENTER]
```

[テスト内容]

パネルスイッチが正しく動作する事を確認します。

[テスト方法]

- ・ヘッドフォンを接続します。
- ・DTXTREME III の PHONES スライダーを少し上げます。(音量は適宜調整してください。)
- ・[ENTER/STORE] ボタンを押して、テストを実行させます。

[チェック項目]

[DRUM KIT] から [ENTER/STORE] までのパネルスイッチを、LCD の表示に従って以下の順に ON します。

LED 表示のあるボタンは、押した時に LED が点灯する事も確認します。

※ [CLICK ON/OFF] スイッチの LED は、緑と赤に光るためボタンを 2 回押して確認します。

※ 各スイッチを ON した時、[PHONES]、[OUTPUT] 端子から SIN 波が出力されます。

・パネルスイッチ チェック順

[DRUM KIT] → [SONG] → [CLICK] → [TRIGGER] →
 [FILE] → [UTILITY] → [CHAIN] → [SAMPLING] →
 [AUDITION] → [SF1] → [SF2] → [SF3] → [SF4] → [SF5]
 → [SF6] → [F1] → [F2] → [F3] → [F4] → [F5] → [F6]
 → [◀] → [◀◀] → [▶▶] → [REC] → [▶/■] → [CLICK
 ON/OFF](LED 点灯色 緑) → [CLICK ON/OFF](LED
 点灯色 赤) → [DEC/NO] → [INC/YES] → [<] → [^]
 → [>] → [EXIT] → [v] → [ENTER/STORE]

[判定結果の表示]

OKの時:

```
//// DTXTREME III Test Program ////
```

```
02 : Panel SW      : OK
```

NGの時 (例):

```
//// DTXTREME III Test Program ////
```

```
02 : Panel SW      : Press [KIT ,G] NG  
LED=(Green)
```

[判定結果の MIDI コード出力]

OK: A0 02 02

NG: なし

[テストの終了方法]

●MANUAL MODE:

OKの時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

03. 7SEG LED

[テストコード]

A0 03 00

[最初の表示]

```
//// DTXTREME III Test Program ////
```

```
03 : 7SEG LED      : Press [ENTER]
```

[テスト内容]

7SEG LED の点灯が正常に動作する事を確認します。

※各 LED が点灯した時、[PHONES]、[OUTPUT] 端子から SIN 波が出力されます。

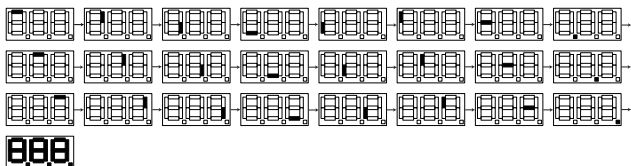
[テスト方法]

・ヘッドフォンを接続します。

・DTXTREME III の PHONES スライダーを少し上げます。(音量は適宜調整してください。)

・[ENTER/STORE] ボタンを押せば、自動的にテストが実行されます。

下記の順番で、対応する LED が順次点灯します。



[チェック項目]

上図の順に LED が点灯しているかを確認します。また、LED が極端に暗くないか目視で確認します。

[判定結果の表示]

OKの時: なし

NGの時: なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

●MANUAL MODE:

OKの時も NG の時も、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

04. Encoder

[テストコード]

A0 04 00

[最初の表示]

```
//// DTXTREME III Test Program ////
04 : Encoder      : Press [ENTER]
```

[テスト内容]

ロータリーエンコーダが正常に動作する事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。LCD の表示に従って、ロータリーエンコーダを時計回り、反時計回りに回します。

・時計回り確認時の表示

時計回りに 8 クリック回し、OK ならば、自動的に反時計回りのテストに移ります。

```
//// DTXTREME III Test Program ////
04 : Encoder      : <+8> +0
```

・反時計回り確認時の表示

反時計回りに 8 クリック回し、OK と表示されればテストは終了です。

```
//// DTXTREME III Test Program ////
04 : Encoder      : <-8> +0
```

[チェック項目]

エンコーダを回した時に、画面右側の数字が変化することを確認します。

[判定結果の表示]

OK の時:

```
//// DTXTREME III Test Program ////
04 : Encoder      : OK
```

NG の時: なし

[判定結果の MIDI コード出力]

OK: A0 04 02

NG: なし

[テストの終了方法]

● MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

05. Slider

[テストコード]

A0 05 00

[最初の表示]

```
//// DTXTREME III Test Program ////
05 : Slider      : Press [ENTER]
```

[テスト内容]

スライダー (スライドボリューム) を動かして、動作を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。画面上にスライダー名が表示されるので、各スライダーを上限から下限まで上下に動かします。

画面上の値が 0 (または 1) ~ 127 (または 126) まで変化し、OK が表示される事を確認します。

※ [MASTER] と [PHONES] は、この項目では検査されません。

yyy: 目標値 xxx: 現在値

//// DTXTREME III Test Program ////

```

05 : Slider      :
    Slider-CLICK : <yyy> xxx
    Slider-ACCOMP : <yyy> xxx
    Slider-KICK   : <yyy> xxx
    Slider-SNARE  : <yyy> xxx

```

//// DTXTREME III Test Program ////

```

05 : Slider      :
    Slider-TOMS   : <yyy> xxx
    Slider-CYMBAL : <yyy> xxx
    Slider-HIHAT  : <yyy> xxx
    Slider-MISC   : <yyy> xxx

```

[チェック項目]

LCD に表示される数値とテスト結果を確認します。

[判定結果の表示]

OK の時:

//// DTXTREME III Test Program ////

```

05 : Slider      : OK

```

NG の時: なし

[判定結果の MIDI コード出力]

OK: A0 05 02

NG: なし

[テストの終了方法]

● MANUAL MODE:

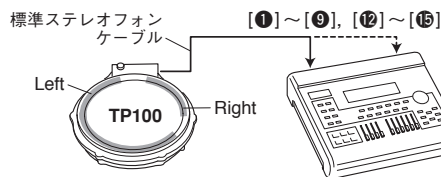
OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

06. Rim SW



[テストコード]

A0 06 00

[最初の表示]

//// DTXTREME III Test Program ////

```

06 : Rim SW      : Press [ENTER]

```

[テスト内容]

ドラムパッドのリムスイッチが、正常に動作する事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。

[1]SNARE] ~ [9]HI HAT]、[12] ~ [15] の各チャンネルに、リムスイッチ付き 3 ゾーンドラムパッド (TP100 など) を接続します。

リムスイッチをドラムパッド右側 (画面表示 Right)、ドラムパッド左側 (画面表示 Left) の順に押し、OK となることを確認します。

[チェック項目]

リムスイッチを押す度に、各端子の画面表示が Right → Left → OK となる事を確認します。

[判定結果の表示]

OK の時:

//// DTXTREME III Test Program ////

```

06 : Rim SW      : OK

```

NG の時: なし

[判定結果の MIDI コード出力]

OK: A0 06 02

NG: なし

[テストの終了方法]

● MANUAL MODE:

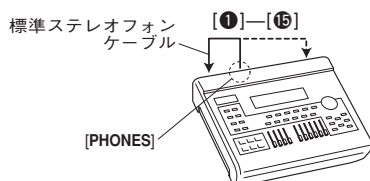
全ての端子が OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

07. Trigger In1, 08. Trigger In2, 09. Trigger In3,
10. Trigger In4, 11. Trigger In5, 12. Trigger In6,
13. Trigger In7, 14. Trigger In8, 15. Trigger In9,
16. Trigger In10, 17. Trigger In11, 18. Trigger In12,
19. Trigger In13, 20. Trigger In14, 21. Trigger In15



[テストコード]

07. A0 07 00	08. A0 08 00	09. A0 09 00
10. A0 0A 00	11. A0 0B 00	12. A0 0C 00
13. A0 0D 00	14. A0 0E 00	15. A0 0F 00
16. A0 10 00	17. A0 11 00	18. A0 12 00
19. A0 13 00	20. A0 14 00	21. A0 15 00

[最初の表示] (テスト 07. の場合)

```

//// DTXTREME III Test Program ////
07 : Trigger In1      : Press [ENTER]
  
```

[テスト内容]

[01SNARE] ~ [15] の入力に [PHONES] 端子からループさせた信号を加え、

- ・入力された信号が適切な値で CPU に入力されている事
- ・他の入力に信号の漏れが無い事
- ・波形の減衰値が適切である事

を確認します。

※ [PHONES] からの出力波形は、周波数 4 kHz、+3.6 dBu (4.0 Vpp、負荷 10 kΩ) の正弦波です。(JIS-C フィルタ使用)

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。スタートすると、次のような画面表示になります。

```

//// DTXTREME III Test Program ////
07 : Trigger In1      : wating...
  
```

[PHONES] スライダーを、MAX にします。[PHONES] 端子から出力した信号を、[01SNARE] 端子に入力します。OK 表示が出たら、次のテストに進みます。これを、以下の端子の順番で繰り返し行なっていきます。

[01SNARE] → [02TOM1] → [03TOM2] → [04TOM3] →
[05TOM4] → [06RIDE] → [07CRASH1] → [08CRASH2]
→ [09HI HAT] → [10KICK/11 (Lch)] → [10KICK/11 (Rch)] → [12] → [13] → [14] → [15]

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時 (テスト 07. の場合):

```

//// DTXTREME III Test Program ////
07 : Trigger In1      : OK
  
```

NG の時 (テスト 07. の場合の例):

```

//// DTXTREME III Test Program ////
07 : Trigger In1      : NG
                          Xtalk IN 2(29)
  
```

- ・ too Hi** 入力レベルが ** のため、大きすぎるので NG
- ・ Xtalk IN ○○(**) ○○チャンネルへの信号の漏れが ** あるため NG
- ・ BAD Curve(**) 波形の減衰値が ** のため NG (**: 実測値)

[判定結果の MIDI コード出力]

OK : A0 XX 02

NG : A0 XX 03

(“XX” はテスト項目により変化します。)

[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

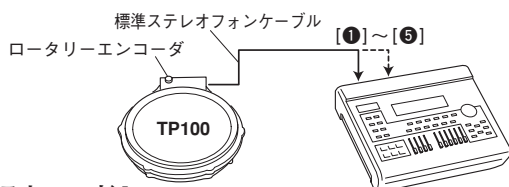
テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

22. Pad Encoder



[テストコード]

A0 16 00

[最初の表示]

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder : Press [ENTER]
```

[テスト内容]

[1]SNARE] ~ [5]TOM4] 端子にて、PAD ENCODER の動作を正常に認識する事を確認します。

[テスト方法]

テストを実行する前に、パッドエンコーダ付きドラムパッド (TP100 など) を、[1]SNARE] ~ [5]TOM4] の各端子に接続しておきます。

[ENTER/STORE] ボタンを押して、テストを実行させます。LCD の表示に従って、ドラムパッドのロータリーエンコーダを最初の目標値まで時計回りに回転、そして次の目標値まで反時計回りに回転します。

・ (例) [1]SNARE] 端子 時計回り確認時の表示

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder :
PadEnc-1 :<+8>WAIT   PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT   PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
```

・ (例) [1]SNARE] 端子 反時計回り確認時の表示

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder :
PadEnc-1 :<-8>+0     PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT   PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
```

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時 (すべての入力が OK の場合) :

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder : OK
```

NG の時 (例 [1]SNARE] が NG の場合) :

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder :
PadEnc-1 :NG           PadEnc-4 :<+8>WAIT
PadEnc-2 :<+8>WAIT     PadEnc-5 :<+8>WAIT
PadEnc-3 :<+8>WAIT
```

NG の時 (いずれかの入力が NG の場合) :

```
//// DTXTREME III Test Program ////
```

```
22 : Pad Encoder : NG
```

[判定結果の MIDI コード出力]

OK : A0 16 02

NG : A0 16 03

[テストの終了方法]

● MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

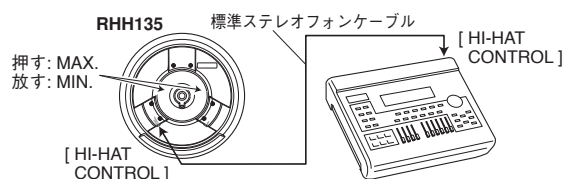
テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

23. HiHat



[テストコード]

A0 17 00

[最初の表示]

```

//// DTXTREME III Test Program ////
23 : HiHat      : Press [ENTER]

```

[テスト内容]

ハイハットコントローラの動作を正常に認識する事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。ハイハットコントローラ (RHH135 など) を [HI-HAT CONTROL] 端子に接続し、コントローラの MIN 値を正常に認識する事を確認します。その後 MAX 値を正常に認識する事を確認します。そして再度 MIN 値を正常に認識する事を確認します。

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```

//// DTXTREME III Test Program ////
23 : HiHat      : OK

```

NG の時： なし

[判定結果の MIDI コード出力]

OK： A0 17 02

NG： なし

[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

24. MIDI

[テストコード]

なし

[最初の表示]

```

//// DTXTREME III Test Program ////
24 : MIDI      : Press [ENTER]

```

[テスト内容]

[MIDI IN]—[MIDI OUT] のループバックテストにより、[MIDI IN/OUT] 端子が正常に動作する事を確認します。

[テスト方法]

テストに入る前に、[MIDI IN] と [MIDI OUT] 端子を MIDI ケーブルで接続しておきます。[ENTER/STORE] ボタンを押して、テストを実行させます。

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```

//// DTXTREME III Test Program ////
24 : MIDI      : OK

```

NG の時 (TIME OUT の場合)：

```

//// DTXTREME III Test Program ////
24 : MIDI      : NG          TIME OUT

```

NG の時 (その他の NG の場合)：

```

//// DTXTREME III Test Program ////
24 : MIDI      : NG

```

[判定結果の MIDI コード出力]
なし

[テストの終了方法]

●MANUAL MODE:

OKの時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

25. USB-ToDevice

[テストコード]

A0 19 00

[最初の表示]

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : Press [ENTER]
```

[テスト内容]

USBメモリーへのライト/リード/ベリファイを行い、[USB TO DEVICE] 端子が正常に動作する事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。下記画面に表示が変わった後、USBメモリーを挿して再び [ENTER/STORE] ボタンを押します。

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : Insert USB Memory!
                        and Press [ENTER]
```

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OKの時:

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : OK
```

NGの時:

```
//// DTXTREME III Test Program ////
25 : USB-ToDevice      : NG
```

[判定結果の MIDI コード出力]

OK: A0 19 02

NG: A0 19 03

[テストの終了方法]

●MANUAL MODE:

OKの時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

26. USB-ToHost

[テストコード]

A0 1A 00

[最初の表示]

```
//// DTXTREME III Test Program ////
26 : USB-ToHost        : Press [ENTER]
```

[テスト内容]

[USB TO DEVICE] 端子とのループバックテストにより、[USB TO HOST] 端子が正常に動作する事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。次に記した画面表示が変わったら、USBケーブルにて [USB TO DEVICE] と [USB TO HOST] 端子を接続します。“Press [ENTER]” に表示が変わった後、再び [ENTER/STORE] ボタンを押します。

```
//// DTXTREME III Test Program ////
```

```
26 : USB-ToHost      : Connect USB!
```

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```
//// DTXTREME III Test Program ////
```

```
26 : USB-ToHost      : OK
```

NG の時：

```
//// DTXTREME III Test Program ////
```

```
26 : USB-ToHost      : NG
```

[判定結果の MIDI コード出力]

OK : A0 1A 02

NG : A0 1A 03

[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

27. OUTPUT-L

[テストコード]

A0 1B 00

[最初の表示]

```
//// DTXTREME III Test Program ////
```

```
27 : OUTPUT-L        : Press [ENTER]
```

[テスト内容]

[OUTPUT]、[PHONES] 端子より、規程された信号が出力されている事を確認します。

[DIGITAL OUT] 端子より、信号が出力される事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。スライダー(スライドボリューム)の[MASTER]、[PHONES] は MAX とします。

[OUTPUT L/MONO]、[OUTPUT R] 端子共に標準フォンプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。

測定後、[OUTPUT R] 端子に差し込んだプラグを抜き、その時の [OUTPUT L/MONO] の出力を再度測定します。

[PHONES] 端子に標準ステレオプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。

また、[DIGITAL OUT] 端子から音が発音されている事も確認します。

[AUX IN/SAMPLING IN] 端子へは、プラグを差し込まないでください。

[チェック項目]

- ・ [OUTPUT L/MONO] : 周波数 : 1 kHz \pm 1.5 Hz
 波形 : SIN 波
 レベル : +4.0 \pm 2 dBu (負荷 10k Ω)
 歪率 : 0.1%以下
- ・ [OUTPUT R] : レベル : -87.0 dBu以下 (負荷 10k Ω)
- ・ [MASTER] スライダーを操作し、[OUTPUT L/MONO] の音量が滑らかに変化する事を確認します。
- ・ [PHONES] Lch : 周波数 : 1 kHz \pm 1.5 kHz
 波形 : SIN 波
 レベル : -1.0 \pm 2 dBu (負荷 33 Ω)
 歪率 : 0.1%以下
- ・ [PHONES] Rch : レベル : -67 dBu 以下 (負荷 33 Ω)
- ・ [PHONES] スライダーを操作し、[PHONES] Lch の音量が滑らかに変化する事を確認します。
- ・ [DIGITAL OUT] : Digital 入力付きのワードモニタースピーカーで音出しをします。
 (S/P DIF) 歪のない SIN 波である事を確認します。

- [OUTPUT R] のプラグを抜いた時
- ・ [OUTPUT L/MONO] : 周波数 : 1kHz ± 1.5Hz
波形 : SIN 波
レベル : -2.0 ± 2dBu (負荷 10k Ω)
歪率 : 0.1%以下

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

- MANUAL MODE:
OK の時は、[EXIT] ボタンを押して「テストナンバー
選択画面」に戻り、次のテストに進みます。
- MIDI MODE:
他のテストのテストコードを送ると終了し、新たに送
られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待
ち画面」に戻ります。

28. OUTPUT-R

[テストコード]

A0 1C 00

[最初の表示]

```

//// DTXTREME III Test Program ////
28 : OUTPUT-R      : Press [ENTER]

```

[テスト内容]

[OUTPUT]、[PHONES] 端子より、規程された信号が出力されている事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。スライダー(スライドボリューム)の [MASTER]、[PHONES] は MAX とします。
[OUTPUT L/MONO]、[OUTPUT R] 端子共に標準フォンプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。
[PHONES] 端子に標準ステレオプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。
[AUX IN/SAMPLING IN] 端子へは、プラグを差し込まないでください。

[チェック項目]

- ・ [OUTPUT R] : 周波数 : 1 kHz ± 1.5 Hz
波形 : SIN 波
レベル : +4.0 ± 2 dBu (負荷 10k Ω)
歪率 : 0.1 %以下
- ・ [OUTPUT L/MONO] : レベル : -87.0 dBu 以下 (負荷 10k Ω)
- ・ [MASTER] スライダーを操作し、[OUTPUT R] の音量が滑らかに変化する事を確認します。
- ・ [PHONES] Rch : 周波数 : 1 kHz ± 1.5 Hz
波形 : SIN 波
レベル : -1.0 ± 2 dBu (負荷 33 Ω)
歪率 : 0.1 %以下
- ・ [PHONES] Lch : レベル : -67 dBu 以下 (負荷 33 Ω)
- ・ [PHONES] スライダーを操作し、[PHONES] Rch の音量が滑らかに変化する事を確認します。

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

- MANUAL MODE:
OK の時は、[EXIT] ボタンを押して「テストナンバー
選択画面」に戻り、次のテストに進みます。
- MIDI MODE:
他のテストのテストコードを送ると終了し、新たに送
られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待
ち画面」に戻ります。

29. INDIV 1, 3, 5

[テストコード]

A0 1D 00

[最初の表示]

```

//// DTXTREME III Test Program ////
29 : INDIV 1,3,5   : Press [ENTER]

```

[テスト内容]

[INDIVIDUAL OUTPUT 1,3,5] 端子より、規程された信号が出力されている事を確認します。
[INDIVIDUAL OUTPUT 2,4,6] 端子へのクロストーク値がどれくらいか、確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。
[INDIVIDUAL OUTPUT 1～6] 端子に標準フォンプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。

[チェック項目]

- ・ [INDIVIDUAL OUTPUT 1,3,5] : 周波数 : 1 kHz ± 1.5 Hz
波形 : SIN 波
レベル : +4.0 ± 2 dBu
(負荷 10 k Ω)
歪率 : 0.1%以下
- ・ [INDIVIDUAL OUTPUT 2,4,6] : レベル : -88 dBu 以下
(負荷 10 k Ω)

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

● MANUAL MODE:

OK の時は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

30. INDIV 2, 4, 6

[テストコード]

A0 1E 00

[最初の表示]

```

//// DTXTREME III Test Program ////
30 : INDIV 2,4,6      : Press [ENTER]

```

[テスト内容]

[INDIVIDUAL OUTPUT 2,4,6] 端子より、規程された信号が出力されている事を確認します。
[INDIVIDUAL OUTPUT 1,3,5] 端子へのクロストーク値がどれくらいか、確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。
[INDIVIDUAL OUTPUT 1～6] 端子に標準フォンプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。

[チェック項目]

- ・ [INDIVIDUAL OUTPUT 2,4,6] : 周波数 : 1 kHz ± 1.5 Hz
波形 : SIN 波
レベル : +4.0 ± 2 dBu
(負荷 10 k Ω)
歪率 : 0.1%以下
- ・ [INDIVIDUAL OUTPUT 1,3,5] : レベル : -88 dBu 以下
(負荷 10 k Ω)

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

● MANUAL MODE:

OK の時は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

31. INDIV 1,	32. INDIV 2,
33. INDIV 3,	34. INDIV 4,
35. INDIV 5,	36. INDIV 6

[テストコード]

```

31. A0 1F 00
32. A0 20 00
33. A0 21 00
34. A0 22 00
35. A0 23 00
36. A0 24 00

```

[最初の表示]

```

//// DTXTREME III Test Program ////
XX : INDIV ○      : Press [ENTER]

```

※ XX は、各テスト番号、○は信号を出力する [INDIVIDUAL OUTPUT] 端子の番号です。

[テスト内容]

[INDIVIDUAL OUTPUT 1～6] 端子より、規程された信号が出力されている事を確認します。
信号が出力されていない端子へのクロストーク値がどれくらいか、確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。
[INDIVIDUAL OUTPUT 1 ~ 6] 端子に標準フォンプラグを差し込み、各出力の周波数・波形・レベル及び歪率を測定します。

[チェック項目]

- ・ [INDIVIDUAL OUTPUT ○] : 周波数 : 1 kHz ± 1.5 Hz
(信号が出力されている端子) 波形 : SIN 波
レベル : +4.0 ± 2 dBu
(負荷 10 k Ω)
歪率 : 0.1%以下
- ・ [INDIVIDUAL OUTPUT ☒] : レベル : -88 dBu 以下
(信号が出力されていない端子) (負荷 10 k Ω)

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

- MANUAL MODE:
OK の時は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。
- MIDI MODE:
他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

37. AUX IN(MIC)

[テストコード]

A0 25 00

[最初の表示]

```
//// DTXTREME III Test Program ////
37 : AUX IN(MIC) : Press [ENTER]
```

[テスト内容]

[AUX IN/SAMPLING IN] 端子から入力した MIC レベルの信号が、[OUTPUT] 端子から規格された信号として出力される事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。
[AUX IN/SAMPLING IN] 端子の Lch、Rch に SIN 波を入力し、[OUTPUT L/MONO]、[OUTPUT R] 端子に標準フォンプラグを差し込んで、[OUTPUT L/MONO]、[OUTPUT R]

の出力波形レベル及び歪率を測定します。

[GAIN] ノブを回して、音量が変化することを確認します。
(測定時には MAX に設定します。)

プラグの抜き差しに応じて、Switch Status が正しく応答することを確認します。

[チェック項目]

- [AUX IN/SAMPLING IN] 端子 Lch に -52 dBu、1 kHz、歪率 0.1 %以下の SIN 波を入力します。(Rch は、グラウンドに接続)
- ・ [OUTPUT L/MONO] : レベル : +2.0 ± 2 dBu (負荷 10 k Ω)
歪率 : 0.5 %以下
- ・ [OUTPUT R] : レベル : -65.0 dBu 以下
- [AUX IN/SAMPLING IN] 端子 Rch に -52 dBu、1 kHz、歪率 0.1 %以下の SIN 波を入力します。(Lch は、グラウンドに接続)
- ・ [OUTPUT L/MONO] : レベル : -65.0 dBu 以下
- ・ [OUTPUT R] : レベル : +2.0 ± 2 dBu (負荷 10 k Ω)
歪率 : 0.5 %以下

```
//// DTXTREME III Test Program ////
```

```
37 : AUX IN(MIC) : ON
    AUX input    : ***
```

```
*** : プラグ挿入時 : ON
      プラグ非挿入時 : OFF
```

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

- MANUAL MODE:
OK の時は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。
- MIDI MODE:
他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。
また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

38. AUX IN(LINE)

[テストコード]

A0 26 00

[最初の表示]

```

//// DTXTREME III Test Program ////

38 : AUX IN(LINE) : Press [ENTER]

```

[テスト内容]

[AUX IN/SAMPLING IN] 端子から入力した LINE レベルの信号が、[OUTPUT] 端子から正常な信号として出力される事を確認します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。
[AUX IN/SAMPLING IN] 端子の Lch、Rch に SIN 波を入力し、[OUTPUT] 端子に標準フォンプラグを差し込んで、[OUTPUT L/MONO]、[OUTPUT R] の出力波形レベル及び歪率を測定します。

[GAIN] ノブを回して、音量が変化することを確認します。(測定時には MAX に設定します。)
プラグの抜き差しに応じて、Switch Status が正しく応答することを確認します。

[チェック項目]

- [AUX IN/SAMPLING IN] 端子 Lch に -17 dBu、1 kHz、歪率 0.1 % 以下の SIN 波を入力します。(Rch は、グラウンドに接続)
- ・ [OUTPUT L/MONO] : レベル: +11.0 ± 2 dBu (負荷 10 k Ω)
歪率: 0.5 % 以下
- ・ [OUTPUT R] : レベル: -72.0 dBu 以下
- [AUX IN/SAMPLING IN] 端子 Rch に -17 dBu、1 kHz、歪率 0.1 % 以下の SIN 波を入力します。(Lch は、グラウンドに接続)
- ・ [OUTPUT L/MONO] : レベル: -72.0 dBu 以下
- ・ [OUTPUT R] : レベル: +11.0 ± 2 dBu (負荷 10 k Ω)
歪率: 0.5 % 以下

```

//// DTXTREME III Test Program ////

37 : AUX IN(MIC) : ON
    AUX input    : ***

```

*** : プラグ挿入時 : ON
 プラグ非挿入時 : OFF

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

[テストの終了方法]

● MANUAL MODE:

OK の時は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻り、次のテストに進みます。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

39. DIMM

[テストコード]

A0 27 00

[最初の表示]

```

//// DTXTREME III Test Program ////

39 : DIMM                : Press [ENTER]

```

[テスト内容]

DIMM へのアクセスが正常に動作する事を確認します。

[テスト方法]

DIMM が挿入されている事を確認し、[ENTER/STORE] ボタンを押して、テストを実行させます。

※もし挿入されていない場合は、必ず一度 DTXTREME III の電源を切ってから DIMM を挿入してください。(16 ~ 20 ページ参照)

[チェック項目]

LCD に表示されるテスト結果を確認します。
DIMM の容量サイズが、正しく表示される事を確認します。

[判定結果の表示]

OK の時:

```

//// DTXTREME III Test Program ////

39 : DIMM                : OK
    Memory Size          : ○○○MB

```

※○○○は、DIMM の容量サイズです。

NG の時：

```

//// DTXTREME III Test Program ////

39 : DIMM           : NG
    Memory Size     : ○○○MB
  
```

※○○○は、DIMM の容量サイズです。

[判定結果の MIDI コード出力]

OK : A0 27 02

NG : A0 27 03

[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

40. DIMM(Full)

[テストコード]

A0 28 00

[最初の表示]

```

//// DTXTREME III Test Program ////

40 : DIMM(Full)     : Press [ENTER]
  
```

[テスト内容]

DIMM へのアクセスが正常に動作する事を確認します。
 ※当テストは、DIMM のフルチェックのため、512MB (256MB × 2 枚) で試験終了まで約 60 分かかります。

[テスト方法]

DIMM が挿入されている事を確認し、[ENTER/STORE] ボタンを押して、テストを実行させます。

※もし挿入されていない場合は、必ず一度 DTXTREME III の電源を切ってから DIMM を挿入してください。
 (16 ~ 20 ページ参照)

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```

//// DTXTREME III Test Program ////

40 : DIMM(Full)     : OK
  
```

NG の時：

```

//// DTXTREME III Test Program ////

40 : DIMM(Full)     : NG
  
```

[判定結果の MIDI コード出力]

OK : A0 28 02

NG : A0 28 03

[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

41. ROM

[テストコード]

A0 29 00

[最初の表示]

```

//// DTXTREME III Test Program ////

41 : ROM           : Press [ENTER]
  
```

[テスト内容]

MAIN CPU FLASH ROM の ID Read テストを行います。
 IC33、IC32 各 ROM から DeviceID を取得し、規定の ID と比較します。

各 WAVE ROM の DATA 比較を下記アドレスポイントに対して行います。

IC39(H1), IC40(H2), IC36(L1), IC37(L2) 各 ROM 共、特定のアドレス群からデータを読み出し、規定の値と比較します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```

//// DTXTREME III Test Program ////

41 : ROM           : OK
    IC-33,IC-32
    OK  OK
    Wave Rom(IC-36,IC-37,IC-39,IC-40)
    OK
  
```

NG の時 (例)：

```

//// DTXTREME III Test Program ////

41 : ROM           : NG
    IC-33,IC-32
    OK  OK
    Wave Rom(IC-36,IC-37,IC-39,IC-40)
    NG
  
```

[判定結果の MIDI コード出力]

OK : A0 29 02

NG : A0 29 03

[テストの終了方法]

● MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

● MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

テスト途中で NG と判定された場合も、[EXIT] ボタンを押して「MIDI テストコード待ち画面」に戻ります。

42. RAM

[テストコード]

A0 2A 00

[最初の表示]

```

//// DTXTREME III Test Program ////

42 : RAM           : Press [ENTER]
  
```

[テスト内容]

MAIN CPU 及び Effect 用 SDRAM のライト/リード/ベリファイテストを行います。

IC30(H), IC29(L), IC26(Effect 用)

特定のアドレス群に特定のデータを書込んだ後に読み出し、書込んだ値と比較します。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

OK の時：

```

//// DTXTREME III Test Program ////

42 : RAM           : OK
    IC-30,IC-29
    OK  OK
    Effect Ram(IC-26)
    OK
  
```

NG の時 (例)：

```

//// DTXTREME III Test Program ////

42 : RAM           : NG
    IC-30,IC-29
    OK  OK
    Effect Ram(IC-26)
    NG
  
```

[判定結果の MIDI コード出力]

OK : A0 2A 02

NG : A0 2A 03

[テストの終了方法]

● MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

テスト途中で NG と判定された場合は、[EXIT] ボタンを押して「テストナンバー選択画面」に戻ります。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

また、[EXIT] ボタンを押すと、「MIDI テストコード待ち画面」に戻ります。

43. Factory Set

[テストコード]

A0 2B 00

[最初の表示]

```
//// DTXTREME III Test Program ////
43 : FactorySet          : Press [ENTER]
```

[テスト内容]

Factory Set を行います。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。完了すれば“OK”が表示されます。

[チェック項目]

LCD に表示されるテスト結果を確認します。

[判定結果の表示]

なし

[判定結果の MIDI コード出力]

OK : A0 2B 02

NG : A0 2B 03 (テスト中に [EXIT] ボタンを押した時)


[テストの終了方法]

●MANUAL MODE:

OK の時は、[INC/YES] ボタンを押して次のテストに進みます。

●MIDI MODE:

他のテストのテストコードを送ると終了し、新たに送られてきたテストコードのテストが実行されます。

 Factory Set を実行すると、ユーザーメモリーの内容が、工場出荷時の設定に書き換えられてしまいます。大切なデータを失わないように注意してください。また、必要な設定内容は、あらかじめ USB 記憶装置などに保存しておいてください。(83 ページ)

44. Exit

[テストコード]

A0 2C 00

[最初の表示]

```
//// DTXTREME III Test Program ////
44 : Exit                : Press [ENTER]
```

[テスト内容]

テストモードを終了し、通常動作モードに移ります。

[テスト方法]

[ENTER/STORE] ボタンを押して、テストを実行させます。テストに入ったら [INC/YES] ボタンを押し、通常動作モードを起動させます。

[チェック項目]

通常動作モードが起動する事を確認します。

通常動作モードが起動した後、スライダ (スライドボリューム) [MASTER]、[PHONES] を最大にして、ノイズレベルが次の条件を満たすことを確認します。

[AUX IN/SAMPLING IN] 端子には、プラグを差し込まないでください。

[OUTPUT L/MONO] :	-90 dBu 以下 (負荷 10 kΩ)
[OUTPUT R] :	-90 dBu 以下 (負荷 10 kΩ)
[INDIVIDUAL OUTPUT 1 ~ 6] :	-88 dBu 以下 (負荷 10 kΩ)
[PHONES] Lch :	-90 dBu 以下 (負荷 33 Ω)
[PHONES] Rch :	-90 dBu 以下 (負荷 33 Ω)

また、DTXTREME III の電源を ON/OFF し、スライダ (スライドボリューム) [MASTER]、[PHONES] が最大時の ON/OFF クリックノイズが、次の条件を満たす事を確認します。

[OUTPUT L/MONO] :	500 mVpp 以下 (負荷 10 kΩ)
[OUTPUT R] :	500 mVpp 以下 (負荷 10 kΩ)
[INDIVIDUAL OUTPUT 1 ~ 6] :	500 mVpp 以下 (負荷 10 kΩ)
[PHONES] Lch :	800 mVpp 以下 (負荷 33 Ω)
[PHONES] Rch :	800 mVpp 以下 (負荷 33 Ω)

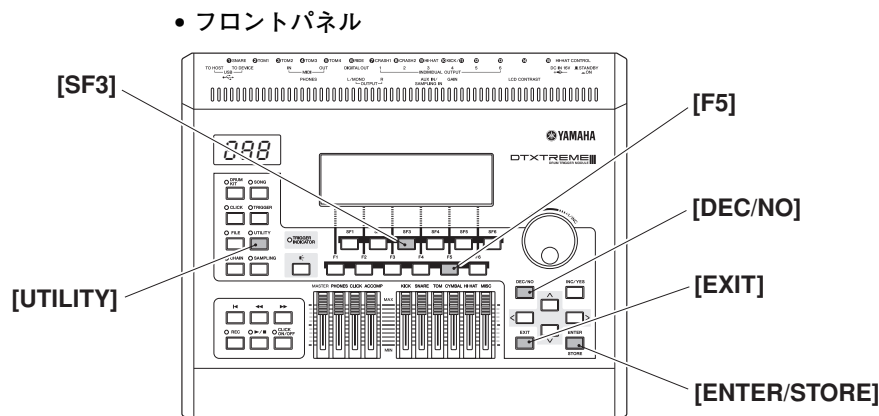
[判定結果の表示]

なし

[判定結果の MIDI コード出力]

なし

●トラブルシュート



1. [MIDI] 端子からすべてのテストコードが受け付けされない場合

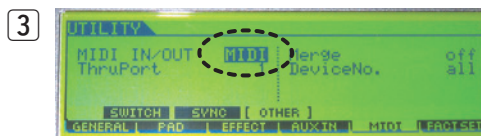
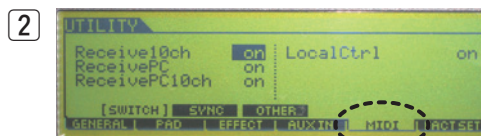
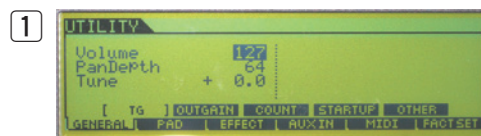
次の確認および設定を行ってください。

- ① [UTILITY] ボタンを押します。
- ② “MIDI” を選択します。([F5] を押します。)
- ③ “OTHER” を選択します。([SF3] を押します。)
その時 “MIDI” が選択されているかを確認します。

※ 工場出荷時は “MIDI” に設定されています。

もし “USB” が選択されている場合は、以下の設定を行ってください。

- ④ [DEC/NO] ボタンを押して “MIDI” を選択します。
([INC/YES] ボタンを押すと、“USB” が選択されます。)
- ⑤ この状態を保持するために、[ENTER/STORE] ボタンを押します。



2. MIDI によるテストコードを送信しても受け付けされない場合

下記のテスト中は、テストコードの受け付けができません。動作中のテストを中止し ([EXIT] ボタンを押す)、再度テストコードを送信してください。

- 02. Panel SW
- 04. Encoder
- 05. Slider
- 06. Rim SW
- 22. Pad Encoder
- 23. HiHat
- 25. USB-ToDevice
- 26. USB-ToHost
- 40. DIMM(Full)

■ DEFAULT SETTING (出荷時の設定)

Default setting of each controller of the unit is as follows.

MASTER :	Minimum
PHONES :	Minimum
CLICK :	Minimum
ACCOMP :	Minimum
KICK :	Minimum
SNARE :	Minimum
TOM :	Minimum
CYMBAL :	Minimum
HI-HAT :	Minimum
MISC :	Minimum
GAIN :	Minimum
LCD CONTRAST :	Close to middle position and adjusted such that LCD can be seen easily.
POWER SW :	OFF

出荷時には、本体の各コントローラーは、次の状態に設定されています。

MASTER :	最小
PHONES :	最小
CLICK :	最小
ACCOMP :	最小
KICK :	最小
SNARE :	最小
TOM :	最小
CYMBAL :	最小
HI-HAT :	最小
MISC :	最小
GAIN :	最小
LCD CONTRAST :	ほぼ中央で LCD が見やすい位置
POWER SW :	OFF

SAVING and LOADING A FILE (ファイルのセーブ & ロード)

● Saving a File

CAUTION

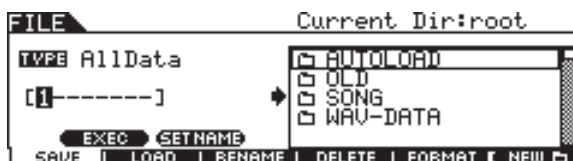
While the data is being saved, make sure to follow these precautions:

- Never remove or eject the media from the device (USB storage).
- Never unplug or disconnect any of the devices.
- Never turn off the power of the DTXTREME III or the relevant devices.

Saving All User Data or All Data of a Specific Type

After connecting the USB storage device to the instrument, follow the instructions below.

- 1 Press the [FILE] button to enter the File mode, then press the [F1] SAVE button to call up the Save display.



- 2 Move the cursor to the TYPE parameter, then set the File type to "AllData" by using the data dial or the [INC/YES] and [DEC/NO] buttons.

- 3 Press the cursor button [∨] to move the cursor to the file name input location, then input a file name.

* The name can be entered with the data dial or the [INC/YES] and [DEC/NO] buttons.

- 4 Press the [ENTER/STORE] button to move the cursor to the File/Directory select box, then select the destination directory.

Pressing the [ENTER/STORE] button enters the selected directory (folder) while pressing the [EXIT] button returns to the next highest directory. When you want to save the file to the root directory and "root" is not shown as "Current Dir" at the right top of the display, press the [EXIT] button a few times to go to the root directory.

- 5 Press the [SF1] EXEC button to execute the Save operation.

If you are about to overwrite an existing file, the display prompts you for confirmation. Press the [INC/YES] button to execute the Save operation, or press the [DEC/NO] button to cancel it.

When the saving is finished, "Completed." will be shown on the display and the screen as shown before saving will be shown again.

● ファイルを保存 (セーブ) する



- セーブ実行中は、USB 記憶装置を USB TO DEVICE 端子からはずしたり、USB 記憶装置や本体の電源を切らないでください。
楽器本体の故障や USB 記憶装置の故障の原因になります。

データをまとめて保存 (セーブ) する

USB メモリを [TO DEVICE] 端子に挿入します。

- 1 [FILE] ボタンを押してファイルモードに入り、[F1] SAVE ボタンを押してSAVE(セーブ)画面を表示します。

- 2 TYPE にカーソルを移動し、[INC/YES] ボタンと [DEC/NO] ボタンまたはデータダイアルで、保存 (セーブ) するファイルタイプを「AllData」に設定します。

- 3 カーソルボタン [∨] を押してファイルネーム入力欄にカーソルを移動し、名前を入力します。

※名前は [INC/YES] ボタン、[DEC/INC] ボタンまたはデータダイアルで選択できます。

- 4 [ENTER/STORE] ボタンを押してカーソルをファイル/ディレクトリー選択ボックスに移動し、保存先のディレクトリーを選択します。

[ENTER/STORE] ボタンを押して選択したディレクトリーの中 (下の階層) に入り、[EXIT] ボタンを押して元 (上の階層) に戻ります。ルートディレクトリーにファイルを保存したい場合は、画面右上に root が表示されるまで [EXIT] ボタンを何回か押します。

- 5 [SF1] EXEC ボタンを押すとセーブが実行されます。

手順 4 で入力したファイルネームと同じ名前のファイルがすでにある場合、実行確認の画面が表示されます。すでに存在している同名ファイルに上書き保存したくない場合は、[DEC/NO] ボタンを押してもう一度ファイルネームを入力します。上書きしてもよい場合は、[INC/YES] ボタンを押します。

画面に「Completed」と表示されるとファイルのセーブが終了し、実行前の表示に戻ります。

● Loading a File

⚠ CAUTION

- The Load operation overwrites any data previously existing in the destination internal memory. Important data should always be saved to a USB storage device connected to the USB TO DEVICE terminal.

⚠ CAUTION

While the data is being loaded, make sure to follow these precautions:

- Never remove or eject the media from the device (USB storage).
- Never unplug or disconnect any of the devices.
- Never turn off the power of the DTXTREME III or the relevant devices.

Loading All User Data or All Data of a Specific Type

- 1 Press the [FILE] button to enter the File mode, then press the [F2] LOAD button to call up the Load display.



- 2 Move the cursor to the TYPE parameter, then set the File type to “AllData” by using the data dial or the [INC/YES] and [DEC/NO] buttons.

Only available files are listed in the Directory/File select box on the display.

- 3 Press the Cursor button to move the cursor to the File/Directory select box, then select the desired file to be loaded.

You can select any of the files listed in the Directory/File select box on the display.

If the file is saved under any directory, select the directory including the desired file, then press the [ENTER/STORE] button to find the desired file.

- 4 Press the [SF1] EXEC button to execute the Load operation.

When the loading is finished, “Completed.” will be shown on the display and the screen as shown before loading will be shown again.

● ファイルをロード (読み込み) する



- ロードを実行すると指定したメモリーに保存していたデータは消えてしまいます。大切なデータは、あらかじめUSB記憶装置に保存(セーブ)しておいてください。



- ロード実行中は、USB記憶装置をUSB TO DEVICE端子からはずさないでください。楽器本体の故障やUSB記憶装置の故障の原因になります。

データをまとめてロードする

- 1 [FILE] ボタンを押してファイルモードに入り、[F2] LOAD ボタンを押してLOAD (ロード) 画面を表示します。

- 2 TYPE にカーソルを移動し、[INC/YES] ボタンと [DEC/NO] ボタンまたはデータダイヤルで、ロードするファイルタイプを「AllData」に設定します。

ファイル/ディレクトリー選択ボックスにはロード可能なファイルのみリスト表示されます。

- 3 カーソルボタンでファイル/ディレクトリー選択ボックスにカーソルを移動し、ロードしたいファイルを選択します。

ファイル/ディレクトリー選択ボックスにリスト表示されたファイルから選択できます。

ディレクトリー内にファイルをセーブした場合は、ロードしたいファイルを含むディレクトリーを選択し、[ENTER/STORE] ボタンを押してロードしたいファイルを選択します。

- 4 [SF1] EXEC ボタンを押して、ロードを実行します。

画面に「Completed」と表示されるとファイルのロードが終了し、実行前の表示に戻ります。

INITIAL FACTORY SETTING (ファクトリーセット)

The original factory settings of this instrument's User Memory can be restored as follows. For each of all modes, you can set whether or not User Memory data is initialized.

When the factory settings are executed for all the modes, the result will be the same as executing the Factory Set of the "Test Program".

(モードごとに初期化をするかどうか選択をして、ファクトリーセットを実行できます。)

全てのモードを初期化する場合は、「テストプログラム」のファクトリーセットと同様となります。)

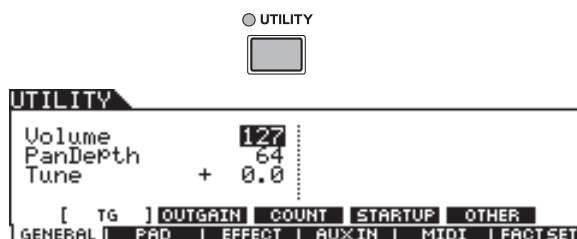
CAUTION

• When the factory settings are restored, all the data you created in each mode will be erased. Make sure you are not overwriting any important data. Be sure to save all important data to a USB storage device before executing this procedure (page 83).

! Factory Set を実行すると、ユーザーメモリーの内容が、工場出荷時の設定に書き換えられてしまいます。大切なデータを失わないように注意してください。また、必要な設定内容は、あらかじめ USB 記憶装置などに保存しておいてください。(83 ページ)

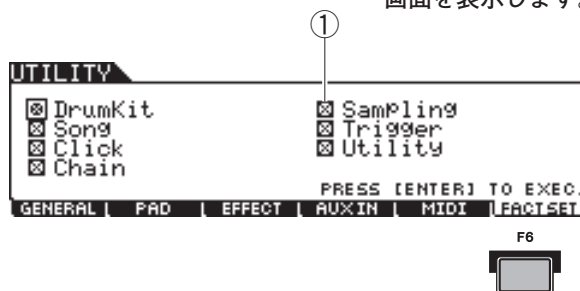
1 Press the [UTILITY] button to enter the Utility mode.

1 [UTILITY] ボタンを押して、ユーティリティモードに入ります。



2 Press the [F6] FACTSET button to call up the Factory Set display.

2 [F6] FACTSET ボタンを押して、ファクトリーセット画面を表示します。



① Checkbox

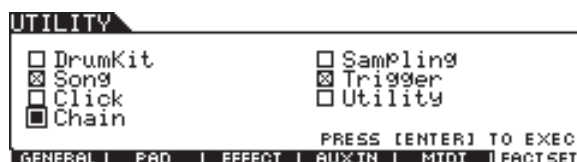
If you enter a checkmark for a mode name in the display (in step 3 below), executing the Factory Set will reset the User Memory data or settings of the corresponding mode to the initial factory settings. For those modes without checkmarks, the User Memory data or settings will be maintained even if Factory Set is executed.

① チェックボックス

にチェックをしていないモードは初期化 (ファクトリーセット) されません。チェックを入れた状態にすると、そのモードは初期化されます。

3 Move the cursor to the checkbox of the desired mode then enter or remove the checkmark by using the data dial, [INC/YES] button or [DEC/NO] button.

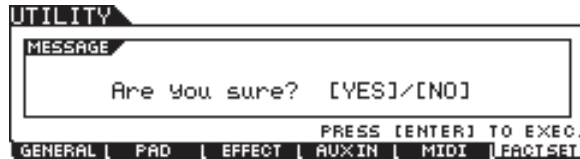
3 各モードのチェックボックスにカーソルを移動し、[DEC/NO]/[INC/YES] ボタンまたはデータダイヤルを使ってチェックを入れたり、はずしたりします。



4 Press the [ENTER/STORE] button.

The display prompts you for confirmation.

Press the [DEC/NO] button or [EXIT] button to cancel the operation.



5 Press the [INC/YES] button to execute the Factory Set operation.

After the Factory Set has been completed, a "Completed" message appears and operation returns to the original display.

CAUTION

- For Factory Set operations that take longer to process, a message "Executing..." or "Please keep power on." appears during processing. While such a message is shown (while data is being written to Flash ROM), never attempt to turn off the power. Turning the power off in this state results in loss of all user data and may cause the system to freeze (due to corruption of data in the Flash ROM). This means that this instrument may not be able to start up properly, even when turning the power on next time.

4 [ENTER/STORE] ボタンを押します。

ファクトリーセットを実行してもよいか、確認を求めるメッセージが画面に表示されます。

実行を中止する場合は、[DEC/NO] ボタンまたは [EXIT] ボタンを押します。

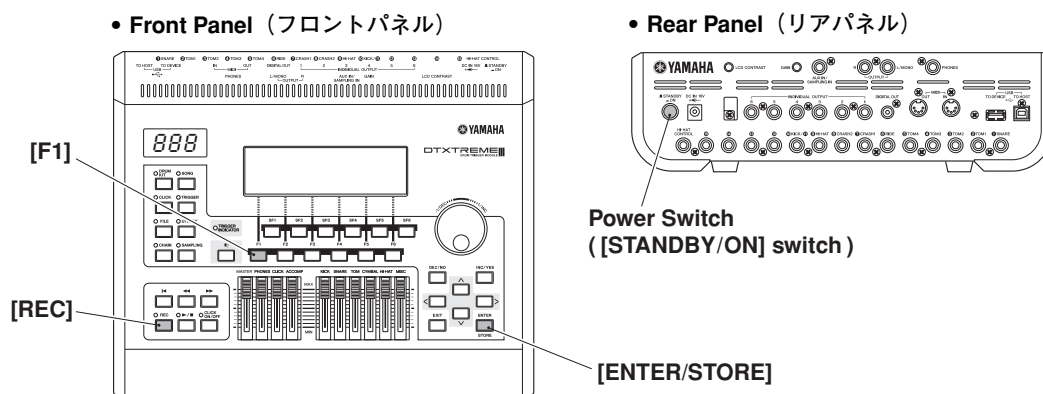
5 [INC/YES] ボタンを押して、ファクトリーセットを実行します。

画面に「Completed.」が表示されるとファクトリーセットが終了し、実行前の表示に戻ります。



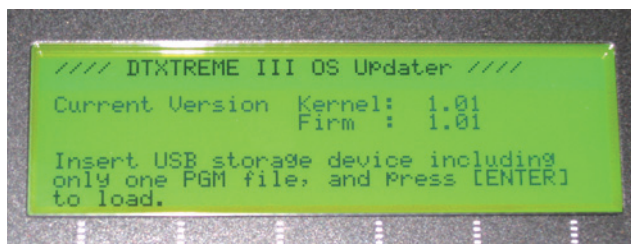
- ファクトリーセットの実行に時間がかかる場合は、画面に「Executing...」または「Please keep power on.」が表示されます。これらのメッセージが表示されている間は、絶対に電源を切らないでください。ユーザーメモリー上のデータが失なわれたりシステムデータが壊れたりして、次に電源を入れたときに正常に起動しなくなるおそれがあります。

VERSION UPDATE (バージョンアップ)



1. While holding down the [F1] and [REC] buttons, turn on the power.

1. [F1]と[REC]ボタンを押しながら電源を入れます。



2. Insert the USB memory (to which version update data is stored) to the DTXTREME III .

2. USBメモリ (バージョンアップデータを置いたもの)をDTXTREME IIIに挿入します。

▪ Data name: 8F13OS_PGM

▪ データ名: 8F13OS_PGM



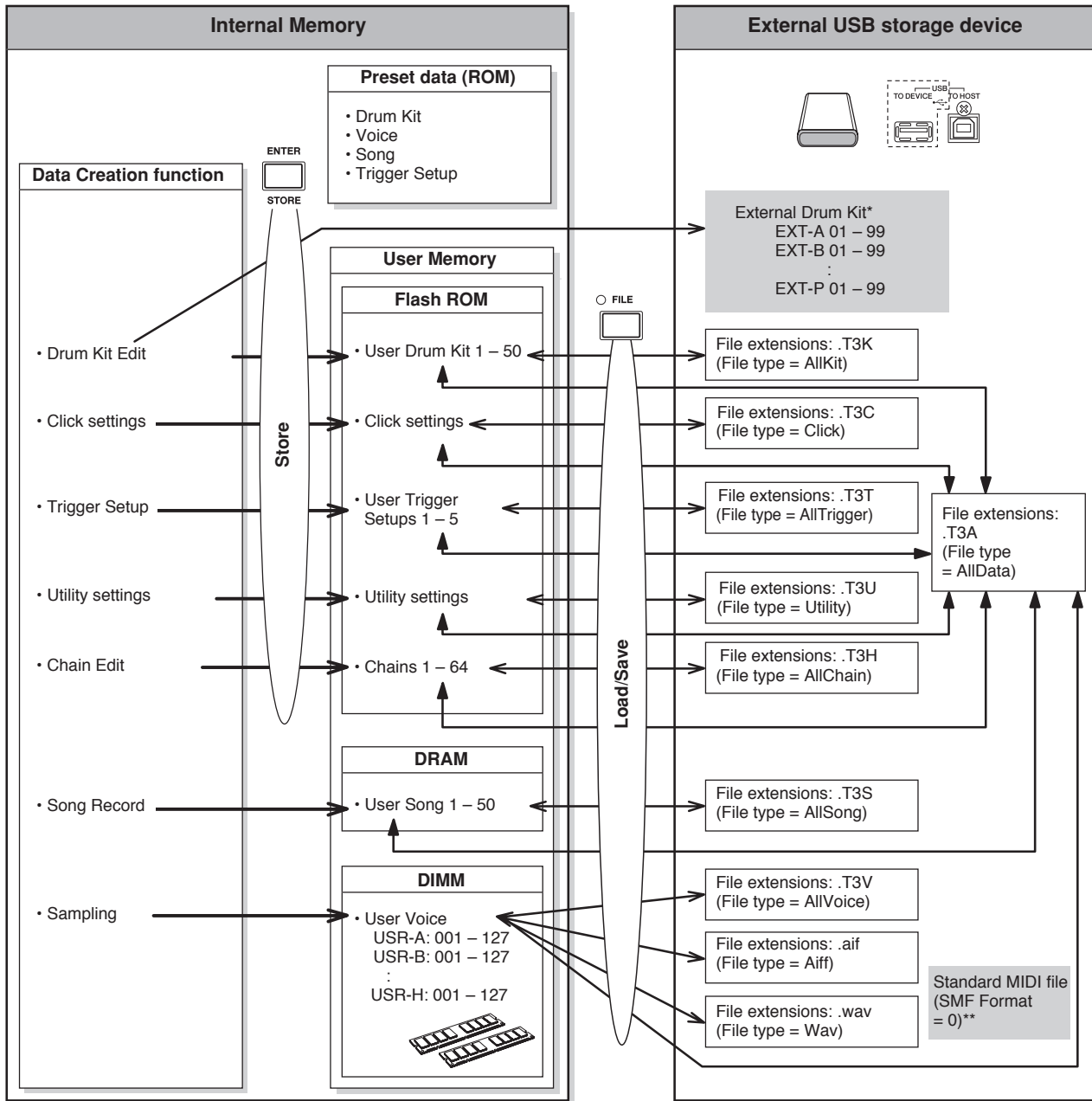
3. Press the [ENTER/STORE] button to start the version update.
It will take about 4 minutes to complete the update.

3. [ENTER/STORE]ボタンを押すとバージョンアップが開始されます。
約4分で完了します。



MEMORY STRUCTURE

This diagram details the relationship among the functions of the DTXTREME III and the internal memory and USB storage device.

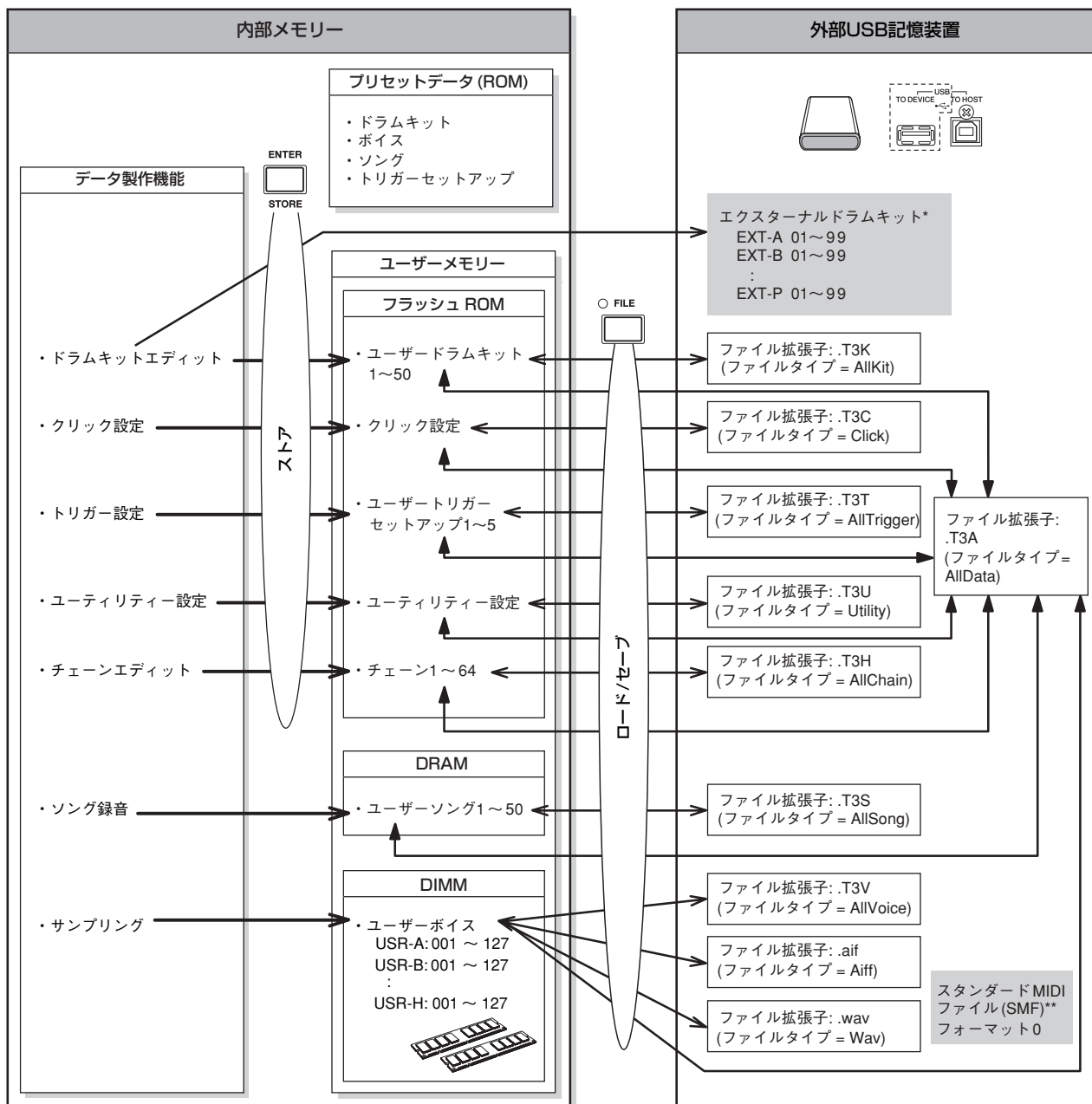


* External Drum Kits stored in the root directory of the USB storage device can be called up directly in the Drum Kit mode without the Load operation in the File mode. The file (Extension:.T3E) will be created automatically when storing the drum kit to an external bank. Do not change the file name.

** Standard MIDI file Songs (format 0) saved in the root directory of the USB storage device can be called up directly in the Song mode and played back. This type of Songs can be loaded in the File mode with the File type "Song" as a User Song.

■ メモリー構成

DTXTREME III 各機能と、内部メモリー/USB外部記憶装置との関係は以下のとおりです。



* エクスターナルキットはUSB記憶装置のルートディレクトリーに保存(ストア)するものですが、本体内部メモリーにロードすることなく、直接呼び出して演奏できるキットです。エクスターナルバンクにドラムキットをストアすることでファイル(ファイル拡張子: .T3E)が作成されます。ファイル名を変更しないでください。

** USB記憶装置のルートディレクトリーに保存されている標準MIDIファイルについては、DTXTREME III 本体から直接呼び出して再生することができます。またファイルタイプ= Song でロードし、ユーザーソングとして再生することも可能です。

■ DISPLAY MESSAGES

LCD	Description
Are you sure?	Confirms whether you want to execute a specified operation or not.
Can't play SMF Format 1 data.	This message appears when you select and start the song with the SMF format 1 on the USB storage device. Convert the song to the SMF format 0, then play it again, since the DTXTREME III can handle only SMF format 0 song data.
Choose user song.	This message appears when you press the [F2] JOB button in the Song mode with a Preset Song selected. When you want to call up the Job display, select a User Song.
Click stored.	The settings in the Click mode have been stored.
Completed.	This appears when an operation such as Load, Save, Format and other Job has been completed.
Connecting USB device...	The DTXTREME III is currently recognizing the USB storage device connected to the USB TO DEVICE terminal.
Copy protected.	You have attempted to export or save a copy-protected digital audio source.
USB device full.	The USB storage device is full and no more data can be saved. Use a new USB storage device, or make space by erasing unwanted data from the storage device.
USB device not ready.	A USB storage device is not properly inserted in or connected to the DTXTREME III.
USB device read/write error.	An error occurred while reading or writing to/from a USB storage device.
USB device write protected.	A USB storage device is write protected, or you have attempted to write to a read-only medium such as CD-ROM.
Executing...	A format operation or Job is being executed.
File already exists.	A file having the same name as the one you are about to save already exists.
File not found.	The specified file was not found on the external USB storage device during a Load operation.
Folder is not empty.	You have attempted to delete a folder that contains data.
Folder is too deep.	Directories below this level cannot be accessed.
Illegal file.	The file specified for loading is unusable by the DTXTREME III or cannot be loaded in the current mode.
Illegal file name.	The specified file name is invalid. Try entering a different name.
Illegal input.	An invalid input or value has been specified. Check the input method or value.
Illegal sample data.	The sample file specified for loading is unusable by the DTXTREME III.
Illegal selection.	An unacceptable file has been specified in the Song job mode.
Illegal song number.	An unacceptable song number has been specified in the Song job mode. Select the song again.
Illegal track number.	An unacceptable track number has been specified in the Song job mode. Select the track again.
Incompatible USB device.	A USB device which cannot be used with the DTXTREME III has been connected to the USB TO DEVICE connector.
Invalid USB device.	The USB storage device is unusable. Format the USB storage device and try again.
MIDI buffer full.	Failed to process the MIDI data because too much data was received at one time.
MIDI data error.	An error occurred when receiving MIDI data.
No data.	When a Song Job was executed, the selected track or range contained no data. Select an appropriate track or range. In addition, this message appears when a Job related to a Mixing Voice cannot be executed because the specified Mixing Voice is not available.
No DIMM memory installed.	An appropriate pair of expansion DIMMs has not been properly installed, or the pair is not properly matched.
No response from USB device.	There is no response from the USB device connected to the USB TO DEVICE terminal.
No sample data.	This message appears when a Sample-related Job cannot be executed because the specified Sample is not available.
Now loading... (xxxx)	Indicates that a file is being loaded.
Now saving... (xxxx)	Indicates that a file is being saved.
Now scanning autoloading files.	The DTXTREME III is currently scanning for the files specified for Auto Load.
Now working...	The DTXTREME III is currently executing the memory arrangement after you have finished Sampling or have cancelled the Load/Save operation by pressing the [EXIT] button.
Overwrite? [YES]/[NO]	This message appears when the Save operation in the File mode will overwrite data on the USB storage device or the Sampling operation will overwrite the User Voice containing data. This message prompts you to confirm whether it is OK to continue the operation or not.

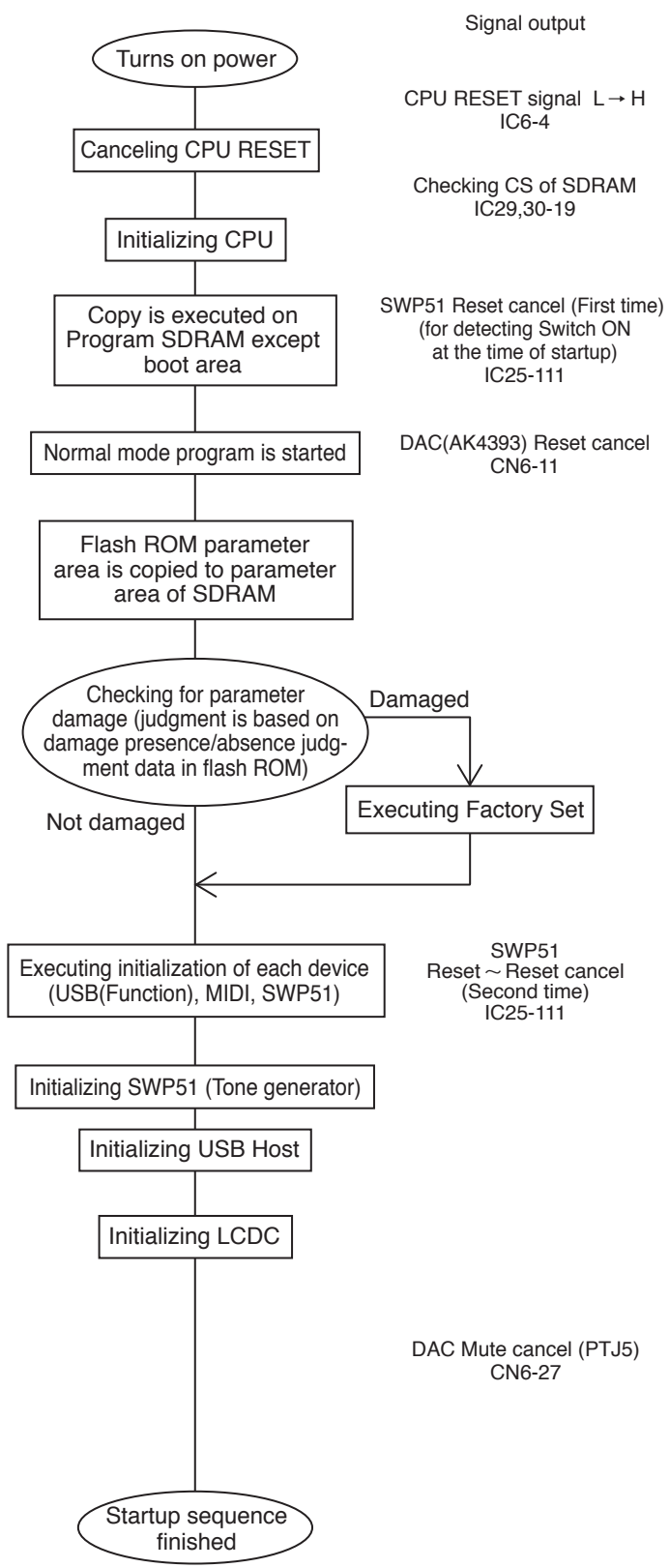
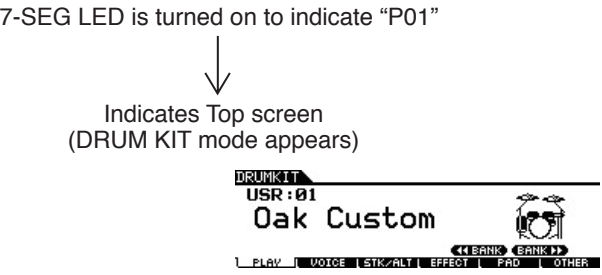
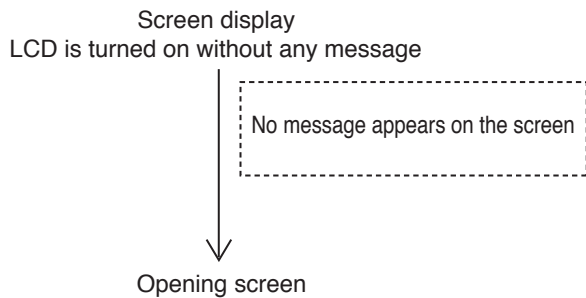
LCD	Description
Please keep power on.	The data is being written to Flash ROM. Never attempt to turn off the power while data is being written to Flash ROM. Turning the power off while this message is shown results in loss of all user data and may cause the system to freeze (due to corruption of data in the Flash ROM). This may also result in the DTXTREME III being unable to properly start up the next time the power is turned on.
Please stop sequencer.	The operation you have attempted to execute cannot be done during Song playback.
Sample freq is too low.	The sampling frequency is too low and the Frequency Convert Job cannot be executed.
Sample is protected.	The sample cannot be overwritten because it is protected.
Sample is too long.	The Sample size is too large and the Time Stretch Job cannot be executed.
Sample is too short.	The Sample length is too short and the Frequency Convert Job cannot be executed.
Sample memory full.	The Sample memory is full and further Sampling operations, Jobs, or load operations cannot be executed.
Seq data is not empty.	This message appears if you attempt to record to a track that already contains data. Clear the track data in the Song Job mode or select a different track, then perform the Record operation.
Seq memory full.	The internal memory for Sequence data is full, preventing any further operation (such as recording, Job execution, or loading from the USB storage device). Try again after erasing unwanted user song.
System memory crashed.	Writing data to Flash ROM has failed.
Too many stk/alt.	Displayed when the memory for Stack/Alternate is full and cannot copy the drum kit or add new steps. Free up space by deleting unwanted Stack/Alternate data, then try again.
USB connection terminated.	A break in the connection with the USB storage device has occurred because of an abnormal electric current. Disconnect the USB storage device from the USB TO DEVICE connector, then press the [ENTER/STORE] button.
USB power consumption exceeded.	The power consumption of the USB storage device connected to the USB TO DEVICE connector exceeds the regulated value.
USB transmission error.	An error has occurred when communicating with the USB storage device.
Utility stored.	The settings in the Utility mode have been stored.

■ メッセージリスト

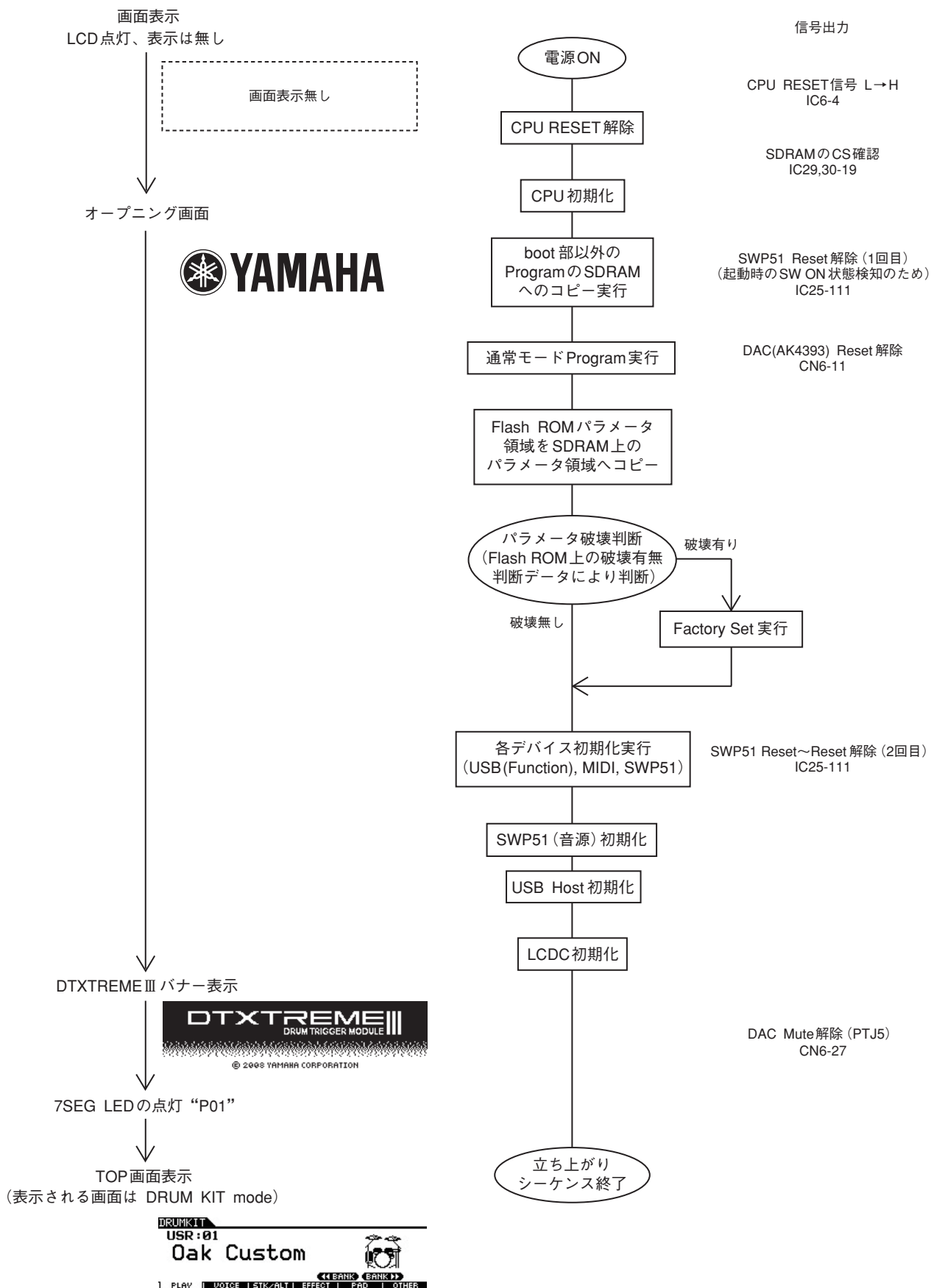
LCD	表示説明
Are you sure ?	[YES]/[NO]各操作を実行したときの、確認を求める表示です。
Can't play SMF Format 1 data.	再生しようとした外部メモリーソングが SMF format1 形式のときに表示されます。外部シーケンサーなどで format0 形式に変換してから再生してください。
Choose user song.	プリセットソングまたは外部メモリーソングを選択している状態で、ソングジョブをしようとしたときに表示されます。ユーザーソングを選択してから、ソングジョブを行なってください。
Click Stored.	クリックモードでの設定がストア(保存)されました。
Completed.	ロード、セーブ、フォーマット、ジョブなどの実行が完了したときに表示されます。
Connecting USB device...	USB記憶装置を接続中です。
Copy protected.	著作権保護されているデジタルオーディオソースのため、ファイルセーブなどができません。
USB device full.	USB記憶装置の容量が一杯でファイルがセーブできないときに表示されます。新しいUSB記憶装置を用意するか、不要なファイルを消去してから操作をやりなおしてください。
USB device not ready.	USB記憶装置が本体に正しくセットされていない場合に表示されます。
USB device read/write error.	USB記憶装置へのリード/ライト中にエラーが発生しました。
USB device write protected.	USB記憶装置が書き込み禁止状態になっている、または、CD-ROM Driveなどへの書き込みを行なおうとした場合に表示されます。
Executing...	フォーマット中や、ジョブの実行中に表示されます。そのままお待ちください。
File already exists.	同じ名前のファイルがすでに存在しています。
File not found.	選択したタイプのファイルがありません。
Folder is not empty.	データの入っているフォルダーを消去しようとした場合に表示されます。
Folder is too deep.	これ以下の階層のディレクトリーを開くことができない場合に表示されます。
Illegal file.	ロードのとき、目的のファイルが DTXTREME III では扱えない、または現在のモードではロードできない場合に表示されます。
Illegal file name.	ファイルネームが無効の場合表示されます。
Illegal input.	不当な操作や入力を行なったときに表示されます。入力方法や入力値を再度確認してください。
Illegal sample data.	DTXTREME III がサポートしていないサンプルファイルを扱おうとした場合に表示されます。
Illegal selection.	ファイルモードで選択された内容で実行することができません。
Illegal song number.	ソングジョブモードにおいて、指定したソングが不適当な場合に表示されます。ソングを選びなおしてください。
Illegal track number.	ソングジョブモードにおいて、指定したトラックが不適当な場合に表示されます。トラックを選びなおしてください。
Incompatible USB device.	DTXTREME III では使用できないUSB機器が、USB TO DEVICE端子に接続されると表示されます。
Invalid USB device.	USB記憶装置が不良です。フォーマットを実行してやりなおしてください。
MIDI buffer full.	一度に大量のMIDIデータを受信したので処理できませんでした。
MIDI data error.	MIDIデータを受信中にエラーが生じました。
No data.	シーケンサーのジョブを実行する際、選択したトラックや設定した範囲にデータが無くジョブが無効のときに表示されます。範囲を選びなおしてください。
No DIMM Memory Installed.	増設DIMMが2枚1組でセットされていないか、組み合わせが正しくない場合に表示されます。
No response from USB device.	USB記憶装置から応答がありません。
No sample data.	サンプルに関するジョブ実行時に、対象となるサンプルが存在しない場合に表示されます。
Now loading... (xxxx)	ファイルロード中に表示されます。
Now saving... (xxxx)	ファイルセーブ中に表示されます。
Now scanning autoloaded files.	オートロードするファイルの検索中に表示されます。
Now working...	サンプリング終了時や、ロード/セーブ実行を[EXIT]ボタンで中止したときの、後処理実行中に表示されます。
Overwrite? [YES]/[NO]	ファイルをセーブする際に、USB記憶装置内に同名のファイルがある場合や、サンプリングをする際に、選択されているユーザーボイスに既にデータがある場合に表示されます。

LCD	表示説明
Please keep power on.	フラッシュ ROM へのデータの書き込み中です。表示中は絶対に電源を切らないでください。表示中に電源を切ると、ユーザーデータが失なわれたり、システムが壊れて次に電源を入れたときに正常に立ち上がらなくなるおそれがあります。
Please stop sequencer.	シーケンサー (ソング) を停止してから操作してください。
Sample freq is too low.	サンプリング周波数が低すぎ、フリケンシーコンバートジョブを実行することができない場合に表示されます。
Sample is protected.	サンプルにプロテクトがかかっているため、書き換えができません。
Sample is too long.	サンプルのサイズが大きすぎてタイムストレッチジョブが実行できない場合に表示されます。
Sample is too short.	サンプルのサイズが小さすぎ、フリケンシーコンバートジョブなどを実行することができない場合に表示されます。
Sample memory full.	サンプル用のメモリーが一杯で、サンプリングやジョブ、ロードなどが実行できない場合に表示されます。
Seq data is not empty.	シーケンスデータが空でないトラックにレコーディングをしようとした時に表示されます。データをクリアするか、別のトラックを選び、もう1度実行してください。
Seq memory full.	シーケンサー用の内部メモリーが一杯で、レコーディングやジョブの実行、USB 記憶装置からのデータのロードができないときに表示されます。不要なユーザーソングを消去してから、操作をやりなおしてください。
System memory crashed.	フラッシュ ROM へのデータ書き込みに失敗した場合に表示されます。
Too many stk/alt.	スタック/オルタネート用のメモリーがいっぱいで、新規ステップの追加やキットコピーができない時に表示されます。不要なスタック/オルタネート情報を削除してから、操作をやりなおしてください。
USB connection terminated.	USB 記憶装置に異常な電流が流れたので接続を遮断しました。接続している USB 記憶装置を外した上で [ENTER/STORE] ボタンを押してください。
USB power consumption exceeded.	USB 記憶装置の消費電力が規定値を超えています。
USB transmission error.	USB 記憶装置との通信中にエラーが発生しました。
Utility stored.	ユーティリティモードでの設定がストア (保存) されました。

BOOT SEQUENCE



■ 起動シーケンス



MIDI IMPLEMENTATION CHART

YAMAHA [Drum Trigger Module - seq. part]
Model DTXT3 MIDI Implementation Chart

Date :16-OCT-2007
Version : 1.0

Function...	Transmitted	Recognized	Remarks
Basic Channel Default Changed	1 - 16 ×	1 - 16 ×	Memorized
Mode Default Messages Altered	× × *****	× × ×	
Note Number : True voice	0 - 127 *****	0 - 127	
Velocity Note ON Note OFF	○ 9nH,v=1-127 × 9nH,v=0	○ 9nH,v=1-127 × 9nH,v=0	
After Touch Key's Ch's	○ ○	○ ○	
Pitch Bend	○	○	
Control Change 0-121	○	○	
Prog Change : True #	○ 0 - 127 *****	○ 0 - 127	
System Exclusive	×	×	
Common : Song Pos. : Song Sel. : Tune	× × ×	× ○ ×	
System : Clock Real Time : Commands	○ *1 ○ *3	○ *2 ○ *3	
Aux : All Sound Off : Reset All Cntrls : Local ON/OFF Mes- : All Notes OFF sages: Active Sense : Reset	○ ○ ○ ○ × ×	○ ○ ○ ○ × ×	
Notes:	*1 if MIDI clock out is on. *2 if MIDI Sync is midi. *3 if Seq Control in/out is enabled.		

YAMAHA [Drum Trigger Module - panel&TG part]
 Model DTXT3 MIDI Implementation Chart

Date :16-OCT-2007
 Version : 1.0

Function...	Transmitted	Recognized	Remarks	
Basic Channel	Default Changed	1 - 16 1 - 16	1 - 16 1 - 16	Memorized
Mode	Default Messages Altered	3 X *****	1 1 - 4(m=1) *2 X	Memorized
Note Number : True voice		0 - 127 *****	0 - 127 0 - 127	Transpose
Velocity	Note ON Note OFF	○ 9nH,v=1-127 X 9nH,v=0	○ v=1-127 X	
After Touch	Key's Ch's	X ○ *3	X X	
Pitch Bend		○ *3	○ *1	
Control Change	0,32 4,7,10 1,6,11 16,17,31 64-66 71-75 91,93 96,97 100,101 0-119 1-95	○ ○ X X X X ○ X X ○ ○ ○ *3 ○ *4	○ ○ ○ ○ ○ ○ ○ ○ ○ X X	*1 *1 *1 *1 *1 *1 *1 *1 *1 Effect Depth RPN Inc/Dec RPN LSB,MSB
Prog Change : True #		○ 0 - 127 *****	○ 0 - 127 0 - 127	
System Exclusive		○	○	
Common	: Song Pos. : Song Sel. : Tune	X X X	X X X	
System Real Time	: Clock : Commands	X X	○ X	
Aux Mes-sages	: All Sound Off : Reset All Cntrls : Local ON/OFF : All Notes OFF : Active Sense : Reset	X X X X ○ X	○ (120,126,127) ○ (121) X ○ (123-125) ○ X	
Notes:	*1 receive if switch is on. *2 m is always treated as "1" regardless of its value. *3 depend on HH Ctrl MIDI Type setting. *4 depend on Kit Other MIDI CC# setting.			

Mode 1 : OMNI ON , POLY
 Mode 3 : OMNI OFF, POLY

Mode 2 : OMNI ON ,MONO
 Mode 4 : OMNI OFF,MONO

○ : Yes
 X : No

MIDI DATA FORMAT

1. General

1.1 Coverage

The specifications described herein specify transmission and reception of MIDI data of the DTXTREME III.

1.2 Compliance

The specifications described herein comply to the following standards:

- MIDI 1.0

1.3 Legend

Indications for the following specifications are:

- Hexadecimal numbers are prefaced with a dollar sign (\$).
- \$nn indicates that there are multiple values.

2. Channel Messages

Channel messages on MIDI channel 10 are not received when the Receive10ch parameter in the Utility mode is set to off.

2.1 Key On or Key Off

Can be transmitted/received.

Note range to be received: 0 (C-2) - 127 (G8)

Velocity range: 1 to 127 (note on only)

2.2 Control Change

The internal sequencer can record or play all kinds of control change messages, since the DTXTREME III can both transmit and receive those messages.

The internal tone generator and drum trigger function are described below.

2.2.1 Bank select MSB, LSB - 0, 32

Can be transmitted/received.

Operations on bank select will be suspended until the DTXTREME III receives a program change message that follows the bank select data.

MSB=0 LSB=any value: GM normal voice

MSB=63 LSB=any value: normal voice

MSB=127 LSB=any value: GM drum voice (See Note 1.)

MSB=125 LSB=0: drum voice, preset kit1 (See Note 2.)

MSB=125 LSB=1: drum voice, user kit (See Note 2.)

MSB=125 LSB=2...17: drum voice, memory kit ext-a...ext-p (See Note 2.)

* Note 1: GM drum voice

Only program number 1 will be received and the corresponding GM preset drum kit will be selected.

* Note 2: drum voice, pre/user/memory kit

The same drum kit number as the program number will be selected.

It is possible to select a drum voice for any MIDI channel (except 10).

In this case, the drum map used for that voice is identical to that for MIDI channel 10.

2.2.2 Modulation - 1

Reception only.

2.2.3 Foot controller - 4

Supports both transmission and reception.

2.2.4 Portamento time - 5

Reception only.

2.2.5 Data entry - 6

Reception only. Used to specify RPN data.

2.2.6 Main volume - 7

Can be transmitted/received.

2.2.7 Pan - 10

Can be transmitted/received.

A value of "0" corresponds to the far left of a stereo image and "127" to the far right.

2.2.8 Expression - 11

Reception only.

2.2.9 EG sustain level - 31

Reception only.

2.2.10 Hold 1- 64

Reception only.

2.2.11 Portamento switch - 65

Reception only.

2.2.12 Sostenuto - 66

Reception only.

2.2.13 Harmonic content - 71

Reception only.

2.2.14 EG release time - 72

Reception only.

2.2.15 EG attack time - 73

Reception only.

2.2.16 Brightness - 74

Reception only.

2.2.17 EG decay time - 75

Reception only.

2.2.18 Effect1 depth - 91

Can be transmitted/received. This is equivalent to the Reverb Send Level.

2.2.19 Chorus depth - 93

Can be transmitted/received. This is equivalent to the Chorus Send Level.

2.2.20 Data increment/decrement - 96/97

Reception only.

2.2.21 RPN

\$00/\$00 Pitch bend sensitivity: Reception only.

\$00/\$01 Fine tuning: Reception only.

\$00/\$02 Coarse tuning: Reception only.

\$7f/\$7f NULL: Reception only.

2.2.22 HH controller - 0...119

If the Function parameter of the HH CTRL in the Drum Kit mode is set to "MIDI," the Control Change specified at the MIDI Type parameter will be transmitted when the Hi-Hat Controller is pressed down.

2.2.23 Drum kit transmit MIDI - 1...95

According to the MIDI settings in the Drum Kit mode, the Control Change message will be transmitted when the corresponding Drum Kit is selected.

2.3 Channel Mode Messages

Reception only.

2.3.1 All sound off - 120

Mutes all the sounds currently playing through the specified channel.

2.3.2 Reset all controllers - 121

Sets the following controller values back to its initial value:
Pitchbend, Modulation, Expression, Hold 1, Portamento control, RPN number

2.3.3 All note off - 123

Mutes all notes through the specified channels currently playing.
However, they will not be muted until Hold 1 or Sostenuato is turned off.

2.3.4 Omni off - 124

Receiving this message is equivalent to receiving an All Notes Off message.

2.3.5 Omni on - 125

Receiving this message is equivalent to receiving an All Notes Off message.

2.3.6 Mono - 126

Receiving this message is equivalent to receiving an All Sound Off message.

2.3.7 Poly - 127

Receiving this message is equivalent to receiving an All Sound Off message.

2.4 Program Change

Can be transmitted/received.

When the ReceivePC parameter is set to off in the Utility mode, the DTXTREME III will not receive Program Change messages.

When the ReceivePC10ch parameter is set to off in the Utility mode, the DTXTREME III will not receive Program Change messages on MIDI channel 10.

According to the MIDI settings in the Drum Kit mode, Program Change messages will be transmitted when the corresponding Drum Kit is selected.

2.5 Pitch Bend

Can be transmitted/received.

When the Function parameter is set to MIDI and the MIDI Type is set to PB up or PB down, pressing the Hi-Hat Controller transmits Pitch Bend messages.

2.6 Channel Aftertouch

Transmission only.

When the Function parameter is set to MIDI and the MIDI Type is set to AT, pressing the Hi-Hat Controller transmits Channel Aftertouch messages.

2.7 Polyphonic Aftertouch

Cannot be transmitted and received.

3. System Exclusive Messages

The DTXTREME III does not receive system exclusive messages that does not include the device number specified with the Device No. parameter in the Utility mode.

3.1 Universal non realtime messages

3.1.1 GM system ON

\$FO \$7E \$7F \$09 \$01 \$F7

Sets all the data except the MIDI master tuning data to its initial value.

Can be transmitted/received.

3.1.2 identify request

\$FO \$7E \$0n \$06 \$01 \$F7

"n" represents the device number.

After this message is received, the DTXTREME III transmits an Identify Reply message. Reception only.

3.1.3 Identify reply

\$FO \$7E \$7F \$06 \$02 \$43 \$00 \$41 \$3A \$06 \$00 \$00 \$00 \$7F \$F7

Transmission only.

3.2 Universal realtime message

3.2.1 MIDI master volume

\$FO \$7F \$7F \$04 \$01 \$XX \$mm \$F7

\$XX is dummy (ignored). \$mm is the volume data.

Reception only.

3.3 parameter change

3.3.1 XG system ON

\$FO \$43 \$1n \$4C \$00 \$00 \$7E \$00 \$F7

"n" represents the device number.

Receiving this message is equivalent to receiving a GM System On message.

Reception only.

4. System Common Message

4.1 Song Select

\$f3 \$nn

"nn" represents the song number.

Reception only.

5. System Realtime Messages

Can be transmitted/received.

5.1 Timing Clock

When the MIDI Sync parameter in the Utility mode is set to MIDI, the DTXTREME III is synchronized with the Timing Clocks coming from the external MIDI device.

5.2 Start, Continue, Stop

When the SeqCtrl parameter in the Utility mode is set to off, the DTXTREME III does not transmit or receive Start, Continue and Stop messages.

5.3 Active Sensing

Reception: If an active sensing message is received and there is no subsequent MIDI data coming in for more than approximately 300 milliseconds, the DTXTREME III will mute all current sounds playing.

Transmission: The DTXTREME III transmits MIDI data including active sensing message every 300 milliseconds (approximately).

DTXTREME III

DRUM TRIGGER MODULE III

DTXT3

PARTS LIST

■ CONTENTS (目次)


OVERALL ASSEMBLY (総組立)	2
DISPLAY ASSEMBLY (ディスプレイ Ass'y)	5
ELECTRICAL PARTS (電気部品)	6-26

Notes : DESTINATION ABBREVIATIONS

A : Australian model	M : South African model
B : British model	O : Chinese model
C : Canadian model	Q : South-east Asia model
D : German model	T : Taiwan model
E : European model	U : U.S.A. model
F : French model	V : General export model (110V)
H : North European model	W : General export model (220V)
I : Indonesian model	N,X: General export model
J : Japanese model	Y : Export model
K : Korean model	

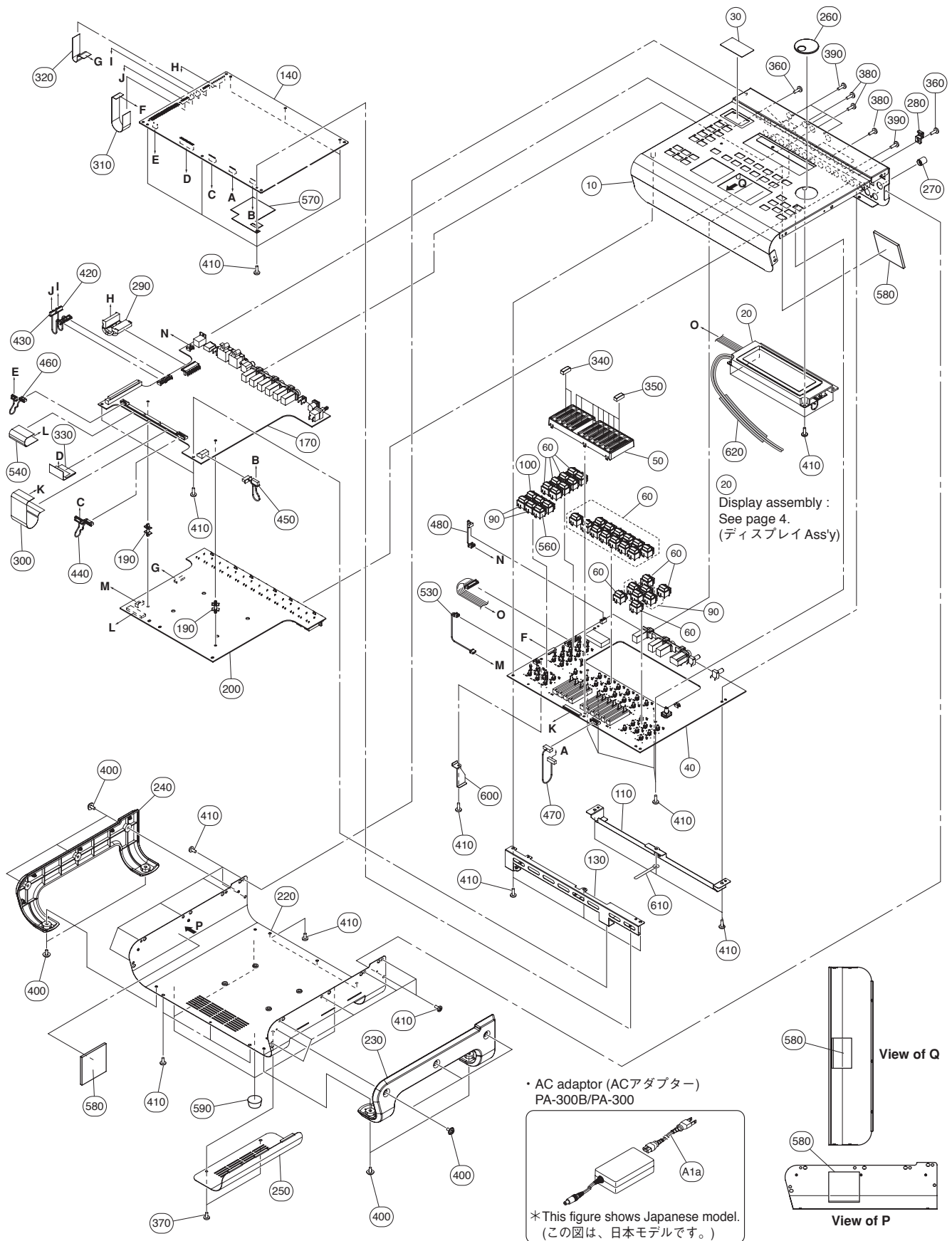
■ WARNING

Components having special characteristics are marked  and must be replaced with parts having specification equal to those originally installed.

 印の部品は、安全を維持するために重要な部品です。交換する場合は、安全のために必ず指定の部品をご使用ください。

- The numbers "QTY" show quantities for each unit.
- The parts with "--" in "PART NO." are not available as spare parts.
- This mark "}" in the REMARKS column means these parts are interchangeable.
- The second letter of the shaded (■) part number is O, not zero.
- The second letter of the shaded (■) part number is I, not one.
- 部品価格ランクは、変更になることがあります。
- QTY 欄に記載されている数字は、各ユニット当たりの使用個数です。
- PART NO. が "--" の部品は、サービス用部品として準備されておりません。
- REMARKS 欄の 「}」 マークの部品は、併用部品です。
- 網掛けの付いた PART NO. の 2 番目の文字は「ゼロ」ではなく、「オー」です。
- 網掛けの付いた PART NO. の 2 番目の文字は「イチ」ではなく、「アイ」です。

OVERALL ASSEMBLY (総組立)



REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
	--	OVERALL ASSEMBLY		総 組 立	DTXTREMEIII		
* 10	WK453400	Overall Assembly		総 組 立	(WK45280)		
20	--	Top Case		トップケース塗装印刷品			
* 30	WK454700	Display Assembly		ディスプレイ A s s ' y	(WK45590)		
* 30	WK454700	7-Seg. Cover		7 S E G カバ ー			
* 40	WJ910600	Circuit Board	PN	P N シ ー ト			
* 50	WK454600	VOL Escutcheon		エスカッションVOL			
60	V4162600	Push Button-M Black		プッシュボタン(M)	SF1-6,AUDITION,F1-6, DEC/NO,INC/YES,EXIT,ENTER DRUM KIT,CLICK,FILE,CHAIN SONG,TRIGGER,UTILITY,SAMPLING Cursor(<,>,<>,<>),Rec,▶/■	25	01
* 90	WM465200	Push Button-M Gray		プッシュボタン(M)		6	
* 100	WM465300	Push Button-M Gray	x3	プッシュボタン(M)			
110	--	PN Angle R	REAR	P N ア ン グ ル R	(WK45520)		
130	--	PN Angle F	FRONT	P N ア ン グ ル F	(WK45540)		
* 140	WJ910300	Circuit Board	DM	D M シ ー ト			
* 170	WJ910400	Circuit Board	DMSUB	D M S U B シ ー ト			
* 190	WK455700	PCB Locking Spacer	WLS-10-0	ロッキングスペーサ		2	
* 200	WJ910500	Circuit Board	JK	J K シ ー ト			
* 220	WK453700	Bottom Case		ボトムケース塗装印刷品			
* 230	WK454400	Side Cover R Black	RIGHT	サイドカバー R			
* 240	WK454500	Side Cover L Black	LEFT	サイドカバー L			
* 250	WK454300	DIMM Cover		D I M M カバ ー 塗 装 品			
* 260	V6923600	Encoder Knob-S Black	K-CB	エンコーダツマミ(S)	Data dial(-1/DEC⇔+1/INC)	02	
* 270	CB825380	Push Button		プッシュボタン	STANDBY/ON	03	
280	VG016600	Cord Column		D C コ ー ド コ ラ ム		01	
290	--	Connector Assembly	SUB-DM VH8P-65mm	S U B - D M 束 線	(WK46020)		
* 300	WM501300	FFC Cable	34P-100mm P=1.0	F F C ケ ー ブ ル			
* 310	WM501400	FFC Cable	16P-80mm P=1.0	F F C ケ ー ブ ル			
* 320	WM501500	FFC Cable	15P-60mm P=1.0	F F C ケ ー ブ ル			
* 330	WM501600	FFC Cable	30P-80mm P=1.0	F F C ケ ー ブ ル			
340	VF008700	Slide Knob Black & Red		スライド ツマミ	MASTER,PHONES	2	02
350	VE037600	Slide Knob Black		スライド ツマミ	CLICK,ACCOMP,KICK,SNARE, TOM,CYMBAL,HI-HAT,MISC	8	02
360	WF303900	Bonding Screw	3.0X6 MFZN2B3	小ネジ+BOND		3	
370	WE774000	Bind Head Screw	3.0X6 MFZN2W3	小ネジ+BIND		2	01
380	WE878000	Bonding Tapping Screw-B	3.0X10 MFZN2B3	Bタイト+BOND		6	
390	WE972200	Bind Head Tapping Screw-B	3.0X10 MFZN2B3	Bタイト+BIND		9	
400	WE975300	PW Head Tapping Screw-B	3.0X8 MFZN2B3	Bタイト+PWH		10	
410	WE774300	Bind Head Tapping Screw-B	3.0X8 MFZN2W3	Bタイト+BIND		41	01
420	--	Connector Assembly	6P-80mm	束 線	(WK46030)		
430	--	Connector Assembly	5P-80mm	束 線	(WK46040)		
440	--	Connector Assembly	MIDI PHR8P-70mm	M I D I 束 線	(WK46050)		
450	--	Connector Assembly	SUB-DM XH5P-55mm	S U B - D M 束 線	(WK46060)		
460	--	Connector Assembly	MPX_MIC PHR5P-70mm	M P X M I C 束 線	(WK46070)		
470	--	Connector Assembly	E-BUS PH7P-80mm	E - B U S 束 線	(WK46080)		
480	--	Connector Assembly	SUB-PN PHR4P-55mm	S U B - P N 束 線	(WK46090)		
530	--	Connector Assembly	PN-JK_SW PHR3P-85mm	P N - J K S W 束 線	(WK76990)		
* 540	WM501700	FFC Cable	34P 60mm P=1.0	F F C ケ ー ブ ル			
* 560	WM935000	Push Button Gray		プッシュボタン加工品	CLICK ON/OFF		
570	--	Protection Sheet		保 護 シ ー ト	(WN15810)		
580	--	Sponge		スポンジ	(WN15830)	2	
* 590	V6467700	Foot Black	SJ-5009	フット		4	
600	--	Support Angle	8F13	サポーター	(WN59850)		
610	CB829850	Cord Binder	3-34B-E	束線止め			
620	--	Filament Tape	12X50m	フィラメントテープ	(2154500)		
		ACCESSORIES		付 属 品			
⚠ A1	WH942900	AC Adaptor	PA-300B J	A C ア ダ プ タ ー J			15
⚠ A1a	AAX30950	AC Cord		電 源 コ ー ド J			06
⚠ A1	WH943000	AC Adaptor	PA-300B U	A C ア ダ プ タ ー U,C			15
⚠ A1a	AAX30960	AC Cord		電 源 コ ー ド U,C			08
⚠ A1	WH943100	AC Adaptor	PA-300B E	A C ア ダ プ タ ー E			15
⚠ A1a	AAX30970	AC Cord		電 源 コ ー ド E			08
⚠ A1	WH943200	AC Adaptor	PA-300B GBR	A C ア ダ プ タ ー B			16
⚠ A1a	AAX30980	AC Cord		電 源 コ ー ド B			09
⚠ A1	WC672600	AC Adaptor	PA-300 CHN	A C ア ダ プ タ ー O			18
⚠ A1a	AAX57550	AC Cord		電 源 コ ー ド O			
⚠ A1	WJ049500	AC Adaptor	PA-300B AUS	A C ア ダ プ タ ー A			
⚠ A1a	AAX34630	AC Cord		電 源 コ ー ド A			

*: New Parts

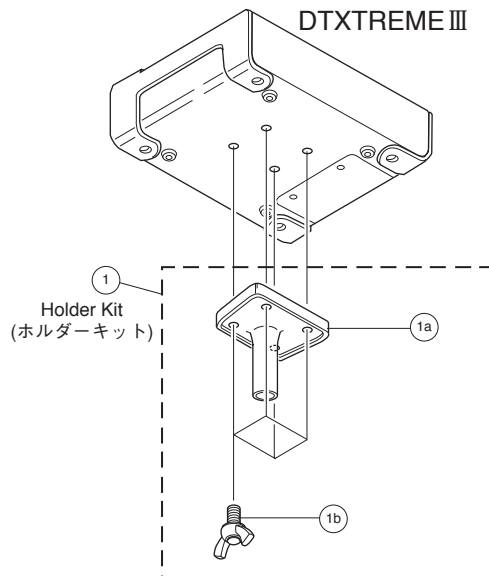
RANK: Japan only

DTXTREME III

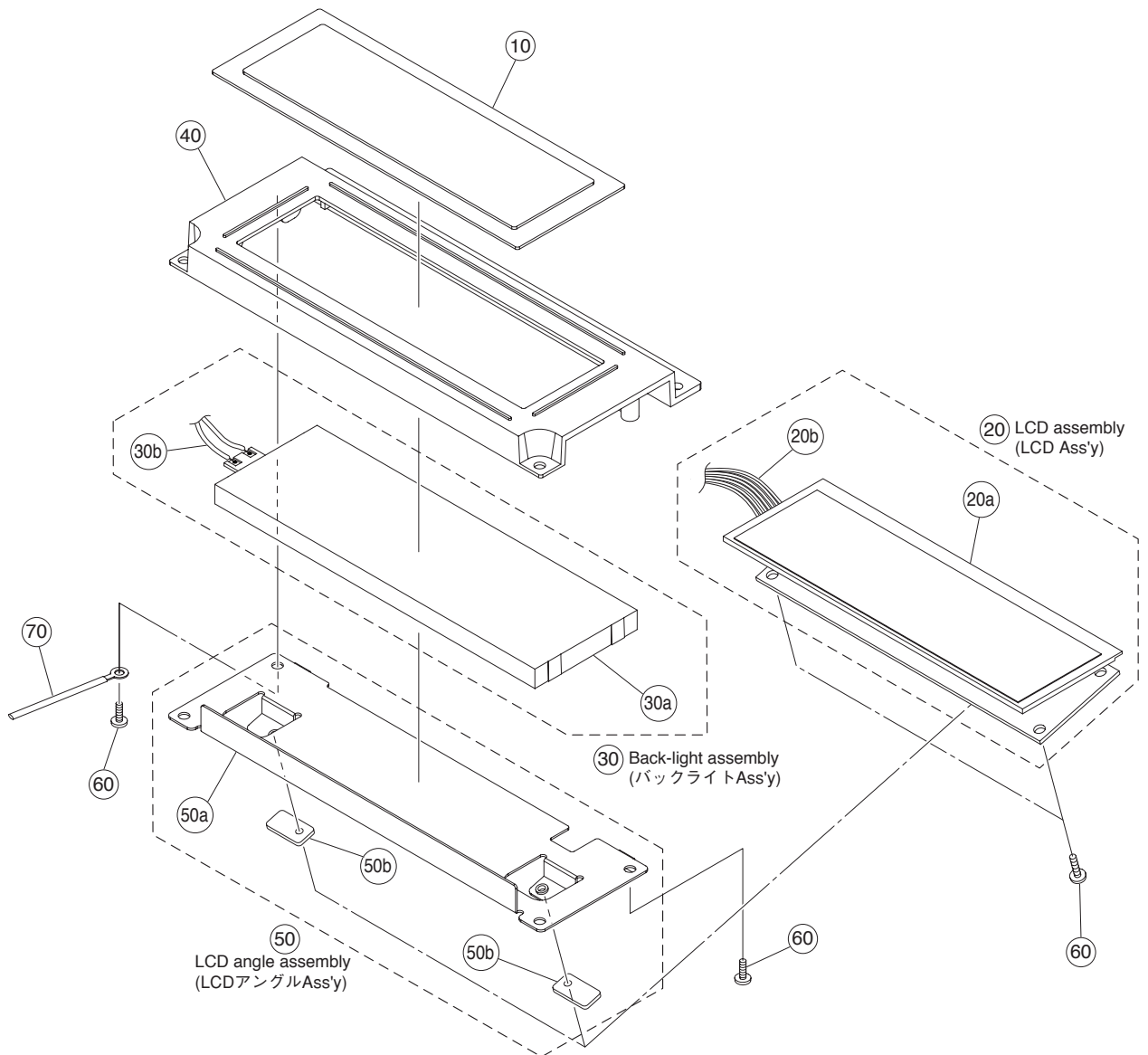
REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
1	--	Holder Kit	ホルダーキット	(WK51490)		
1a	V8231800	Holder	モジュールホルダー			
1b	WG696200	Wing Bolt	ちょうボルト		4	
	--	Label	商品ラベル	(WC19230)		
	--	LCD Label	L C D ラベル	(V218020)		
	--	GOST-R Mark Label	G O S T - R マーク	E (WN00110)		
	--	Russian Leaflet DMI	ロシア注意書 D M I	E (WN67180)		
	--	Russian Leaflet E	ロシア規格詳細書 E	E (WN85560)		

*: New Parts

RANK: Japan only



DISPLAY ASSEMBLY (ディスプレイ Ass'y)



REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
		DISPLAY ASSEMBLY	ディスプレイ Ass'y			
	--	Display Assembly	ディスプレイ Ass'y	(WK45590)		05
* 10	V9203200	LCD Protector	L C D 保 護 板			
* 20	WK464700	LCD Assembly	L C D A s s ' y			
20a	--	LCD	液 晶 デ ィ ス プ レ イ	(WC53530)		
20b	--	Connector Assembly	L C D 束 線	(WK46100)		
* 30	WK464600	Back-Light Assembly	バ ッ ク ラ イ ト A s s ' y			
30a	--	Back-Light LED	L E D バ ッ ク ラ イ ト	(WA54600)		
30b	--	Connector Assembly	L C D - B L 束 線	(WK46110)		
40	V8464500	LCD Escutcheon	L C D エ ス カ ッ シ ョ ン			05
50	--	LCD Angle Assembly	L C D ア ン グ ル A s s ' y	(WF21150)		
50a	--	LCD Angle	L C D ア ン グ ル	(WF16200)		
50b	--	Insulation Sheet	絶 縁 シ ー ト	(V320320)	2	
60	WE774300	Bind Head Tapping Screw-B	B タ イ ト + B I N D		4	01
70	CB829850	Cord Binder	束 線 止 め			03

*: New Parts

ELECTRICAL PARTS (電気部品)

DM

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
		ELECTRICAL PARTS	電 気 部 品	DTXTREMEIII		
*	WJ910300	Circuit Board	D M シ ー ト	(X3164G0)		
*	WJ910400	Circuit Board	D M S U B シ ー ト	(X9380C0)		
*	WJ910500	Circuit Board	J K シ ー ト	(X9365C0)		
*	WJ910600	Circuit Board	P N シ ー ト	(X9385C0/D0)		
*	WJ910300	Circuit Board	D M シ ー ト	(X3164G0)		
C5	WN538000	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C6	WN538000	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C8	US135100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C9	US135100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C13	WN561600	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C14	US135100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (F)			01
C15	WN539500	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C16	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C19	US135100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C20	WN561300	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C21	WN539500	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			01
C22	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C27	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C30	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			
C31	US044220	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C33	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C35	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C37	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
-46	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C51	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C52	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C53	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C56	US061270	Ceramic Capacitor-CH(chip)	チ ッ プ セ ラ (C H)			01
C60	US061330	Ceramic Capacitor-CH(chip)	チ ッ プ セ ラ (C H)			01
C62	WN561600	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C63	WN561600	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C64	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C66	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
-68	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C69	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C70	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C71	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C72	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C73	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C74	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C76	US145100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C77	WC878100	Monolithic Ceramic Cap.	チ ッ プ 積 層 セ ラ コ ン			
C78	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C79	US063100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C80	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C81	US063100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C82	US063100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C83	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C84	US135100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C85	US135100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C86	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C87	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C88	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C91	US145100	Ceramic Capacitor-F (chip)	チ ッ プ セ ラ (F)			01
C92	RD350000	Carbon Resistor (chip)	チ ッ プ 抵 抗			01
C93	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C94	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C95	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C96	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C97	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C98	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
C99	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C100	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C101	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01
* C102	WN561600	Electrolytic Cap. (chip)	チ ッ プ ケ ミ コ ン			
C103	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C104	US062470	Ceramic Capacitor-SL(chip)	チ ッ プ セ ラ (S L)			01
C105	US064100	Ceramic Capacitor-B (chip)	チ ッ プ セ ラ (B)			01

*: New Parts

RANK: Japan only

DM

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
C190	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チップセラ (S L)		01
C191	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C192	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チップセラ (S L)		01
C193	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C194	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チップセラ (S L)		01
C195	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C196	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チップセラ (S L)		01
C197	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C198	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チップセラ (S L)		01
* C227	WN561300	Electrolytic Cap. (chip)	100 6.3V RVL-6V101	チップケミコン		
* C228	WN561300	Electrolytic Cap. (chip)	100 6.3V RVL-6V101	チップケミコン		
* C231	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン		
C232	US135100	Ceramic Capacitor-F (chip)	0.1000 16V Z RECT.	チップセラ (F)		01
* C233	WN538000	Electrolytic Cap. (chip)	220 10V RVC-10V221	チップケミコン		
C234	US135100	Ceramic Capacitor-F (chip)	0.1000 16V Z RECT.	チップセラ (F)		01
C235	US135100	Ceramic Capacitor-F (chip)	0.1000 16V Z RECT.	チップセラ (F)		01
* C236	WN561300	Electrolytic Cap. (chip)	100 6.3V RVL-6V101	チップケミコン		
C237	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-240	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
* C243	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン		
* C244	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン		
C246	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-249	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
* C252	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン		
* C253	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン		
C255	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-272	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C273	WD758100	Electrolytic Cap. (chip)	22U 6.3V K RECT.	チップケミコン		01
-278	WD758100	Electrolytic Cap. (chip)	22U 6.3V K RECT.	チップケミコン		01
C279	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-296	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C297	WD758100	Electrolytic Cap. (chip)	22U 6.3V K RECT.	チップケミコン		01
-302	WD758100	Electrolytic Cap. (chip)	22U 6.3V K RECT.	チップケミコン		01
C304	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C305	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チップセラ (B)		01
C310	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
CN1	LB932080	Base Post Connector	VH 8P TE	ベースポスト		01
CN5	VZ872700	Plug	8800 100P TE	コネクタプラグ		05
CN6	WA545900	Connector, FFC/FPC	FMN 30P TE	FFC/FPCコネクタ		01
CN7	VB390300	Base Post Connector	PH 7P TE	ベースポスト		01
CN10	V2731000	Connector, FMN	FMN 16P TE	F M N コネクタ		02
CN11	VB390100	Base Post Connector	PH 5P TE	ベースポスト		01
CN12	VB390400	Base Post Connector	PH 8P TE	ベースポスト		01
CN13	V7414400	Connector, FMN	FMN 15P TE	F M N コネクタ		01
CN14	VB390100	Base Post Connector	PH 5P TE	ベースポスト		01
CN15	VB390200	Base Post Connector	PH 6P TE	ベースポスト		01
CN18	LB918050	Base Post Connector	XH 5P TE	ベースツキポスト		01
CN19	WG870200	DIMM Socket	DMM-168FLAA2-3A13N	D I M M ソケット	168pin	05
CN20	WG870200	DIMM Socket	DMM-168FLAA2-3A13N	D I M M ソケット	168pin	05
D1	VS201100	Diode	D1F60 1A 600V TP	ダイオード		01
D3	VS201100	Diode	D1F60 1A 600V TP	ダイオード		01
D5	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-9	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
EM1	VD542700	LC Filter	DSS6NF31C223Q93A	L C フィルター E M I		01
EM2	VD542700	LC Filter	DSS6NF31C223Q93A	L C フィルター E M I		01
EM4	VD542700	LC Filter	DSS6NF31C223Q93A	L C フィルター E M I		01
* EM5	WN593800	EMI Filter	NFM21PC475B1A3D	エミフィルチップ		
IC3	X0609A00	IC	LMS8117AMP-ADJ/NOP	I C	REGULATOR +1.9V	03
IC6	XZ287A00	IC	SN74LVC245APWR	I C	TRANSCEIVER	02
IC7	X4160A00	IC	RN5VD29CA-TR-F	I C	SYSTEM RESET	02
IC8	XV890B00	IC	TC74VHC14FT(EL,K)	I C	INVERTER	01
IC10	XZ287A00	IC	SN74LVC245APWR	I C	TRANSCEIVER	02
-12	XZ287A00	IC	SN74LVC245APWR	I C	TRANSCEIVER	02
* IC13	X4152A00	IC	SN74AHCT125PWR	I C	BUFFER	
IC14	XV890B00	IC	TC74VHC14FT(EL,K)	I C	INVERTER	01
IC15	XY096A00	IC	TC74HCT32AF(EL,F)	I C	OR	01
IC16	XZ287A00	IC	SN74LVC245APWR	I C	TRANSCEIVER	02
IC17	X3865A00	IC	SN74LV126APWR	I C	BUS BUFFER	
IC18	XT014B00	IC	TC74VHC08F(EL,K,F)	I C	AND	01
IC19	XZ287A00	IC	SN74LVC245APWR	I C	TRANSCEIVER	02

*: New Parts

RANK: Japan only

DM

REF NO.	PART NO.	DESCRIPTION	部	品	名	REMARKS	QTY	RANK	
IC20	XZ287A00	IC	SN74LVC245APWR		C	TRANSCEIVER		02	
IC22	X7376B00	IC	T6TZ2XBG-0002		C	SWP51		17	
IC23	XS048A00	IC	HD74LVC139FPEL		C	DECODER		03	
IC25	X2890B00	IC	HD6417727F160CV		C	CPU		15	
IC26	X2760C00	IC	K4S641632K-UC75000		C	SDRAM 64M (EFFECT)		07	
IC28	X3119A00	IC	LM3525MX-H/NOPB		C	USB POWER SWITCH		05	
IC29	X2760C00	IC	K4S641632K-UC75000		C	SDRAM 64M		07	
IC30	X2760C00	IC	K4S641632K-UC75000		C	SDRAM 64M		07	
* IC32	X9145C00	IC	MX29LV320CBTC-70G		C	FLASH ROM SUB			
* IC33	X9144C00	IC	MX29LV320CBTC-70G		C	FLASH ROM MAIN			
IC35	X0609A00	IC	LMS8117AMP-ADJ/NOP		C	REGULATOR +1.5V		03	
* IC36	X9146300	IC			C	WAVE ROM L 128M			
* IC37	X9147300	IC			C	WAVE ROM L 128M			
* IC39	X9148300	IC			C	WAVE ROM H 128M			
* IC40	X9149300	IC			C	WAVE ROM H 128M			
IC43	VR903700	Photo Coupler	HCPL-M600-500E	フ	オ	ト	カ	プ	04
L1	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
-3	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
L4	V2747000	Chip Inductance	BLM18PG600SN1	チ	ッ	ブ	イ	ン	
L5	V2747000	Chip Inductance	BLM18PG600SN1	チ	ッ	ブ	イ	ン	
L8	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
-15	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
L17	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
-20	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
L25	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
-28	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
L30	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
L40	VR579900	Chip Inductance	BK2125 HS601-T	チ	ッ	ブ	イ	ン	01
R9	RD150000	Carbon Resistor (chip)	0.0 1/4 J TP	チ	ッ	ブ	抵	抗	01
R10	RD150000	Carbon Resistor (chip)	0.0 1/4 J TP	チ	ッ	ブ	抵	抗	01
R50	WA026200	Metal Film Resistor (chip)	4.7K 1/10 D RECT.	チ	ッ	ブ	金	被	01
R51	WE676900	Metal Film Resistor (chip)	1.5K 1/10 D RECT.	チ	ッ	ブ	金	被	01
R52	WA025900	Metal Film Resistor (chip)	2.7K 1/10 D RECT.	チ	ッ	ブ	金	被	01
R64	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
-66	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R72	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R73	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R82	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R83	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R90	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R91	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R95	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
-97	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R99	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R103	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
-107	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R110	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R111	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R112	RD356150	Carbon Resistor (chip)	1.5K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R113	RD356150	Carbon Resistor (chip)	1.5K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R116	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
-119	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R120	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R121	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
-123	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R146	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R147	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R148	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R150	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R156	RD359100	Carbon Resistor (chip)	1.0M 63M J RECT.	チ	ッ	ブ	抵	抗	01
R158	RD355330	Carbon Resistor (chip)	330.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R160	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R162	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ	抵	抗	01
R171	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R174	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R176	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R177	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R178	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R179	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵	抗	01
R182	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ	抵	抗	01

*: New Parts

RANK: Japan only

DM

REF NO.	PART NO.	DESCRIPTION	部	品	名	REMARKS	QTY	RANK
R183	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R184	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R185	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R186	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R187	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R188	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R189	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R190	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R191	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R192	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R193	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R194	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R195	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R196	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R197	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R198	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R199	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R200	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R201	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R202	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R203	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R204	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-206	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R207	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R208	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R209	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R210	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R211	VC727500	Metal Oxide Film Resistor	5.6 1W J	酸	化	金 属 被 膜 抵 抗		01
R212	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R213	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R216	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R217	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R218	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R219	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R220	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R221	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R222	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R223	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R224	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R225	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R226	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R227	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R228	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R229	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R230	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R231	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R232	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R233	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R234	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R235	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R236	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R237	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R238	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R239	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R240	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R241	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R242	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R244	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R246	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R247	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R248	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R249	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R250	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R251	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R252	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R253	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-256	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R257	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R260	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R261	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01

*: New Parts

RANK: Japan only

DM

REF NO.	PART NO.	DESCRIPTION	部	品	名	REMARKS	QTY	RANK
R265	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R266	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R268	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-273	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R274	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R275	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R276	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R277	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R279	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R280	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R283	RD355330	Carbon Resistor (chip)	330.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R284	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-286	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R287	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R289	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
-294	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R296	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R297	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R300	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R301	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R302	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R303	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R304	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R305	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R306	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R307	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R308	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R309	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R310	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R311	RD356150	Carbon Resistor (chip)	1.5K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R312	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R313	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R314	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
-316	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R317	RD356150	Carbon Resistor (chip)	1.5K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R318	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R319	RD154270	Carbon Resistor (chip)	27.0 1/4 J TP	チ	ッ	ブ 抵 抗		01
R320	RD154270	Carbon Resistor (chip)	27.0 1/4 J TP	チ	ッ	ブ 抵 抗		01
R321	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R329	RD154270	Carbon Resistor (chip)	27.0 1/4 J TP	チ	ッ	ブ 抵 抗		01
R330	RD154270	Carbon Resistor (chip)	27.0 1/4 J TP	チ	ッ	ブ 抵 抗		01
R331	RD357150	Carbon Resistor (chip)	15.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R332	RD357150	Carbon Resistor (chip)	15.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R339	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R341	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R348	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R349	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R350	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R351	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-354	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R355	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R356	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R358	RD356820	Carbon Resistor (chip)	8.2K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R359	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R360	RD356120	Carbon Resistor (chip)	1.2K 63M J RECT.	チ	ッ	ブ 抵 抗		01
R362	RD354680	Carbon Resistor (chip)	68.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R363	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-368	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R375	RD354390	Carbon Resistor (chip)	39.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-377	RD354390	Carbon Resistor (chip)	39.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R378	RD354100	Carbon Resistor (chip)	10.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R379	RD354180	Carbon Resistor (chip)	18.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R380	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R381	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R382	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R400	RD354390	Carbon Resistor (chip)	39.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
-402	RD354390	Carbon Resistor (chip)	39.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R403	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R404	RD354100	Carbon Resistor (chip)	10.0 63M J RECT.	チ	ッ	ブ 抵 抗		01
R405	RD354180	Carbon Resistor (chip)	18.0 63M J RECT.	チ	ッ	ブ 抵 抗		01

*: New Parts

RANK: Japan only

DM

REF NO.	PART NO.	DESCRIPTION	部	品	名	REMARKS	QTY	RANK
R406	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
-408	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R409	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R410	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R411	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R413	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R415	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R416	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R417	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R418	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R419	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R420	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R421	RD357220	Carbon Resistor (chip)	22.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R422	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
-424	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R426	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
-428	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R435	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R436	RD354330	Carbon Resistor (chip)	33.0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R439	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R442	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R443	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R444	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R445	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R447	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
-455	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ツ	ブ 抵 抗		01
R456	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R902	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R904	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
-997	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
R999	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ツ	ブ 抵 抗		01
RA6	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
RA7	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA12	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* -19	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA20	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
-24	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA25	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
RA26	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
* RA27	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* -29	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA30	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
-34	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
* RA35	WG895500	Chip Resistor Array	1608X4 4.7K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA36	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* -42	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA43	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA44	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* -46	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA47	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA48	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA49	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
RA50	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
RA51	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
* RA52	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* -55	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
RA56	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
RA57	WG890700	Chip Resistor Array	1608X4 47 J	チ	ツ	ブ 抵 抗 ア レ イ		01
RA58	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
-60	WG897100	Chip Resistor Array	1608X4 22K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA62	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA63	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA65	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA67	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA69	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA72	WG896300	Chip Resistor Array	1608X4 10K J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA84	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA85	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA88	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		
* RA89	WG890300	Chip Resistor Array	1608X4 33 J	チ	ツ	ブ 抵 抗 ア レ イ		

*: New Parts

RANK: Japan only

DM and DMSUB

REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
* RA92	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
* RA93	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
* RA96	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
* RA97	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
* RA110	WG890500	Chip Resistor Array	1608X4 39 J	チップ抵抗アレイ			
* -119	WG890500	Chip Resistor Array	1608X4 39 J	チップ抵抗アレイ			
* RA120	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
* -127	WG890300	Chip Resistor Array	1608X4 33 J	チップ抵抗アレイ			
TR3	VV655400	Digital Transistor	DTC114EKA TP	デジタルトランジスタ			01
X4	VP864800	Quartz Crystal Unit	11.2896MHz SMD-49	水晶振動子			04
X5	V9704700	Quartz Crystal Unit	48MHz SG-710ECK	水晶発振器			04
X6	VP864900	Quartz Crystal Unit	16MHz SMD-49	水晶振動子			04
*	WJ910400	Circuit Board	DMSUB	D M S U B シ ー ト	(X9380C0)		
C102	WC370000	Electrolytic Cap. (chip)	220.00 35.0V	チップケミコン U D			01
C103	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C105	US065100	Ceramic Capacitor-F (chip)	0.100 50V Z RECT.	チップセラ F			01
C106	US061470	Ceramic Capacitor-CH(chip)	47P 50V J RECT.	チップセラ (C H)			01
C107	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チップセラ (S L)			01
C108	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C109	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)			01
C110	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)			01
C111	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C112	V9826000	Electrolytic Cap.-UE (chip)	180 6.3V EEFUE0J	チップケミコン U E			04
C113	WA850200	Ceramic Capacitor (chip)	4.7 6.3V RECT	チップセラコン			01
C114	WA296000	Electrolytic Cap.-TPC	150.00 8.0V	ケミコン T P C			03
* C115	WN538000	Electrolytic Cap. (chip)	220 10V RVC-10V221	チップケミコン			
C116	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C118	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗			01
C122	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
-124	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C125	WN561800	Electrolytic Cap. (chip)	0.33 50V RVL-50VR3	チップケミコン			
C127	WE431300	Electrolytic Cap. (chip)	330U 35V	チップケミコン U D			01
* C128	WN537900	Electrolytic Cap. (chip)	101 25V RVC-25V101	チップケミコン			
* C129	WN537900	Electrolytic Cap. (chip)	101 25V RVC-25V101	チップケミコン			
* C130	WN561800	Electrolytic Cap. (chip)	0.33 50V RVL-50VR3	チップケミコン			
C131	WC370000	Electrolytic Cap. (chip)	220.00 35.0V	チップケミコン U D			01
C132	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C133	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C135	US065100	Ceramic Capacitor-F (chip)	0.100 50V Z RECT.	チップセラ F			01
C136	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C137	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C138	WN537900	Electrolytic Cap. (chip)	101 25V RVC-25V101	チップケミコン			
* C139	WN538400	Electrolytic Cap. (chip)	1000 10V RVJ-10V10	チップケミコン			
C140	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C141	WN537900	Electrolytic Cap. (chip)	101 25V RVC-25V101	チップケミコン			
C142	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C143	WN561800	Electrolytic Cap. (chip)	0.33 50V RVL-50VR3	チップケミコン			
* C149	WP253100	Electrolytic Cap. (chip)	330 35V UCD1V331	チップケミコン C D			
* C151	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン			
* -153	WN561600	Electrolytic Cap. (chip)	10 16V EVL-16V100M	チップケミコン			
C157	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
-165	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C166	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン			
* C168	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン			
* C170	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン			
C184	WH190800	Ceramic Capacitor-CH(chip)	1000P 50V J	チップセラ (C H)			01
-189	WH190800	Ceramic Capacitor-CH(chip)	1000P 50V J	チップセラ (C H)			01
C190	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チップセラ (S L)			01
-201	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チップセラ (S L)			01
* C202	WN539600	Electrolytic Cap. (chip)	47 25V RVL-25V470M	チップケミコン			
* C209	WN539600	Electrolytic Cap. (chip)	47 25V RVL-25V470M	チップケミコン			
C216	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チップセラ (S L)			01
-221	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チップセラ (S L)			01
* C228	WN561600	Electrolytic Cap. (chip)	10 16V RVL-16V100M	チップケミコン			
C229	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
-233	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C239	US046100	Ceramic Capacitor-B (chip)	1.00 25V K RECT.	チップセラ (B)			01
C240	US046100	Ceramic Capacitor-B (chip)	1.00 25V K RECT.	チップセラ (B)			01
C241	WE431300	Electrolytic Cap. (chip)	330U 35V	チップケミコン U D			01

*: New Parts

RANK: Japan only

DMSUB

REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
C244	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)			01
* C245	WN538500	Electrolytic Cap.-PURE	47.0 50V RVW-50V47	ケミコン P U R E			
* -250	WN538500	Electrolytic Cap.-PURE	47.0 50V RVW-50V47	ケミコン P U R E			
C251	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗			01
-253	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗			01
C254	UB245220	Monolithic Ceramic Cap.	F 0.220 25V Z RECT	チップ積層セラコン			01
-257	UB245220	Monolithic Ceramic Cap.	F 0.220 25V Z RECT	チップ積層セラコン			01
C258	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C259	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
C262	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)			01
C263	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チップセラ (B)			01
C265	WC370000	Electrolytic Cap. (chip)	220.00 35.0V	チップケミコン U D			01
C266	US065100	Ceramic Capacitor-F (chip)	0.100 50V Z RECT.	チップセラ F			01
* C267	WN561800	Electrolytic Cap. (chip)	0.33 50V RVL-50VR3	チップケミコン			
C269	WC370000	Electrolytic Cap. (chip)	220.00 35.0V	チップケミコン U D			01
C270	WA458100	Electrolytic Cap.	1000 25.0V TP	ケミコン P W			01
* C277	WN561700	Electrolytic Cap. (chip)	10 25V RVL-25V100M	チップケミコン			
* -279	WN561700	Electrolytic Cap. (chip)	10 25V RVL-25V100M	チップケミコン			
C307	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
-309	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)			01
* C310	WN561500	Electrolytic Cap. (chip)	100 10V RVL-10V101	チップケミコン			
* -312	WN561500	Electrolytic Cap. (chip)	100 10V RVL-10V101	チップケミコン			
C313	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗			01
CN101	LB919050	Base Post Connector	XH 5P SE	ベースツキポスト			01
CN102	LB933080	Base Post Connector	VH 8P SE	ベースポスト			01
CN103	VB858500	Base Post Connector	PH 6P SE	ベースポスト			01
CN104	VB858400	Base Post Connector	PH 5P SE	ベースポスト			01
CN105	V9020800	USB Connector	USB 4P SE	USB コネクタ B	USB TO HOST		02
CN106	WA245700	USB Connector	YKF45 4P SE	USB コネクタ	USB TO DEVICE		02
CN107	V6272500	Receptacle Connector	8801-100-170S TE	コネクタレセプタクル			05
* CN108	WA903400	Connector, FMN	FMN 34P SE	FMN コネクタ			
* CN109	WA903400	Connector, FMN	FMN 34P SE	FMN コネクタ			
CN110	VB858700	Base Post Connector	PH 8P SE	ベースポスト			01
* CN111	WM883300	Connector, FFC	52852SHIRI-ZU 30P	FFC コネクタ			
CN112	VB858300	Base Post Connector	PH 4P SE	ベースポスト			01
CN113	VB858400	Base Post Connector	PH 5P SE	ベースポスト			01
D101	VT332900	Diode	1SS355 TE-17 TP	ダイオード			01
D102	VS201100	Diode	D1F60 1A 600V TP	ダイオード			01
D103	V9805600	Diode	MBRM120LT1G TP	ダイオード			01
D104	WA296300	Diode	MMSD914T1G TP	ダイオード			01
D106	VS201100	Diode	D1F60 1A 600V TP	ダイオード			01
D107	VS201100	Diode	D1F60 1A 600V TP	ダイオード			01
D108	V2330500	Diode	DE5S4M	ダイオード			03
D109	VT332900	Diode	1SS355 TE-17 TP	ダイオード			01
D110	V2330500	Diode	DE5S4M	ダイオード			03
D111	VT332900	Diode	1SS355 TE-17 TP	ダイオード			01
-114	VT332900	Diode	1SS355 TE-17 TP	ダイオード			01
D117	VS597600	Diode	RB160L-40 TE25 TP	ダイオード			01
D118	VS597600	Diode	RB160L-40 TE25 TP	ダイオード			01
D119	VR313500	Diode	S3V20 JI	ダイオード			01
D120	WJ116300	Diode	D1NS4-5070 26	ダイオード			01
D121	VT332900	Diode	1SS355 TE-17 TP	ダイオード			01
D122	V2330500	Diode	DE5S4M	ダイオード			03
EM102	VD542700	LC Filter	DSS6NF31C223Q93A	LC フィルター E M I			01
EM103	WA260100	Noise Filter	ZJSR5101-333TA-01	ノイズフィルター E			
FT101	WA296100	FET	S14562DY-T1-E3	F E T			05
FZ101	WD897600	CIRCUIT PROTECTOR	1.2A UL	回路保護素子			02
IC101	X8260A00	IC	BA50BCOFFP-E2	I C	REGULATOR +5V		02
IC102	X5090A00	IC	PQ1CY1032ZPH	I C	DC-DC CONVERTER		04
IC103	X3215A00	IC	LTC1773EMS#TRPBF	I C	DC-DC CONVERTER +3.3V		08
* IC105	XS537B00	IC	NJM2114M(Te1)	I C	OP AMP		
* -107	XS537B00	IC	NJM2114M(Te1)	I C	OP AMP		
IC108	X5090A00	IC	PQ1CY1032ZPH	I C	DC-DC CONVERTER +5V		04
IC112	XT441A00	IC	UPC2909T-E1-AZ	I C	REGULATOR +9V		03
IC113	XU996A00	IC	AM26LS31CNSR	I C	LINE DRIVER		05
IC115	X5965A00	IC	SN74LV04APWR	I C	INVERTER		01
IC116	XW029A00	IC	AK4393VF-E2	I C	DAC		07
-118	XW029A00	IC	AK4393VF-E2	I C	DAC		07
IC120	X2593A00	IC	NJM79M12DL1A(Te1)	I C	REGULATOR -12V		02
IC121	X3693A00	IC	SN74LV245APWR	I C	TRANSCEIVER		

*: New Parts

RANK: Japan only

DMSUB

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
IC122	X6788A00	IC	DS90LV011ATMF/NOPB	I C		
IC123	X7964A00	IC	PQ200WNA1ZPH	I C		03
IC124	X5090A00	IC	PQ1CY1032ZPH	I C		04
IC127	X9457A00	IC	LTC1144CS8	I C		
JK101	V8149800	Connector	DJ-0735_029	電 源 コ ネ ク タ		01
JK102	VK519000	DIN Connector	5P3 YKF51 x2	D I N コ ネ ク タ 2 連		04
JK103	V7705200	Pin Jack	1P BL YKC21-3894N	ピンジャック 1 P		01
JK104	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
JK105	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
JK106	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
JK107	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
JK108	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
JK109	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)		02
K101	--	JK Angle-6		J K ア ン グ ル ー 6		(WK72160)
K102	BB071360	Screw Terminal	8.3X13 M1698	ネ ジ 端 子 M 3		01
K103	BB071360	Screw Terminal	8.3X13 M1698	ネ ジ 端 子 M 3		01
L101	WB365300	Chip Inductance	2.1uH CDRH125-2R1N	チ ッ プ イ ン ダ ク タ		03
L102	VP246300	Noise Filter	ZJY51R5-2P-01	ノ イ ズ フ ィ ル タ ー		04
L103	WB365300	Chip Inductance	2.1uH CDRH125-2R1N	チ ッ プ イ ン ダ ク タ		03
L104	VH746100	Choke Coil	09HN2003R0P1B	チ ョ ー ク コ イ ル 2 0		04
L105	WB365300	Chip Inductance	2.1uH CDRH125-2R1N	チ ッ プ イ ン ダ ク タ		03
L106	VY657200	Chip Inductance	600 BK1608HM601-T	チ ッ プ イ ン ダ ク タ		01
-109	VY657200	Chip Inductance	600 BK1608HM601-T	チ ッ プ イ ン ダ ク タ		01
L110	WH146100	Coil	CDRH127/LDNP-151MC	コ イ ル 1 5 0 U	150uH	
L111	V7930100	Pulse Transformer	TBE06A015	パ ル ス ト ラ ン ス		05
L112	VY658100	Chip Inductance	2500 BK1608LM252-T	チ ッ プ イ ン ダ ク タ		01
-117	VY658100	Chip Inductance	2500 BK1608LM252-T	チ ッ プ イ ン ダ ク タ		01
L119	VV962000	Coil	HP-032Z 120uH	コ イ ル		06
L120	VY657200	Chip Inductance	600 BK1608HM601-T	チ ッ プ イ ン ダ ク タ		01
L121	VY657200	Chip Inductance	600 BK1608HM601-T	チ ッ プ イ ン ダ ク タ		01
L122	WB365300	Chip Inductance	2.1uH CDRH125-2R1N	チ ッ プ イ ン ダ ク タ		03
L123	V9436500	Chip Inductance	220uH SLF12575T221	チ ッ プ イ ン ダ ク タ		
R101	RD257100	Carbon Resistor (chip)	10.0K 0.1 J RECT.	チ ッ プ 抵 抗		
R102	RD356680	Carbon Resistor (chip)	6.8K 63M J RECT.	チ ッ プ 抵 抗		
R103	RD257150	Carbon Resistor (chip)	15.0K 0.1 J RECT.	チ ッ プ 抵 抗		01
R104	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ ッ プ 抵 抗		01
R105	RF356100	Carbon Resistor (chip)	1.0K D 1608	チ ッ プ 抵 抗		01
R106	RD154390	Carbon Resistor (chip)	39.0 1/4 J TP	チ ッ プ 抵 抗		
R107	RD154390	Carbon Resistor (chip)	39.0 1/4 J TP	チ ッ プ 抵 抗		
R108	WA849800	Carbon Resistor (chip)	80.6K 63M F RECT	チ ッ プ 抵 抗		01
R109	WA850000	Carbon Resistor (chip)	31.6K 63M F RECT	チ ッ プ 抵 抗		01
R110	RD357470	Carbon Resistor (chip)	47.0K 63M J RECT.	チ ッ プ 抵 抗		01
R111	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
R112	WA849900	Carbon Resistor (chip)	71.5K 63M F RECT	チ ッ プ 抵 抗		01
R113	WA299800	Carbon Resistor (chip)	0.015 1W F TE	チ ッ プ 抵 抗		02
R119	RF356180	Carbon Resistor (chip)	1.8K D 1608	チ ッ プ 抵 抗		01
R120	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ ッ プ 抵 抗		01
R121	RF356180	Carbon Resistor (chip)	1.8K D 1608	チ ッ プ 抵 抗		01
R128	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ ッ プ 抵 抗		01
-139	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ ッ プ 抵 抗		01
R140	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ ッ プ 抵 抗		01
-145	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ ッ プ 抵 抗		01
R146	RF356100	Carbon Resistor (chip)	1.0K D 1608	チ ッ プ 抵 抗		01
-157	RF356100	Carbon Resistor (chip)	1.0K D 1608	チ ッ プ 抵 抗		01
R158	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ ッ プ 抵 抗		01
R159	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ ッ プ 抵 抗		01
-164	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ ッ プ 抵 抗		01
R165	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
R166	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
R179	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ ッ プ 抵 抗		
R180	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ ッ プ 抵 抗		
R187	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ ッ プ 抵 抗		
R188	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗		01
R189	RD357470	Carbon Resistor (chip)	47.0K 63M J RECT.	チ ッ プ 抵 抗		01
R190	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
R191	RD355100	Carbon Resistor (chip)	100.0 63M J RECT.	チ ッ プ 抵 抗		01
R192	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ ッ プ 抵 抗		01
-197	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ ッ プ 抵 抗		01
R198	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
-203	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01

*: New Parts

RANK: Japan only

DMSUB and JK

REF NO.	PART NO.	DESCRIPTION		部	品	名	REMARKS	QTY	RANK
R204	RD356390	Carbon Resistor (chip)	3.9K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-209	RD356390	Carbon Resistor (chip)	3.9K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R210	RD155220	Carbon Resistor (chip)	220.0 1/4 J TP	チ	ッ	ブ 抵 抗			01
R215	RD357150	Carbon Resistor (chip)	15.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R216	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ	ッ	ブ 抵 抗			01
R239	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-244	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R265	RD358470	Carbon Resistor (chip)	470.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R268	RD150000	Carbon Resistor (chip)	0.0 1/4 J TP	チ	ッ	ブ 抵 抗			01
R269	RF356180	Carbon Resistor (chip)	1.8K D 1608	チ	ッ	ブ 抵 抗			01
R270	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-274	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R277	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-279	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R286	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-294	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R295	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R298	RF356560	Carbon Resistor (chip)	5.6K D 1608	チ	ッ	ブ 抵 抗			01
R299	RF356200	Carbon Resistor (chip)	2.0K D 1608	チ	ッ	ブ 抵 抗			01
R300	RF356150	Carbon Resistor (chip)	1.5K D 1608	チ	ッ	ブ 抵 抗			01
R302	RD356680	Carbon Resistor (chip)	6.8K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R303	RF356150	Carbon Resistor (chip)	1.5K D 1608	チ	ッ	ブ 抵 抗			01
R304	RF356470	Carbon Resistor (chip)	4.7K D 1608	チ	ッ	ブ 抵 抗			01
R305	RF356100	Carbon Resistor (chip)	1.5K D 1608	チ	ッ	ブ 抵 抗			01
R306	RD257100	Carbon Resistor (chip)	10.0K 0.1 J RECT.	チ	ッ	ブ 抵 抗			01
R308	RD356560	Carbon Resistor (chip)	5.6K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R309	RD355560	Carbon Resistor (chip)	560.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R310	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R311	RD357330	Carbon Resistor (chip)	33.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R312	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R314	RD357180	Carbon Resistor (chip)	18.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R315	RF356560	Carbon Resistor (chip)	5.6K D 1608	チ	ッ	ブ 抵 抗			01
* R316	WN535200	Metal Film Resistor (chip)	300 1/4W D	チ	ッ	ブ 金 被 抵 抗			01
* -318	WN535200	Metal Film Resistor (chip)	300 1/4W D	チ	ッ	ブ 金 被 抵 抗			01
R319	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ	ッ	ブ 抵 抗			01
-324	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ	ッ	ブ 抵 抗			01
R325	RF356560	Carbon Resistor (chip)	5.6K D 1608	チ	ッ	ブ 抵 抗			01
△ SW101	V4577800	Push Switch	SDKLA10200	プ	ッ	シ ュ S W	STANDBY/ON		03
△ TH1	VV457800	Protector Switch	RUEF135 1.35A 30V	ポ	リ	ス イ ッ チ			02
TR102	V4767500	Transistor	2SD0601ARL/AQL Q,R	ト	ラ	ン ジ ス タ			01
TR103	WC529500	Transistor	2SCKTA1504S-Y,GR-R	ト	ラ	ン ジ ス タ			01
TR104	VD303700	Transistor	2SC3326-A,B(TE85R)	ト	ラ	ン ジ ス タ			01
-109	VD303700	Transistor	2SC3326-A,B(TE85R)	ト	ラ	ン ジ ス タ			01
TR111	VD303700	Transistor	2SC3326-A,B(TE85R)	ト	ラ	ン ジ ス タ			01
TR112	VD303700	Transistor	2SC3326-A,B(TE85R)	ト	ラ	ン ジ ス タ			01
TR113	VR936300	Transistor	2SA1576A T106	ト	ラ	ン ジ ス タ			01
* C301	WJ910500	Circuit Board	JK	J	K	シ ー ト	(X9365C0)		
* WK413400	Monolithic Ceramic Cap.	0.470 16V K	チ	ッ	ブ 積 層 セ ラ コ ン				
* -315	WK413400	Monolithic Ceramic Cap.	0.470 16V K	チ	ッ	ブ 積 層 セ ラ コ ン			
C316	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
-320	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C321	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
-324	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C326	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C328	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C333	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C335	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C336	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C338	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C339	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C341	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C342	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
-344	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C347	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ	ッ	ブ セ ラ (S L)			01
-349	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ	ッ	ブ セ ラ (S L)			01
C350	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C352	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C353	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C355	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01

*: New Parts

RANK: Japan only

JK

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
C356	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C357	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C358	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-361	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C362	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
C363	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
C366	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-378	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C379	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チップセラ (B)		01
-388	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チップセラ (B)		01
C389	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C390	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-393	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C394	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
C395	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-398	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C399	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-403	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C404	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C405	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
-409	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
C410	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-416	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C417	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
-420	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C421	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
-424	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チップセラ (S L)		01
C425	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C426	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チップセラ (B)		01
C427	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-444	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C460	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C462	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C463	UF147470	Electrolytic Cap. (chip)	47 25V	チップケミコン		01
C465	UF037470	Electrolytic Cap. (chip)	47 16V	チップケミコン		01
C466	UF147470	Electrolytic Cap. (chip)	47 25V	チップケミコン		01
C467	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
-516	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C539	UF148100	Electrolytic Cap. (chip)	100 25V	チップケミコン		01
C540	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C541	UF138100	Electrolytic Cap. (chip)	100 16V	チップケミコン		01
C542	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C543	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チップセラ (F)		01
C544	UF037100	Electrolytic Cap. (chip)	10 16V	チップケミコン		01
* CN301	WA901500	Connector, FMN	FMN 15P SE	F M N コネクター		
* CN302	WA903400	Connector, FMN	FMN 34P SE	F M N コネクター		
CN303	VB858200	Base Post Connector	PH 3P SE	ベースポスト		01
D301	VQ721800	Diode	MA2J73200L TP	ダイオード		01
-303	VQ721800	Diode	MA2J73200L TP	ダイオード		01
D304	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-312	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
D313	VQ721800	Diode	MA2J73200L TP	ダイオード		01
D314	VQ721800	Diode	MA2J73200L TP	ダイオード		01
D315	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
-320	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
D324	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-329	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
D330	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
-333	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
D336	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-342	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
D343	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
D344	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-358	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
D359	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
-363	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
D364	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
-379	VT332900	Diode	1SS355 TE-17 TP	ダイオード		01
D380	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01
-384	V2376600	Diode	RB500V-40 TAPING	ショットキダイオード		01

*: New Parts

RANK: Japan only

JK

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
D386	V2376600	Diode	RB500V-40 TAPING	シヨットキダイオード		01
D388	V2376600	Diode	RB500V-40 TAPING	シヨットキダイオード		01
-391	V2376600	Diode	RB500V-40 TAPING	シヨットキダイオード		01
D396	V2376600	Diode	RB500V-40 TAPING	シヨットキダイオード		01
-399	V2376600	Diode	RB500V-40 TAPING	シヨットキダイオード		01
D404	VS201100	Diode	D1F60 1A 600V TP	ダイオード		01
DA301	V3749000	Diode Array	DA204K 2A X2 T146	ダイオードアレイ		01
-349	V3749000	Diode Array	DA204K 2A X2 T146	ダイオードアレイ		01
IC301	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
-306	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
IC307	XV190A00	IC	NJM2904M	IC	OP AMP	01
-311	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC315	XV190A00	IC	NJM2904M	IC	OP AMP	01
-320	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC321	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
-324	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
IC327	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC328	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC329	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
-333	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
IC334	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC335	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
-337	X5814A00	IC	NJM2903M(TE1)	IC	OP AMP	01
IC338	X6976A00	IC	SN74LV4052APWR	IC	MULTIPLEXER	03
IC339	X6976A00	IC	SN74LV4052APWR	IC	MULTIPLEXER	03
IC340	XV190A00	IC	NJM2904M	IC	OP AMP	01
-348	XV190A00	IC	NJM2904M	IC	OP AMP	01
IC349	X3693A00	IC	SN74LV245APWR	IC	TRANSCEIVER	
IC350	X3693A00	IC	SN74LV245APWR	IC	TRANSCEIVER	
IC351	X5647A00	IC	SN74LV32APWR	IC	OR	01
IC352	X3693A00	IC	SN74LV245APWR	IC	TRANSCEIVER	
-354	X3693A00	IC	SN74LV245APWR	IC	TRANSCEIVER	
IC355	XJ598A00	IC	NJM78L05UA	IC	REGULATOR +5V	02
JK301	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	①SNARE (Trigger input)	01
JK302	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	②TOM1 (Trigger input)	01
JK303	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	③TOM2 (Trigger input)	01
JK304	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	④TOM3 (Trigger input)	01
JK305	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑤TOM4 (Trigger input)	01
JK306	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑥RIDE (Trigger input)	01
JK307	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑦CRASH1 (Trigger input)	01
JK308	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑧CRASH2 (Trigger input)	01
JK309	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑨HI-HAT (Trigger input)	01
JK310	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑩KICK/⑪ (Trigger input)	01
JK311	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑫ (Trigger input)	01
JK312	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑬ (Trigger input)	01
JK313	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑭ (Trigger input)	01
JK314	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	⑮ (Trigger input)	01
JK315	VE382300	Phone Jack	YKB21-5010	ホーンコネクタ	HI-HAT CONTROL	01
K301	--	JK Angle-5		JKアングル-5	(WK72130)	
-303	--	JK Angle-5		JKアングル-5	(WK72130)	
L301	VS740100	Chip Inductance	BLM21BD751CN1D	チップインダクタ		03
-330	VS740100	Chip Inductance	BLM21BD751CN1D	チップインダクタ		03
R304	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗		01
-312	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チップ抵抗		01
R313	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R314	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R315	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チップ抵抗		01
R316	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R317	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R318	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チップ抵抗		01
R319	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R320	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R321	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チップ抵抗		01
R322	RF457100	Carbon Resistor (chip)	10.0K D RECT.	チップ抵抗		01
R323	RF457820	Carbon Resistor (chip)	82.0K D RECT.	チップ抵抗		01
R324	RF457100	Carbon Resistor (chip)	10.0K D RECT.	チップ抵抗		01
R325	RF457180	Carbon Resistor (chip)	18.0K D RECT.	チップ抵抗		01
R326	RD357180	Carbon Resistor (chip)	18.0K 63M J RECT.	チップ抵抗		01
R327	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チップ抵抗		01
R328	RD357390	Carbon Resistor (chip)	39.0K 63M J RECT.	チップ抵抗		01

*: New Parts

RANK: Japan only

JK

REF NO.	PART NO.	DESCRIPTION	部	品	名	REMARKS	QTY	RANK
R329	RD356820	Carbon Resistor (chip)	8.2K	63M	J RECT.			01
R330	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R331	RF457820	Carbon Resistor (chip)	82.0K	D	RECT.			01
R332	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R333	RF457180	Carbon Resistor (chip)	18.0K	D	RECT.			
R334	RD357180	Carbon Resistor (chip)	18.0K	63M	J RECT.			01
R335	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R336	RD357390	Carbon Resistor (chip)	39.0K	63M	J RECT.			01
R337	RD356820	Carbon Resistor (chip)	8.2K	63M	J RECT.			01
R338	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R339	RF457820	Carbon Resistor (chip)	82.0K	D	RECT.			01
R340	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R341	RF457180	Carbon Resistor (chip)	18.0K	D	RECT.			
R342	RD357180	Carbon Resistor (chip)	18.0K	63M	J RECT.			01
R343	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R344	RD357390	Carbon Resistor (chip)	39.0K	63M	J RECT.			01
R345	RD356820	Carbon Resistor (chip)	8.2K	63M	J RECT.			01
R346	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
-357	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R358	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
-360	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R363	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
-365	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
R366	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R367	RD350000	Carbon Resistor (chip)	0	63M	J RECT.			01
-372	RD350000	Carbon Resistor (chip)	0	63M	J RECT.			01
R373	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R374	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R375	RD357270	Carbon Resistor (chip)	27.0K	63M	J RECT.			01
-377	RD357270	Carbon Resistor (chip)	27.0K	63M	J RECT.			01
R378	RD355100	Carbon Resistor (chip)	100.0	63M	J RECT.			01
-380	RD355100	Carbon Resistor (chip)	100.0	63M	J RECT.			01
R381	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R382	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R383	RD358100	Carbon Resistor (chip)	100.0K	63M	J RECT.			01
R384	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R385	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R386	RD358100	Carbon Resistor (chip)	100.0K	63M	J RECT.			01
R387	RD358100	Carbon Resistor (chip)	100.0K	63M	J RECT.			01
-389	RD358100	Carbon Resistor (chip)	100.0K	63M	J RECT.			01
R390	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R391	RF457820	Carbon Resistor (chip)	82.0K	D	RECT.			01
R392	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R393	RF457180	Carbon Resistor (chip)	18.0K	D	RECT.			
R394	RD357180	Carbon Resistor (chip)	18.0K	63M	J RECT.			01
R395	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R396	RD357390	Carbon Resistor (chip)	39.0K	63M	J RECT.			01
R397	RD356820	Carbon Resistor (chip)	8.2K	63M	J RECT.			01
R398	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R399	RF457820	Carbon Resistor (chip)	82.0K	D	RECT.			01
R400	RF457100	Carbon Resistor (chip)	10.0K	D	RECT.			
R401	RF457180	Carbon Resistor (chip)	18.0K	D	RECT.			
R402	RD357180	Carbon Resistor (chip)	18.0K	63M	J RECT.			01
R403	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R404	RD357390	Carbon Resistor (chip)	39.0K	63M	J RECT.			01
R405	RD356820	Carbon Resistor (chip)	8.2K	63M	J RECT.			01
R407	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
-410	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R412	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
-415	RD357100	Carbon Resistor (chip)	10.0K	63M	J RECT.			01
R417	RD356220	Carbon Resistor (chip)	2.2K	63M	J RECT.			01
-419	RD356220	Carbon Resistor (chip)	2.2K	63M	J RECT.			01
R420	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
-422	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
R423	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R424	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R425	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
R426	RD356470	Carbon Resistor (chip)	4.7K	63M	J RECT.			01
R427	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01
R428	RD358220	Carbon Resistor (chip)	220.0K	63M	J RECT.			01

*: New Parts

RANK: Japan only

JK and PN

REF NO.	PART NO.	DESCRIPTION		部	品	名	REMARKS	QTY	RANK
R537	RD357270	Carbon Resistor (chip)	27.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R538	RD357270	Carbon Resistor (chip)	27.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R539	RD357180	Carbon Resistor (chip)	18.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R540	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-547	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R548	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-551	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R552	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-555	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R556	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-559	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R560	RD357270	Carbon Resistor (chip)	27.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-563	RD357270	Carbon Resistor (chip)	27.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R564	RD355100	Carbon Resistor (chip)	100.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-567	RD355100	Carbon Resistor (chip)	100.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R568	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-571	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R576	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R577	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R578	RD356270	Carbon Resistor (chip)	2.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R580	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R581	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-585	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R586	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-590	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R591	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-594	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R595	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
-598	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R609	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗			01
-618	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R619	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R620	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R623	RF457270	Carbon Resistor (chip)	27.0K D RECT.	チ	ッ	ブ 抵 抗			01
R624	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R625	RF457270	Carbon Resistor (chip)	27.0K D RECT.	チ	ッ	ブ 抵 抗			01
R626	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R627	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R628	RF457270	Carbon Resistor (chip)	27.0K D RECT.	チ	ッ	ブ 抵 抗			01
R629	RF457270	Carbon Resistor (chip)	27.0K D RECT.	チ	ッ	ブ 抵 抗			01
R630	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R631	RF457270	Carbon Resistor (chip)	27.0K D RECT.	チ	ッ	ブ 抵 抗			01
R632	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R633	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
R634	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R635	RD356470	Carbon Resistor (chip)	4.7K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R636	RD150000	Carbon Resistor (chip)	0.0 1/4 J TP	チ	ッ	ブ 抵 抗			01
-693	RD150000	Carbon Resistor (chip)	0.0 1/4 J TP	チ	ッ	ブ 抵 抗			01
R694	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ 抵 抗			01
R695	RD355220	Carbon Resistor (chip)	220.0 63M J RECT.	チ	ッ	ブ 抵 抗			01
* 30	WJ910600	Circuit Board	PN	P	N	シ ー ト	(X9385C0/D0)		
40	--	LED Spacer	LH-3-9	L	E	D ス ー サ ー	(WF03260)		
	--	LED Spacer		L	E	D ス ー サ ー	(WN60570)		
C701	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C702	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C703	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ	ッ	ブ セ ラ (S L)			01
-706	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ	ッ	ブ セ ラ (S L)			01
C707	UF047100	Electrolytic Cap. (chip)	10 25V	チ	ッ	ブ ケ ミ コ ン			01
* C708	WC895300	Electrolytic Cap.-PURE	47.0 50.0V RVO	ケ	ミ	コ ン P U R E			01
* C709	WC895300	Electrolytic Cap.-PURE	47.0 50.0V RVO	ケ	ミ	コ ン P U R E			01
C710	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C711	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
-714	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ	ッ	ブ セ ラ (B)			01
C715	UF128220	Electrolytic Cap. (chip)	220 10V	チ	ッ	ブ ケ ミ コ ン			01
C716	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C717	UF037100	Electrolytic Cap. (chip)	10 16V	チ	ッ	ブ ケ ミ コ ン			01
C718	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
-730	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ セ ラ (F)			01
C731	UF128220	Electrolytic Cap. (chip)	220 10V	チ	ッ	ブ ケ ミ コ ン			01

*: New Parts

RANK: Japan only

PN

REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
C732	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C733	UF128220	Electrolytic Cap. (chip)	220 10V	チ ッ プ ケ ミ コ ン			01
C734	US064100	Ceramic Capacitor-B (chip)	0.0100 50V K RECT.	チ ッ プ セ ラ (B)			01
C735	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C736	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C737	WA595600	Electrolytic Cap.-BP	22 50.0V	B P ケ ミ コ ン			01
C738	WA595600	Electrolytic Cap.-BP	22 50.0V	B P ケ ミ コ ン			01
C739	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C740	US062470	Ceramic Capacitor-SL(chip)	470P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C741	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C742	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C743	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C744	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チ ッ プ セ ラ (S L)			01
* C745	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
* C746	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
C749	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
-752	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C753	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-755	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
* C756	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
* C757	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
C758	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C759	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C760	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C761	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C764	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-769	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C770	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C772	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C782	WH190800	Ceramic Capacitor-CH(chip)	1000P 50V J	チ ッ プ セ ラ (C H)			01
-785	WH190800	Ceramic Capacitor-CH(chip)	1000P 50V J	チ ッ プ セ ラ (C H)			01
C786	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チ ッ プ セ ラ (S L)			01
-793	US062220	Ceramic Capacitor-SL(chip)	220P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C794	WC895000	Electrolytic Cap.-PURE	10.0 50.0V RVO	ケ ミ コ ン P U R E			01
-797	WC895000	Electrolytic Cap.-PURE	10.0 50.0V RVO	ケ ミ コ ン P U R E			01
C802	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C803	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C804	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
C805	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
* C806	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
* C807	WC895100	Electrolytic Cap.-PURE	22.0 50.0V RVO	ケ ミ コ ン P U R E			
C809	US061220	Ceramic Capacitor-CH(chip)	22P 50V J RECT.	チ ッ プ セ ラ (C H)			01
C810	US061220	Ceramic Capacitor-CH(chip)	22P 50V J RECT.	チ ッ プ セ ラ (C H)			01
C814	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-816	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C817	UF066220	Electrolytic Cap. (chip)	2.2 50V	チ ッ プ ケ ミ コ ン			01
C818	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C819	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C820	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-822	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C825	UF027470	Electrolytic Cap. (chip)	47 10V	チ ッ プ ケ ミ コ ン			01
C826	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-828	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C829	UF147470	Electrolytic Cap. (chip)	47 25V	チ ッ プ ケ ミ コ ン			01
C830	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
-832	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C833	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-838	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C839	US063100	Ceramic Capacitor-B (chip)	1000P 50V K RECT.	チ ッ プ セ ラ (B)			01
C840	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C841	UF037100	Electrolytic Cap. (chip)	10 16V	チ ッ プ ケ ミ コ ン			01
C842	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C843	UF147470	Electrolytic Cap. (chip)	47 25V	チ ッ プ ケ ミ コ ン			01
C844	UF047100	Electrolytic Cap. (chip)	10 25V	チ ッ プ ケ ミ コ ン			01
C845	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-852	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
* C853	WN561500	Electrolytic Cap. (chip)	100 10V RVL-10V101	チ ッ プ ケ ミ コ ン			
* C854	WN561500	Electrolytic Cap. (chip)	100 10V RVL-10V101	チ ッ プ ケ ミ コ ン			
C855	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01
-858	US062100	Ceramic Capacitor-SL(chip)	100P 50V J RECT.	チ ッ プ セ ラ (S L)			01

*: New Parts

RANK: Japan only

PN

REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
C859	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
-861	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
* C879	WC893200	Electrolytic Cap. (chip)	220.0 25.0V RVO	ケ ミ コ ン P U R E			
* C880	WC893100	Electrolytic Cap. (chip)	100.0 25.0V RVO	ケ ミ コ ン P U R E			
C900	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-929	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C930	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
-942	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
C944	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
-953	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
C958	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
-967	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗			01
C968	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
C970	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
-983	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)			01
CN701	VB858600	Base Post Connector	PH 7P SE	ベ ー ス ポ ス ト			01
* CN702	WA903400	Connector, FMN	FMN 34P SE	F M N コ ネ ク タ ー			
CN703	VT618800	Base Post Connector	PH 2P SE	ベ ー ス 付 ポ ス ト			01
* CN704	WA901600	Connector, FMN	FMN 16P SE	F M N コ ネ ク タ ー			
CN705	VC166500	Base Post Connector	PH 12P SE	ベ ー ス ポ ス ト			01
CN706	VB390000	Base Post Connector	PH 4P TE	ベ ー ス ポ ス ト			01
CN707	VB858200	Base Post Connector	PH 3P SE	ベ ー ス ポ ス ト			01
D701	VT332900	Diode	1SS355 TE-17 TP	ダ イ オ ード			01
-761	VT332900	Diode	1SS355 TE-17 TP	ダ イ オ ード			01
EC701	V6341400	Rotary Encoder	XRE0121PVB15FINB1	ロ ー タ リ ー エ ン コ ー ダ	Data dial(-1/DEC⇔+1/INC)		01
EM701	VD542700	LC Filter	DSS6NF31C223Q93A	L C フィ ル タ ー E M I			01
EM702	VD542700	LC Filter	DSS6NF31C223Q93A	L C フィ ル タ ー E M I			01
IC701	XQ824A00	IC	NJM4556AD	I C	OP AMP		02
IC702	XZ916300	IC	UPD780031AYGK-N09	I C	E-PNS2a LED/SWITCH DRIVER		
IC703	X3505A00	IC	NJM2068M-D(TE2)	I C	OP AMP		02
IC704	X5482A00	IC	NE5532DR	I C	OP AMP		01
IC705	X5219A00	IC	AK5381VT-E2	I C	ADC		05
IC706	XW029A00	IC	AK4393VF-E2	I C	DAC		07
IC707	XW029A00	IC	AK4393VF-E2	I C	DAC		07
IC708	X3505A00	IC	NJM2068M-D(TE2)	I C	OP AMP		02
IC709	X3505A00	IC	NJM2068M-D(TE2)	I C	OP AMP		02
* IC710	XS537B00	IC	NJM2114M(TE1)	I C	OP AMP		
IC711	XT744B00	IC	TC74VHCT245AFT	I C	TRANSCEIVER		02
IC713	X6789A00	IC	DS90LV012ATMF/NOPB	I C	LVDS RECEIVER		05
IC714	X3505A00	IC	NJM2068M-D(TE2)	I C	OP AMP		02
IC715	X3505A00	IC	NJM2068M-D(TE2)	I C	OP AMP		02
JK701	VE382300	Phone Jack	YKB21-5010	ホ ー ン コ ネ ク タ	PHONES		01
JK702	V4442100	Phone Jack	YKB21-5078G	ホ ー ン コ ネ ク タ	AUX IN/SAMPLING IN		03
JK703	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)	OUTPUT L/MONO		02
JK704	VB312600	Phone Jack Black	YKB21-5012	ホ ー ン コ ネ ク タ (黒)	OUTPUT R		02
K701	--	JK Angle-6		J K ア ン グ ル ー 6	(WK72160)		
L701	VB835000	Coil	FL05RD200AT 20uH	コ イ ル 2 0 U			01
L702	VB835000	Coil	FL05RD200AT 20uH	コ イ ル 2 0 U			01
L704	VY658100	Chip Inductance	2500 BK1608LM252-T	チ ッ プ イ ン ダ ク タ			01
-708	VY658100	Chip Inductance	2500 BK1608LM252-T	チ ッ プ イ ン ダ ク タ			01
LD701	VT022900	LED Green	SEL2410G	L E D	DRUM KIT		01
LD702	VT022900	LED Green	SEL2410G	L E D	CLICK		01
LD703	VT022900	LED Green	SEL2410G	L E D	FILE		01
LD704	VT022900	LED Green	SEL2410G	L E D	CHAIN		01
LD705	VT022900	LED Green	SEL2410G	L E D	SONG		01
LD706	VT022900	LED Green	SEL2410G	L E D	TRIGGER		01
LD707	VT022900	LED Green	SEL2410G	L E D	UTILITY		01
LD708	VT022900	LED Green	SEL2410G	L E D	SAMPLING		01
LD709	WK197000	LED Display	3HSR11410B10	L E D デ ィ ス プ レ イ			
LD710	VT022900	LED Green	SEL2410G	L E D	▶/■		01
LD711	VT022800	LED Red	SEL2210R TP8	L E D	Rec		01
LD712	VT361800	LED Green/Red	GL3CL8	2 色 L E D	CLICK ON/OFF		02
LD713	VU653100	LED Red	SEL221R	L E D	TRIGGER INDICATOR		01
R701	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ ッ プ 抵 抗			01
R702	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ ッ プ 抵 抗			01
R703	RF357220	Carbon Resistor (chip)	22.0K D 1608	チ ッ プ 抵 抗			
R704	RF357220	Carbon Resistor (chip)	22.0K D 1608	チ ッ プ 抵 抗			
R705	VC729000	Metal Oxide Film Resistor	18.0 1W J	酸 化 金 属 被 膜 抵 抗			01
R706	VC729000	Metal Oxide Film Resistor	18.0 1W J	酸 化 金 属 被 膜 抵 抗			01
R707	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗			01

*: New Parts

RANK: Japan only

PN

REF NO.	PART NO.	DESCRIPTION		部	品	名	REMARKS	QTY	RANK
R708	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R709	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ	ッ	ブ	抵抗		
R710	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ	ッ	ブ	抵抗		
R711	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R712	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R713	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵抗		01
R714	RD354470	Carbon Resistor (chip)	47.0 63M J RECT.	チ	ッ	ブ	抵抗		01
R715	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
-721	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R722	RD254560	Carbon Resistor (chip)	56.0 0.1 J RECT.	チ	ッ	ブ	抵抗		
R723	RD255100	Carbon Resistor (chip)	100.0 0.1 J RECT.	チ	ッ	ブ	抵抗		
R724	RD255100	Carbon Resistor (chip)	100.0 0.1 J RECT.	チ	ッ	ブ	抵抗		
R725	RD254680	Carbon Resistor (chip)	68.0 0.1 J RECT.	チ	ッ	ブ	抵抗		
R726	RD255100	Carbon Resistor (chip)	100.0 0.1 J RECT.	チ	ッ	ブ	抵抗		
R727	RF355100	Carbon Resistor (chip)	100.0 D 1608	チ	ッ	ブ	抵抗		01
R728	RF355100	Carbon Resistor (chip)	100.0 D 1608	チ	ッ	ブ	抵抗		01
R729	RD356100	Carbon Resistor (chip)	1.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R730	RF357120	Carbon Resistor (chip)	12.0K D 1608	チ	ッ	ブ	抵抗		01
R731	RF357120	Carbon Resistor (chip)	12.0K D 1608	チ	ッ	ブ	抵抗		01
R732	WN121100	Carbon Resistor (chip)	300.0 D 1608	チ	ッ	ブ	抵抗		
R733	WN121100	Carbon Resistor (chip)	300.0 D 1608	チ	ッ	ブ	抵抗		
R734	RF357510	Carbon Resistor (chip)	51.0K D 1608	チ	ッ	ブ	抵抗		
R735	RF357510	Carbon Resistor (chip)	51.0K D 1608	チ	ッ	ブ	抵抗		
R736	RF357120	Carbon Resistor (chip)	12.0K D 1608	チ	ッ	ブ	抵抗		01
R737	RF357120	Carbon Resistor (chip)	12.0K D 1608	チ	ッ	ブ	抵抗		01
R738	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵抗		01
R739	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R740	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R741	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ	ッ	ブ	抵抗		01
R742	RD358220	Carbon Resistor (chip)	220.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R743	RD356270	Carbon Resistor (chip)	2.7K 63M J RECT.	チ	ッ	ブ	抵抗		01
R744	RD356270	Carbon Resistor (chip)	2.7K 63M J RECT.	チ	ッ	ブ	抵抗		01
R745	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ	抵抗		01
R746	RD154560	Carbon Resistor (chip)	56.0 1/4 J RECT.	チ	ッ	ブ	抵抗		01
R751	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ	ッ	ブ	抵抗		01
-758	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ	ッ	ブ	抵抗		01
R759	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ	ッ	ブ	抵抗		01
-762	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ	ッ	ブ	抵抗		01
R763	RF356100	Carbon Resistor (chip)	1.0K D 1608	チ	ッ	ブ	抵抗		01
-770	RF356100	Carbon Resistor (chip)	1.0K D 1608	チ	ッ	ブ	抵抗		01
R771	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ	ッ	ブ	抵抗		01
-774	RF356390	Carbon Resistor (chip)	3.9K D 1608	チ	ッ	ブ	抵抗		01
R775	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R776	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R779	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R780	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R781	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ	ッ	ブ	抵抗		01
-784	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ	ッ	ブ	抵抗		01
R785	RD355330	Carbon Resistor (chip)	330.0 63M J RECT.	チ	ッ	ブ	抵抗		01
R786	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ	ッ	ブ	抵抗		01
R787	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ	ッ	ブ	抵抗		01
R788	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ	ッ	ブ	抵抗		01
R789	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R790	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R791	RD356390	Carbon Resistor (chip)	3.9K 63M J RECT.	チ	ッ	ブ	抵抗		01
R792	RD356390	Carbon Resistor (chip)	3.9K 63M J RECT.	チ	ッ	ブ	抵抗		01
R793	RF358100	Carbon Resistor (chip)	100.0K D 1608	チ	ッ	ブ	抵抗		01
R794	RF358100	Carbon Resistor (chip)	100.0K D 1608	チ	ッ	ブ	抵抗		01
R795	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R796	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ	ッ	ブ	抵抗		01
R797	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ	ッ	ブ	抵抗		01
R798	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R799	RF357180	Carbon Resistor (chip)	18.0K D 1608	チ	ッ	ブ	抵抗		
R800	RF357180	Carbon Resistor (chip)	18.0K D 1608	チ	ッ	ブ	抵抗		
R801	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R802	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ	ッ	ブ	抵抗		01
R803	RF356120	Carbon Resistor (chip)	1.2K D 1608	チ	ッ	ブ	抵抗		01
R804	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ	ッ	ブ	抵抗		01
R807	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ	ッ	ブ	セラ(F)		01
R808	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ	ッ	ブ	抵抗		01

*: New Parts

RANK: Japan only

PN

REF NO.	PART NO.	DESCRIPTION	部 品 名	REMARKS	QTY	RANK
-810	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ ッ プ 抵 抗		01
R815	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗		01
R816	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)		01
R817	RD350000	Carbon Resistor (chip)	0 63M J RECT.	チ ッ プ 抵 抗		01
R818	US145100	Ceramic Capacitor-F (chip)	0.1000 25V Z RECT.	チ ッ プ セ ラ (F)		01
R819	RD254680	Carbon Resistor (chip)	68.0 0.1 J RECT.	チ ッ プ 抵 抗		
R820	RD254470	Carbon Resistor (chip)	47.0 0.1 J RECT.	チ ッ プ 抵 抗		
R821	RD254470	Carbon Resistor (chip)	47.0 0.1 J RECT.	チ ッ プ 抵 抗		
R822	RD254680	Carbon Resistor (chip)	68.0 0.1 J RECT.	チ ッ プ 抵 抗		
R824	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
R825	RD358330	Carbon Resistor (chip)	330.0K 63M J RECT.	チ ッ プ 抵 抗		01
R834	RD250000	Carbon Resistor (chip)	0.0 0.0 J RECT.	チ ッ プ 抵 抗		01
R835	RD356220	Carbon Resistor (chip)	2.2K 63M J RECT.	チ ッ プ 抵 抗		01
R836	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
-840	RD357100	Carbon Resistor (chip)	10.0K 63M J RECT.	チ ッ プ 抵 抗		01
R841	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ ッ プ 抵 抗		01
-848	RD354820	Carbon Resistor (chip)	82.0 63M J RECT.	チ ッ プ 抵 抗		01
R849	RD355100	Carbon Resistor (chip)	100.0 63M J RECT.	チ ッ プ 抵 抗		01
R850	RD355100	Carbon Resistor (chip)	100.0 63M J RECT.	チ ッ プ 抵 抗		01
R852	RD354100	Carbon Resistor (chip)	10.0 63M J RECT.	チ ッ プ 抵 抗		01
R853	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
-856	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
R857	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ ッ プ 抵 抗		01
-864	RF357100	Carbon Resistor (chip)	10.0K D 1608	チ ッ プ 抵 抗		01
R865	RD154470	Carbon Resistor (chip)	47.0 1/4 J TP	チ ッ プ 抵 抗		01
-868	RD154470	Carbon Resistor (chip)	47.0 1/4 J TP	チ ッ プ 抵 抗		01
R869	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
-872	RD358100	Carbon Resistor (chip)	100.0K 63M J RECT.	チ ッ プ 抵 抗		01
R873	VC728800	Metal Oxide Film Resister	15.0 1W J	酸 化 金 属 被 膜 抵 抗		01
R874	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ ッ プ 抵 抗		01
R875	VC728800	Metal Oxide Film Resister	15.0 1W J	酸 化 金 属 被 膜 抵 抗		01
R876	RD156100	Carbon Resistor (chip)	1.0K 1/4 J TP	チ ッ プ 抵 抗		01
R877	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ ッ プ 抵 抗		01
R878	RD256120	Carbon Resistor (chip)	1.2K 0.1 J RECT.	チ ッ プ 抵 抗		01
RA702	WH211800	Resistor Array	10K X 4	抵 抗 ア レ イ		
-704	WH211800	Resistor Array	10K X 4	抵 抗 ア レ イ		
RA705	WH206600	Resistor Array	68 X 4	抵 抗 ア レ イ		01
RA706	WH206600	Resistor Array	68 X 4	抵 抗 ア レ イ		01
* RA707	WH210200	Resistor Array	2.2K X 4	抵 抗 ア レ イ		
* SW701	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	DRUM KIT	
* SW702	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	CLICK	
* SW703	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	FILE	
* SW704	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	CHAIN	
* SW705	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SONG	
* SW706	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	TRIGGER	
* SW707	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	UTILITY	
* SW708	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SAMPLING	
* SW709	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	◀	
* SW710	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	Rec	
* SW711	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	◀◀	
* SW712	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	▶/■	
* SW713	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	▶▶	
* SW714	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	CLICK ON/OFF	
* SW715	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	Audition	
* SW716	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F1	
* SW717	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF1	
* SW718	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F2	
* SW719	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF2	
* SW720	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F3	
* SW721	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF3	
* SW722	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F4	
* SW723	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF4	
* SW724	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F5	
* SW725	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF5	
* SW726	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	F6	
* SW727	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	SF6	
* SW728	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	DEC/NO	
* SW729	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	<	
* SW730	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	EXIT	
* SW731	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	∧	

*: New Parts

RANK: Japan only

PN

REF NO.	PART NO.	DESCRIPTION		部 品 名	REMARKS	QTY	RANK
* SW732	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	∨		
* SW733	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	INC/YES		
* SW734	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	>		
* SW735	WK769800	Tact Switch	SKRGARD010	タ ク ト S W	STORE		
TA701	V8566600	Transistor Array	TD62785FG-(5,EL)	ト ラ ン ジ ス タ ア レ イ			05
TA702	V7723400	Transistor Array	TD62381FG(5,EL)	ト ラ ン ジ ス タ ア レ イ			04
TR701	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
TR702	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
TR703	VV925400	Transistor	2SC2712-GR(TE85L,F)	ト ラ ン ジ ス タ			01
TR704	VJ927200	Transistor	2SA1162-Y(TE85R,F)	ト ラ ン ジ ス タ			01
TR705	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
-708	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
TR709	VJ927200	Transistor	2SA1162-Y(TE85R,F)	ト ラ ン ジ ス タ			01
TR710	VJ927100	Transistor	2SC2712-Y(TE85R,F)	ト ラ ン ジ ス タ			01
TR711	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
TR712	VD303700	Transistor	2SC3326-A,B(TE85R)	ト ラ ン ジ ス タ			01
VR701	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	CLICK		03
VR702	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	ACCOMP		03
VR703	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	KICK		03
VR704	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	SNARE		03
VR705	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	TOM		03
VR706	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	CYMBAL		03
VR707	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	HI-HAT		03
VR708	VH335400	Slide Volume	B10K RS30111A9 30mm	ス ラ イ ド V R 3 0 M M	MISC		03
VR709	VS053600	Rotary Variable Resistor	A10K RK09K12A0A47	二 連 ロ ー タ リ ー V R	GAIN		03
VR710	VL453300	Slide Variable Resistor	A10.0K RS30112A9	二 連 ス ラ イ ド V R	PHONES		03
VR711	VL453300	Slide Variable Resistor	A10.0K RS30112A9	二 連 ス ラ イ ド V R	MASTER		03
VR712	VM755200	Rotary Variable Resistor	B1.0K RK09K111	ロ ー タ リ ー V R	LCD CONTRAST		01
X701	V6150500	Ceramic Resonator	8.38MHz EFOS8384E5	セ ラ ミ ッ ク 振 動 子			01
	--	LCD	EDMMR03Y00	液 晶 デ ィ ス プ レ イ	(WC53530)		
	--	Back-Light LED	BLD788G	L E D バ ッ ク ラ イ ト	(WA54600)		

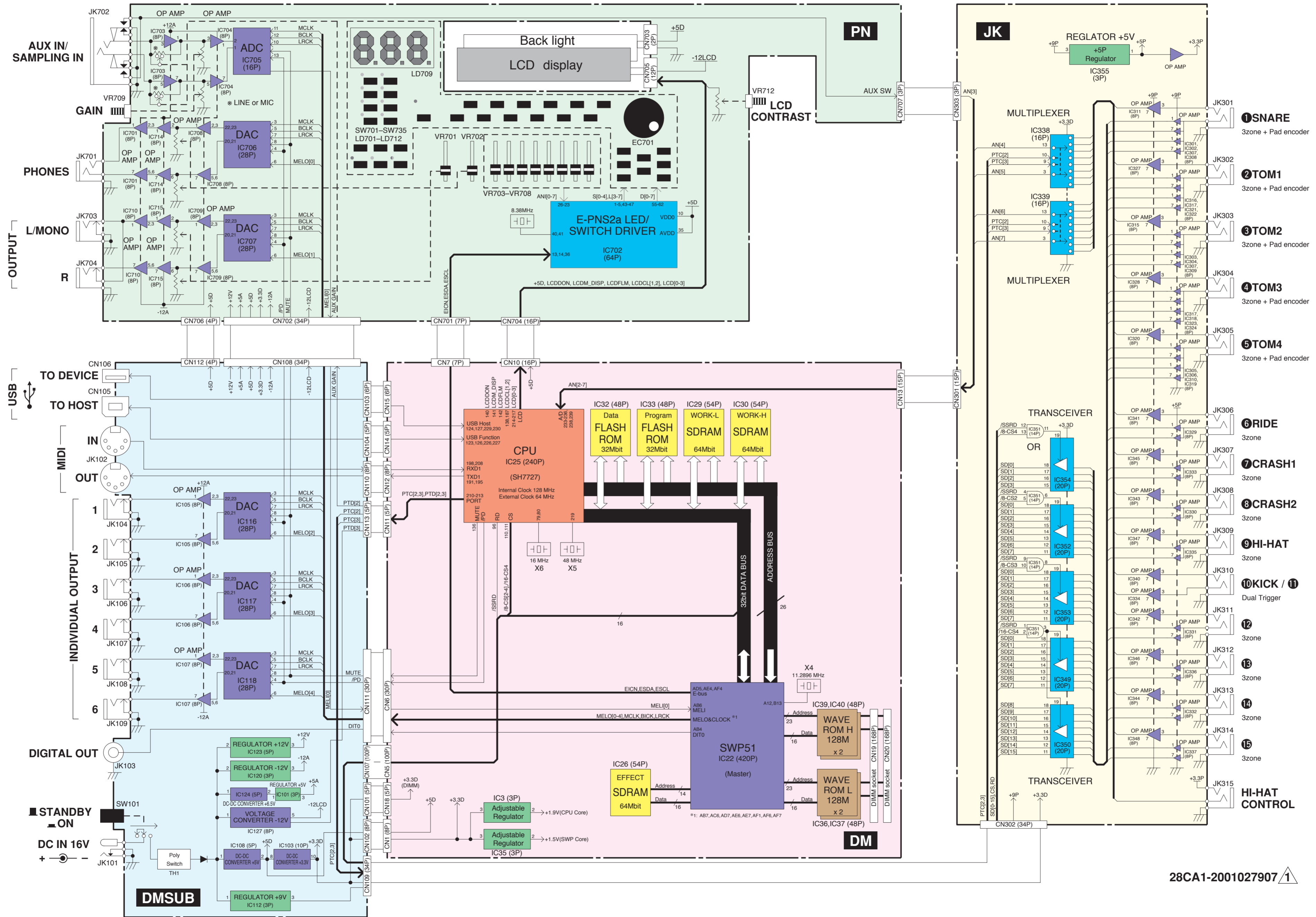
*: New Parts

RANK: Japan only

DTXTREME III BLOCK DIAGRAM

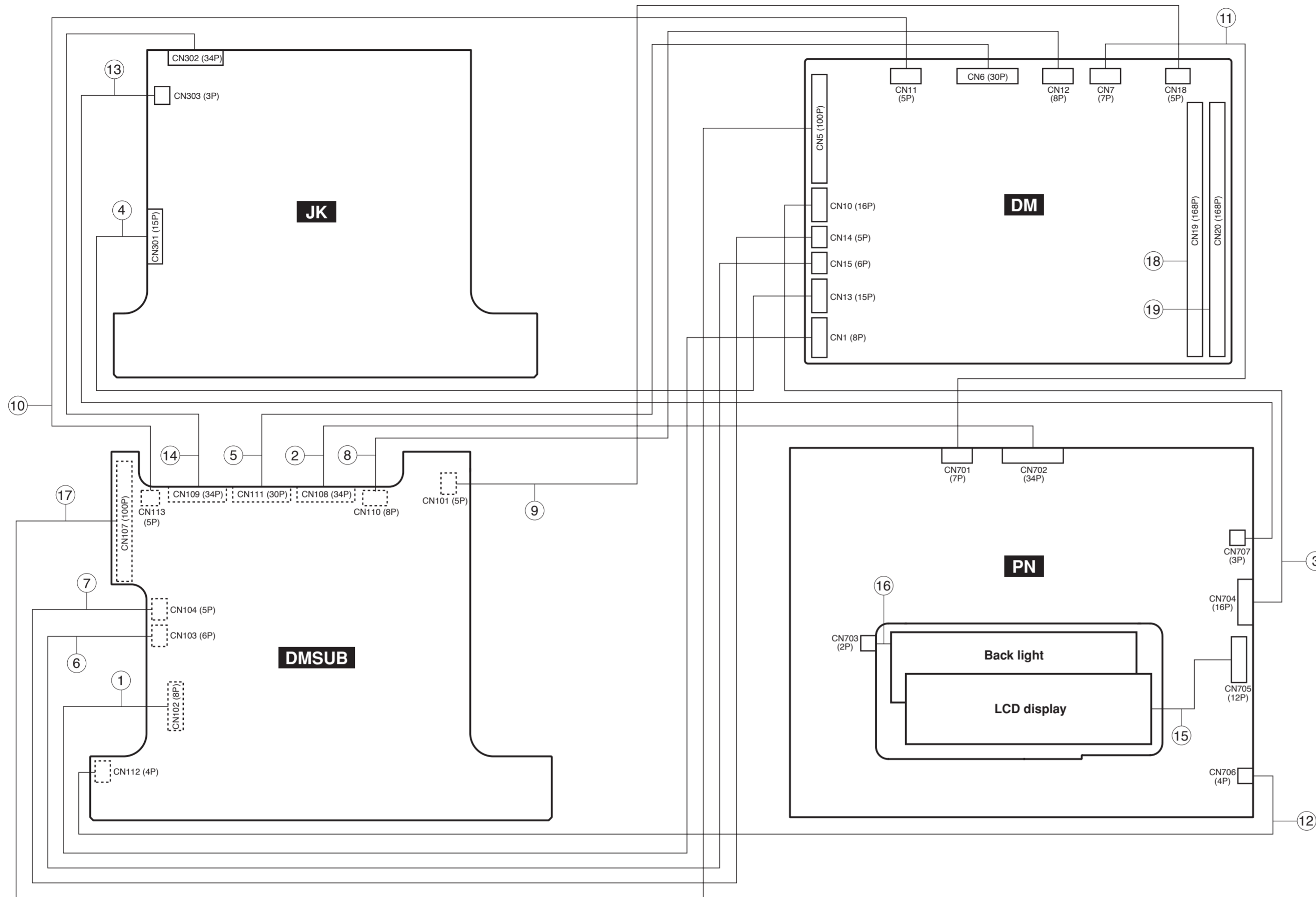
CONTENTS (索引)

BLOCK DIAGRAM	1	DMSUB	5
WIRING	2	PN	5
DM 1/2	3	JK	6
DM 2/2	4		



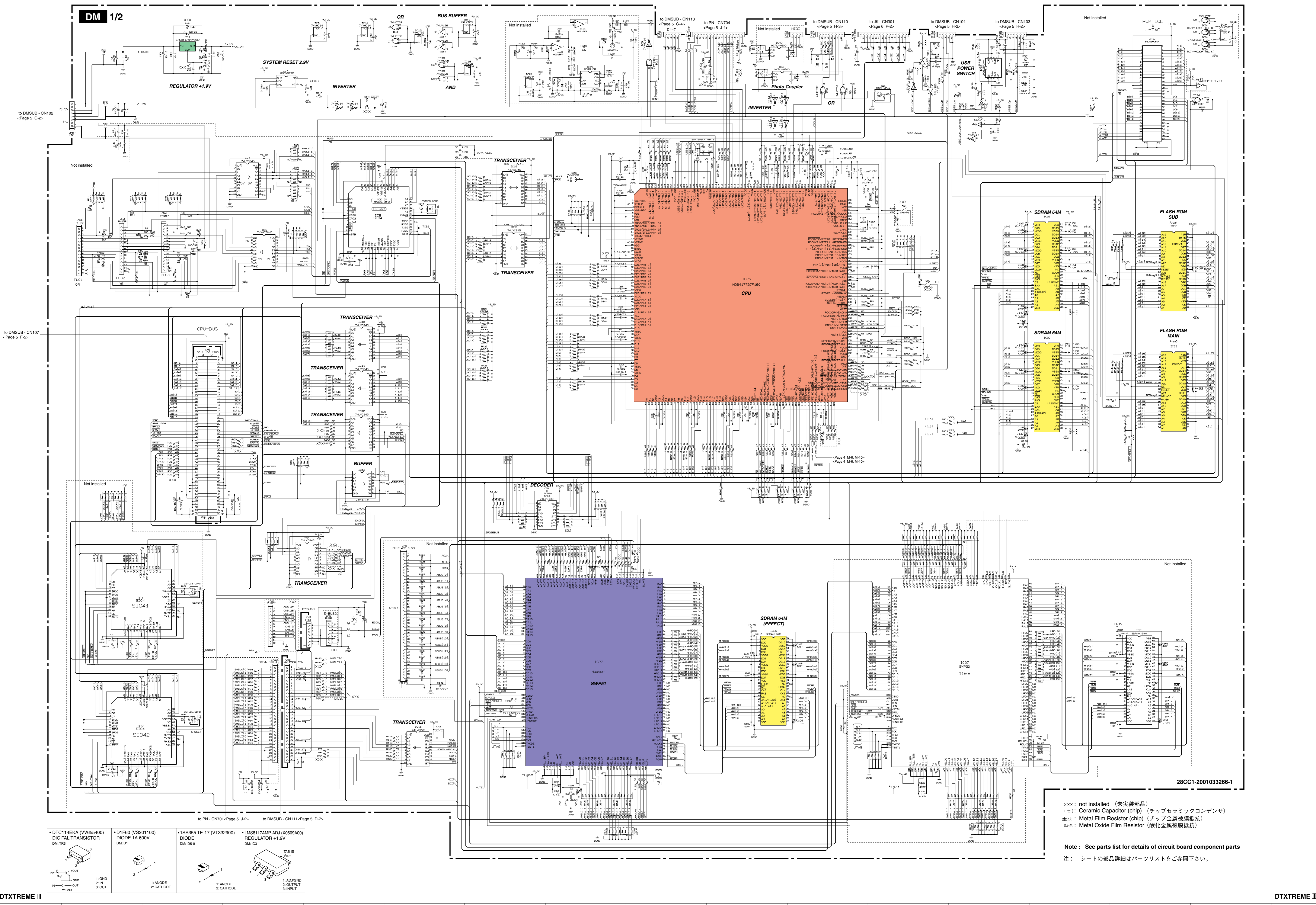
28CA1-2001027907 1

DTXTREME III WIRING



No.	Unit Name (ユニット名)	Location No. (ロケーション番号)	Part No. (部品番号)	Connector Assembly (束線名)	Destination (接続先)	Remarks (備考)	
①	Overall Assembly (総組立)	290	(WK46020)	SUB-DM	DM-CN1	DMSUB-CN102	8P L=65mm
②		300	WM501300	FFC Cable	DMSUB-CN108	PN-CN702	34P L=100mm P=1.0
③		310	WM501400	FFC Cable	DM-CN10	PN-CN704	16P L=80mm P=1.0
④		320	WM501500	FFC Cable	DM-CN13	JK-CN301	15P L=60mm P=1.0
⑤		330	WM601600	FFC Cable	DM-CN6	DMSUB-CN111	30P L=80mm P=1.0
⑥		420	(WK46030)	Connector Assembly	DM-CN15	DMSUB-CN103	6P L=80mm
⑦		430	(WK46040)	Connector Assembly	DM-CN14	DMSUB-CN104	5P L=80mm
⑧		440	(WK46050)	MIDI	DM-CN12	DMSUB-CN110	8P L=70mm
⑨		450	(WK46060)	SUB-DM	DM-CN18	DMSUB-CN101	5P L=55mm
⑩		460	(WK46070)	MPX-MIC	DM-CN11	DMSUB-CN113	5P L=70mm
⑪		470	(WK46080)	E-BUS	DM-CN7	PN-CN701	7P L=80mm
⑫		480	(WK46090)	SUB-PN	DMSUB-CN112	PN-CN706	4P L=55mm
⑬		530	(WK76990)	PN-JK SW	JK-CN303	PN-CN707	3P L=85mm
⑭		540	WM501700	FFC Cable	DMSUB-CN109	JK-CN302	34P L=60mm P=1.0
⑮	Display Assembly (ディスプレイ Ass'y)	20b	(WK46100)	LCD	LCD	PN-CN705	12P L=255mm
⑯		30b	(WK46110)	LCD-BL	Back-Light LED	PN-CN703	2P L=220mm
⑰	DM Circuit Board (DMシート)	-	-	Receptacle Connector	DM-CN5	DMSUB-CN107	100P
⑱		-	-	DIMM Socket	DM-CN19	DIMM	168P
⑲		-	-	DIMM Socket	DM-CN20	DIMM	168P

The parts that correspond to the number with () are not prepared as service parts.
 (部品番号が () で囲まれた部品は、サービス部品としては用意されていません。)

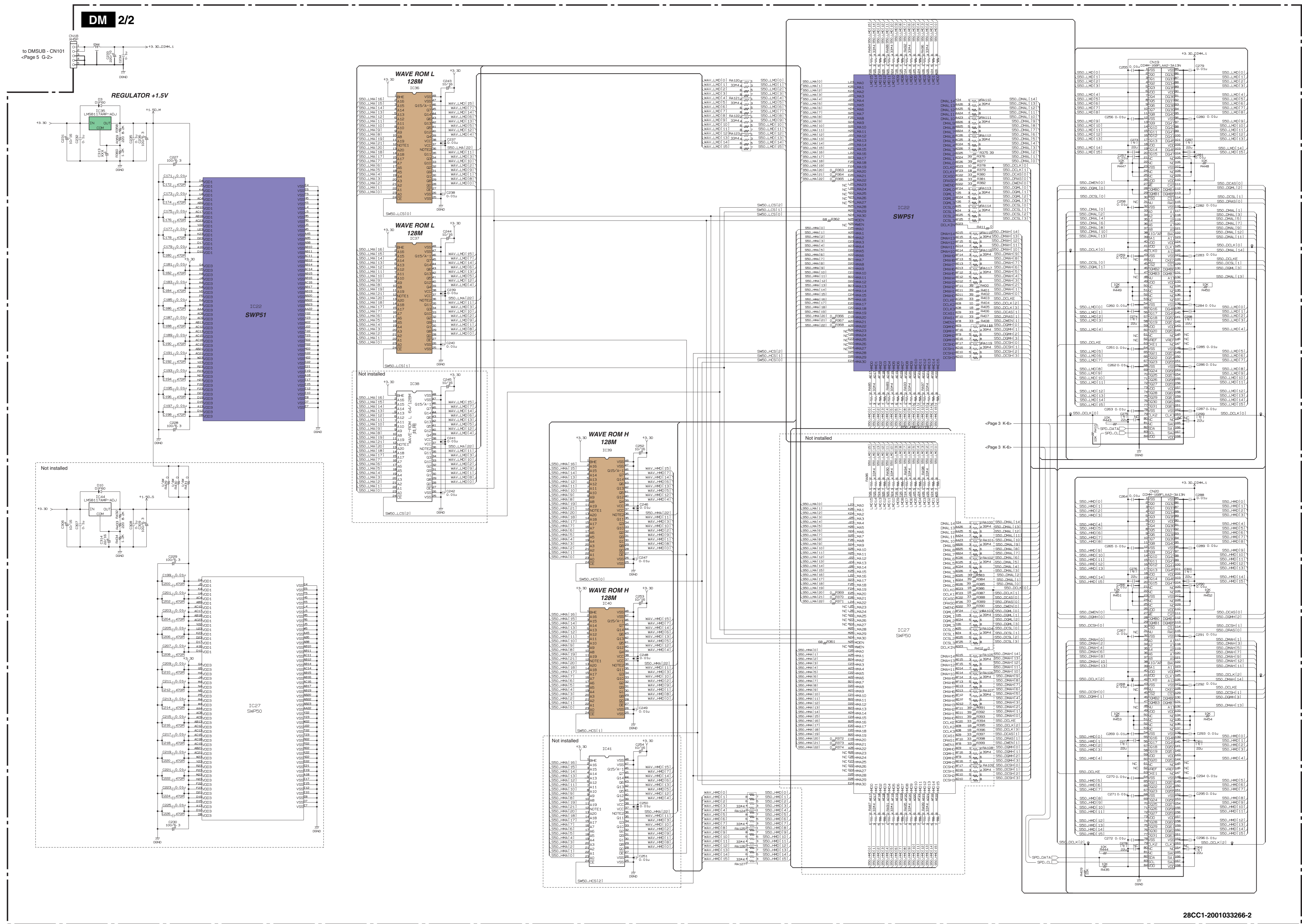


28CC1-2001033266-1

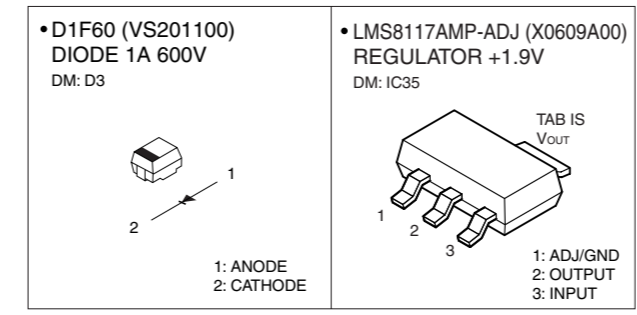
XXX: not installed (未実装部品)
 (セ1: Ceramic Capacitor (chip) (チップセラミックコンデンサ)
 金膜: Metal Film Resistor (chip) (チップ金属膜抵抗)
 酸化: Metal Film Resistor (酸化金属膜抵抗)

Note: See parts list for details of circuit board component parts
 注: シートの部品詳細はパーツリストをご参照下さい。

- DTC114EK (V665400) DIGITAL TRANSISTOR DM: TR3
 - D1F60 (VS201100) DIODE 1A 600V DM: D1
 - 1SS355 TE-17 (VT332900) DIODE DM: DS-9
 - LMS117AMP-ADJ (X0609A00) REGULATOR +1.9V DM: IC3
- TAB IS NOT
- 1: GND
2: 2.5V
3: OUT
- 1: ANODE
2: CATHODE
- 1: ANODE
2: CATHODE
- 1: ADJ/GND
2: OUTPUT
3: IN/V+



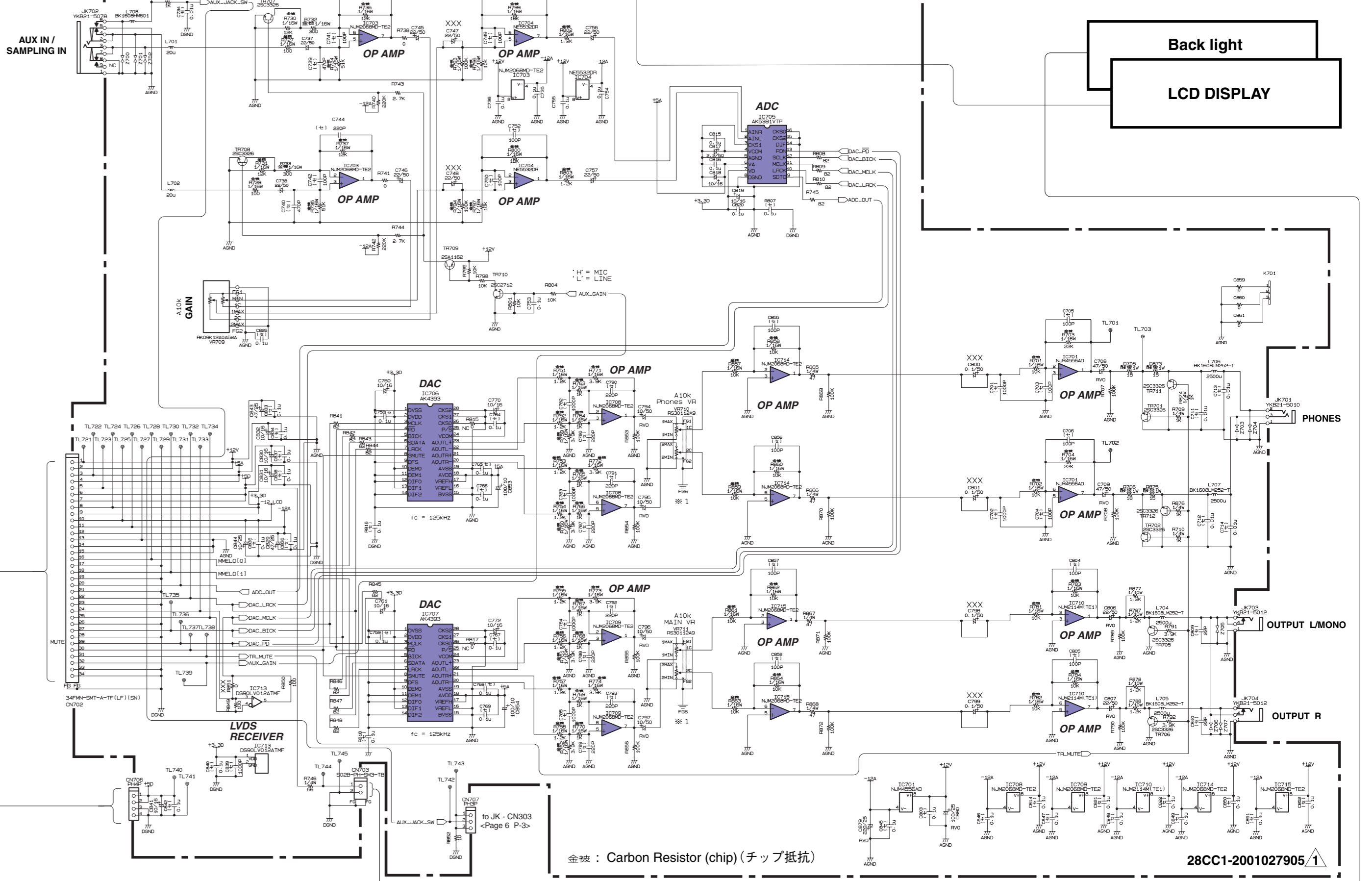
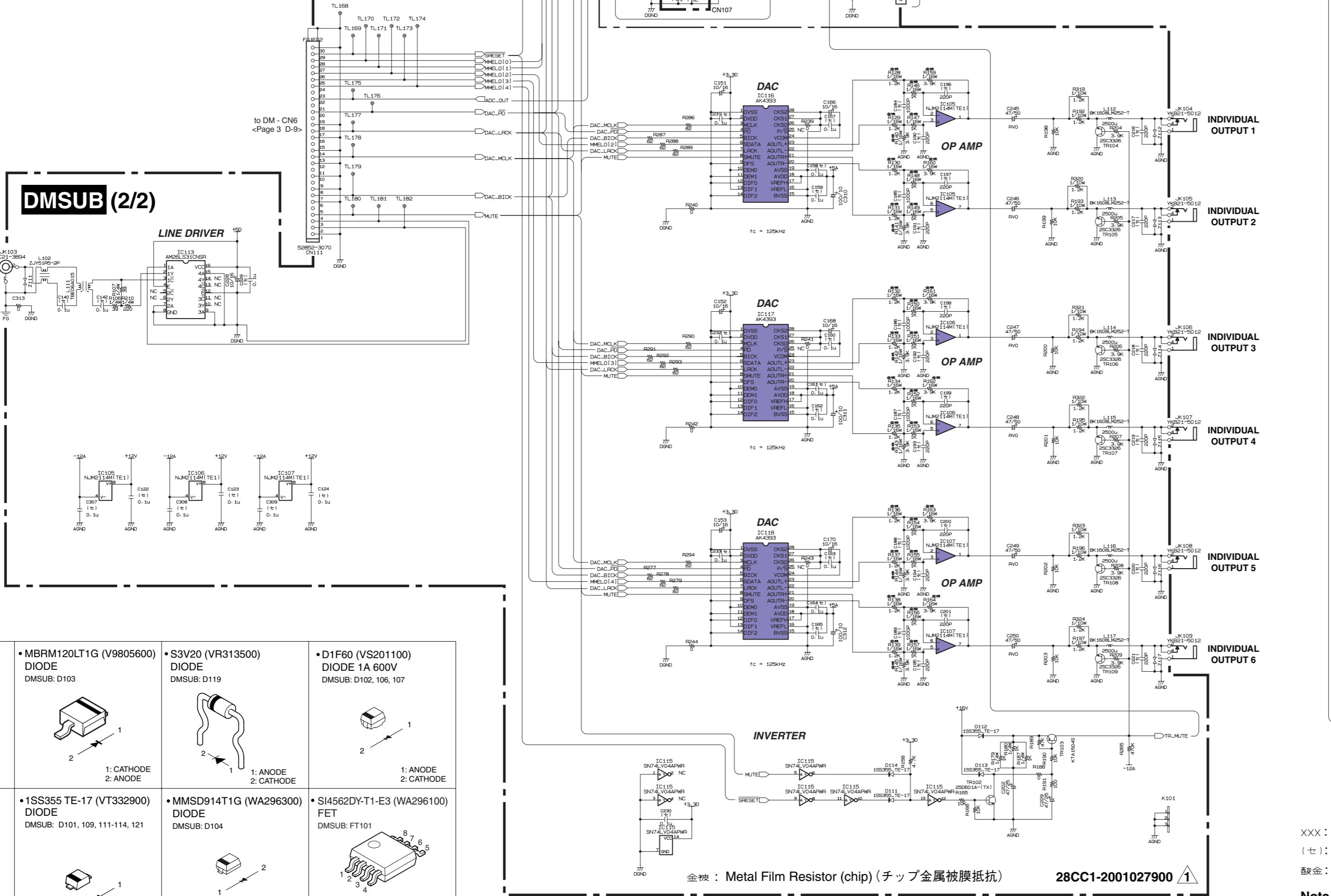
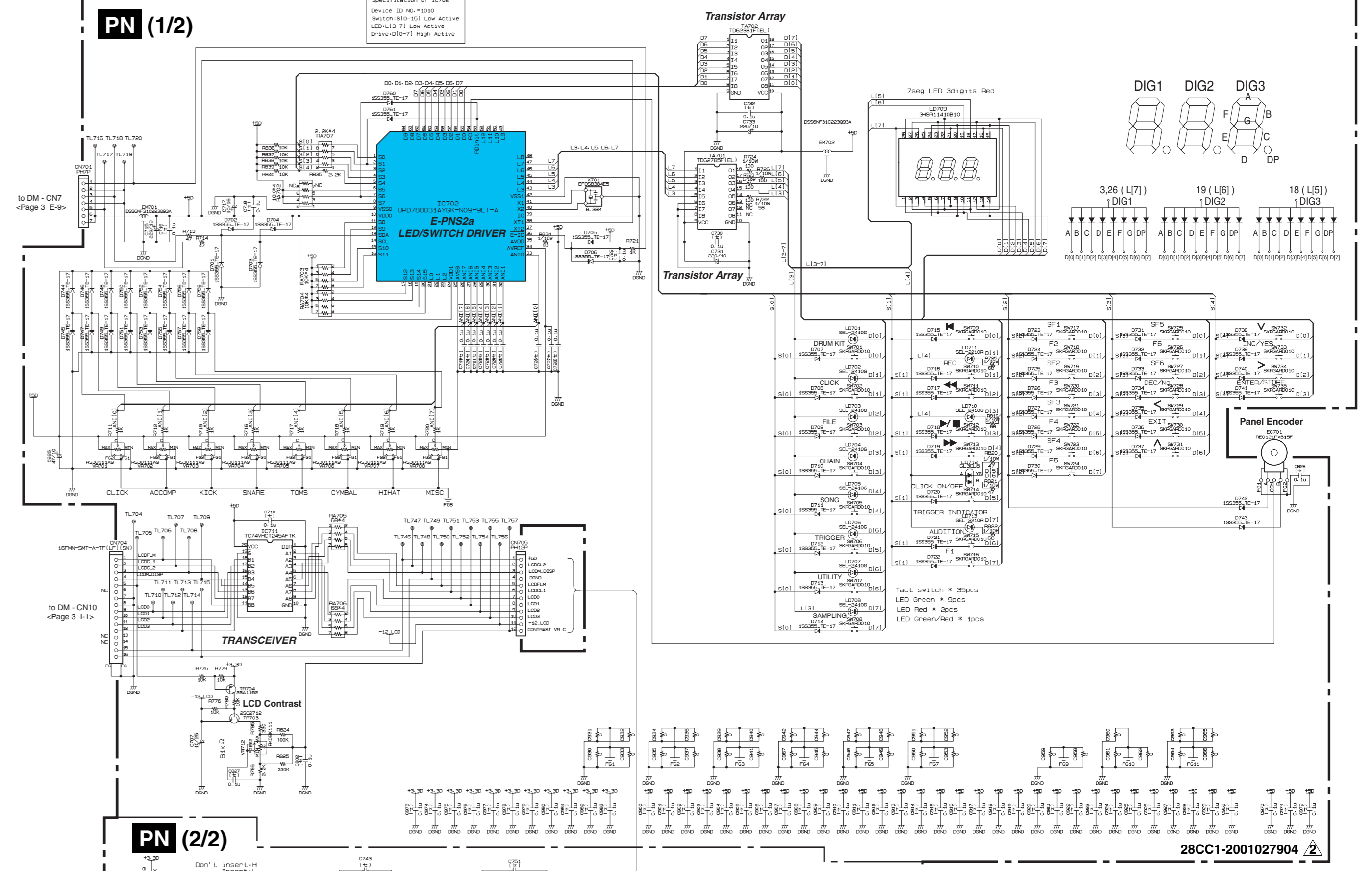
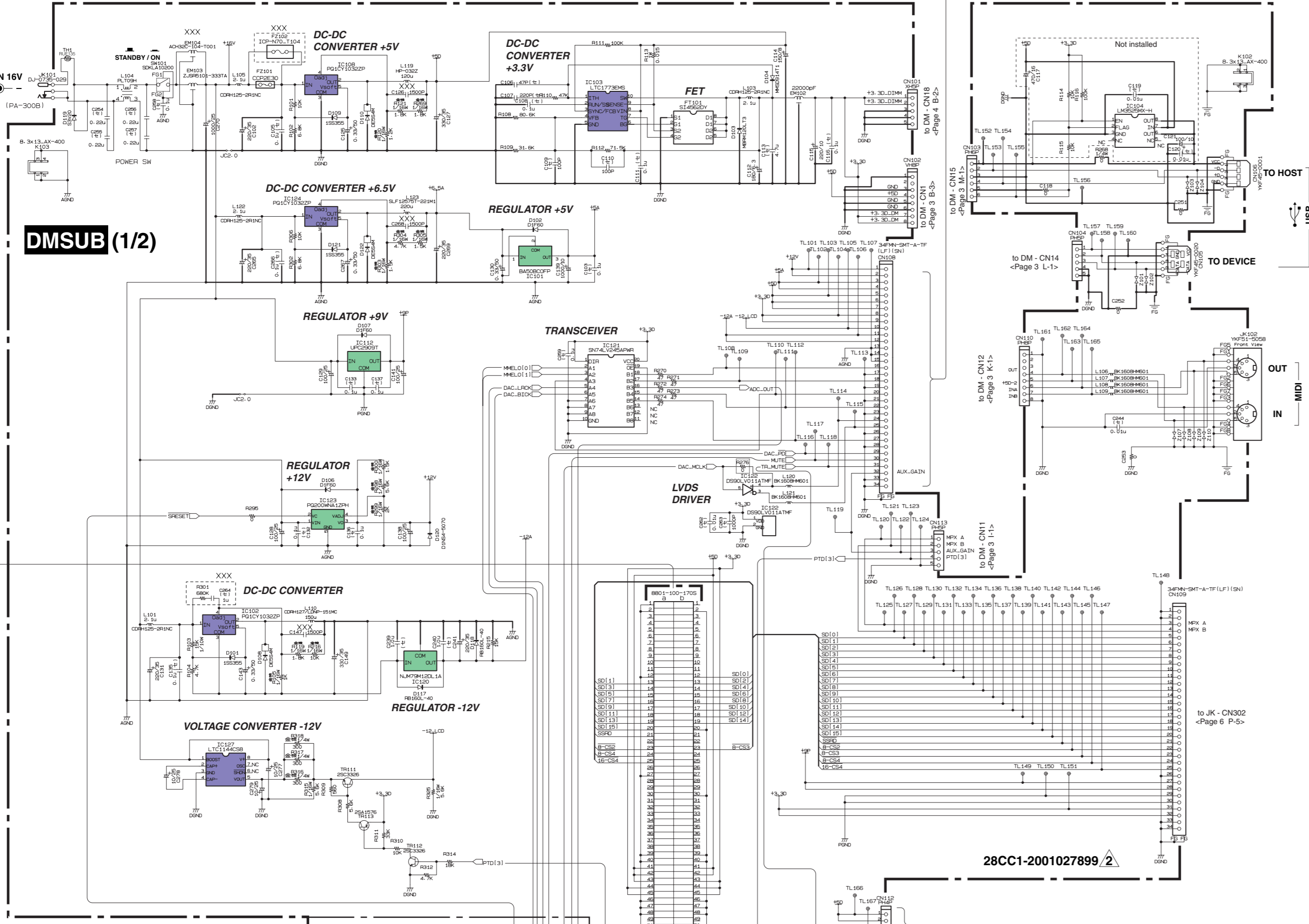
28CC1-200103266-2



XXX: not installed (未実装部品)

Note: See parts list for details of circuit board component parts.
注: シートの部品詳細はパーツリストをご参照下さい。

DTXTREME III OVERALL CIRCUIT DIAGRAM 3/4 (DMSUB, PN)



<p>• DESS4M (V2330500) DIODE 40V 5A DMSUB: D120</p>	<p>• MBRM120LT1G (V9805600) DIODE DMSUB: D103</p>	<p>• S3V20 (VR313500) DIODE DMSUB: D119</p>	<p>• D1F60 (VS201100) DIODE 1A 600V DMSUB: D102, 106, 107</p>
<p>• RB160L-40 (V5597600) DIODE DMSUB: D117, 118</p>	<p>• 1SS355 TE-17 (VT332900) DIODE DMSUB: D101, 109, 111-114, 121</p>	<p>• MMSD914T1G (WA296300) DIODE DMSUB: D104</p>	<p>• SH4562DY-T1-E3 (WA296100) FET DMSUB: FT101</p>
<p>• NJM79M12DL1A (X2593A00) REGULATOR -12V DMSUB: IC120</p>	<p>• PQ1CY1032ZPH (X5090A00) DC-DC CONVERTER DMSUB: IC105, 108, 124</p>	<p>• PQ200WNA12PH (X7964A00) REGULATOR +12V DMSUB: IC123</p>	<p>• BA50B0COPF-E2 (X8260A00) REGULATOR +5V DMSUB: IC101</p>
<p>• MPC2909T-E1-AZ (XT441A00) TRANSISTOR DMSUB: IC112</p>	<p>• 2SD0601AR/LAQL (V4767500) TRANSISTOR DSUB: TR102</p>	<p>• 2SC3326 (VD303700) TRANSISTOR DMSUB: TR104, 109, 111, 112</p>	<p>• 2SA1576A (VR936300) TRANSISTOR DMSUB: TR113</p>
<p>• KTA1504S (WC529500) TRANSISTOR DMSUB: TR103</p>	<p>• 1SS355 TE-17 (VT332900) DIODE PN: D701-706</p>	<p>• 2SC3326 (VD303700) TRANSISTOR PN: TR101, 702, 705-708, 711, 712</p>	<p>• 2SC2712 (VJ927100) TRANSISTOR PN: TR110</p>
<p>• 2SA1162 (VJ927200) DIODE PN: TR104, 709</p>	<p>• 2SC2712 (VJ925400) TRANSISTOR PN: TR103</p>	<p>※ 金被: Metal Film Resistor (chip) (チップ金属被膜抵抗) 28CC1-2001027900</p>	

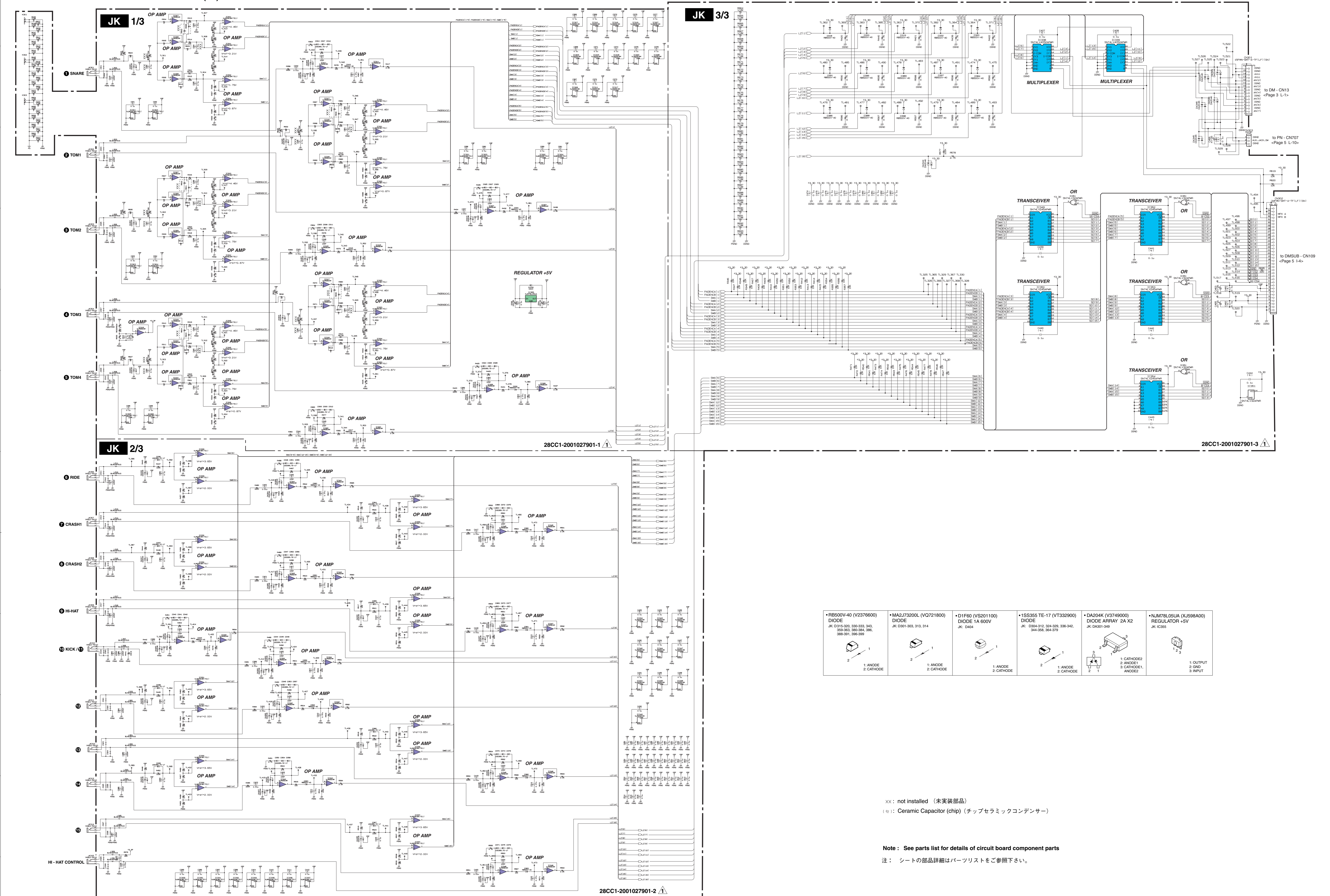
XXX: not installed (未実装部品)
 (セ): Ceramic Capacitor (chip) (セラミックコンデンサー)
 (メ): Metal Oxide Film Resistor (酸化金属被膜抵抗)
 Note: See parts list for details of circuit board component parts.
 注: シートの部品詳細はパーツリストをご参照下さい。

KEY MATRIX

	D[0]	D[1]	D[2]	D[3]	D[4]	D[5]	D[6]	D[7]
S[0]	SW701 DRUM KIT	SW702 CLICK	SW703 FILE	SW704 CHAIN	SW705 SONG	SW706 TRIGGER	SW707 UTILITY	SW708 SAMPLING
S[1]	SW709 REC	SW710 ◀	SW711 ▶	SW712 ▶	SW713 ▶	SW714 CLICK ON/OFF	SW715 AUDITION	SW716 F1
S[2]	SW717 SF1	SW718 F2	SW719 SF2	SW720 F3	SW721 SF3	SW722 F4	SW723 SF4	SW724 F5
S[3]	SW725 SF5	SW726 SF6	SW727 SF6	SW728 DECNO	SW729 <(Cursor)	SW730 EXIT	SW731 >(Cursor)	SW732 ENTERSTORE
S[4]	SW732 >(Cursor)	SW733 INCYES	SW734 >(Cursor)	SW735 >(Cursor)	SW736 >(Cursor)	SW737 >(Cursor)	SW738 >(Cursor)	SW739 >(Cursor)

LED MATRIX

L[3]	D[0]	D[1]	D[2]	D[3]	D[4]	D[5]	D[6]	D[7]
LD701 DRUM KIT	LD702 CLICK	LD703 FILE	LD704 CHAIN	LD705 SONG	LD706 TRIGGER	LD707 UTILITY	LD708 SAMPLING	
LD711 REC	LD710 ▶	LD712 ▶	LD713 ▶	LD714 ▶	LD715 ▶	LD716 ▶	LD717 ▶	LD718 ▶



- RB500V-40 (V2376600)
DIODE
JK: D915-320, 330-333, 343, 359-363, 380-384, 386, 388-391, 395-399
- MA2J73200L (VQ721800)
DIODE
JK: D901-303, 313, 314
- D1F60 (VS201100)
DIODE 1A 600V
JK: D404
- 1SS355 TE-17 (VT332900)
DIODE
JK: D304-312, 324-329, 336-342, 344-358, 364-379
- DA204K (V3749000)
DIODE ARRAY 2A X2
JK: DA301-349
- NUM78L05UA (KU598A00)
REGULATOR +5V
JK: IC355

xx: not installed (未実装部品)
(C): Ceramic Capacitor (chip) (チップセラミックコンデンサー)

Note: See parts list for details of circuit board component parts
注: シートの部品詳細はパーツリストをご参照下さい。